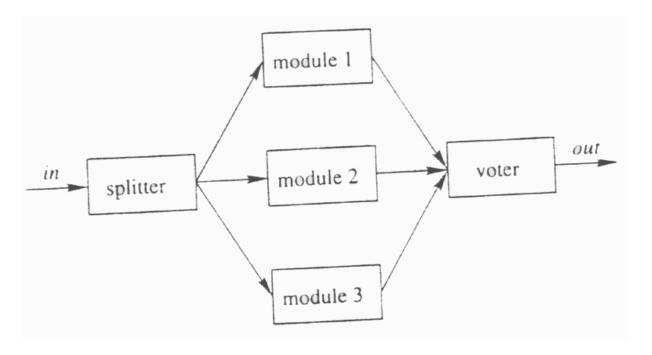
Politechnika Świętokrzyska w Kielcach Wydział Elektrotechniki, Automatyki i Informatyki Systemy odporne na błędy - projekt Temat 7: Autorzy: Joanna Gmyr Nadmiarowość TMR Zbigniew Bielecki Bartosz Dygas Grupa: 1ID21A

Spis treści

1.	Wstęp	.1
2.	Opis użytych technologii	.1
3.	Opis zastosowanych algorytmów	.1
4.	Diagramy głównych klas.	.1
5.	Diagramy przypadków użycia	.1
6.	Przedstawienie działania aplikacji	.1
	·	
7.	Wnioski.	.1

1. Wstęp.

Potrójna redundancja modularna to popularna technika tolerancji i detekcji błędów. Dzięki niej można poprawić niezawodność systemu przez połączenie trzech niezależnych instancji systemu poprzez rozdzielacz na wejściu i wybierak na wyjściu. W przypadku niezgodności sygnałów pochodzących od równoważnych trzech źródeł, wybierak rozstrzyga o prawidłowej wartości sygnału na podstawie "głosowania". Zaletą TMR jest maskowanie przed użytkownikiem zarówno przelotnych jak i trwałych błędów.



Rysunek 1. Podstawowa wersja TMR.

2. Opis użytych technologii.

Program zaimplementowano w języku C#.

- 3. Opis zastosowanych algorytmów.
- 4. Diagramy głównych klas.
- 5. Diagramy przypadków użycia.
- 6. Przedstawienie działania aplikacji.
- 7. Wnioski.