|  |  |
| --- | --- |
| **Politechnika Świętokrzyska w Kielcach**  **Wydział Elektrotechniki, Automatyki i Informatyki** | |
| **Systemy odporne na błędy - projekt** | |
| **Temat 7:**  Nadmiarowość TMR | **Autorzy:**  Joanna Gmyr  Zbigniew Bielecki  Bartosz Dygas  **Grupa**: 1ID21A |

Spis treści

[1. Opis użytych technologii. 1](#_Toc86263990)

[2. Opis zastosowanych algorytmów. 1](#_Toc86263991)

[3. Diagramy głównych klas. 1](#_Toc86263992)

[4. Diagramy przypadków użycia. 1](#_Toc86263993)

[5. Przedstawienie działania aplikacji. 1](#_Toc86263994)

[6. Wnioski. 1](#_Toc86263995)

1. Opis użytych technologii.
2. Opis zastosowanych algorytmów.
3. Diagramy głównych klas.
4. Diagramy przypadków użycia.
5. Przedstawienie działania aplikacji.
6. Wnioski.