Akademia Techniczno-Humanistyczna w Bielsku-Białej

LABORATORIUM Systemy Monitorowania i Sterowania

Sprawozdanie nr 1

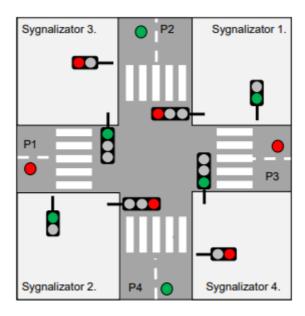
Układy kombinacyjne

GRUPA: 2B / SEMESTR: 5 / ROK: 3

Zadanie L1.12

Skrzyżowanie 2.

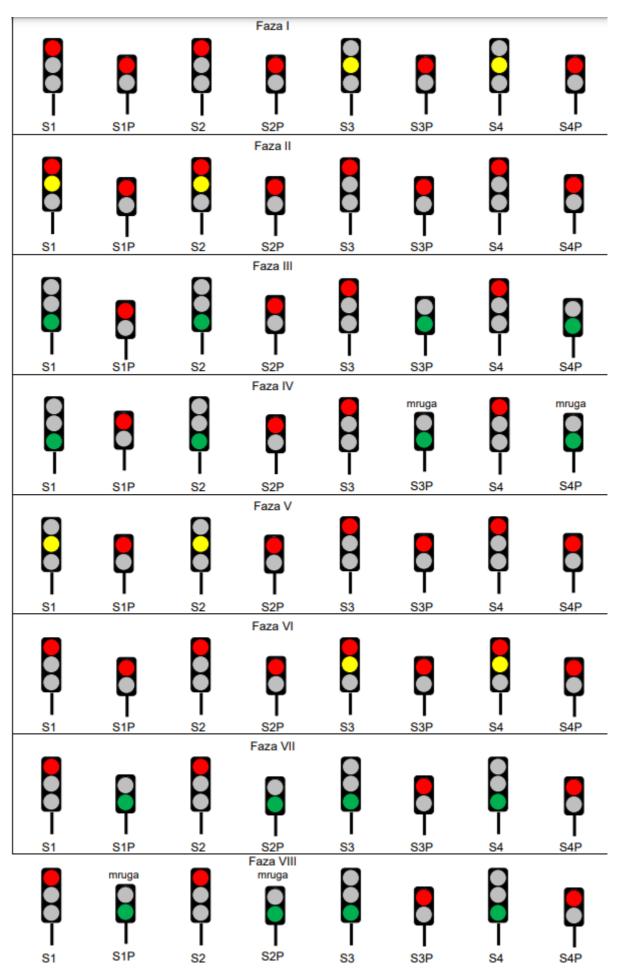
Zaprojektować system sterowania światłami na sygnalizatorach w trybie pracy ręcznej. Przez zmianę stanu jednego z czterech przełączników operator może ustawić kolejną fazę świateł. Niewykorzystane ustawienia przełączników powinny włączyć tryb mrugania świateł żółtych.



Takie zadanie rozwiążemy w sposób następujący:

- Zapoznamy się z grafiką reprezentującą 8 faz świateł które musimy uwzględnić
- Stworzymy siatkę zależności wyjść od wejść na podstawie faz
- Na podstawie schematu zrobimy siatkę wykorzystując metodę Karnaugha dla każdego wyjścia
- Rozpiszemy jeszcze wszystkie pozostałe 8 scenariuszy, które nie zostały uwzględnione w podanych fazach
- Na podstawie pozostałych scenariuszy stworzymy siatkę uwzględniającą każdy z nie uwzględnionych scenariuszy, która będzie odpowiadać za włączenie migających żółtych świateł.
- Na podstawie naszych siatek napiszemy skrócone wzory dla każdego wyjścia
- Przeniesiemy nasze wzory do schematu drabinkowego w odpowiednim programie.

Kolejność faz świateł:



Na podstawie powyższych informacji wiemy że mamy 4 wejścia:

W1, W2, W3 i W4

oraz 20 wyjść, oznacza to więc że musimy przygotować siatkę zależności zmiennych wejściowych na wyjściowe:

W4	W3	W2	W1	S1_CZER	S1_ZOL	S1_ZIEL	S1P_CZER S1P_2	IEL S2_CZER	S2_ZOL	S2_ZIEL	S2P_CZER	S2P_ZIEL	S3_CZER	S3_ZOL	S3_ZIEL	S3P_CZER	S3P_ZIEL	S4_CZER	S4_ZOL	S4_ZIEL	S4P_CZER	S4P_ZIEL
0	0	0	1		0	C	1	0	1	0	1	0		1	0		0		1	. 0	1	ſ
0	0	1	1		1	C	1	0	1	1 (1	0	1	0	0		0	1	(0	1	-
0	0	1	0		0	1	. 1	0	0) :	1	0	1	0	0		1	1	(0	0	1
0	1	1	0		0	1	. 1	0	0) :	1	0	1	0	0		1	1	(0	0	1
0	1	0	0		1	C	1	0	0	1 (1	0	1	0	0		0	1	(0	1	-
1	1	0	0		0	C	1	0	1) (1	0	1	1	0		0	1	- 1	. 0	1	-
1	0	0	0		0	C	0	1	1) (0	1		0	1		0		(1	1	-
1	0	0	1		0	C	0	1	1) (0	1		C	1		0		(1	1	-

Na wyżej załączonym obrazie możemy zauważyć, że w tym przypadku jak i w większości przypadków taka siatka jest po prostu zbyt długa i zbyt skomplikowana żeby w taki sposób przedstawiać ją w programie. Rozwiążemy ten problem poprzez zastosowanie siatek Carnough dla każdej zmiennej wyjściowej.

Oraz aby rozwiązać problem dla każdej kombinacji wejść innej od podanych faz, rozwiążemy jeszcze jedną siatkę dla wszystkich innych opcji.

S1_CZER	W2/W1			1	1
W4/W3		00	01	11	10
	00	0	1	1	0
	01	0	0	0	0
	11	1	0	0	0
	10	1	1	0	0
S1_CZER	(!W4*!W	3*W1) + (V	V4*!W3*!V	V2) + (W4*	!W2*!W1
S1_ZOL	W2/W1				
W4/W3		00	01	11	10
	00	0	0	1	0
	01	1	0	0	0
	11	0	0	0	0
	10	0	0	0	0
S1_ZOL	(!W4 * W	3 * !W2 *	!W1) + (!W	4 * !W3 * \	W2 * W1)
_			, ,		
S1 ZIEL	W2/W1				
W4/W3		00	01	11	10
	00	0	0	0	1
	01	0	0	0	1
	11	0	0	0	0
	10	0	0	0	0
S1 ZIEL	(!W4 * W	2 * !W1\			
S1_ZIEL	(!W4 * W	2 * !W1)			

S1P CZER	W2/W1				
W4/W3		00	01	11	10
	00	0	1	1	1
	01	1	0	0	1
	11	1	0	0	0
	10	0	0	0	0
S1P_CZER	(!W4*!W	3*W1) + (!\	W4*W2*!W	/1) + (W3*	!W2*!W1)
S1P ZIEL	W2/W1				
W4/W3		00	01	11	10
-	00	0	0	0	0
	01	0	0	0	0
	11	0	0	0	0
	10	1	1	0	0
		-	-		
		!W2!W1) + (W4*!V	V3*!W2*W	/1)
S2_CZER	W2/W1		0.1		
W4/W3		00	01	11	10
	00	0	1	1	0
	01	0	0	0	0
	11	1	0	0	0
	10	1	1	0	0
S2_CZER	(!W4*!W3	3*W1) + (W	/4*!W3*!W	V2) + (W4*	!W2*!W1)
S2_ZOL	W2/W1				
W4/W3	-	00	01	11	10
	00	0	0	1	0
	01	1	0	0	0
	11	0	0	0	0
	10	0	0	0	0
			_		
S2_ZOL	(!W4*W3	*!W2*!W1) + (!W4*!	W3*W2*W	/1)
S2_ZIEL	W2/W1				
W4/W3		00	01	11	10
	00	0	0	0	1
	01	0	0	0	1
		+	1	1	_
	11	0	0	0	0
	10	0	0	0	0

S2 ZIEL (!W4*W2*!W1)

S2P_CZER W2/W1 W4/W3 00 01 11 10 00 0 1 1 1 01 1 0 0 1 11 1 0 0 0 10 0 0 0 0 S2P_CZER (!W4*!W3*W1) + (!W4*W2*!W1) + (W3*!W2*! W2*! S2P_ZIEL W2/W1 W4/W3 00 01 11 10 00 0 0 0 0 0	W1)
W4/W3 00 01 11 10 00 0 1 1 1 01 1 0 0 1 11 1 0 0 0 10 0 0 0 0 S2P_CZER (!W4*!W3*W1) + (!W4*W2*!W1) + (W3*!W2*! S2P_ZIEL W2/W1 W4/W3 00 01 11 10	W1)
00 0 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	W1)
11	W1)
10 0 0 0 0 0 0 S2P_CZER (!W4*!W3*W1) + (!W4*W2*!W1) + (W3*!W2*!W1) + (W3*!W1)	W1)
S2P_CZER (!W4*!W3*W1) + (!W4*W2*!W1) + (W3*!W2*! S2P_ZIEL W2/W1	W1)
S2P_ZIEL W2/W1 W4/W3 00 01 11 10	W1)
S2P_ZIEL W2/W1 W4/W3 00 01 11 10	W1)
W4/W3 00 01 11 10	
00 0 0 0	
01 0 0 0 0	
11 0 0 0 0	
10 1 1 0 0	
S2P_ZIEL (W4*!W3*!W2*!W1) + (W4*!W3*!W2*W1)	
S3_CZER W2/W1	
W4/W3 00 01 11 10	
00 0 0 1 1	
01 1 0 0 1	
11 1 0 0 0	
10 0 0 0 0	
S3_CZER (!W4*!W3*W2) + (!W4*W3*!W1) + (W3*!W2*!	W1)
S3_ZOL W2/W1	
W4/W3 00 01 11 10	
00 0 1 0 0	
01 0 0 0	
11 1 0 0 0	
10 0 0 0	
10 0 0 0 0 0 0 S3_ZOL (W4*W3*!W2*!W1) + (!W4*!W3*!W2*W1)	
S3_ZOL (W4*W3*!W2*!W1) + (!W4*!W3*!W2*W1)	
S3_ZOL (W4*W3*!W2*!W1) + (!W4*!W3*!W2*W1) S3_ZIEL W2/W1	
S3_ZOL (W4*W3*!W2*!W1) + (!W4*!W3*!W2*W1) S3_ZIEL	
S3_ZOL (W4*W3*!W2*!W1) + (!W4*!W3*!W2*W1) S3_ZIEL	
S3_ZOL (W4*W3*!W2*!W1) + (!W4*!W3*!W2*W1) S3_ZIEL W2/W1 W4/W3 00 01 11 10 00 0 0 0 0 01 0 0 0	
S3_ZOL (W4*W3*!W2*!W1) + (!W4*!W3*!W2*W1) S3_ZIEL	

S3_ZIEL (W4*!W3*!W2)

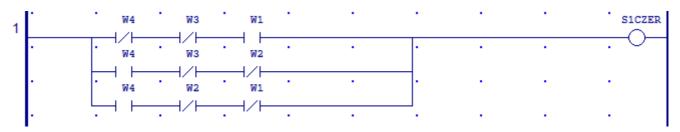
3P_CZER	W2/W1				
V4/W3		00	01	11	10
	00	0	1	1	0
	01	1	0	0	0
	11	1	0	0	0
	10	1	1	0	0
3P_CZER	(!W4*!W	3*W1) +	(W3*!W2	*!W1) + (W	/4*!W3*!
		_			
3P_ZIEL	W2/W1				
N4/W3		00	01	11	10
	00	0	0	0	1
	01	0	0	0	1
	11	0	0	0	0
	10	0	0	0	0
S3P ZIEL	(!W4*!W	3*W2*!V	V1) + (!W4	1*W3*W2*	!W1)
_					
4 CZER	W2/W1				
V4/W3	-	00	01	11	10
•	00	0	0	1	1
	01	1	0	0	1
	11	1	0	0	0
	10	0	0	0	0
		_			
4 CZER	(!W4*!W	3*W2)+	(!W4*W3	*!W1) + (W	/3*!W2*
4_CZER	(!W4*!W	3*W2) +	(!W4*W3	*!W1) + (W	/3*!W2*
		3*W2) +	(!W4*W3	*!W1) + (W	/3*!W2*
S4_ZOL	(!W4*!W	3*W2) +	(!W4*W3	*!W1) + (W	/3*!W2*
64_ZOL		00			
64_ZOL	W2/W1 00		01	11	10
64_ZOL	W2/W1 00 01	00 0	01 1 0	11 0 0	10 0 0
64_ZOL	00 01 11	00 0 0	01 1 0	11 0 0 0	10 0 0
4_ZOL	W2/W1 00 01	00 0	01 1 0	11 0 0	10 0 0
64_ZOL W4/W3	00 01 11 10	00 0 0 1	01 1 0 0	11 0 0 0 0	10 0 0 0 0
64_ZOL N4/W3	00 01 11 10	00 0 0 1	01 1 0 0	11 0 0 0	10 0 0 0 0
64_ZOL W4/W3	W2/W1 00 01 11 10 (W4*W3	00 0 0 1	01 1 0 0	11 0 0 0 0	10 0 0 0 0
64_ZOL W4/W3 64_ZOL	00 01 11 10	00 0 0 1 0 *!W2*!W	01 1 0 0 0 0 0	11 0 0 0 0 0 *!W3*!W2	10 0 0 0 0 0
S4_ZOL W4/W3 S4_ZOL	W2/W1 00 01 11 10 (W4*W3	00 0 0 1 0 *!W2*!W	01 1 0 0 0 0 71) + (!W4	11 0 0 0 0 *!W3*!W2	10 0 0 0 0 *W1)
S4_ZOL W4/W3 S4_ZOL	W2/W1 00 01 11 10 (W4*W3*	00 0 0 1 0 *!W2*!W	01 1 0 0 0 0 71) + (!W4	11 0 0 0 0 0 *!W3*!W2	10 0 0 0 0 0 *W1)
64_ZOL W4/W3 64_ZOL	W2/W1 00 01 11 10 (W4*W3*	00 0 0 1 0 *!W2*!W	01 1 0 0 0 0 71) + (!W4	11 0 0 0 0 *!W3*!W2	10 0 0 0 0 *W1)
S4_ZOL W4/W3 S4_ZOL S4_ZIEL W4/W3	W2/W1 00 01 11 10 (W4*W3*	00 0 0 1 0 *!W2*!W	01 1 0 0 0 0 71) + (!W4	11 0 0 0 0 0 *!W3*!W2	10 0 0 0 0 0 *W1)

S4 ZIEL (W4*!W3*!W2)

S4P_CZER	W2/W1						
W4/W3		00	01	11	10		
	00	0	1	1	0		
	01	1	0	0	0		
	11	1	0	0	0		
	10	1	1	0	0		
S4P_CZER	(!W4*!W3	3*W1) + (W	/3*!W2*!W	/1) + (W4*!	!W3*!W2)		
S4P_ZIEL	W2/W1						
W4/W3		00	01	11	10		
	00	0	0	0	1		
	01	0	0	0	1		
	11	0	0	0	0		
	10	0	0	0	0		
S4P_ZIEL	(!W4*!W3	*W2*!W1)	+ (!W4*W	3*W2*!W	1)		
EXCEPT	W2/W1						
W4/W3		00	01	11	10		
	00	1	0	0	0		
	01	0	1	1	0		
	11	0	1	1	1		
	10	0	0	1	1		
EXCEPT	(!W4*!W3*!W2*!W1) + (W3*W1) + (W4*W2)						

Kolejnym krokiem będzie przełożenie naszych wzorów do odpowiedniego programu, który zapisze nam nasze dane wejściowe dla urządzenia do formatu możliwego do odczytania przez program PAC.

Dla przykładu, tak wygląda schemat drabinkowy dla S1_CZER



Wnioski

Nasz projekt systemu sterowania światłami na sygnalizatorach w trybie pracy ręcznej opiera się na analizie ośmiu faz świateł, a metoda Karnaugha pomaga w zoptymalizowaniu logicznych funkcji. Siatki Karnaugha ułatwiają reprezentację tych funkcji. Dodatkowo, stworzyliśmy schemat drabinkowy dla wszystkich innych scenariuszy, co sprawia, że nasze rozwiązanie jest elastyczne i efektywne. Dzięki temu projekt pozwala na sprawną kontrolę nad sygnalizacją świetlną, niezależnie od potrzeb operatora i pojawiających się sytuacji.