

实验一（1）计数器设计实验

计算机1202 张艺瀚

学号：20123852

December 29, 2014

1 实验目的

1. 学习Ise系统的操作与使用。
2. 学习用VHDL语言设计程序的方法和原理图编辑器的使用方法。
3. 学习多功能EDA开发系统的使用。

2 实验内容

用原理图编辑器设计输入十进制计数器（如图1）。

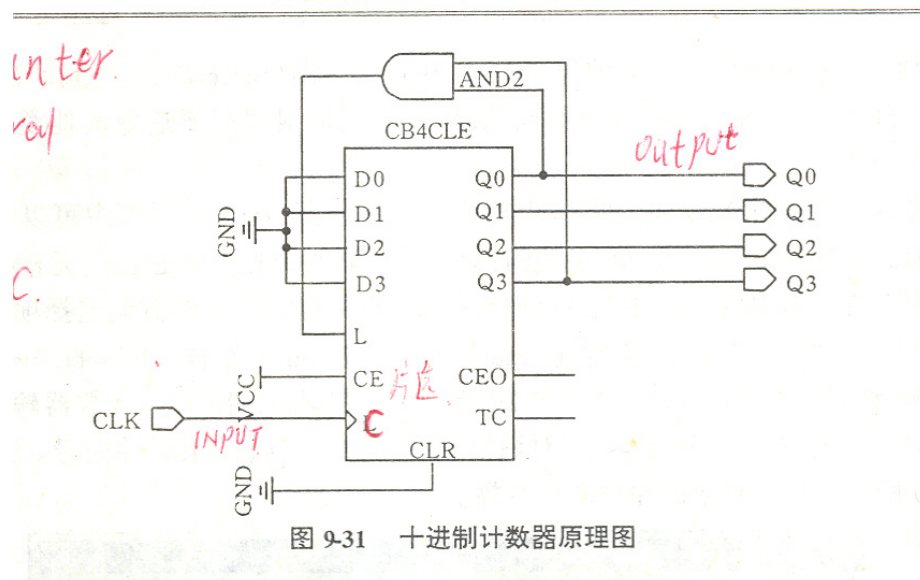


图 9-31 十进制计数器原理图

Figure 1: 十进制计数器原理图

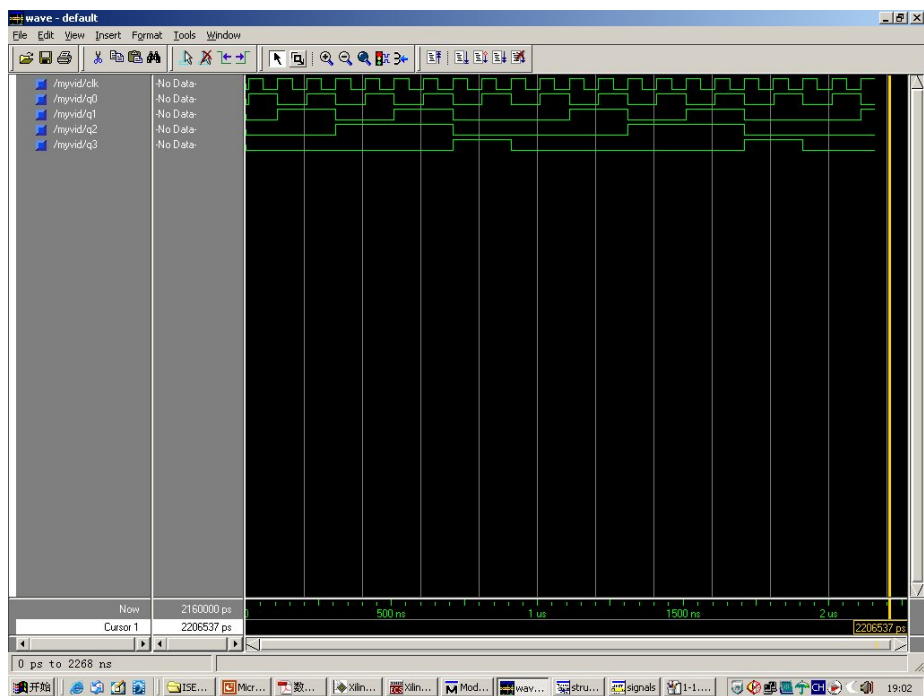


Figure 3: 十进制计数器仿真波形图