Question 1

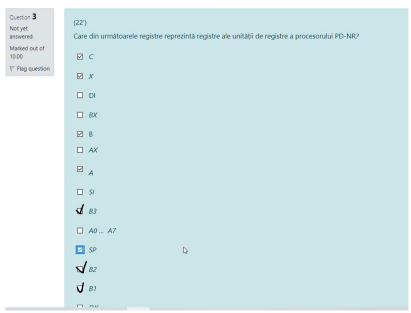
Not yet
answered

Marked out of
0.60

F Flag question

(26d)
Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației ȘI bit la bit?
Answer: AND

Question 2 (7) Not yet answered Care dintre următoarele semnale se regăsesc la un port de intrare? Marked out of 10.00 ₫ 00...07 ₹ Flag question ☑ EXTWR negat □ OBF negat ☑ CE negat ☑ RD negat □ EXTRD negat ☑ 10 ... I7 □ IBF WR negat B



.

	□ 8X		
	☑ B		
	□ AX		
	\boxtimes_A		
	☑ 83		
	□ A0 A7		
	☑ SP		
	□ 82 _□		
	☑ B1		
	□ DX		
	☑ F		
	□ α		
	□ D0D7		
Question 4			
Not yet answered	(26j) Cum se numește prescurtat instrucția procesorului PD-NR, de deplasare la stânga?		
Marked out of			
0.60 Flag question	Answer: SHL		
Previous pa	ge	Q.	Next page
Question 5			
Question 5 Not yet	(26b) Cum se numeste prescritat instructia procesonului PD-NR, de adunare?		
Not yet answered Marked out o	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?		
Not yet answered Marked out o 0.50	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?		
Not yet answered Marked out o	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?		
Not yet answered Marked out o 0.50	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?		
Not yet answered Marked out o 0.50 P Flag questi	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? on Answer. ADD		
Not yet answered Marked out o 0.50	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? on Answer. ADD		Next page
Not yet answered Marked out o 0.50 P Flag questi	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? on Answer. ADD		Next page
Not yet answered Marked out o 0.50 P Flag questi	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? on Answer. ADD		Next page
Not yet answered Marked out o 0.50 P: Flag question Previous p	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? on Answer. ADD		Next page
Not yet answered Marked out o 0.50 °F Flag question 6 °C Country Court of Country Coun	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? Answer: ADD (26e) Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?		Next page
Not yet answered Marked out o 0.50 °C Flag question 6 Not yet	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? Answer: ADD (26e) Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?		Next page
Not yet answered Marked out o 0.50 °C Flag quest Previous p	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? Answer: ADD (26e) Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?		Next page
Not yet answered O.50 Control of Not yet answered Marked out on O.50 Control of Not yet answered Marked out O.60	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? Answer: ADD (26e) Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?		Next page
Not yet answered O.50 Oversion 6 Not yet answered Marked out to O.50 Oversion 6 Not yet answered Marked out O.60 O.60 Oversion 6 Ove	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? Answer: ADD (26e) Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?		Next page
Not yet answered O.50 Oversion 6 Not yet answered Marked out to O.50 Oversion 6 Not yet answered Marked out O.60 O.60 Oversion 6 Ove	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare? Answer: ADD (26e) Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit? of Answer: OR		Next page



- capacitatea capsulelor disponibile 512 Mlocații * <u>4 biți / locație</u> - timp de acces între 1.5 și 2.5 perioade de tact să se indice câte capsule de memorie vor fi necesare

Clear my choice

Cuestion 10
Not yet
anomered
Marked out of 5.00

P Rug question

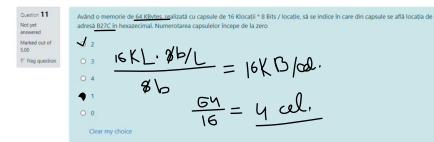
(21)

Timpul de impărțire, în cazul dispozitivului de impărțire în semn mărime prin refacerea resturilor depinde de lungimea în biți a operanzilor

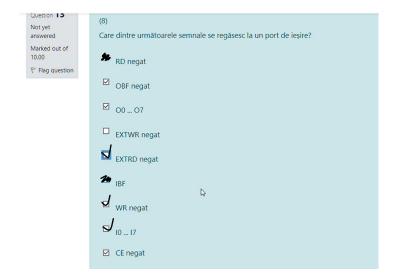
Exponențial crescător

După o cu totul altă lege

Liniar crescător







Question 14 Not yet answered Marked out of 2.00 Având de proiectat un bloc de memorie sub următoarele specificații: - capacitatea de adresare a procesorului: 4 Gbytes - capacitatea blocului de memorie: 1 Gbytes F Flag question - organizare pe bytes - capacitatea capsulelor disponibile 512 Mlocații * 4 biți / locație - timp de acces între 1.5 și 2.5 perioade de tact să se indice câte din liniile de adresă vor fi decodificate în interiorul capsulelor de memorie log_ (512.2°)= 29 O 20 = 29 O 24 22

Coestion 15
Not yet
answered
Marked out of
5.00

** Flag question

(15)

(15)

(26 bistabile sunt necesare pentru implementarea automatului secvențial ce constituie blocul de comandă al unui dispozitiv de inmulțire în semn mărime pe 8 biţi?

(15)

(26 bistabile sunt necesare pentru implementarea automatului secvențial ce constituie blocul de comandă al unui dispozitiv de inmulțire în semn mărime pe 8 biţi?

(27 c)

(38 c)

(40 c)

(50 c)

(6 c)

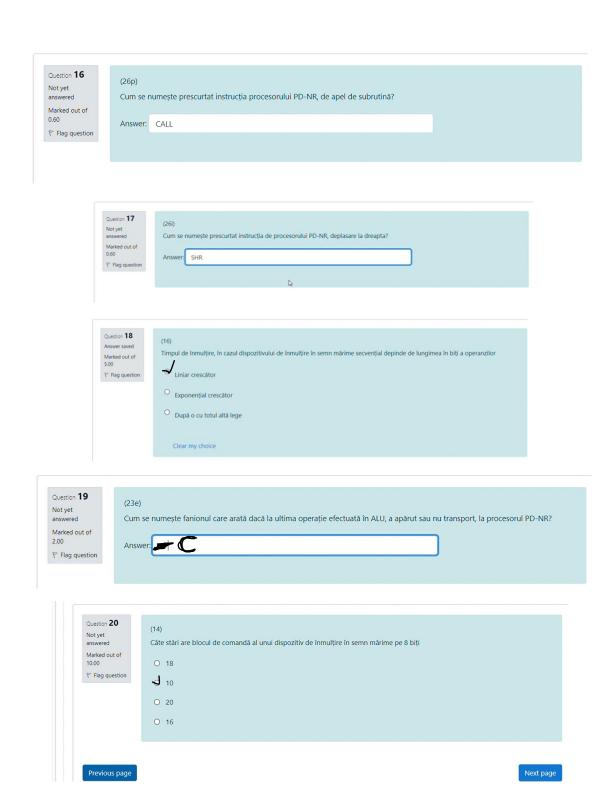
(7 c)

(8 c)

(9 c)

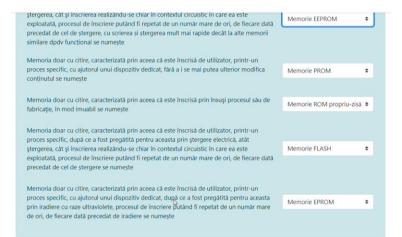
(15)

Clear my choice

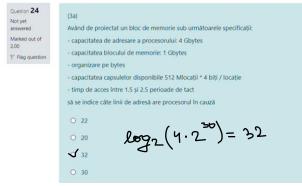


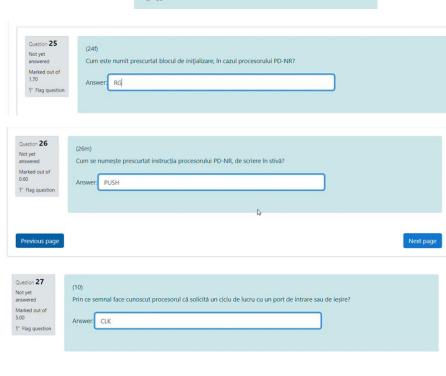


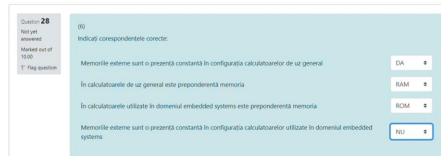


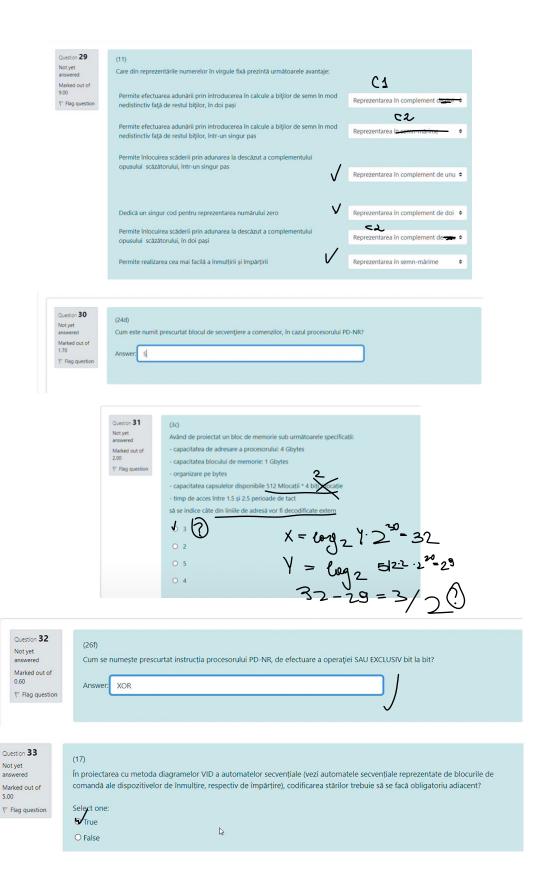


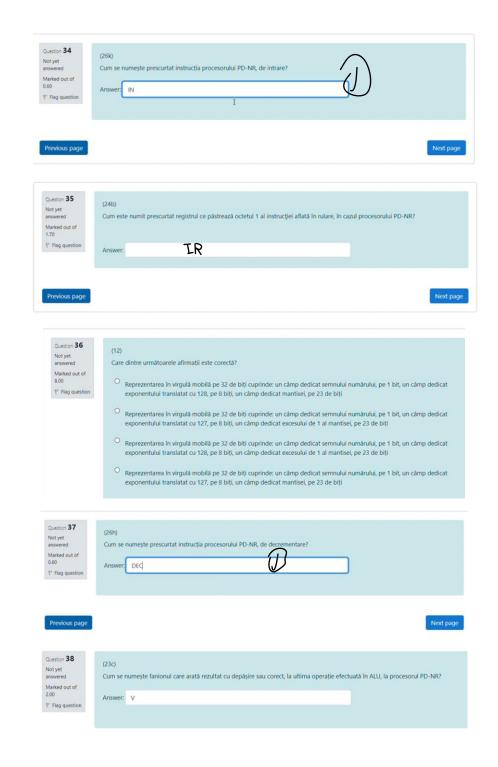












Question 39 Not yet answered Marked out of	Indicaţi corespondențele corecte: Compilatoarele
10.00 F Flag question	sunt translatoare de limbaj care la un apel al lor
	Interpretoarele sunt translatoare de limbaj care la un apel al lor
	Asambioarele sunt translatoare de limbaj care la un apel al lor
Question 40	4 (50) 0 2024 04 22 00 40 20
Not yet answered Marked out of 0.60 P Flag question	Cum se numește prescurtat instrucția procesorului PD-NR, de ieșire? Answer: OUT I
Previous page	Next page
Question 41	(9)
Answer saved Marked out of 5.00 F Flag question	Prin ce semnal face cunoscut procesorul că solicită un ciclu de lucru cu memoria? Answer: CLK
Previous page	Next page
Question 42 Not yet answered Marked out of 200 P Flag question	(23d) Cum se numește fanionul care arată rezultat negativ sau nenegativ, la ultima operație efectuată în ALU, la procesorul PD-NR? Answer:
Previous page	Next page
Question 43 Not yet answered Marked out of 10.00 P Flag question	(20) Câte stări are blocul de comandă al unui dispozitiv de împărțire în semn mărime prin refacerea resturilor, pe 8 biţi? 28 24 16
	○ ₂₀ ○ ₁₂

Not yet anwered Avand de proiectat un bloc de memorie sub urmatoarele specificații:

- capacitatea de adresare a procesorului: 4 Gbytes

- capacitatea blocului de memorie: 1 Gbytes

- capacitatea capsulelor disponibile 512 Mlocații * 4 biți / locație

- timp de acces între 1.5 și 2.5 perioade de tact \$\frac{1}{2}\$\$ de la al 2-lea

O de la al 4-lea

O de la al 3-lea

O de la primul

Ouestion 45
Not yet answered
Marked out of 10.00
F Flag question

(18)

Este corectă afirmatia:

În proiectarea cu metoda diagramelor VID a automatelor secvențiale (vezi automatele secvențiale reprezentate de blocurile de

- comandă ale dispozitivelor de înmulțire, respectiv de împărțire), se parcurg următoarele etape:

 1. Se stabilește numărul de stări, pornind de la cerințele destinației respectivului automat
- 2. Se stabilește numărul de bistabile necesare implementării
- 3. Se întocmește organigrama de funcționare
- 4. Se face codificarea stărilor, întocmindu-se diagrama de codificare a stărilor
- 5. Se întocmește pentru fiecare bistabil diagrama stărilor următoare
- 6. Se întocmește pentru fiecare bistabil, ținând seamă de ecuația de funcționare a unui bistabil J-K, diagrama Veitch-Karnaugh corespunzătoare intrării sale J și, în baza ei, se extrage ecuația respectivei intrări J
- 7. Se întocmește pentru fiecare bistabil, ținând seamă <u>ș</u>le ecuația de funcționare a unui bistabil J-K, diagrama Veitch-Karnaugh corespunzătoare intrării sale K
- 8. Se întocmește pentru fiecare bistabil, ținând seamă de ecuația de funcționare a unui bistabil J-K, diagrama Veitch-Karnaugh corespunzătoare întrării sale J și, în baza ei, se extrage ecuația respectivei intrări K
- 9. Se întocmește pentru fiecare ieșire, diagrama ieșirilor, tot una Veitch-Karnaugh și, în baza ei, se extrage ecuația respectivei ieșiri
- 10. Se sintetizează toate ecuațiile obținute, cu bistabile și porți corespunzătoare

Select one

O True

O False

Question 47
Not yet
answered
Marked out of
10.00
P Flag question

(27)

În ipoteza următoarelor semnificații ale câmpurilor octetului 1 al unui grup de instrucții ale procesorului PD-NR :

*biții 7..5: codul operației după cum urmează:

 $001 = \mathsf{CP} \; \mathsf{x}, \, \mathsf{y}; \; \; 010 = \mathsf{ADD} \; \mathsf{x}, \, \mathsf{y}; \; \; 011 = \mathsf{SUB} \; \mathsf{x}, \, \mathsf{y}, \; \; 100 = \mathsf{AND} \; \mathsf{x}, \, \mathsf{y}, \; \; 101 = \mathsf{OR} \; \mathsf{x}, \, \mathsf{y}; \; \; 110 = \mathsf{XOR} \; \mathsf{x}, \, \mathsf{y}$

*biţii 4...3: specificaţia pentru x după cum urmează:

00 = A; 01 = B; 10 = C

*biţii 2...0: specificaţia pentru y după cum urmează:

000 = A; 001 = B; 010 = C; 011 = aa; 100 = @X; 101 = @aaaa,

să se prezinte cuvântul instrucție al instrucției ADD A, @1234H ca înșiruire a cifrelor hexazecimale în care el consistă, fâră separatori între ele, în ordinea în care ele apar în memorie

Answer

D

