Question 1

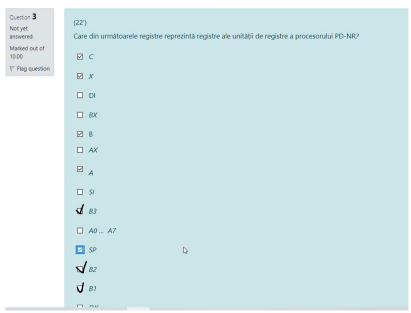
Not yet
answered

Marked out of
0.60

F Flag question

(26d)
Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației ȘI bit la bit?
Answer: AND

Question 2 (7) Not yet answered Care dintre următoarele semnale se regăsesc la un port de intrare? Marked out of 10.00 ₫ 00...07 ₹ Flag question ☑ EXTWR negat □ OBF negat CE negat ☑ RD negat □ EXTRD negat ☑ 10 ... I7 □ IBF WR negat B



.

	□ 8X		
	☑ B		
	□ AX		
	$\boxtimes_A$		
	☑ 83		
	□ A0 A7		
	☑ SP		
	<b>□</b> 82 <sub>□</sub>		
	☑ B1		
	□ DX		
	☑ F		
	□ α		
	□ D0D7		
Question 4			
Not yet answered	(26j)  Cum se numește prescurtat instrucția procesorului PD-NR, de deplasare la stânga?		
Marked out of			
0.60 Flag question	Answer: SHL		
Previous pa	ge	Q.	Next page
Question 5			
Question 5 Not yet	(26b) Cum se numeste prescritat instructia procesonului PD-NR, de adunare?		
Not yet answered Marked out o	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?		
Not yet answered Marked out o 0.50	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?		
Not yet answered Marked out o	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?		
Not yet answered Marked out o 0.50	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?		
Not yet answered Marked out o 0.50 P Flag questi	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  on Answer. ADD		
Not yet answered Marked out o 0.50	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  on Answer. ADD		Next page
Not yet answered Marked out o 0.50 P Flag questi	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  on Answer. ADD		Next page
Not yet answered Marked out o 0.50 P Flag questi	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  on Answer. ADD		Next page
Not yet answered Marked out o 0.50 P: Flag question Previous p	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  on Answer. ADD		Next page
Not yet answered Marked out o 0.50 °F Flag question 6 °C Country Court of Country Coun	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  Answer: ADD  (26e)  Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?		Next page
Not yet answered Marked out o 0.50 °C Flag question 6 Not yet	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  Answer: ADD  (26e)  Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?		Next page
Not yet answered Marked out o 0.50 °C Flag quest Previous p	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  Answer: ADD  (26e)  Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?		Next page
Not yet answered O.50 Control of Not yet answered Marked out on O.50 Control of Not yet answered Marked out O.60	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  Answer: ADD  (26e)  Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?		Next page
Not yet answered O.50 Oversion 6 Not yet answered Marked out to O.50 Oversion 6 Not yet answered Marked out O.60 O.60 Oversion 6 O.60 Oversion 6.60 Oversion	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  Answer: ADD  (26e)  Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?		Next page
Not yet answered O.50 Oversion 6 Not yet answered Marked out to O.50 Oversion 6 Not yet answered Marked out O.60 O.60 Oversion 6 O.60 Oversion 6.60 Oversion	Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?  Answer: ADD  (26e)  Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?  of  Answer: OR		Next page



- capacitatea capsulelor disponibile 512 Mlocații \* <u>4 biți / locație</u> - timp de acces între 1.5 și 2.5 perioade de tact să se indice câte capsule de memorie vor fi necesare

Clear my choice

Cuestion 10
Not yet
anomered
Marked out of 5.00

P Rug question

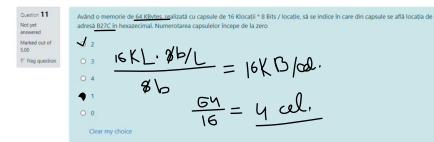
(21)

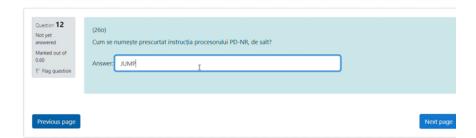
Timpul de impărțire, în cazul dispozitivului de impărțire în semn mărime prin refacerea resturilor depinde de lungimea în biți a operanzilor

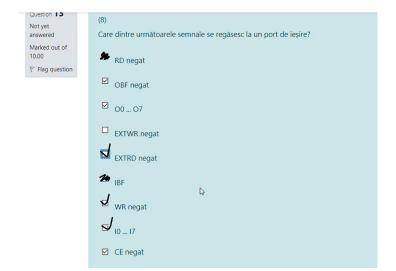
Exponențial crescător

După o cu totul altă lege

Liniar crescător







Ocesion 14

Not yet answered

Marked out of 200

VF Flag question

(3b)

Având de proiectat un bloc de memorie sub urmâtoarele specificații:

- capacitatea de adresare a procesorului: 4 Gbytes

- capacitatea blocului de memorie: 1 Gbytes

- capacitatea capsulelor disponibile 512 Mlocații \* 4 biți / locație

- timp de acces între 1.5 și 2.5 perioade de tact
să se indice câte din liniile de adresă vor fi decodificate în interiorul capsulelor de memorie

- 29

- 20

- 24

- 29

- 29

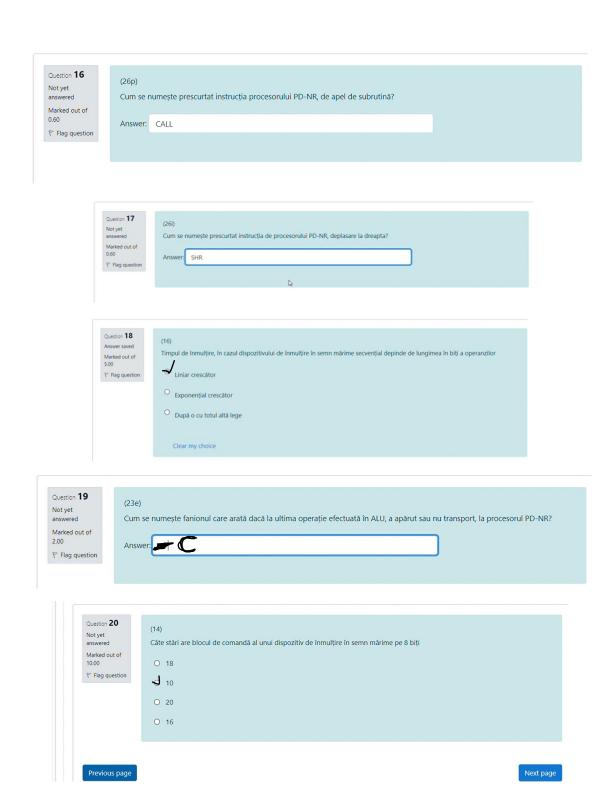
- 24

- 29

- 29

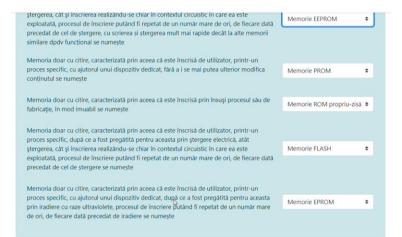


Clear my choice

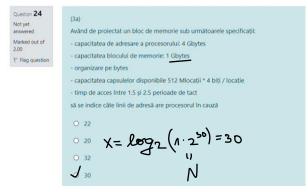


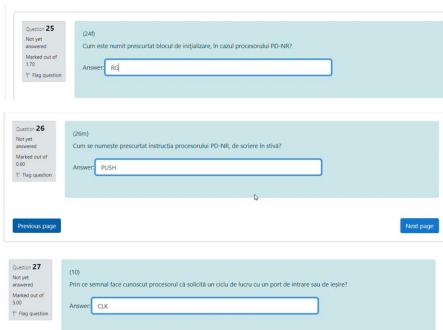


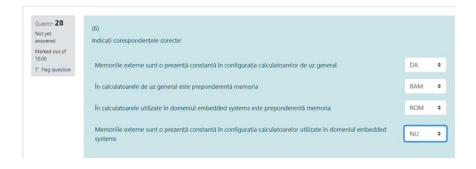


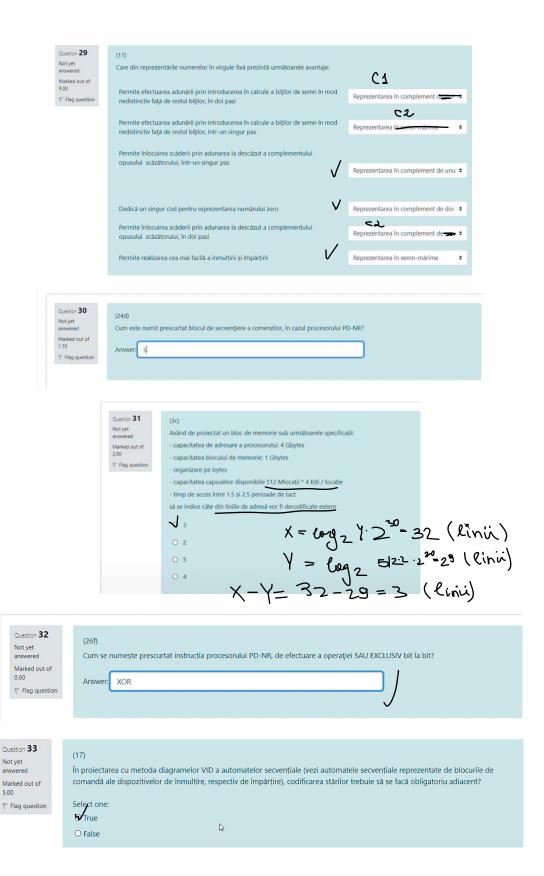


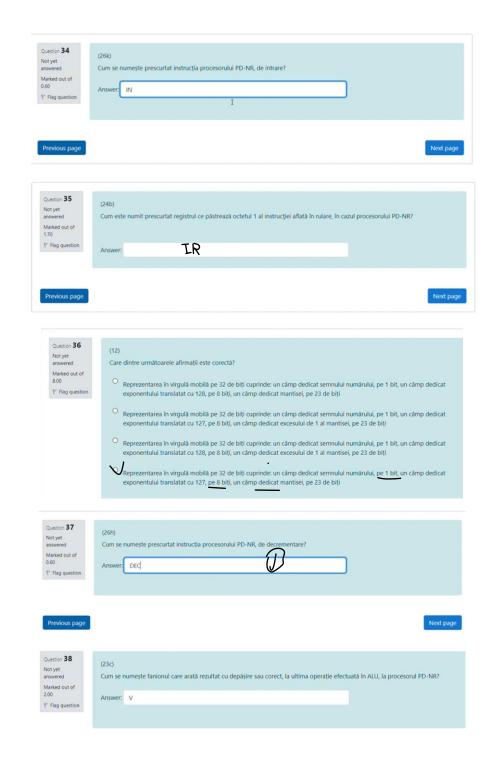












uestion 39 ot yet sswered arked out of .000	Indicați corespondențele corecte:  Compilatoarele sunt translatoare de limbaj care la un apel al lor  Interpretoarele sunt translatoare de limbaj care la un apel al lor  Asambioarele sunt translatoare de limbaj care la un apel al lor  Asambioarele sunt translatoare de limbaj care la un apel al lor  Asambioarele sunt translatoare de limbaj care la un apel al lor
	limbaj care la un apel al lor
estion <b>40</b> t yet wered rked out of 0 Flag question	(26I)  Cum se numește prescurtat instrucția procesorului PD-NR, de ieșire?  Answer: OUT I
revious page	Next page
nover saved farked out of .00	(9) Prin ce semnal face cunoscut procesorul că solicită un ciclu de lucru cu memoria?
	Answer - MR Q Negrat
Previous page	Next page
Question <b>42</b> Not yet answered Marked out of 2.00	
Previous page  Question 42  Not yet answered Marked out of 2,200  F. Flag question  Previous page	(23d)  Cum se numește fanionul care arată rezultat negativ sau nenegativ, la ultima operație efectuată în ALU, la procesorul PD-NR?

