

Question 1

Not yet answered

Marked out of 0.60

Flag question

(26d)

Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației ȘI bit la bit?

Answer: AND

Question 2

Not yet answered

Marked out of 10.00

Flag question

(7)

Care dintre următoarele semnale se regăsesc la un port de intrare?

- ☒ O0 ... O7
- ☒ EXTWR negat
- ☐ OBF negat
- ☒ CE negat
- ☒ RD negat
- ☐ EXTRD negat
- ☒ I0 ... I7
- ☒ IBF
- ☒ WR negat

Question 3

Not yet answered

Marked out of 10.00

Flag question

(22')

Care din următoarele registre reprezintă registre ale unității de registre a procesorului PD-NR?

- ☒ C
- ☒ X
- ☐ DI
- ☐ BX
- ☒ B
- ☐ AX
- ☒ A
- ☐ SI
- ☒ B3
- ☐ A0 ... A7
- ☒ SP
- ☒ B2
- ☒ B1
- ☐ CX

- ☐ DI
- ☐ BX
- ☒ B
- ☐ AX
- ☒ A
- ☐ SI
- ☒ B3
- ☐ A0 ... A7
- ☒ SP
- ☒ B2
- ☒ B1
- ☐ DX
- ☒ F
- ☐ CX
- ☐ D0 ... D7

Question 4  
Not yet  
answered  
Marked out of  
0.60  
Flag question

(26i)  
Cum se numește prescurtat instrucția procesorului PD-NR, de deplasare la stânga?

Answer: SHL

Previous page

Next page

Question 5  
Not yet  
answered  
Marked out of  
0.50  
Flag question

(26b)  
Cum se numește prescurtat instrucția procesorului PD-NR, de adunare?

Answer: ADD

Previous page

Next page

Question 6  
Not yet  
answered  
Marked out of  
0.60  
Flag question

(26e)  
Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU bit la bit?

Answer: OR

Previous page

Next page

Question 8  
Not yet answered  
Marked out of 6.00  
Flag question

(19)  
Prin ce se caracterizează dispozitivul de înmulțire combinațional?

- ☒ Timp de înmulțire foarte bun
- ☒ Număr mare de circuite
- ☐ Timp de înmulțire slab
- ☐ Număr mic de circuite

Previous page

Next page

Question 9  
Not yet answered  
Marked out of 2.00  
Flag question

(3d)  
Având de proiectat un bloc de memorie sub următoarele specificații:

- capacitatea de adresare a procesorului: 4 Gbytes
- capacitatea blocului de memorie: 1 Gbytes
- organizare pe bytes
- capacitatea capsulelor disponibile 512 Mlocații \* 4 biti / locație
- timp de acces între 1.5 și 2.5 perioade de tact

să se indice câte capsule de memorie vor fi necesare

- ☒ 2
- ☐ 8
- ☐ 16
- ☐ 4

Clear my choice

$$K=4 \Rightarrow \frac{8}{4} = 2$$

Question 10  
Not yet answered  
Marked out of 5.00  
Flag question

(21)  
Timpul de împărțire, în cazul dispozitivului de împărțire în semn mărime prin refacerea resturilor depinde de lungimea în biți a operanzilor

- ☒ Exponențial crescător
- ☐ După o cu totul altă lege
- ☐ Linear crescător

Question 11  
Not yet answered  
Marked out of 5.00  
Flag question

Având o memorie de 64 Kbytes, realizată cu capsule de 16 Klocații \* 8 Bits / locație, să se indice în care din capsule se află locația de adresă 827C în hexazecimal. Numerotarea capsulelor începe de la zero

- ☒ 2
- ☐ 3
- ☐ 4
- ☐ 1
- ☐ 0

Clear my choice

$$\frac{16 \text{ KL} \cdot 8 \text{ b/L}}{8 \text{ b}} = 16 \text{ KB/cel.}$$
$$\frac{64}{16} = 4 \text{ cel.}$$

Question 12  
Not yet  
answered  
Marked out of  
0.60  
Flag question

(260)  
Cum se numește prescurtat instrucția procesorului PD-NR, de salt?

Answer: JUMP

Previous page

Next page

Question 13  
Not yet  
answered  
Marked out of  
10.00  
Flag question

(8)  
Care dintre următoarele semnale se regăsesc la un port de ieșire?

- ☐ RD negat
- ☒ OBF negat
- ☒ O0 ... O7
- ☐ EXTWR negat
- ☒ EXTRD negat
- ☐ IBF
- ☒ WR negat
- ☒ IO ... I7
- ☒ CE negat

Question 14  
Not yet  
answered  
Marked out of  
2.00  
Flag question

(3b)  
Având de proiectat un bloc de memorie sub următoarele specificații:  
- capacitatea de adresare a procesorului: 4 Gbytes  
- capacitatea blocului de memorie: 1 Gbytes  
- organizare pe bytes  
- capacitatea capsulelor disponibile 512 Mlocății \* 4 biți / locație  
- timp de acces între 1.5 și 2.5 perioade de tact  
să se indice câte din liniile de adresă vor fi decodificate în interiorul capsulelor de memorie

$$\checkmark_{29} Y = \log_2(512 \cdot 2^0) = 29$$

☒ 22

Clear my choice

Question 15  
Not yet  
answered  
Marked out of  
5.00  
Flag question

(15)  
Câte bistabile sunt necesare pentru implementarea automatului secvențial ce constituie blocul de comandă al unui dispozitiv de înmulțire în semn mărime pe 8 biți?

- ☐ 6
- ☐ 5
- ☒ 4
- ☐ 8
- ☐ 7

Question 16

Not yet answered

Marked out of 0.60

Flag question

(26p)

Cum se numește prescurtat instrucția procesorului PD-NR, de apel de subrutină?

Answer: CALL

Question 17

Not yet answered

Marked out of 0.60

Flag question

(26i)

Cum se numește prescurtat instrucția de procesorului PD-NR, deplasare la dreapta?

Answer: SHR

Question 18

Answer saved

Marked out of 5.00

Flag question

(16)

Timpul de înmulțire, în cazul dispozitivului de înmulțire în semn mărime secvențial depinde de lungimea în biți a operanzilor

- ☒ Liniar crescător
- ☐ Exponențial crescător
- ☐ După o cu totul altă lege

Clear my choice

Question 19

Not yet answered

Marked out of 2.00

Flag question

(23e)

Cum se numește fanionul care arată dacă la ultima operație efectuată în ALU, a apărut sau nu transport, la procesorul PD-NR?

Answer: CF

Question 20

Not yet answered

Marked out of 10.00

Flag question

(14)

Câte stări are blocul de comandă al unui dispozitiv de înmulțire în semn mărime pe 8 biți

- ☐ 18
- ☒ 10
- ☐ 20
- ☐ 16

Previous page

Next page

Question 21  
Not yet  
answered  
Marked out of  
10.00  
Flag question

(22")

Care din următoarele registre reprezintă registre ale unității de comandă a procesorului PD-NR?

- ☒ CX
- ☐ X
- ☐ SP
- ☐ IRE
- ☒ AX
- ☒ DX
- ☒ BX
- ☒ IR
- ☒ PC

Question 22  
Not yet  
answered  
Marked out of  
10.00  
Flag question

(5)

Indicați corespondențele corecte:

Memoria doar cu citire, caracterizată prin aceea că este înscrisă de utilizator, printr-un proces specific, după ce a fost pregătită pentru aceasta prin ștergere electrică, atât ștergerea, cât și înscrisarea realizându-se chiar în contextul circuitic în care ea este exploatată, procesul de înscrisare putând fi repetat de un număr mare de ori, de fiecare dată precedat de cel de ștergere, cu scrierea și ștergerea mult mai rapide decât la alte memorii similare dpdv funcțional se numește

Choose... **FLASH**

Memoria doar cu citire, caracterizată prin aceea că este înscrisă de utilizator, printr-un proces specific, cu ajutorul unui dispozitiv dedicat, fără a i se mai putea ulterior modifica conținutul se numește

**PROM**

Memorie EPROM

Memoria doar cu citire, caracterizată prin aceea că este înscrisă prin însuși procesul său de fabricație, în mod imuabil se numește

Memorie ROM propriu-zisă

Memoria doar cu citire, caracterizată prin aceea că este înscrisă de utilizator, printr-un proces specific, după ce a fost pregătită pentru aceasta prin ștergere electrică, atât ștergerea, cât și înscrisarea realizându-se chiar în contextul circuitic în care ea este exploatată, procesul de înscrisare putând fi repetat de un număr mare de ori, de fiecare dată precedat de cel de ștergere se numește

**EEPROM**

Memorie FLASH

Memoria doar cu citire, caracterizată prin aceea că este înscrisă de utilizator, printr-un proces specific, cu ajutorul unui dispozitiv dedicat, după ce a fost pregătită pentru aceasta prin iradiere cu raze ultraviolete, procesul de înscrisare putând fi repetat de un număr mare

Memorie EPROM

ștergerea, cât și înscrisarea realizându-se chiar în contextul circuitic în care ea este exploatată, procesul de înscrisare putând fi repetat de un număr mare de ori, de fiecare dată precedat de cel de ștergere, cu scrierea și ștergerea mult mai rapide decât la alte memorii similare dpdv funcțional se numește

Memorie EEPROM

Memoria doar cu citire, caracterizată prin aceea că este înscrisă de utilizator, printr-un proces specific, cu ajutorul unui dispozitiv dedicat, fără a i se mai putea ulterior modifica conținutul se numește

Memorie PROM

Memoria doar cu citire, caracterizată prin aceea că este înscrisă prin însuși procesul său de fabricație, în mod imuabil se numește

Memorie ROM propriu-zisă

Memoria doar cu citire, caracterizată prin aceea că este înscrisă de utilizator, printr-un proces specific, după ce a fost pregătită pentru aceasta prin ștergere electrică, atât ștergerea, cât și înscrisarea realizându-se chiar în contextul circuitic în care ea este exploatată, procesul de înscrisare putând fi repetat de un număr mare de ori, de fiecare dată precedat de cel de ștergere se numește

Memorie FLASH

Memoria doar cu citire, caracterizată prin aceea că este înscrisă de utilizator, printr-un proces specific, cu ajutorul unui dispozitiv dedicat, după ce a fost pregătită pentru aceasta prin iradiere cu raze ultraviolete, procesul de înscrisare putând fi repetat de un număr mare de ori, de fiecare dată precedat de iradiere se numește

Memorie EPROM

Question 23  
Not yet  
answered  
Marked out of  
0.60  
Flag question

(26q)

Cum se numește prescurtat instrucția procesorului PD-NR, de revenire din subrutină?

Answer: **RET**

Question 24

Not yet answered

Marked out of 2.00

Flag question

(3a)

Având de proiectat un bloc de memorie sub următoarele specificații:

- capacitatea de adresare a procesorului: 4 Gbytes
  - capacitatea blocului de memorie: 1 Gbytes
  - organizare pe bytes
  - capacitatea capsulelor disponibile 512 Mlocuții \* 4 biți / locuție
  - timp de acces între 1.5 și 2.5 perioade de tact
- să se indice câte linii de adresă are procesorul în cauză

☐ 22

☐ 20

☐ 32

☒ 30

$$X = \log_2 \left( \underset{N}{1} \cdot \underset{U}{2^{30}} \right) = 30$$

Question 25

Not yet answered

Marked out of 1.70

Flag question

(24f)

Cum este numit prescurtat blocul de inițializare, în cazul procesorului PD-NR?

Answer: RG

Question 26

Not yet answered

Marked out of 0.60

Flag question

(26m)

Cum se numește prescurtat instrucția procesorului PD-NR, de scriere în stivă?

Answer: PUSH

Previous page

Next page

Question 27

Not yet answered

Marked out of 5.00

Flag question

(10)

Prin ce semnal face cunoscut procesorul că solicită un ciclu de lucru cu un port de intrare sau de ieșire?

Answer: CLK

Question 28

Not yet answered

Marked out of 10.00

Flag question

(6)

Indicați corespondențele corecte:

Memoriile externe sunt o prezență constantă în configurația calculatoarelor de uz general

DA

În calculatoarele de uz general este preponderentă memoria

RAM

În calculatoarele utilizate în domeniul embedded systems este preponderentă memoria

ROM

Memoriile externe sunt o prezență constantă în configurația calculatoarelor utilizate în domeniul embedded systems

NU

Question 29  
Not yet answered  
Marked out of 9.00  
Flag question

(11)

Care din reprezentările numerelor în virgulă fixă prezintă următoarele avantaje:

Permite efectuarea adunării prin introducerea în calcule a biților de semn în mod nedistinctiv față de restul biților, în doi pași

C1  
Reprezentarea în complement de ~~un~~

Permite efectuarea adunării prin introducerea în calcule a biților de semn în mod nedistinctiv față de restul biților, într-un singur pas

C2  
Reprezentarea în semn-mărime

Permite înlocuirea scăderii prin adunarea la descăzut a complementului opusului scăzătorului, într-un singur pas

✓  
Reprezentarea în complement de unu

Dedică un singur cod pentru reprezentarea numărului zero

✓  
Reprezentarea în complement de doi

Permite înlocuirea scăderii prin adunarea la descăzut a complementului opusului scăzătorului, în doi pași

C2  
Reprezentarea în complement de ~~un~~

Permite realizarea cea mai facilă a înmulțirii și împărțirii

✓  
Reprezentarea în semn-mărime

Question 30  
Not yet answered  
Marked out of 1.70  
Flag question

(24d)

Cum este numit prescurtat blocul de secvențiere a comenzilor, în cazul procesorului PD-NR?

Answer:

Question 31  
Not yet answered  
Marked out of 2.00  
Flag question

(3c)

Având de proiectat un bloc de memorie sub următoarele specificații:

- capacitatea de adresare a procesorului: 4 Gbytes
  - capacitatea blocului de memorie: 1 Gbytes
  - organizare pe bytes
  - capacitatea capsulelor disponibile 512 Mlocuții \* 4 biți / locuție
  - timp de acces între 1.5 și 2.5 perioade de tact
- să se indice câte din liniile de adresă vor fi decodificate extern

✓ 3

☐ 2

☐ 5

☐ 4

$$X = \log_2 4 \cdot 2^{30} = 32 \text{ (linii)}$$

$$Y = \log_2 512 \cdot 2^{20} = 29 \text{ (linii)}$$

$$X - Y = 32 - 29 = 3 \text{ (linii)}$$

Question 32  
Not yet answered  
Marked out of 0.60  
Flag question

(26f)

Cum se numește prescurtat instrucția procesorului PD-NR, de efectuare a operației SAU EXCLUSIV bit la bit?

Answer:

Question 33  
Not yet answered  
Marked out of 5.00  
Flag question

(17)

În proiectarea cu metoda diagramelor VID a automatelor secvențiale (vezi automatele secvențiale reprezentate de blocurile de comandă ale dispozitivelor de înmulțire, respectiv de împărțire), codificarea stărilor trebuie să se facă obligatoriu adiacent?

Select one:

✓ ☒ True

☐ False



Question **34**  
Not yet  
answered  
Marked out of  
0.60  
Flag question

(26k)

Cum se numește prescurtat instrucția procesorului PD-NR, de intrare?

Answer: IN

I

Previous page

Next page

Question **35**  
Not yet  
answered  
Marked out of  
1.70  
Flag question

(24b)

Cum este numit prescurtat registrul ce păstrează octetul 1 al instrucției aflată în rulare, în cazul procesorului PD-NR?

Answer:

IR

Previous page

Next page

Question **36**  
Not yet  
answered  
Marked out of  
8.00  
Flag question

(12)

Care dintre următoarele afirmații este corectă?

- ☐ Reprezentarea în virgulă mobilă pe 32 de biți cuprinde: un câmp dedicat semnului numărului, pe 1 bit, un câmp dedicat exponentului translatat cu 128, pe 8 biți, un câmp dedicat mantisei, pe 23 de biți
- ☐ Reprezentarea în virgulă mobilă pe 32 de biți cuprinde: un câmp dedicat semnului numărului, pe 1 bit, un câmp dedicat exponentului translatat cu 127, pe 8 biți, un câmp dedicat excesului de 1 al mantisei, pe 23 de biți
- ☐ Reprezentarea în virgulă mobilă pe 32 de biți cuprinde: un câmp dedicat semnului numărului, pe 1 bit, un câmp dedicat exponentului translatat cu 128, pe 8 biți, un câmp dedicat excesului de 1 al mantisei, pe 23 de biți
- ☒ Reprezentarea în virgulă mobilă pe 32 de biți cuprinde: un câmp dedicat semnului numărului, pe 1 bit, un câmp dedicat exponentului translatat cu 127, pe 8 biți, un câmp dedicat mantisei, pe 23 de biți

Question **37**  
Not yet  
answered  
Marked out of  
0.60  
Flag question

(26h)

Cum se numește prescurtat instrucția procesorului PD-NR, de decrementare?

Answer: DEC

D

Previous page

Next page

Question **38**  
Not yet  
answered  
Marked out of  
2.00  
Flag question

(23c)

Cum se numește fanioul care arată rezultat cu depășire sau corect, la ultima operație efectuată în ALU, la procesorul PD-NR?

Answer: V

Question 39  
Not yet answered  
Marked out of 10.00  
Flag question

Indicați corespondențele corecte:

Compilatoarele

sunt

translatoare de

limbaj care la

un apel al lor

Interpretoarele

sunt

translatoare de

limbaj care la

un apel al lor

Asamblearele

sunt

translatoare de

limbaj care la

un apel al lor

✓ --> traduc un întreg program sau modul de program și, în final, generează codul-mașină corespunzător, într-un fișier n

✓ --> traduc o linie a unui program și introduc imediat în rulare codul-mașină rezultat, apoi trec la linia următoare ș.a.m.c

✓ --> traduc un întreg program sau modul de program și, în final, generează codul-mașină corespunzător, într-un fișier n

Question 40  
Not yet answered  
Marked out of 0.60  
Flag question

(26)

Cum se numește prescurtat instrucția procesorului PD-NR, de ieșire?

Answer:

OUT

I

Previous page

Next page

Question 41  
Answer saved  
Marked out of 5.00  
Flag question

(9)

Prin ce semnal face cunoscut procesorul că solicită un ciclu de lucru cu memoria?

Answer:

~~MR~~ MR Q negat

Previous page

Next page

Question 42  
Not yet answered  
Marked out of 2.00  
Flag question

(23d)

Cum se numește fanionul care arată rezultat negativ sau nenegativ, la ultima operație efectuată în ALU, la procesorul PD-NR?

Answer:

S

Previous page

Next page

Question 43  
Not yet answered  
Marked out of 10.00  
Flag question

(20)

Câte stări are blocul de comandă al unui dispozitiv de împărțire în semn mărime prin refacerea resturilor, pe 8 biți?

☐ 28

☐ 24

☐ 16

☐ 20

✓ ☒ 12

Question 44  
Not yet answered  
Marked out of 2.00  
Flag question

(3e)  
Având de proiectat un bloc de memorie sub următoarele specificații:  
- capacitatea de adresare a procesorului: 4 Gbytes  
- capacitatea blocului de memorie: 1 Gbytes  
- organizare pe bytes  
- capacitatea capsulelor disponibile 512 Mlocuții \* 4 biți / locuție  
- timp de acces între 1.5 și 2.5 perioade de tact  
să se indice de la care bistabil din schema de ACK negat se va culege acest semnal

☐ de la al 2-lea  
☐ de la al 4-lea  
☒ de la al 3-lea  
☐ de la primul

Question 45  
Not yet answered  
Marked out of 10.00  
Flag question

(18)  
Este corectă afirmația:  
În proiectarea cu metoda diagramelor VID a automatelor secvențiale (vezi automatele secvențiale reprezentate de blocurile de comandă ale dispozitivelor de înmulțire, respectiv de împărțire), se parcurg următoarele etape:  
1. Se stabilește numărul de stări, pornind de la cerințele destinației respectivului automat  
2. Se stabilește numărul de bistabile necesare implementării  
3. Se întocmește organigrama de funcționare  
4. Se face codificarea stărilor, întocmindu-se diagrama de codificare a stărilor  
5. Se întocmește pentru fiecare bistabil diagrama stărilor următoare  
6. Se întocmește pentru fiecare bistabil, ținând seamă de ecuația de funcționare a unui bistabil J-K, diagrama Veitch-Karnaugh corespunzătoare intrării sale J și, în baza ei, se extrage ecuația respectivei intrări J  
7. Se întocmește pentru fiecare bistabil, ținând seamă de ecuația de funcționare a unui bistabil J-K, diagrama Veitch-Karnaugh corespunzătoare intrării sale K  
8. Se întocmește pentru fiecare bistabil, ținând seamă de ecuația de funcționare a unui bistabil J-K, diagrama Veitch-Karnaugh corespunzătoare intrării sale J și, în baza ei, se extrage ecuația respectivei intrări K  
9. Se întocmește pentru fiecare ieșire, diagrama ieșirilor, tot una Veitch-Karnaugh și, în baza ei, se extrage ecuația respectivei ieșiri  
10. Se sintetizează toate ecuațiile obținute, cu bistabile și porți corespunzătoare  
Select one:  
☐ True  
☒ False

Question 46  
Not yet answered  
Marked out of 10.00  
Flag question

(1) Indicați corespondențele corecte:

1 TByte = 2 la puterea 40 Bytes ✓  
1 PByte = 2 la puterea 50 Bytes ✓  
1 ZByte = 2 la puterea 70 Bytes ✓  
1 GByte = 2 la puterea 30 Bytes ✓  
1 EByte = 2 la puterea 60 Bytes ✓

Question 47  
Not yet answered  
Marked out of 10.00  
Flag question

(27)  
În ipoteza următoarelor semnificații ale câmpurilor octetului 1 al unui grup de instrucții ale procesorului PD-NR:  
\*biții 7..5: codul operației după cum urmează:  
001 = CP x, y; 010 = ADD x, y; 011 = SUB x, y; 100 = AND x, y; 101 = OR x, y; 110 = XOR x, y  
\*biții 4..3: specificația pentru x după cum urmează:  
00 = A; 01 = B; 10 = C  
\*biții 2..0: specificația pentru y după cum urmează:  
000 = A; 001 = B; 010 = C; 011 = aa; 100 = @X; 101 = @aaa,  
să se prezinte cuvântul instrucție al instrucției ADD A, @1234H ca înșiruire a cifrelor hexazecimale în care ei consistă, fără separatori între ele, în ordinea în care ele apar în memorie

Answer:

ADD A @1234H  
010 00 101

2 octeți

01000101 | 34 | 12 | ⇒ 453412H

codul op. oct2 oct2

Question 48

Not yet answered

Marked out of 2.00

Flag question

(23a)

Cum se numește fanionul care arată rezultat nul sau nenul, la procesorul PD-NR?

Answer: Z

Question 49

Not yet answered

Marked out of 2.00

Flag question

(28)

Având în memorie începând de la adresa 0100H instrucția CALL @1234H, cu octetul 1 al său de valoare 1E (în hexazecimal) , iar în registrul SP valoarea 0000H, să se indice ce se are la sfârșitul instrucției CALL în locațiile de memorie de adrese hexazecimale FFFF și FFFE, ce se are în registrul SP și ce se are în registrul PC, sub forma @FFFF=xx@FFFE=yySP=zzzzPC=uuuu

Atenție: nu se vor folosi în șirul de răspuns niciun fel de separatori, ci el se va constitui prin simpla înlocuire în șirul de caractere de mai sus a lui xx, yy, zzzz și uuuu, cu cifrele hexazecimale de rigoare, neînsoțite de sufixul H.

Answer: 0103 FFFE 1234

Question 50

Not yet answered

Marked out of 0.60

Flag question

(26a)

Cum se numește prescurtat instrucția procesorului PD-NR, de copiere?

Answer: Rn

copy

Question 51

Not yet answered

Marked out of 0.60

Flag question

(26g)

Cum se numește prescurtat instrucția procesorului PD-NR, de incrementare?

Answer: INC

Question 52

Not yet answered

Marked out of 0.60

Flag question

(26n)

Cum se numește prescurtat instrucția procesorului PD-NR, de citire din stivă?

Answer: POP

I

Question 53

Not yet answered

Marked out of 2.00

Flag question

(23b)

Cum se numește fanionul care arată paritatea sau imparitatea numărului de biți cu valoarea 1 în rezultatul ultimei operații efectuate în ALU, la procesorul PD-NR?

Answer: P

Question 54

Not yet answered

Marked out of 1.70

Flag question

(24e)

Cum este numit prescurtat blocul de pilotare temporală, în cazul procesorului PD-NR?

Answer:

CG



I

Question 55

Not yet answered

Marked out of 1.50

Flag question

(24a)

Cum este numit prescurtat registrul numărător al programului în cazul procesorului PD-NR?

Answer:

PC



Question 56

Not yet answered

Marked out of 0.50

Flag question

(26c)

Cum se numește prescurtat instrucția procesorului PD-NR, de scădere?

Answer:

SUB



I

Question 57

Not yet answered

Marked out of 9.00

Flag question

(13)

Indicați corespondențele corecte

Efectuează operația de adunare într-un timp ce depinde liniar crescător de lungimea în biți a operandilor

Dispozitivul de adunare "ripple carry"



Efectuează operația de adunare într-un timp ce nu depinde de lungimea în biți a operandilor

Dispozitivul de adunare "carry lookahead"



Efectuează operația de adunare într-un timp ce depinde exponențial crescător de lungimea în biți a operandilor

Niciunul din dispozitive



Question 58

Not yet answered

Marked out of 1.70

Flag question

(24c)

Cum este numit prescurtat decodicatorul cuvântului instrucție, în cazul procesorului PD-NR?

Answer:

CCD