实验一 单管放大电路仿真及实验

张蔚桐 2015011493 自 55

2017年3月14日

1 预习任务(仿真部分)

1.1 电路放大原理

以阻容耦合电路为例,如图 1所示,集电极电源 V_{CC} 通过基极电阻 R_b 和集电极电阻 R_c 提供合适的 U_{be} 和 U_{ce} ,使晶体管处于放大区。为了保证放大电路正常工作,需要通过调整参数得到合适的静态工作点,保证输入信号在一定范围内时最终的信号不会失真。有交流小信号 u_i 作用时,交流量驼载在直流量上。输入信号通过容抗很小的电容加在发射结上,小电流经过晶体管放大后,在集电极产生放大的电流,通过 R_c 转换为电压变化,从而实现了对动态电压信号的放大。

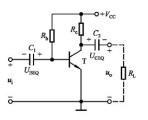


图 1: 基本阻容耦合电路图

1.2 理论预估

如图 2所示是实验用电路图,其中进行理论估算时取 $r_{bb'}=100\Omega$ 于是可得 $r_{be}=r_{bb'}+\frac{U_T}{I_{BQ}}\approx 100\Omega+\frac{26\text{mV}}{10\mu\text{A}}\approx 1\text{k}\Omega$ 其中上式的各项参数按照经典值进行估计, β 估计为 100。需要注意的是,上面所有的估计仅为在数量级上的估计。同样可以简单预估得到 $R_i\approx 1k\Omega, R_o\approx 3.3k\Omega, \dot{A}=-\frac{\beta R_L'}{r_{be}}\approx -30$ 上面对数量级的简单估计有助于进一步调试的时候对电阻的选取

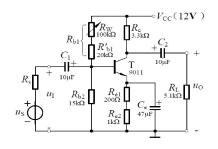


图 2: 单管共射放大电路

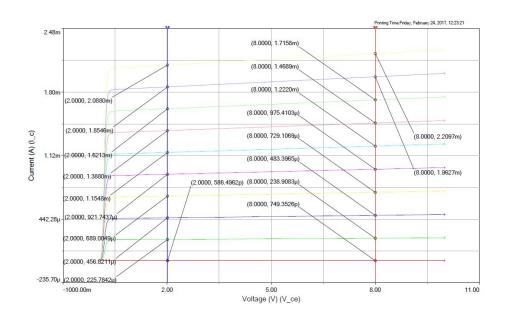


图 4: 晶体管输出特性

1.3 EDA 中对 β 的测量

采用如图 3的电路进行测试,将晶体管按照 IV 测试仪的指示接入 IV 测试仪,将 "Component"设置为 "BJT NPN" ,将 I_b 设置为 $0A - -10\mu A$, U_{ce} 设置为 0V 10V 进行宽范围测试,得到图 4所示的结果 在图 4中标识了在 U_{ce} = 2V 和 U_{ce} = 8V下, I_c 随着 I_b 的变化情况,具体来说可以总结为下表

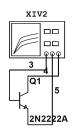


图 3: 晶体管 β测试电 路图

$I_b/\mu { m A}$	$I_c/\text{mA@U}_{ce} = 2\text{V}$	$I_c/\text{mA@U}_{ce} = 8\text{V}$
0.00	0.0005	0.0007
1.11	0.2258	0.2389
2.22	0.4568	0.4834
3.33	0.6890	0.7291
4.44	0.9217	0.9754
5.56	1.1549	1.2220
6.67	1.3880	1.4689
7.78	1.6213	1.7158
8.89	1.8546	1.9627
10	2.0880	2.2097

于是可以对两种情况下的 I_c 和 I_b 做直线拟合得到

$$I_c = 209.06I_b - 5.2456(\mu A)@U_{ce} = 2V, R^2 = 1, \beta = 209.06$$

$$I_c = 221.24I_b - 5.5308(\mu A)@U_{ce} = 8V, R^2 = 1, \beta = 221.24$$

因此可以认为晶体管的 $\beta = 215$

1.4 理论计算

根据相关知识,可以得到在实验参考值 $I_{CQ}=1$ mA 或 $I_{CQ}=2$ mA 时的相关参数 \dot{A}_u,R_o,R_i

1.4.1 $I_{CQ} = 1 \text{mA}$ 时

此时有, $I_{BQ} = \frac{I_{CQ}}{\beta} = 4.65\mu\text{A}, I_{EQ} = \frac{(1+\beta)I_{CQ}}{\beta} = 1\text{mA}$ 并进一步得到 $U_{EQ} = 1.2\text{V}, U_{BQ} = U_{EQ} + U_{BEQ} = 1.2 + 0.7 = 1.9\text{V}$,于是可以估计 $R_{b1} = \frac{V_{CC} - U_{BQ}}{U_{BQ}} R_{b2} = \frac{10.1}{1.9} \times 15\text{k}\Omega = 79\text{k}\Omega$ 并进一步得到 $R_W = 59\text{k}\Omega U_{CQ} = 8.7\text{V}$ 经过进一步的计算,可以得到 $R_o = 3.3\text{k}\Omega, r_{be} = 100\Omega + \frac{26\text{mV}}{4.65\mu\text{A}} = 5.7k\Omega, R_i = r_{be}//R_{b2}//R_{b1} = 3.9k\Omega, \dot{A}_u = \frac{\beta(R_o//R_L)}{r_{be}} = 75.57$ 发现和前文的数量级估算是符合的。

1.4.2 $I_{CQ} = 2 \text{mA}$ 时

此时同上节重新计算,得到 $I_{BQ}=9.30\mu\mathrm{A}$, $I_{EQ}=2\mathrm{mA}$, $U_{EQ}=2.4\mathrm{V}$, $U_{BQ}=3.1\mathrm{V}$, $R_{b1}=43\mathrm{k}\Omega$, $R_W=23\mathrm{k}\Omega$, $R_o=3.3\mathrm{k}\Omega$, $r_{be}=2.9k\Omega$, $R_i=2.3k\Omega$, $\dot{A}_u=148.5$, $U_{CQ}=5.4\mathrm{V}$ 发现和前文的数量级估算是符合的。

1.5 仿真测试

1.5.1 静态工作点测试

如图 2在 Multisim 上搭建电路,将交流源置零,调整 R_W 直到 $I_{CQ}=1$ mA 以及 $I_{CQ}=2$ mA,得到如图 5和图 6的电路静态工作点参数因此得到, $I_{CQ}=1$ mA 时, $U_{CQ}=8.69$ V, $U_{EQ}=1.21$ V, $U_{CEQ}=7.48$ V, $U_{CEQ}=60$ k见 因此得到, $I_{CQ}=2$ mA 时, $U_{CQ}=5.41$ V, $U_{EQ}=2.41$ V, $U_{CEQ}=3.00$ V, $U_{EQ}=2$ 22k $U_{EQ}=2$ 0.00 V, $U_{EQ}=2$ 22k $U_{EQ}=2$ 0.00 V, $U_{EQ}=2$ 2.41 V, $U_{EQ}=2$ 3.00 V, $U_{EQ}=2$ 20 M 时, $U_{EQ}=2$ 3.00 V, $U_{EQ}=2$ 20 M 时, $U_{EQ}=2$ 3.00 V, $U_{EQ}=2$ 3.00 V $U_$

和之前计算的结果的误差均在仿真采用的分度值之内,可以忽略。

1.5.2 动态工作点测试

将交流源设置为 $V_{pp} = 20 \text{mV}$, f = 10 kHz 的正弦信号,进行测试,针对 $I_{CQ} = 1 \text{mA}$ 和 $I_{CQ} = 2 \text{mA}$ 时,按照题目要求经过仿真测试可得如下结果,其中前两个情况的 bode 图如图 78所示。可以看出,和理论计算情况基本相符。

$I_{CQ}/{ m mA}$	\dot{A}_u	$R_i/\mathrm{k}\Omega$	无负载 <i>V_{oo}</i> /mV	$R_0/\mathrm{k}\Omega$	失真度	f_L/kHz	f_H/kHz
1.00	76.45	3.95	857.259	3.2	0.09065	0.1346	24269.3
2.00	146.7	2.2	1636	3.1	0.08538	0.25629	17592.4
2.00	9.3	8.8	108.976	3.5	0.00035	0.0193254	17518.6
(射极电阻改变)	3.0	0.0				31323323	

1.5.3 射极电阻对动态特性的影响

按照实验要求,将电容 C_E 改为与 R_{E2} 并联,测量此时放大电路在静态工作点 $I_{CQ}=2\mathrm{mA}$ 下的 \dot{A}_{u_i} ,实验用电路图显而易见,具体数据记录在上表中

1.6 硬件实验中具体参数的设置方法

根据电路实验知识和模电相关知识,可以列出可能涉及到的参数的测量 方法如下

1.6.1 静态工作点

测试静态工作点时,先去掉信号源,并将输入端短路,再用万用表的直流电压档测试。静态电压可用万用表或示波器直接测量,静态电流可通过测量集电极电阻的电压间接测量,避免因为串入电流表带来的误差。

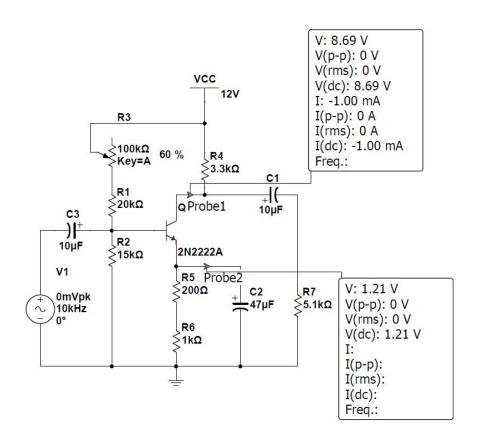


图 5: $I_{CQ} = 1$ mA 静态参数

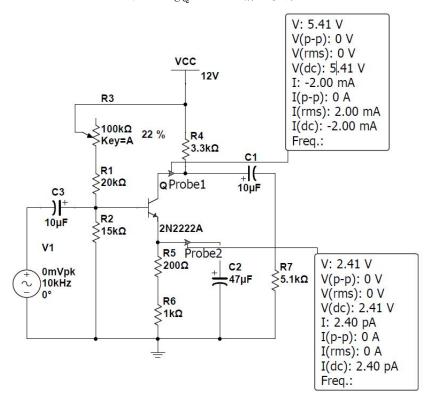
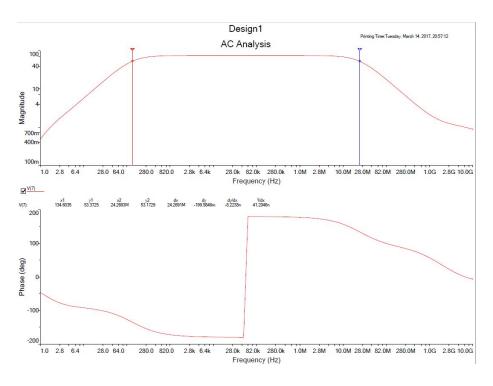


图 6: $I_{CQ} = 2\text{mA}$ 静态参数



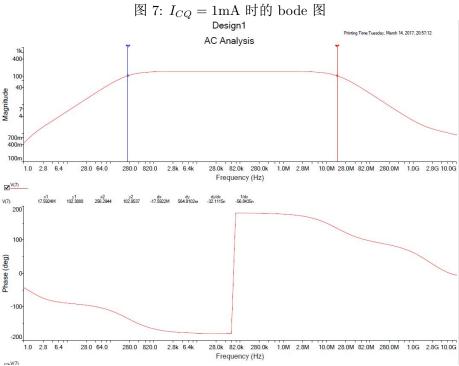


图 8: $I_{CQ} = 2$ mA 时的 bode 图

1.6.2 电压放大倍数

在输入端加上中频小幅输入信号,在保证不失真的情况下,用示波器测量输入输出端的电压。

1.6.3 输入电阻

先估计输入电阻大小,然后在输入回路中串入一个已知电阻,测量两端对地的电压有效值,求出输入电流,由此推出输入电阻。对于输入电阻较大的电路,需串入的电阻的阻值也很大,同时测试仪表的等效电阻和电路的输入电阻可以比拟,测量会引起很大的误差。因此可以在输入回路串入一个已知电阻 (与输入电阻接近),比较串入电阻前后输出电压的幅值,从而计算输入电阻。

1.6.4 输出电阻

在被测电路输入端加入正弦小信号,将负载电阻开路,测量电路的开路输出电压,然后接入合适的负载电阻,测量有载输出电压,根据公式计算输出电阻。测试中应注意,输出负载电阻的变化可能会引起输出信号的失真。

1.6.5 幅频特性曲线的测量

将信号源加至被测电路的输入端,改变信号的频率,保持输入电压幅度不变,用示波器测试电路的输出电压,将所测各频率点的电压增益绘制幅频特性曲线。测试中应注意有些信号发生器输出的正弦信号幅值会随信号频率的增加而减小,因此应始终监视输入信号的幅值,如有减小需及时予以调整。

1.7 硬件实验注意事项

- 1. 测试静态工作点和放大电路动态参数时放大电路要与仪器仪表共地。
- 2. 放大电路输入信号 Ui 应无直流分量,即上、下半周对称的信号,信号幅值以示波器测试值为准
- 3. 测试时首先要保证静态工作点符合要求。用示波器监视放大器输出 波形,在保证输出波形不失真的情况下测试。