

		cal_r	cal_i	load	store	branch1	branch2
PC		ADD4	ADD4	ADD4	ADD4	ADD4 NPC	ADD4 NPC
IM		PC	PC	PC	PC	PC	PC
ADD4		PC	PC	PC	PC	PC	PC
D级	IR	IM	IM	IM	IM	IM	IM
	PC4	ADD4	ADD4	ADD4	ADD4	ADD4	ADD4
RF	A1	IR[rs]@D	IR[rs]@D	IR[rs]@D	IR[rs]@D	IR[rs]@D	IR[rs]@D
	A2	IR[rt]@D			IR[rt]@D	IR[rt]@D	IR[rt]@D
EXT			IR[i16]@D	IR[i16]@D	IR[i16]@D		
NPC	PC4					PC4@D	PC@D
	I26					IR[i16]@D	IR[i16]@D
ADD4							
CMP	D1					MFRSD	MFRSD
	D2					MFRTD	
E级	V1	MFRSD	MFRSD	MFRSD	MFRSD		
	V2	MFRTD			MFRTD		
	E32		EXT	EXT	EXT		
	IR	IR@D	IR@D	IR@D	IR@D	IR@D	IR@D
	PC8						
mult_div	A						
	B						
ALU	A	MFRSE	MFRSE	MFRSE	MFRSE		
	B	MFRTE	E32@E	E32@E	E32@E		
M级	V2				MFRTE		
	IR	IR@E	IR@E	IR@E	IR@E	IR@E	IR@E
	AO	ALU	ALU	ALU	ALU		
	HI						
	LO						
	PC8						
BE_EXT	Addr				AO@M		
DM	Addr			AO@M	AO@M		
	BE				BE_EXT		
	WD				MFRTM		
W级	IR	IR@M	IR@M	IR@M	IR@M	IR@M	IR@M
	PC8						
	AO	AO@M	AO@M				
	HI						
	LO						
	DR			DM			
Data_EXT	Din			DR@W			
	Addr			AO@W			
RF	A3	IR[rd]@W	IR[rt]@W	IR[rt]@W			
	WD	AO@W	AO@W	Data_EXT			

j	jal	jalr	jr	mult/div	mthi/mtlo	mfhi	mflo
NPC	NPC	MFRSD	MFRSD	ADD4	ADD4	ADD4	ADD4
PC	PC	PC	PC	PC	PC	PC	PC
PC	PC	PC		PC	PC	PC	PC
IM	IM	IM	IM	IM	IM	IM	IM
ADD4	ADD4	ADD4		ADD4	ADD4	ADD4	ADD4
			IR[rs]@D	IR[rs]@D	IR[rs]@D		
				IR[rt]@D			
PC4@D	PC4@D						
IR[i26]@D	IR[i26]@D						
	PC4@D	PC4@D					
				MFRSD	MFRSD		
				MFRTD			
IR@D	IR@D	IR@D	IR@D	IR@D	IR@D	IR@D	IR@D
	ADD4@D	ADD4@D					
				MFRSE	MFRSE		
				MF RTE			
IR@E	IR@E	IR@E	IR@E	IR@E	IR@E		
						mult_div	mult_div
	PC8@E	PC8@E					
IR@M	IR@M	IR@M	IR@M	IR@M	IR@M		
	PC8@M	PC8@M					
						HI@M	LO@M
	31	31				IR[rd]@W	IR[rd]@W
	PC8@W	PC8@W				HI@W	LO@W

[illegible]