به نام خدا

برنامهنویسی چندهستهای

دستور کار آزمایشگاه ۵



گام ۱

در این آزمایش قصد داریم تا با برنامهنویسی پردازندههای گرافیکی آشنا شویم. لازمه ی اینکه یک برنامه بتواند بر روی پردازنده ی گرافیکی اجرا شود، وجود پردازنده ی گرافیکی در سیستم است. CUDA این امکان را فراهم می کند تا CUDAهای موجود در سیستم را پرسوجو کنیم و سپس برنامه خود را بر روی یک یا چند GPU اجرا کنیم. همچنین از طریق APIهایی که CUDA در اختیار قرار می دهد می توان توانایی های GPUهای موجود در سیستم را به دست آورد. این امر کمک می کند تا در صورت لزوم، پیش از اجرای محاسبات بر روی یک GPU، پارامترهای اجرا را به شکلی مناسب محاسبه کرد.

کد به دست آوردن لیست deviceهای موجود بر روی یک سیستم، با نام deviceQuery.cu در پوشهی fileserver درس قرار دارد. برای compile کردن این کد نیاز به ساختن یک Project در Visual Studio دارید. برای راحتی، پروژهای از پیش ساخته شده با تنظیمات مناسب رحوای از پیش ساخته شده با تنظیمات مناسب CUDA در پوشهای با نام CUDA Project درس قرار داده شده است. پوشه را در آدرس C:۱ در رایانه خود کنید. سپس کد ذکر شده را در آن compile کنید (Ctrl + B).

اگر کد را بر روی سیستم فعلی خود اجرا کنید خواهید دید که هیچ device ای یافت نمی شود. این بدان سبب است که سیستم فعلی شما GPUای ندارد. به منظور بررسی برنامه بر روی سیستمهای مجهز به GPU، ۴ ماشین مجازی مجهز به پردازنده گرافیکی برای آزمودن برنامههای نیازمند به GPU در اختیار شما قرار خواهد گرفت. فایل اتصال به این سرورها در پوشهی GPU VM Connection در پوشهی fileserver در ایری و کلمه عبور اتصال اختصاص داده می شود که اعضای گروه می توانند برای انجام آزمایشها و همچنین تمرینات درس از آن استفاده کنند. برای تقاضای اطلاعات اتصال به استاد درس یا دستیار تدریس مراجعه کنید. توجه فرمایید که مسئولیت منابعی که دسترسی آنها به شما داده شده است بر عهده شما است، بنابراین از انجام کارهایی غیر از اجرای برنامهها خودداری کنید.

پس از اتصال به ماشین مجازی، درایو C از رایانه شما بهصورت خودکار به ماشین مجازی متصل خواهد شد. بنابراین میتوانید برنامه خود را در ماشین مجازی بهراحتی اجرا کنید. اگر همه مراحل را صحیح انجام داده باشید، باید بتوانید خروجی شکل ۱را مشاهده کنید.

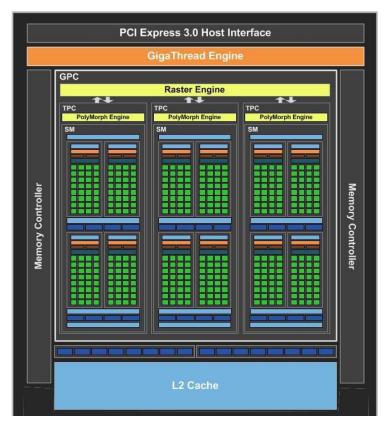
```
There is 1 device supporting CUDA

Device 0: "GeForce GT 1030"

Major revision number: 6
Minor revision number: 1
Total amount of global memory: 2147483648 bytes
Number of multiprocessors: 3
Number of cores: 24
Total amount of constant memory: 65536 bytes
Total amount of shared memory per block: 49152 bytes
Total number of registers available per block: 65536
Warp size: 32
Maximum number of threads per block: 1024
Maximum sizes of each dimension of a block: 1024 x 1024 x 64
Maximum sizes of each dimension of a grid: 2147483647 x 65535 x 65535
Maximum memory pitch: 2147483647 bytes
Texture alignment: 512 bytes
Clock rate: 1.51 GHz
Concurrent copy and execution: Yes
```

شکل ا خروجی موفق کد queryDevice.cu

هر ماشین مجازی مجهز به یک device با نام NVIDIA GeForce GT1030 است که مشخصات آن در شکل ۱ قابل مشاهده است. شکل ۲ امورط به GPUی این کارت گرافیک را نشان میدهد. همچنین شکل ۳ اجزای درون یک SM را نشان میدهد. میتوانید مشخصات به دست آمده را با تصاویر نشان داده شده انطباق دهید.



شکل ۲ پردازنده گرافیکی کارت NVIDIA GT1030. این GPU دارای ۳ عدد SM است.



شکل ۳ نمای بزرگنمایی شده از یک SM در پردازنده گرافیکی کارت NVIDIA GT1030 هر SM در این GPU دارای دو Warp Scheduler است. همچنین میتوانید تعداد هسته (رنگ سبز) را مشاهده کنید.

برای دیدن لیست کامل structure های structureی که تابع cudaGetDeviceProperties (خط ۵۹ از فایل queryDevice.cu) برمی گرداند می توانید به مرجع NVIDIA می توانید به مرجع مراجعه کنید. همچنین ابزارهای $\frac{\text{CUDA-Z}}{\text{PPU-Z}}$ و $\frac{\text{CUDA-Z}}{\text{CUDA-Z}}$ می توانید به مرجع مراجعه کنید.

گام ۲

در این بخش میخواهیم تا یک برنامه ساده و سریال جمع دو بردار (C = A + B) را به کمک CUDA بر روی GPU موازیسازی کنیم. برای شروع می توانید کد سریال را با نام vectorAdd.cu از پوشهی fileserver درس دریافت کنید. ابتدا کد سریال را مطالعه کنید. برای موازیسازی این برنامه می باید مراحل ذیل طی شوند:

- ۱. یک GPU برای اجرای محاسبات در سیستم انتخاب شود.
- ۲. برای بردارهای A و B و C در پردازنده گرافیکی فضای حافظه اختصاص یابد.
 - بردارهای A و B به حافظهی پردازنده گرافیکی کپی شوند.
 - ۴. محاسبات جمع دو بردار در پردازنده گرافیکی انجام شود.
 - ۵. بردار C به حافظهی پردازنده مرکزی (RAM) کپی شود.
 - ۶. فضای حافظهی گرفته شده در پردازنده گرافیکی آزاد شود.

پس از مرحلهی چهارم، پردازنده مرکزی نتایج را در اختیار خواهد داشت. برای شروع اندازه ی آرایه را برابر ۱۰۲۴ عنصر بگیرید و کدهای مورد نیاز برای زمان گیری اجرای برنامه را اضافه کنید. لطفاً توجه کنید که صرفاً زمان انجام عمل جمع دو بردار مد نظر است. همچنین زمان گیریها را در حالت Release انجام دهید.

اکنون تابع addWithCuda را تعریف می کنیم. این تابع بردارها را گرفته و نتیجه را پس از انجام محاسبات بر روی GPU برمی گرداند. Signature تابع به این صورت است:

```
cudaError_t addWithCuda(int *c, const int *a, const int *b, unsigned int size);
```

c برابر با آرایه نتیجه، a و b برابر با بردارهای ورودی و size اندازه بردارها را مشخص می کند. همچنین در صورت خطا، تابع خطا را برمی گرداند. برای استفاده از توابع و داده ساختارهای تعریف شده در CUDA کتابخانههای ذیل را به ابتدای برنامه اضافه کنید:

```
#include "cuda_runtime.h"
#include "device_launch_parameters.h"
در ابتدای تابع متغیرهای ذیل را برای نگهداری آدرس شروع بردارها در GPU و خطاهای احتمالی تعریف می کنیم:
```

```
int *dev_a = 0;
int *dev_b = 0;
int *dev_c = 0;
cudaError_t cudaStatus;
```

نگهداری اشاره گر به بردارها در GPU بدان سبب است که فضای آدرس CPU و GPU از یکدیگر جداست. به عبارت دیگر، هم GPU و هم CPU خانهی حافظهای با شماره ی X دارند. خانهی شماره ی X در CPU از GPU به صورت مستقیم قابل دسترس نیست و بالعکس. اکنون نوبت به انتخاب device جهت انجام محاسبات می رسد:

```
cudaStatus = cudaSetDevice(0);
if (cudaStatus != cudaSuccess) {
         printf("cudaSetDevice failed! Do you have a CUDA-capable GPU installed?");
}
```

از اجرای کد queryDevice.cu در گام ۱ میدانیم که تنها یک پردازنده گرافیکی در سیستم موجود است. به همین دلیل پردازنده آلم وارد شده است. پس از انتخاب پردازنده گرافیکی، برای سه بردار a و b بر روی آن حافظه می گیریم:

```
cudaStatus = cudaMalloc((void**)&dev_c, size * sizeof(int));
if (cudaStatus != cudaSuccess) {
    printf("cudaMalloc failed!");
}
```

```
cudaStatus = cudaMalloc((void**)&dev_a, size * sizeof(int));
if (cudaStatus != cudaSuccess) {
       printf("cudaMalloc failed!");
cudaStatus = cudaMalloc((void**)&dev_b, size * sizeof(int));
if (cudaStatus != cudaSuccess) {
       printf("cudaMalloc failed!");
}
         در هر مرحله بررسی می کنیم که خطایی رخ نداده باشد. اکنون دو بردار b و d را به فضای اختصاص داده شده در GPU کپی می کنیم:
cudaStatus = cudaMemcpy(dev_a, a, size * sizeof(int), cudaMemcpyHostToDevice);
if (cudaStatus != cudaSuccess) {
       printf("cudaMemcpy failed!");
}
cudaStatus = cudaMemcpy(dev_b, b, size * sizeof(int), cudaMemcpyHostToDevice);
if (cudaStatus != cudaSuccess) {
       printf("cudaMemcpy failed!");
}
قبل از ادامه دستور کار، پارامترهای ورودی به هر API از CUDA تا اینجا را بهدقت مطالعه کنید. به مرحلهای رسیدهایم که برای هر سه بردارد b ،a
و C در GPU فضا گرفته شده است و دادههای دو بردارد a و b نیز به GPU کپی شدهاند. اگرچه دیگر نیازی به دو بردار a و b بر روی حافظه CPU
```

قبل از ادامه دستور کار، پارامترهای ورودی به هر API از CUDA تا اینجا را بهدقت مطالعه کنید. به مرحلهای رسیدهایم که برای هر سه بردارد a و CPU قبل CPU فضا گرفته شده است و دادههای دو بردارد a و a نیز به GPU کپی شدهاند. اگرچه دیگر نیازی به دو بردار a و a بر روی حافظه CPU و a بر روی حافظه a بداریم اما از حذف آنها صرف نظر می کنیم. پس از این کافی است GPU دو بردار a و a را از حافظه ی خود بخواند و حاصل جمع را محاسبه کند. اکنون به بررسی موازی سازی تابع جمع دو بردار می پردازیم. این تابع به شکل زیر تعریف شده است:

```
void addVector(int * a, int *b, int *c, size_t n) {
    int i;
    for (i = 0; i < n; i++) {
        c[i] = a[i] + b[i];
    }
}</pre>
```

اگر قرار بود این تابع را بر روی CPU موازی سازی کنیم، با فرض چهار هسته بودن آن، $\frac{n}{4}$ دادهها را به هر نخ می دادیم. به عبارت دیگر، کار بین $\frac{n}{4}$ نخ تقسیم می شد. به بیان ساده، این بدان سبب بود که اولاً بیشتر از چهار هسته وجود نداشت و ثانیاً context switch بین نخها سربار نسبتاً زیادی را به سیستم تحمیل می کرد. اما در GPU شرایط متفاوتی داریم. یکی از این شرایط وجود Register File بسیار بزرگ در هر GPU در این GPU است که سربار context switch را تقریباً صفر می کند. به هر حال در اینجا تصمیم می گیریم که این آرایه 1024 عنصری را بین 1024 نخ توزیع کنیم. بنابراین تابع جدید را به این شکل تعریف می کنیم:

```
__global__ void addKernel(int *c, const int *a, const int *b)
{
    int i = threadIdx.x;
    c[i] = a[i] + b[i];
}
```

اسم تابع را addkernel انتخاب می کنیم. Kernel به تابعی گفته می شود که در GPU اجرا می شود. هر نخ به کمک Kernel اندیس خود را از حافظه خوانده و در عنصر متناظر در آرایه CPU (که در GPU قرار دارد) می نویسد. برای آنکه مشخص کنیم تابع addkernel از CPU فراخوانی می شود و در GPU اجرا می شود از __global__ پیش از تعریف آن استفاده شده است. این بدان سبب است که compile کدهای ماشین متفاوتی برای CPU و GPU تولید می کند. با این کار مشخص می کنیم که برای کدام یک از CPU و GPU کد ماشین تولید کند. دقت کنید که ورودی های kernel اشاره گرهایی به خانه های حافظه ی GPU هستند.

پس از تعریف kernel اکنون باید آن را در ادامه تابع addWithCuda فراخوانی کنیم. CUDA یک extension به زبان C اضافه می کند که امکان استفاده از دستورات جدیدی را فراهم می آورد. دستور اجرای kernel در CUDA در CUDA به شکل ذیل است:

```
addKernel <<<1, 1024>>>(dev_c, dev_a, dev_b);
ابتدا نام kernelی که باید روی GPU اجرا شود ذکر می شود. سپس پارامتر اول درون <<< ,>>> تعداد بلوکها را مشخص می کند. پس از آن
پارامتر دوم تعداد نخهای درون هر بلوک را مشخص می کند. در نهایت نیز اشاره گرها به بردارها به kernel داده می شوند. در اینجا بررسی رخداد خطا
                      به شکلی دیگر انجام میپذیرد. پس از دستور فوق میتوان به کمک دستور ذیل رخداد خطا در شروع اجرا را بررسی کرد:
cudaStatus = cudaGetLastError();
if (cudaStatus != cudaSuccess) {
        printf("addKernel launch failed: %s\n", cudaGetErrorString(cudaStatus));
در اینجا توجه به یک نکته اهمیت دارد. CPU و GPU در اجرا نسبت به یکدیگر غیرهمگام هستند. یعنی، زمانی که CPU به GPU انجام یک محاسبه
را میسپارد و پس از آن خط دیگری از برنامه را اجرا می کند، بدان معنا نیست که اجرای محاسبات روی GPU به اتمام رسیده است. بنابراین زمانی
که به کمک خط بالا در حال بررسی رخداد خطا در اجرای GPU هستید، اجرای برنامه روی GPU یا هنوز شروع نشده، یا در حال اجراست و یا خاتمه
یافته است. طبعاً با توجه به این مساله علاوه بر اینکه نمی توان به نتیجه تابع فوق اعتماد کرد، نمی توان آرایه C را از روی GPU به روی CPU منتقل
کرد. چرا که ممکن است محاسبات هنوز کامل نشده باشد. به کمک دستور ذیل اجرای CPU را تا اتمام پردازش روی GPU متوقف کرده و سپس
                                                                                        مجدداً وجود خطارا بررسي مي كنيم:
cudaStatus = cudaDeviceSynchronize();
if (cudaStatus != cudaSuccess) {
        printf("cudaDeviceSynchronize returned error code %d after launching addKernel!\n",
cudaStatus);
                                    اگر خطایی رخ نداده باشد، می توانیم بردار نتایج (dev_c) را به حافظهی اصلی CPU (c) منتقل کنیم:
cudaStatus = cudaMemcpy(c, dev_c, size * sizeof(int), cudaMemcpyDeviceToHost);
if (cudaStatus != cudaSuccess) {
        printf("cudaMemcpy failed!");
}
    حال نتایج را در اختیار داریم. فراموش نکنیم که فضای گرفته شده در حافظهی GPU را آزاد کنیم و متغیر نگهدارنده رخ داد خطا را بر گردانیم:
cudaFree(dev_c);
cudaFree(dev a);
cudaFree(dev_b);
return cudaStatus;
               حال می توانیم این تابع را به جای تابع جمع سریال استفاده کنیم. مجدداً زمان گیری کنید و نتیجه را با حالت سریال مقایسه کنید.
```

گام ۳

بدیهی است مثالهای دنیای واقعی بزرگتر از اندازه ی دادهها در گام ۲ هستند. در گام ۲ عناصر آرایه را ۱۰۲۴ فرض کردیم. این عدد بیشترین تعداد نخهایی است که یک بلوک می تواند داشته باشد. حال فرض کنید $n \times 1024$ عنصر داشته باشیم. چه باید کرد؟ در این شرایط دو راه از راههای بهاندازه پیش رو عبارتاند از: ۱- هر نخ n جمع انجام دهد. ۲- n بلوک ۱۰۲۴ تایی اجرا کنیم. این دو روش را پیادهسازی و زمان اجرا را برای nهای بهاندازه کافی بزرگ مقایسه کنید. برای دیدن لیست متغیرهای built-in به فایل CUDA C Cheat Sheet - Kapeli.pdf موجود در پوشه ی درس در fileserver مراجعه کنید.

گام ۴

در این بخش میخواهیم دستهبندی نخها در block ،warp را بررسی کنیم. در اینجا شما باید kernel ی بنویسید که نخی که آن را اجرا می کند، شماره warp خود، شماره block) که در آن قرار دارد و اندیس سراسری خودش را محاسبه و اعلام کند. باید توجه داشته که کدی که روی GPU اجرا می شود با محدودیتهایی مواجه هست. برای نمونه، توابع کتابخانهای که به هنگام برنامهنویسی C در اختیار دارید بر روی GPU قابل اجرا نیستند. یکی از این توابع، تابع printf است (هرچند بعدها این امکان فراهم آمد، اما در اینجا مجاز به استفاده از این تابع نیستیم). با فرض اینکه kernel را در ۲ بلوک ۶۴ نخی اجرا کرده باشیم، برنامه شما باید خروجی ذیل را تولید کند:

```
Calculated Thread: 0 - Block: 0 - Warp 0 - Thread 0
Calculated Thread: 1 - Block: 0 - Warp 0 - Thread 1
Calculated Thread: 2 - Block: 0 - Warp 0 - Thread 2
Calculated Thread: 3 - Block: 0 - Warp 0 - Thread 3
Calculated Thread: 4 - Block: 0 - Warp 0 - Thread 4
Calculated Thread: 30 - Block: 0 - Warp 0 - Thread 30
Calculated Thread: 31 - Block: 0 - Warp 0 - Thread 31
Calculated Thread: 32 - Block: 0 - Warp 1 - Thread 32
Calculated Thread: 33 - Block: 0 - Warp 1 - Thread 33
Calculated Thread: 34 - Block: 0 - Warp 1 - Thread 34
Calculated Thread: 62 - Block: 0 - Warp 1 - Thread 62
Calculated Thread: 63 - Block: 0 - Warp 1 - Thread 63
Calculated Thread: 64 - Block: 1 - Warp 0 - Thread 0
Calculated Thread: 65 - Block: 1 - Warp 0 - Thread 1
Calculated Thread: 66 - Block: 1 - Warp 0 - Thread 2
Calculated Thread: 67 - Block: 1 - Warp 0 - Thread 3
Calculated Thread: 94 - Block: 1 - Warp 0 - Thread 30
Calculated Thread: 95 - Block: 1 - Warp 0 - Thread 31
Calculated Thread: 96 - Block: 1 - Warp 1 - Thread 32
Calculated Thread: 97 - Block: 1 - Warp 1 - Thread 33
Calculated Thread: 98 - Block: 1 - Warp 1 - Thread 34
Calculated Thread: 99 - Block: 1 - Warp 1 - Thread 35
Calculated Thread: 100 - Block: 1 - Warp 1 - Thread 36
Calculated Thread: 126 - Block: 1 - Warp 1 - Thread 62
Calculated Thread: 127 - Block: 1 - Warp 1 - Thread 63
```

هر خط توسط یک نخ محاسبه شده. Calculated Thread اندیس سراسری نخ، Block شماره بلوک آن نخ، Warp شماره warp آن نخ و Thread اندیس محلی نخ است.