基于龙芯 2F 架构的 PMON 分析与优化

张菊莉,张君毅,孟小锁

(西安徽电子技术研究所,陕西 西安 710065)

摘 要:基本輸入/輸出系統(BIOS)是现代计算机系統的重要组成部分,负责计算机系統的开机自检、板级初始化、加载操作系统内核以及基本 I/O 功能。以龙芯 2F CPU 架构为研究背景,在其基础上分析了 PMON 的系统结构与工作流程,通过添加网络驱动程序,最终实现通过 PM()N 加载 Linux 和 VxWorks 操作系統。进行必要的功能完善与性能优化,并经过严格的测试以排除可能存在的深层次缺陷,实现了一个性能稳定、功能完善、高可靠性的能与国产龙芯 2F 处理器平台紧密搭配的 BIOS。

关键词:BIOS; CPU; 龙芯 2F 处理器; PMON

中图分类号:TN919-34

立赫标记和.△

文章编号:1004-373X(2011)02-0019-03

Analysis and Optimization of PMON Based on Loongson-2F CPU

ZHANG Ju-li, ZHANG Jun-yi, MENG Xiao-suo ((Xi'an Micro-Electronic Institute, Xi'an 710065, China))

Abstract: Basic input/output system (BIOS) is an important component of current computer systems, which controls computers 'POST, board-level initialization, loading operating systems and basic I/O functions. Based on the research background of Loongson-2F CPU, the system structure and working flow of PMON are analyzed. The loading of Linux and Vxworks operating systems was realized by adding a network driver. The necessary function perfection and performance optimization were carried out. The reliable and stable BIOS which can match the Loongson-2F CPU platform made in China was achieved.

Keywords: BIOS; CPU; Loongson-2F CPU; PMON

龙芯 CPU 使用 PMON 作为基本输入输出系统 (BIOS)。PMON 具有强大而丰富的功能,除基本的 I/O 功能外[1],还包括硬件初始化与检测、操作系统引导和程序调试等功能[2]。PMON 早期的版本功能少且扩展性不好。现在龙芯 CPU 上使用的 PMON 添加了硬盘和其他文件系统的支持,以及显卡的支持等[3]。本文在深入分析 PMON 源码的前提下,添加了 82551 网卡驱动以便以网络下载加载操作系统内核,并对移植好的PMON 系统进行了功能、性能和稳定性等方面的测试以适应某些重要领域对计算机系统高可靠性要求。通过专门的测试程序来实现此任务,并且尽量保证高的测试覆盖性。

1 基于龙芯 2F 架构的 PMON 分析

1.1 PMON 执行流程分析

在龙芯 2F CPU 上电之初,内存和内存控制器处于不确定状态,因此 CPU 开始执行的 BIOS 代码只能放在非易失性介质中。PMON 的二进制代码就存放于主板上一块 512 KB 的 FLASH 芯片上,其虚拟地址为0xBFC00000,物理地址是0x1FC00000^[4]。

收稿日期:2010-07-07

由于在 ROM FLASH 运行的速度比较慢,并且空间有限,不能随时更改 ROM 中的内容,就需要把引导程序搬到内存里运行。因此,PMON 的运行过程分为两个阶段^[5]:第一阶段是在 ROM FLASH 中运行,主要进行基本硬件初始化,如:北桥、南桥、内存控制器、缓存和串口初始化等;第二阶段在内存中执行,主要完成环境变量和基本数据结构的初始化、PCI 总线扫描和设备初始化,显卡初始化、网络协议和设备初始化,并对搜索到的 PCI 总线上的设备进行驱动程序的加载与配置等,最后加载操作系统内核。

1.2 PMON 在 ROM 中的执行流程

龙芯 CPU 开始执行的指令将 CPO 控制寄存器的 状态寄存器和原因寄存器清零,让 CPU 处于内核模 式^[1]。这是因为 MIPS CPU 启动时,必须定义足够的 CPU 控制寄存器状态,以使 CPU 能执行非缓存的指 令。在对缓存初始化之前,不能访问缓存。非缓存的异 常人口在 0xBFC00000,但此处没有足够的空间存放启 动代码,于是设计了一个跳转。这个跳转可以测试 CPU 是否正常工作。如果硬件发生了某种严重的错 误,可能会导致 CPU 严重的异常。如果 CPU 正常启 动起来并跳转到了正确的位置并执行了预先设计的指 令,就可以相信 CPU 正常,某些硬件正常。跳转之后, PMON 进行一系列的初始化与测试工作,这个过程如图 1 所示。

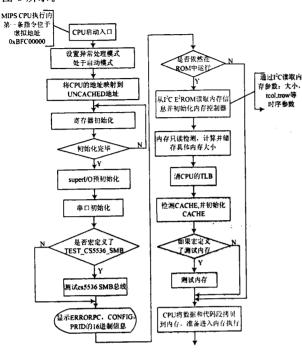


图 1 PMON 在 ROM 中的执行流程

1.3 PMON 在内存中的执行流程

PMON 在内存中的执行过程非常复杂,下面按照 其执行流程分析主要的函数:

_init():主要功能是顺序执行初始化。列表上的所有函数,建立必要的数据结构和编译环境。初始化列表上的函数主要可以分为3类:命令初始化函数,文件系统初始化函数,可执行文件初始化函数。

Evenint():环境变量初始化函数,这些环境变量解释并执行不同的命令。它们对 PMON 来说是必需的,用户可以定义另外的变量来保存任何字符串,如文件名和命令符等。

Tgt_devinit():主要功能是南桥初始化和 PCI 设备初始化。其中南桥初始化函数是 cs5536_init()。PCI 设备初始化由函数_pci_businit()完成,分为两步;先是北桥初始化,然后是设备初始化,包括对设备的扫描和设备所需资源的分配^[6]。PCI 设备的初始化部分是 PMON 分析中的难点。

Init_net():主要进行了如下的工作:虚拟内存初始化等;用_pci_deviceinit 函数完成了 PCI 配置空间的参数初始化,并且初始化显卡;网络系统的初始化包括网络设备的初始化和协议的配置等。

最后加载操作系统内核。这里会用到两个重要的命令 Load 和 g。Load 命令用于加载文件(内核)到内

存,g 命令执行内核文件。加载了内核文件之后就可以 通过 g 命令来执行内核。

2 基于龙芯 2F 架构的 PMON 修改与优化

2.1 添加 82551 网卡驱动

网卡是一个 PCI 设备, 所以其驱动在 PCI 设备初始化时实现。对于 PCI 设备, 有一个重要的数据结构 struct cfdata cfdata, 这个数组是根据具体平台的配置文件生成的,以下是配置文件的相关部分:

mainbus0 at root
localbus0 at mainbus0
pcibr0 at mainbus0
pci * at pcibr?
fxp0 at pci? dev ? function ?
rtk0 at pci? dev ? function ?
ohci * at pci? dev ? function ?
usb * at usbbus ?
pciide * at pci ? dev ? function ?

wd * at pciide? channel ? drive ?
ide_cd * at pciide? channel ? drive ?

这个部分描述了设备之间的链接关系, cfdata 是这个关系的数组表示。另外还有一个 PV 数组定义一个设备的父设备,每个节点的父设备都是一个数组,在设备的 cfdata 结构中定义数组的开始。

上述配置文件中的 fxp0 表示的就是网卡设备。因 为 fxp0 是 PCI 子设备,因此在查找 PCI 子设备时,其 4个子设备:fxp0,rtk0,ohci,pciide 的驱动也会在此时 加载。查找设备有一个函数: config_found, 其会调用 config_serch, config_search 从静态设备树 cfdata 中杳 找当前设备的子设备,然后对设备调用 mapply 函数, 进行设备的匹配,如果设备存在则会调用该设备的 ca attach 函数来加载设备的驱动程序。这里找到网卡设 备之后会调用 fxp_attach 函数。在设计的网卡驱动中, 实现了操作系统将怎样通过网卡驱动来讲网络包发送 出去,而网卡收到网络数据包之后怎样通过操作系统来 做后续处理[7]。在 PMON 中, 网卡中断通过查询来实 现。fxp_attach 函数会调用 pci_intr_establish 将中断 程序注册到查询列表 poll_list 上。网口要将数据包发 送出去,就必须提供一个网络接口,以提供给发送函数。 在这里,将网络数据包放在网络接口的 ifp→if_snd 队 列中,然后启动 if_start 来开始发送。在网卡发送完一 个包后,检查发送队列,如果有剩余则继续发送,直到发 送完毕。然后通过函数 e100_poll 来检查是否收到包, 并进行收包处理。先进行缓冲区的清除,使能接收队 列,查询是否有数据可接收,有则开始接收。无则继续 查询并发出信息。

2.2 编译 PMON

添加好了网卡驱动程序之后,需要对 PMON 进行 重新配置和编译^[2]。配置和编译的过程如下。主要用 到几条命令:

Cd /usr/src/pmon/zloader. cs5536 Make of a 共規提配署文件重新生成。

Make cfg #根据配置文件重新生成 makefile

Make tgt=rom #生成 rom bin 文件

Make tgt=ram #生成网络加载文件 garam

通过网络来更新 PMON 时使用下面的命令:load - f 0xbfc00000 - r tftp://192.16.12.30 来进行 PMON 的在线烧写。并通过网络来加载操作系统:load tftp://192.16.12.30/VxWorks.如果加载系统内核成功则验证了网卡驱动的有效。

at usbbus at pci dev function at pcibr at mainbus0 at mainbus0

3 系统测试

3.1 系统启动阶段网卡测试

由于启动阶段网卡只用于加载操作系统内核,对性 能并没有太高要求。只需测试其功能即可。通过在启 动过程中用另外一台主机对其进行 ping 操作来测试其 功能。其界面如图 2 所示。



图 2 通过主机进行 ping 操作

3.2 系统启动时间测试

经过测试,在硬盘启动模式下,系统从加电到操作系统启动完毕耗时不超过 35 s,符合绝大部分应用需求。

3.3 500 次开关机测试

为测试移植后的系统 POST 功能的稳定性,进行了 500 次开关机实验。经验证,成功启动次数为 500,失败次数为 0,成功率 100%。

3.4 200 h 老练测试

为测试 PMON 在系统运行时的稳定性,用专用的

整机测试软件进行了 200 h 老练测试。经测试,系统运行正常,未出现故障,测试合格。

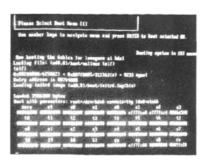


图 3 PMON 启动界面

4 结 语

为了适应 PMON 在国产计算机系统中的需求,对其进行了分析与优化。在分析了源码的基础上,对其进行了必要的修改与优化,增加了 82551 网卡的驱动等。为了验证优化后系统的稳定性,进行了一系列的测试验证,包括启动阶段的网络测试、系统启动时间测量、500 次开关机测试以及 200 h 老练测试等。经验证,修改后的PMON 系统运行稳定,可以在多个重要领域中进行应用。

参考文献

- [1] 韩山秀,樊晓桠,张盛兵,等. BIOS 的设计与实现[J]. 微电子学与计算机,2005,22(11);113-115,
- [2] 江苏中科龙梦科技有限公司. PMON 手册. Revision 0.1 [M]. 南京: 江苏中科龙梦科技有限公司, 2009.
- [3] PCI Special Interest Group. PMON users manual [EB/OL]. [1998-01-30]. http://www.wanfangdata.com.cn.
- [4] SWEETMAN D. MIP 处理器设计透视[M]. 赵俊良,张福新,陶品,译.北京:北京航空航天大学出版社,2005.
- [5] 蔡军生. http://blog. csdn. net/caimouse.
- [6] Element. PCI local bus specification, version 2. 3 [EB/OL]. [2007-10-19], http://www.pudn.com.
- [7] Intel. 82551IT fast Ethernet PCI controller datasheet, revision 4.0 [EB/OL]. [2004-09-03]. http://download.intel.com.
- [8] 中国科学院计算机技术研究所. Loongson2F 用户手册(1.0 版)[M]. 北京:中国科学院计算机技术研究所,2009.
- [9] 李雷,郑为民,刘金刚.基于 PMON 的龙芯 2E 处理器 BIOS 优化设计[D].北京:首都师范大学,2008.
- [10] 李雷,郑为民,刘金刚. 基于 PMON 的 BIOS 初始化 VGA 模拟器[J]. 计算机工程,2009,35(1):204-206.

作者简介: 张菊莉 女,1984 年出生,硕士。主要研究方向为计算机控制理论。

张君毅 男,1983年出生,硕士。主要研究方向为嵌入式操作系统和实时嵌入式软件。

孟小镇 男,1961年出生,研究员,硕士生导师。主要研究方向为实时嵌入式软件与网络集成式软件开发。