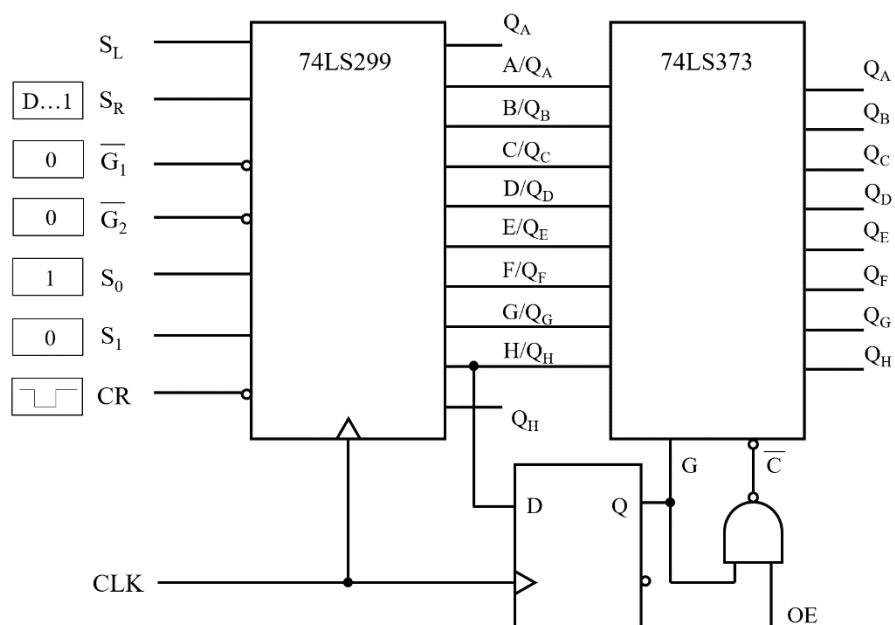


第三章课后作业 2

2154312 郑博远

P105

6.



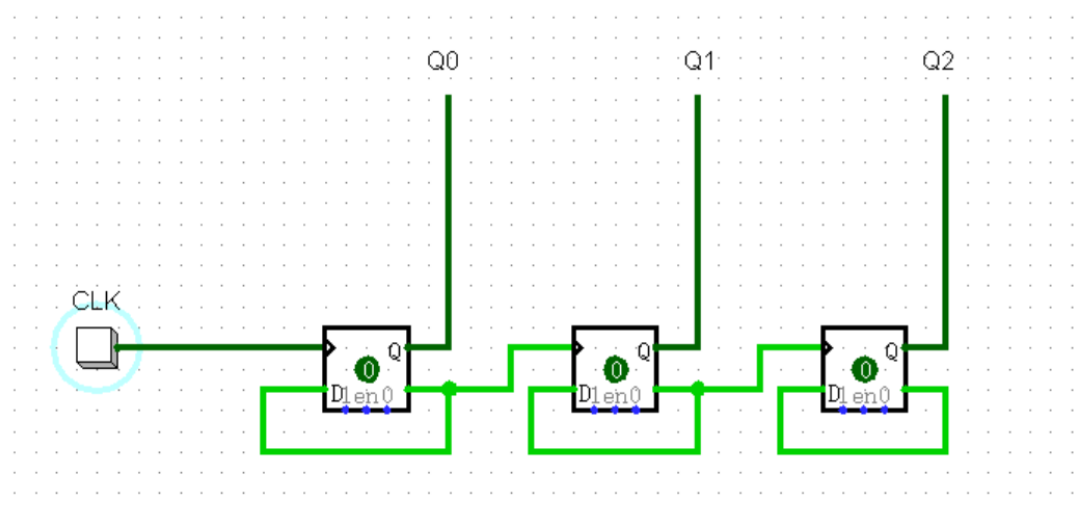
CR 清除输出为 0 后，右移串入端先输入一个高位 1 信号，然后每一个时钟周期串行输入 D 的一位二进制数字。OE 为高电平时，右侧做并行输出。

输出端码字变化情况如下：

CLK	QA	QB	QC	QD	QE	QF	QG	QH
	0	0	0	0	0	0	0	0
0	1	0	0	0	0	0	0	0
1	D ₀	1	0	0	0	0	0	0
2	D ₁	D ₀	1	0	0	0	0	0
3	D ₂	D ₁	D ₀	1	0	0	0	0
4	D ₃	D ₂	D ₁	D ₀	1	0	0	0
5	D ₄	D ₃	D ₂	D ₁	D ₀	1	0	0
6	D ₅	D ₄	D ₃	D ₂	D ₁	D ₀	1	0
7	D ₆	D ₅	D ₄	D ₃	D ₂	D ₁	D ₀	1
8	D ₇	D ₆	D ₅	D ₄	D ₃	D ₂	D ₁	D ₀

P106
10.

3 位二进制加法计数器逻辑图如下：



波形图如下：

