

2.1 假设 f, g, h 对应寄存器为 $\$s1, \$s2, \$s3$
 MZPS 代码

```
addi $s3, $s3, -5
add $s1, $s1, $s2
```

2.2 $f = g + h + i;$

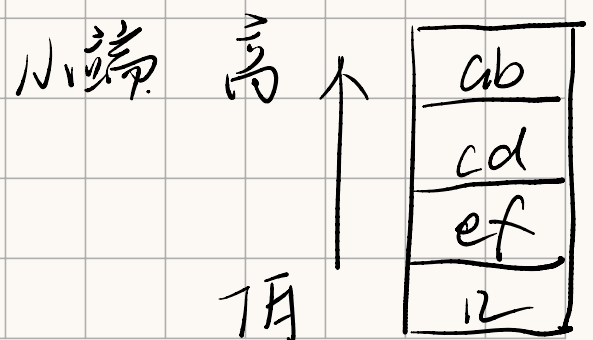
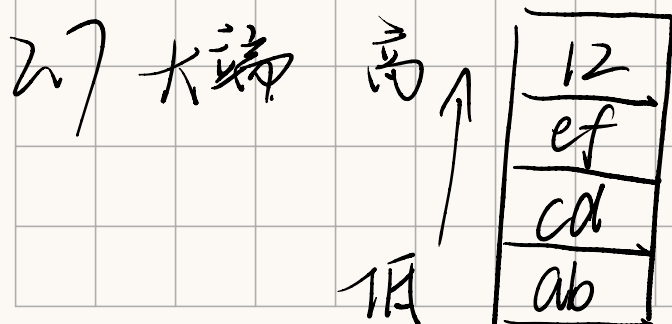
2.3

```
sub $t0, $s3, $s4
sll $t0, $t0, 2
add $t0, $s6, $t0
lw $s0, 0($t0)
sw $s0, 32($s7)
```

2.4 $BZgJ = AZf+1J + AZfJ;$

2.5

```
sll $t0, $s0, 2
add $t0, $s0, $t0
lw $t1, 0($t0)
lw $t2, 4($t0)
add $t1, $t1, $t2
sll $t2, $s1, 2
add $t2, $s7, $t2
sw $t1, 0($t2)
```



2.10 $AL1] = \&AL0];$
 $f = \&AL0] + AL1];$

2.39
lui \$s0, 8193
ori \$s0, \$s0, 18724
sw \$t0, 0(\$s0)

2.40 不能。由于单独的 J 型跳转寻址除了 6 位操作码，只留下了 26 位的操作空间，
而从 PC 值到该地址至少需要 30 位的空间