|  |  |  |  |
| --- | --- | --- | --- |
| Тип интерфейса | Навание в CPU | Название в Wishbone | Функциональный смысл |
| Instruction | Instr\_data\_in | DATA\_I | Передаваемый код инструкции |
| Instruction | Instr\_addr\_out | ADR\_O | Адрес инструкции в памяти |
| Instruction | Instr\_akn\_out | AKN\_O | Процессор сообщает, что инструкция принята |
| Instruction | Instr\_stb\_out | STB\_O | Процессор сообщает, что инструкция выполнена |
| Instruction | Inst\_akn\_in | AKN\_I | Память сообщает процессору, что данные на шине валидны(не совсем уверен что он нужен) |
| Data | data\_data\_out | DATA\_O | Данные для записи значения регистра в память (команда sw) |
| Data | data\_data\_in | DATA\_I | Данные для записи из памяти в регистр (команда lw) |
| Data | data\_addr\_out | ADR\_O | Адрес чтения записи (зависит от we) |
| Data | data\_we\_out | WE\_O | Разрешение записи (высокий уровень) чтение (низкий) |
| Data | data\_stb\_out | STB\_O | Память будет смотреть на состояние адреса и данных, только если строб в высоком уровне |

Data\_data\_out

Data\_data\_in

Data\_addr\_out

Data\_we\_out

Data\_stb\_out

CPU

+

Queue of instructions

Instr\_addr\_out

Instr\_data\_in

Instr\_akn\_out

Instr\_akn\_in

Instr\_stb\_out