晶体管电流放大系数测试仪

实验目标

1. 以集成运放为核心，设计一个晶体管电流放大系数测试仪

2. 学习晶体管电流放大系数测试仪的搭建及其调试

实验器材

LTspice

|  |
| --- |
| 根据设计的电路选择元器件及其参数 |

设计要求

设计一个晶体管电流放大系数β测试仪，β测量范围20～200，以数字电压表显示β值。

要求：

1. 电路图

2. 理论分析与计算

3. 电路仿真