降噪耳机电路

实验目标

1.理解降噪耳机电路原理。

2.掌握由运放构成的降噪耳机的搭建、调整和测量。

实验器材

LTspice

|  |
| --- |
| 电阻、电容若干  集成运放 |

设计要求

主动降噪耳机是采用耳机内的麦克风对外面的噪音进行采样，通过内部电路，产生与噪音大小相等、相位相反的声波，从而抵消噪音，实现降噪的效果。据此，设计一个双声道主动降噪耳机电路。

要求：

1. 电路图

2. 理论分析与计算

3. 电路仿真