Київський національний університет імені Тараса Шевченка факультет радіофізики, електроніки та комп'ютерних систем

Лабораторна робота № 2

Тема: « Дослідити алгоритми, що використовуються в мікропроцесорах для множення та ділення цілих чисел та підходи до роботи з дійсними числами »

Роботу виконав студент 3 курсу КІ - СА Поліщук Богдан Миколайович

1. Множення двійкових чисел

d. Алгоритм Бута

00 - NOP

10 - SUB

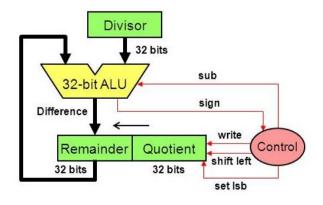
11 - NOP

01 - ADD

```
C:\Windows\system32\cmd.exe
Введ?ть перше число: 5
Введ?ть друге число: 5
Α:
                 Результат: 00000101000000000
s:
                 Результат: 11111011000000000
P:
                 Результат: 00000000000001010
Б?нарне додавання Р & S
                                   Результат: 11111011000001010
                 Результат: 11111101100000101
Зсув вправо
Б?нарне додавання Р & А
                                 Результат: 00000010100000101
Зсув вправо
                 Результат: 00000001010000010
Б?нарне додавання Р & S
                                  Результат: 11111100010000010
                 Результат: 11111110001000001
Зсув вправо
Б?нарне додавання Р & А
                                   Результат: 00000011001000001
Зсув вправо Результат: 00000001100100000
Зсув вправо Результат: 00000000110010000
Зсув вправо Результат: 0000000011001000
Зсув вправо
               Результат: 00000000001100100
Зсув вправо
               Результат: 00000000000110010
В?дкидання Р
                          Результат: 0000000000011001
Результат в десятков?й: 25
```

2. Ділення двійкових чисел

с. Частка та залишок в одному регістрі



C:\Windows\system32\cmd.exe

```
write count of bits:
Divident:
00000000 00000000 00000000 00000100
Divisor
00000000 00000000 00000000 00000101
Reminder
00000000 00000100
Shift Left
00000000 00001000
Reminder=reminder-divisor
11111011 00001000
Reminder=reminder+divisor,shift left, r[0]=0
00000000 00010000
Reminder=reminder-divisor
11111011 00010000
Reminder=reminder+divisor,shift left, r[0]=0
00000000 00100000
Reminder=reminder-divisor
11111011 00100000
Reminder=reminder+divisor,shift left, r[0]=0
00000000 01000000
Reminder=reminder-divisor
11111011 01000000
Reminder=reminder+divisor,shift left, r[0]=0
00000000 10000000
Reminder=reminder-divisor
11111011 10000000
Reminder=reminder+divisor,shift left, r[0]=0
00000001 00000000
Reminder=reminder-divisor
11111100 00000000
Reminder=reminder+divisor,shift left, r[0]=0
00000010 00000000
Reminder=reminder-divisor
11111101 00000000
Reminder=reminder+divisor,shift left, r[0]=0
00000100 00000000
Reminder=reminder-divisor
11111111 00000000
Reminder=reminder+divisor,shift left, r[0]=0
00001000 00000000
Quotient: 0
                 reminder: 4
Для продолжения нажмите любую клавишу . . .
```

3. Робота з IEEE 754 Floating Point (Представити лише ключові кроки при виконанні операцій)

а. Додавання

- i. Align binary points
- ii. Add significands
- iii. Normalize result

Github: https://github.com/Zhukbo/computer-systems-lab-2 **Висновок:** У даній лабораторній роботі я дослідив алгоритми, що використовуються в мікропроцесорах для множення та ділення цілих чисел та підходи до роботи з дійсними числами.