集成环境软件支持的软中断

输入	功能	输出
INT 21H 软中断		
AH = 01H, AL = 00H	带回显的字符输入	AL = 键值
	(无字符输入时将等待输入)	
AH = 01H, AL = 01H	带回显的 16 进制数输入	AL = 键值
	(无输入时将等待输入)	
AH = 01H, AL = 02H	带回显的 10 进制数输入	AL = 键值
	(无输入时将等待输入)	
AH = 02H,	字符输出(输出一字符到信息窗的	
DL=8位数据(通常是ASCII代码)	Dos 标签视中)	
AH = 06H, DL=0FFH	请求输入	如果之前有键按下:
	(它与 INT 21H, AH=01H 区别, 它	零标志=清除, AL=键值;
	不会等待键输入)	如果之前没有键按下,
		零标志=置1
AH = 06H,	字符输出(输出一字符到信息窗的	
DL= 00H-0FEH (通常是 ASCII 代码)	Dos 标签视中)	
AH = 09H	输出字符串(送一字符串到信息窗	
DS: DX = 段: 偏移地址	的 Dos 标签视中,字符串以'\$'字	
	符(24H)结尾	
AH = 0AH AL = 0(接收任意字符)	缓冲输入(从键盘读一行并放入用	缓冲区的第一个字节说明它能保
DS: DX = 段: 偏移地址	户定义的缓冲区)	存的最大字符数 (1至 255),该值
缓冲区的第一个字节存放它能保		由用户设置,第二个字节返回实际
存的最大字符数(1至 255)		输入的字符数 (回车除外)
AH = OAH AL = 0(接收 16 进制数)	缓冲输入(从键盘读一行并放入用	缓冲区的第一个字节说明它能保
DS: DX = 段: 偏移地址	户定义的缓冲区)	存的最大字符数 (1至 255),该值
缓冲区的第一个字节存放它能保		由用户设置,第二个字节返回实际
存的最大字符数(1至255)		输入的字符数(回车除外)
AH = OAH AL = 2(接收 10 进制数)	缓冲输入(从键盘读一行并放入用	缓冲区的第一个字节说明它能保
DS: DX = 段: 偏移地址	户定义的缓冲区)	存的最大字符数 (1至 255),该值
缓冲区的第一个字节存放它能保		由用户设置,第二个字节返回实际
存的最大字符数(1至255)		输入的字符数(回车除外)
AH = OBH	取输入状态(检查是否可以从键盘	AL = 00H (没有输入),
	缓冲区取一个字符)	AL = 0FFH (有字符输入)
AH = OCH	先清键盘缓冲区,	
	然后,如果AL = 01H、06H、07H、	
	08H、0AH,相当于 INT 21H,AH = AL	
AH = 25H, AL = 中断号	置中断向量	
DS: DX = 中断处理过程段: 位移		
AH = 35H, AL = 中断号	取中断向量(得到当前中断处理程	ES: BX =中断处理程序段: 位移

	序地址)	
AH = 4CH	带返回码结束程序	
AH = OFEH, AL = 0	读取 GDTR 寄存器	EDI: 缓冲区首地址
EDI = 存放缓冲区首地址	医枕 0DIN 可行曲	101: 该们区日地组
AH = OFEH, AL = 1	 读取全局描述符表	EDI: 缓冲区首地址
EBX = 全局描述符表首地址	英 松至河油是竹衣	101: 该们区日地组
CX = 读取长度		
EDI =存放缓冲区首地址		
AH = OFEH, AL = 2	如果操作系统是 Winxp SP2 或更新,	操作系统是 Winxp SP2 或更新,返
MI OTEII, NE 2	返回: AL =1; 操作系统比 Winxp SP2	回: AL =1; 操作系统比 Winxp SP2
	来得早,返回: AL = 0	来得早,返回: AL = 0
AH = OFEH, AL = 3,	读 CR3	EDI: 缓冲区首地址(存放 CR3)
EDI =存放缓冲区首地址	K Cho	ED1. 级门区自地延门从 ONO)
AH = OFEH, AL = 4	 读内存	CY = 1, 读取成功;
CX = 读取字节数,		CY = 0, 读取失败
EBX = 物理地址,		01 0,英极人然
EDI =存放缓冲区首地址		
AH = OFEH, AL = 5	读 PCI9052 板卡三块 Memory 对应的	
EDI =存放缓冲区首地址	虚拟地址、物理地址	PCI9052 MEMORY 基地址(用于访问
DI TIMANTE E POL	WE INVESTIGATION	局部配置寄存器)
		第二个双字:物理地址——
		PCI9052 MEMORY 基地址
		第三个双字:虚拟地址——
		PCI9052 板卡上 8 位 Memory 空间
		基地址
		第四个双字: 物理地址——
		PCI9052 板卡上 8 位 Memory 空间
		基地址
		第五个双字:虚拟地址——
		PCI9052 板卡上 32 位 Memory 空间
		基地址
		第六个双字:物理地址——
		PCI9052 板卡上 32 位 Memory 空间
		基地址
AH = OFEH, AL = 6	读当前系统的 DS	DS->EAX
AH = OFFH, DX=多少毫秒	延时 DX 毫秒	
INT 10H 软中断		
AH = 0 清屏		
AH = 2, DH = 行, DL = 列	设置光标位置	
	(用字符坐标确定光标位置)	
AH = 3	读光标位置	DH = 行, DL = 列
	2.5 - 14 1	144