



Nombre de la Universidad

Universiada Autómata de Chiapas

Nombre de la Facultad

Facultad de Contaduría y Administración

Nombre de la Licenciatura

Licenciatura en Ingeniería en Desarrollo y Tecnología de
Software

Nombre de la Alumna

Zicri Sarai López Hernández

Grado, Grupo y Matricula

6 – N A210297

Nombre de la Actividad

Investigación y ejemplos

Nombre de la Materia

Compiladores

Nombre del Maestro

Luis Gutiérrez Alfaro

Lugar y Fecha

Tuxtla Gutiérrez, Chiapas a 27 de Enero de 2024



Índice

¿Qué es una expresión regular?.....	3
Tipos de operadores de expresiones regulares.....	3
unión.....	3
Concatenación.....	3
Cerradura	3
Proceso de conversión de DFA a expresiones regulares.....	4
Ejemplo.....	4
leyes algebraicas de expresiones regulares.....	8
Leyes distribuidas	8
Ley de Idempotencia	8
Leyes que involucran la cerradura.....	8
Bibliografías	9

¿Qué es una expresión regular?

Las regex (en inglés, regular expressions) son las unidades de descripción de los lenguajes regulares, que se incluyen en los denominados lenguajes formales. Son un instrumento clave de la informática teórica, la cual, entre otras cosas, establece las bases para el desarrollo y la ejecución de programas informáticos, así como para la construcción del compilador necesario para ello. Es por lo que las expresiones regulares, también denominadas regex y basadas en reglas sintácticas claramente definidas, se utilizan principalmente en el ámbito del desarrollo de software.

Para cada regex existe un denominado autómata finito (también conocido como máquina de estado finito) que acepta el lenguaje especificado por la expresión y que, con ayuda de la construcción de Thompson, se desarrolla a partir de una expresión regular. Por otro lado, para cada autómata finito también hay una expresión regular que describe el lenguaje aceptado por el autómata. Este puede generarse bien con el algoritmo de Kleene o bien con la eliminación de estados.

Tipos de operadores de expresiones regulares.

Comúnmente existen tres operadores de las expresiones regulares: Unión, concatenación y cerradura.

unión

Unión como su nombre dice es la unión de los 2 conjuntos si dicho valor se repite se anota solo una vez. Si L y M son dos lenguajes, su unión se denota por $L \cup M$ e.g. $L = \{001, 10, 111\}$, $M = \{e, 001\}$, entonces la unión será $L \cup M = \{e, 10, 001, 111\}$.

Concatenación

La concatenación trata de la multiplicación de los conjuntos. El lenguajes se denota como LM o $L.M$ e.g. $L = \{001, 10, 111\}$, $M = \{e, 001\}$, la concatenación será $LM = \{001, 10, 111, 001001, 10001, 111001\}$.

Cerradura

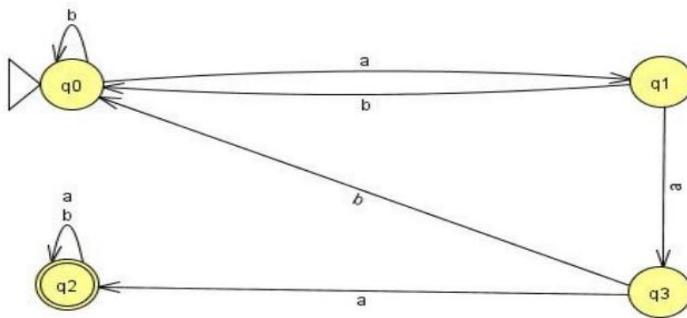
La cerradura (o cerradura de Kleene) de un lenguaje L se denota como L^* . Representa el conjunto de cadenas que puede que pueden formarse tomando cualquier número de cadenas de L , posiblemente con repeticiones y concatenando todas ellas e.g. Si $L = \{0, 1\}$, L^* son todas las cadenas con 0's y 1's. Si $L = \{0, 11\}$, entonces L^* son todas las cadenas de 0's y 1's tal que los 1's están en pareja. Para calcular L^* se debe calcular L^i para cada i y tomar la unión de todos estos lenguajes. L^i tiene 2^i elementos. Aunque cada L^i es finito, la unión del número de términos de L^i es en general un conjunto infinito e.g. $\emptyset^* = \{e\}$ o $\emptyset^0 = \{e\}$. Generalizando, para todo i mayor o igual que uno, \emptyset^i es el conjunto vacío, no se puede seleccionar ninguna cadena del conjunto vacío.

Proceso de conversión de DFA a expresiones regulares.

Básicamente este método consiste en seleccionar tres estados: q_v , el cual no deberá ser ni el estado inicial, ni ninguno de los estados finales o de aceptación, también se deberá seleccionar un estado q_x y q_y , de manera que q_x pueda llegar (por medio de transiciones) a q_y utilizando a q_v como estado intermedio entre estos. Después de haber seleccionado estos estados, se debe proceder a eliminar el estado q_v , haciendo una transición que vaya de q_x a q_y y que por medio de la concatenación de las transiciones que llegan de q_x a q_v y salen de q_v a q_y (incluyendo las que hacen un bucle en q_v). En caso de que ya exista una transición que va de q_x a q_y , se hace la unión de la Expresión Regular de dicha transición con la Expresión Regular de la nueva transición antes creada. Esto se repite hasta que solo existan estados iniciales y finales en el DFA. Luego de tener la máquina de esta forma se debe generar la Expresión Regular a partir de ella.

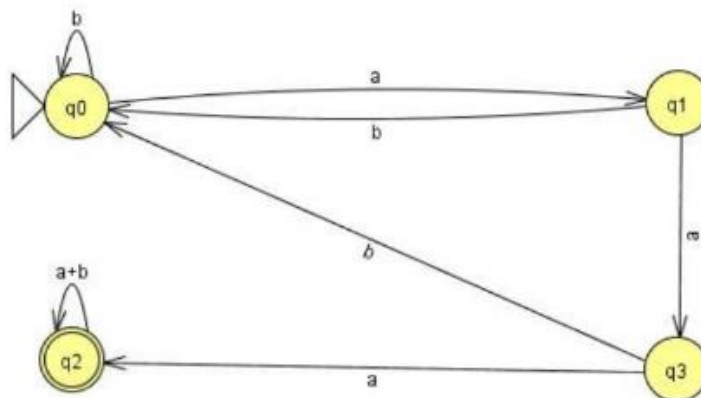
Ejemplo

Haremos la conversión del siguiente DFA a una Expresión



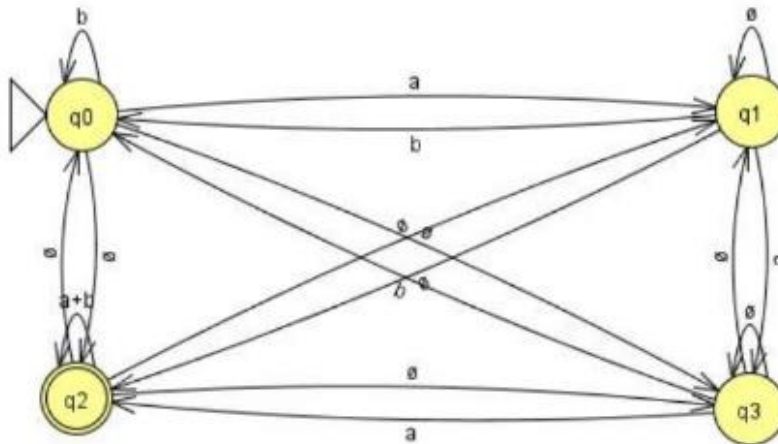
PASO 1: Por cada transición $Q_i \rightarrow Q_j$ que pueda ser recorrida con múltiples símbolos, se hará una transición $Q_i \rightarrow Q_j$ (siendo esta una transición que contiene una Expresión Regular) que contenga los símbolos de dicha transición $Q_i \rightarrow Q_j$ representados como una Expresión Regular, específicamente como una unión.

APLICACIÓN: Como podemos observar, la transición que hace un bucle en q^2 es la única transición que tiene múltiples símbolos con la cual puede ser transitada, por lo tanto la representaremos como una unión de la siguiente manera: $a + b$. Nos resulta en:



PASO 2: Por cada estado q_i , se debe verificar si hay una transición Q_j que llegue a cada estado q_n (donde $q_n = q_i$) de la máquina. En caso de no existir esta transición se deberá agregar una transición que va desde q_i hasta q_n con el valor \emptyset .

APLICACIÓN: Al aplicar el paso 2 a nuestro DFA, podemos ver que no hay transición de q_0 a q_2 , tampoco existe un bucle en q_1 , tampoco hay transición de q_3 a q_2 etc. Por lo tanto agregaremos todas las transiciones que hacen falta para conectar cada estado con el resto de estados de la máquina. Estos estados tendrán el símbolo \emptyset . Por lo tanto nuestro DFA resulta en:



PASO 3: Seleccionar un estado q_r , talque q_r NO sea un estado inicial y/o final. Luego, por cada estado q_x se selecciona un camino, pasando por q_r , hacia cada estado q_y del DFA, talque $q_x \neq q_r$ y $q_y \neq q_r$. Ahora se crea una transición Q_j que tenga como Expresión Regular el símbolo (o Expresión Regular) de la transición que va de q_x a q_r concatenado con el símbolo de la transición que va de q_r a q_y . Al bucle que se hace en q_r se le aplicará la operación de clausura (o clausura Kleene) y se concatenará con la Expresión Regular antes encontrada. A esta nueva transición Q_j se le aplica una operación de unión con el símbolo de la transición que va de q_x a q_y . La transición Q_j deberá quedar de la forma TiS^*Tj+Tk . Esta nueva transición Q_j transitará del estado q_x al estado q_y

APLICACIÓN: Ahora bien, seleccionaremos como estado q_r a q_1 . Haciendo la concatenación da cada transición desde todos los estados q_x hacia todos los estados q_y usando a q_r como intermediario, nos resulta las siguientes Expresiones Regulares:

q_x	q_y	Q_j
0	0	ab
0	2	$a\emptyset$
0	3	aa
2	0	$b\emptyset$
2	2	$b\emptyset$
2	3	$a\emptyset$
3	0	$b\emptyset$
3	2	$b\emptyset$
3	3	$a\emptyset$

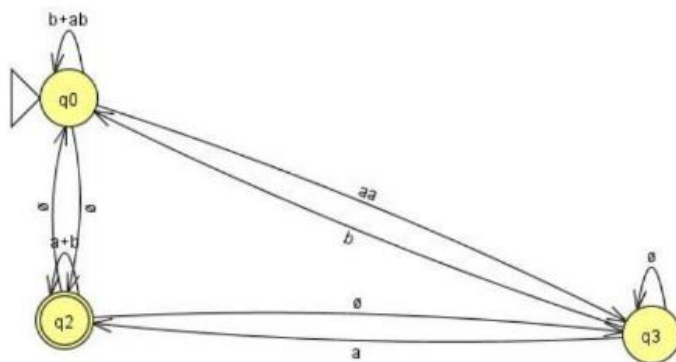
Ahora le aplicaremos la operación de clausura al bucle de q_r y haremos la concatenación con el Q_j que ya encontramos. Resulta en:

q_x	q_y	Q_j
0	0	$a\emptyset^*b$
0	2	$a\emptyset^*\emptyset$
0	3	$a\emptyset^*a$
2	0	$b\emptyset^*\emptyset$
2	2	$b\emptyset^*\emptyset$
2	3	$a\emptyset^*\emptyset$
3	0	$b\emptyset^*\emptyset$
3	2	$b\emptyset^*\emptyset$
3	3	$a\emptyset^*\emptyset$

El siguiente paso es hacer la unión del Q_j que ya tenemos con el símbolo de la transición que va de q_x a q_y directamente. También agregaremos una columna con la Expresión Regular ya simplificada, por lo tanto obtenemos:

q_x	q_y	Q_j	Simplificación
0	0	$a\emptyset^*b + b$	$ab + b$
0	2	$a\emptyset^*\emptyset + \emptyset$	\emptyset
0	3	$a\emptyset^*a + \emptyset$	aa
2	0	$b\emptyset^*\emptyset + \emptyset$	\emptyset
2	2	$b\emptyset^*\emptyset + a + b$	$a + b$
2	3	$a\emptyset^*\emptyset + \emptyset$	\emptyset
3	0	$b\emptyset^*\emptyset + b$	b
3	2	$b\emptyset^*\emptyset + a$	a
3	3	$a\emptyset^*\emptyset + \emptyset$	\emptyset

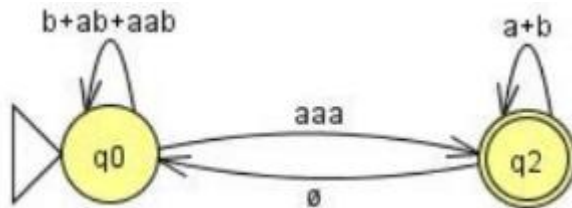
Excelente! Hemos logrado eliminar el estado q_1 de nuestro DFA. Ahora se deben seguir los mismos pasos hasta tener un DFA que solo contenga el estado inicial y los finales (en este caso q_0 y q_2). El DFA nos queda de la siguiente manera:



Ahora que ya hemos comprendido los pasos esenciales de la eliminación de estados, presentaremos la tabla para eliminar el estado q_a :

q_x	q_y	Q_j	Simplificación
0	0	$aa\emptyset^*b + ab + b$	$aab + ab + b$
0	2	$aa\emptyset^*a + \emptyset$	aaa
2	0	$\emptyset\emptyset^*a + \emptyset$	\emptyset
2	2	$\emptyset\emptyset^*a + b + a$	$b + a$

Hemos terminado de eliminar los estados no iniciales y no finales de nuestro DFA. Aplicando todas las Expresiones Regulares de la tabla anterior a nuestro DFA, nos quedaría así:



PASO 4: Si tenemos un estado inicial q_x y un estado final q_y donde $q_x \neq q_y$, se debería generar una Expresión Regular a partir de este DFA de la forma $(+SU^*T)^*SU^*$, donde R es un bucle en q_x , S es el camino que va de q_x a q_y , U es un bucle en q_2 y T es el camino que va de q_y a q_x .

APLICACIÓN: Primero identificamos las Expresiones Regulares R, S, U y T. Tenemos que $R=b+ab+aab$, $S=aaa$, $U=a+b$, y $T=\emptyset$. Ahora que ya tenemos los valores, procedemos a hacer la Expresión Regular final:

$$\begin{aligned}
 ER &= (b + ab + aab + (aaa)(a + b)^*\emptyset)^*(aaa)(a + b)^* \\
 &= (b + ab + aab)^*(aaa)(a + b)^*
 \end{aligned}$$

leyes algebraicas de expresiones regulares.

Existen un conjunto de leyes algebraicas que se pueden utilizar para las expresiones regulares:

- Ley conmutativa para la unión: $L + M = M + L$
- Ley asociativa para la unión: $(L + M) + N = L + (M + N)$
- Ley asociativa para la concatenación: $(LM)N = L(MN)$

NOTA: La concatenación no es conmutativa, es decir $LM \neq ML$

Leyes distribuidas

- Como la concatenación no es conmutativa, tenemos dos formas de la ley distributiva para la concatenación
- Ley Distributiva Izquierda para la concatenación sobre unión: $L(M + N) = LM + LN$
- Ley Distributiva Derecha para la concatenación sobre unión: $(M + N)L = ML + NL$

Ley de Idempotencia

- Se dice que un operador es idempotente (idempotent) si el resultado de aplicarlo a dos argumentos con el

mismo valor es el mismo valor

- En general la suma no es idempotente: $X + X \neq X$ (aunque para algunos valores sí aplica como $0 + 0 = 0$)
- En general la multiplicación tampoco es idempotente: $X \times X \neq X$
- La unión e intersección son ejemplos comunes de operadores idempotentes. Ley idempotente para la unión $L + L = L$

Leyes que involucran la cerradura

- $(L^*)^* = L^*$ (Idempotencia para la cerradura)
- $\emptyset^* = e$
- $e^* = e$
- $L^+ = LL^* = L^*L$, L^+ se define como $L + LL + LLL + \dots$
- $L^* = e + L + LL + LLL + \dots$
- $LL^* = Le + LL + LLL + LLLL + \dots$
- $L^* = L^+ + e$
- $L? = e + L$

Bibliografías

Dfa A Expresion Regular. (n.d.). Doku.Pub. Retrieved January 27, 2024, from <https://doku.pub/documents/dfa-a-expresion-regular-oj0v6ny42pqx>

Regex o expresiones regulares: la manera más sencilla de describir secuencias de caracteres. (2019, December 30). IONOS Digital Guide; IONOS. <https://www.ionos.mx/digitalguide/paginas-web/creacion-de-paginas-web/regex/>

Regulares, 1. Expresiones. (n.d.). *Propedeutico: Teoría de Autómatas y Lenguajes Formales Expresiones regulares y lenguajes*. Inaoep.Mx. Retrieved January 27, 2024, from https://posgrados.inaoep.mx/archivos/PosCsComputacionales/Curso_Propedeutico/Automatas/03_Automatas_ExpresionesRegularesLenguajes/CAPTUL1.PDF#:~:text=Comunmente%20existen%20tres%20operadores%20de%20las,expresiones%20regulares%3A%20Union%2C%20concatenacion%20y%20cerradura.

(N.d.). Inaoep.Mx. Retrieved January 27, 2024, from <https://ccc.inaoep.mx/ingreso/automatas/expresionesRegulares.pdf>