

# 数字逻辑实验

## 《实验六、斐波那契数列计算器设计》检查表

姓名			班级		学号				
实验题目			六、斐波那契(Fibonacci)数列计算器设计						
检查时间					成绩				
实验内容			检查内容		检查结果			检查人签字	
实 验 内 容	(1) 计算 X <sup>2</sup> 模块 <b>sqrX</b>		电路规范性						
			设计合理性						
	(2) 计算 X <sup>2</sup> ·A 模块 <b>sqrX·A</b>		电路规范性						
			设计合理性						
	(3) <b>Fibonacci</b> 数显示模块		电路规范性						
			设计合理性						
	(4) 斐波那契(Fibonacci)数 列计算器		设计合理性						
实 验 结 果 记 录	Input n	clear	1 <sup>st</sup> clock	2 <sup>nd</sup> clock	3 <sup>rd</sup> clock	4 <sup>th</sup> clock	5 <sup>th</sup> clock	6 <sup>th</sup> clock	After 6 <sup>th</sup> clock
	2								
	5								
	10								
	17								
	25								
	32								
	44								
	45								
	46								
	47								

检查说明：

1. 电路规范性检查主要检查电路中是否出现毛刺较多，线路连接不合理，多余引脚以及封装不符合规范问题。
2. 电路设计合理性检查（1）电路功能是否满足要求；（2）电路是否达到最简；（3）电路运行是否存在 bug（4）是否能够正确回答设计问题等。

评分人签字：