

数字逻辑实验

《二、小型实验室门禁系统设计实验》检查表

姓名		班级		学号	
实验题目		二、小型实验室门禁系统设计			
检查时间			成 绩		
实验内容		检查内容	检查结果		检查人签字
实 验 内 容	(1) 设计一个四位二进制可逆计数器并进行封装	电路规范性			
		设计合理性			
	(2) 用实验 1 中已封装的“四位二进制并行加法器”将人数转换成 8421BCD 码	电路规范性			
		设计合理性			
	(3) 设计 7 段译码器，用“7 段数码显示管”	电路规范性			
		设计合理性			
	(4) 当实验室满员时，门禁“不”动作，系统报警提示满员	电路规范性			
		设计合理性			
	(5) 验证封装后的小型实验室门禁系统电路	设计合理性			

检查说明：

1. 电路规范性检查主要检查电路中是否出现毛刺较多，线路连接不合理，多余引脚以及封装不符合规范问题。
2. 电路设计合理性检查（1）电路功能是否满足要求；（2）电路是否达到最简；（3）电路运行是否存在 bug（4）是否能够正确回答设计问题等。

评分人签字：