

数字逻辑实验

《实验三、无符号数的乘法器设计》检查表

姓名			班级		学号																																											
实验题目			三、无符号数的乘法器设计																																													
检查时间				成 绩																																												
实验内容			检查内容	检查结果		检查人签字																																										
实 验 内 容	(1) 四位乘法器设计	电路规范性																																														
		设计合理性																																														
	(2) 32×4 乘法器设计	电路规范性																																														
		设计合理性																																														
	(3) 32×32 乘法器设计	电路规范性																																														
		设计合理性																																														
实 验 结 果 记 录	<table><tr><td>电路</td><td>输入 1 (16 进制)</td><td>输入 2 (16 进制)</td><td colspan="3">输出 (16 进制)</td></tr><tr><td>Mul4×4</td><td>b=0×A</td><td>a=0×A</td><td colspan="3">p=</td></tr><tr><td>Mul4×4</td><td>b=0×E</td><td>a=0×9</td><td colspan="3">p=</td></tr><tr><td>Mul32×4</td><td>b=0×003ABEF1</td><td>a=0×A</td><td colspan="3">p=</td></tr><tr><td>Mul32×4</td><td>b=0×019ABEF1</td><td>a=0×7</td><td colspan="3">p=</td></tr><tr><td>Mul32×32</td><td>b=0×0002BEF1</td><td>a=0×00004EF1</td><td colspan="3">p=</td></tr><tr><td>Mul32×32</td><td>b=0×00003EF1</td><td>a=0×0003BEF1</td><td colspan="3">p=</td></tr></table>						电路	输入 1 (16 进制)	输入 2 (16 进制)	输出 (16 进制)			Mul4×4	b=0×A	a=0×A	p=			Mul4×4	b=0×E	a=0×9	p=			Mul32×4	b=0×003ABEF1	a=0×A	p=			Mul32×4	b=0×019ABEF1	a=0×7	p=			Mul32×32	b=0×0002BEF1	a=0×00004EF1	p=			Mul32×32	b=0×00003EF1	a=0×0003BEF1	p=		
	电路	输入 1 (16 进制)	输入 2 (16 进制)	输出 (16 进制)																																												
	Mul4×4	b=0×A	a=0×A	p=																																												
	Mul4×4	b=0×E	a=0×9	p=																																												
	Mul32×4	b=0×003ABEF1	a=0×A	p=																																												
	Mul32×4	b=0×019ABEF1	a=0×7	p=																																												
	Mul32×32	b=0×0002BEF1	a=0×00004EF1	p=																																												
	Mul32×32	b=0×00003EF1	a=0×0003BEF1	p=																																												

- 检查说明：
1. 电路规范性检查主要检查电路中是否出现毛刺较多，线路连接不合理，多余引脚以及封装不符合规范问题。
 2. 电路设计合理性检查（1）电路功能是否满足要求；（2）电路是否达到最简；（3）电路运行是否存在 bug（4）是否能够正确回答设计问题等。

评分人签字：