

# 数字逻辑实验

## 《实验五、多功能电子钟系统设计》检查表

姓名			班级		学号		
实验题目			五、多功能电子钟系统设计				
检查时间				成绩			
实验内容			检查内容		检查结果		检查人签字
实 验 内 容	(1) 具有校准计数值的六十进制计数器电路		电路规范性				
			设计合理性				
	(2) 具有校准计数值的十二进制计数器或二十四进制的计数器电路		电路规范性				
			设计合理性				
	(3) 显示“上午”、“下午”的电路		电路规范性				
			设计合理性				
	(4) 电子钟整点报时电路		电路规范性				
			设计合理性				
	(5) 秒计时脉冲产生电路		电路规范性				
			设计合理性				
	(6) 闹钟（选做）		电路规范性				
			设计合理性				
	(7) 多功能数字钟电路		设计合理性				

- 检查说明：
- 1. 电路规范性检查主要检查电路中是否出现毛刺较多，线路连接不合理，多余引脚以及封装不符合规范问题。
  - 2. 电路设计合理性检查（1）电路功能是否满足要求；（2）电路是否达到最简；（3）电路运行是否存在 bug（4）是否能够正确回答设计问题等。

评分人签字：