

课程实验报告

课程名称: 计算机组成与结构

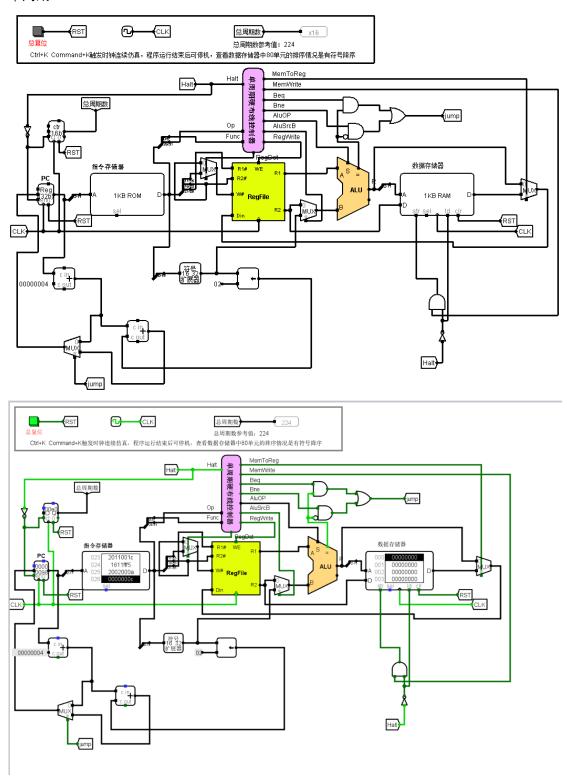
班级: 大数据 2102

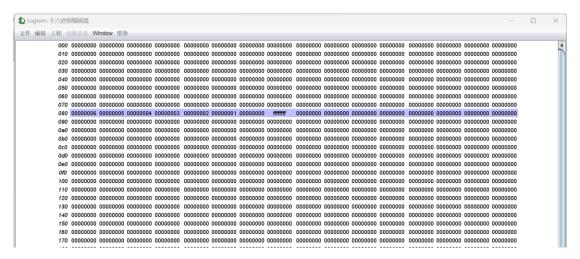
姓名: 周子睿

学号: 2020317230208

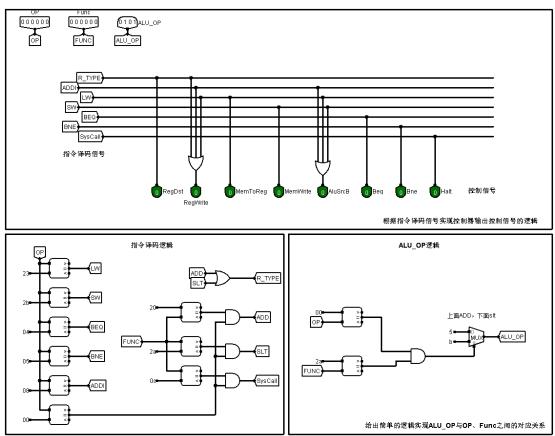
一、电路图

单周期 MIPS





单周期硬布线控制器



给出简单的逻辑实现对应指令译码信号,LW、SW、BEQ、BNE、ADDI、ADD、SLT、SYSCALL、R TYPE。

注意R_TYPE表示R型运算指令,SYSCALL是特殊的R型指令,不属于这个类别

二、故障与测试

本次实验进行的非常顺利、电路没有发生任何故障。

三、实验心得

熟悉了单周期 MIPS CPU 的设计。

四、思考题

答: 224