



	1	2	3	4	5	6	7	8	9	10	11	12	13
FPGA	+0.95 VCCINT				+1.8 VCCAUX	+1.2 VCCO	+1.5 VCCO				+1.0 MGTAVCC	+1.2 MGTAVTT	+1.8 MGTVCCAUX
QDR		+1.3 VDD				+1.2 VDDQ							
TCAM			+1.2 VDD 1	+1.2 VDD 2			+1.5 VDDQ	+0.75 VREF					
osc									+3.3 VDDA	+1.8 VDD, VDDO			