

Configurare registre MIPS32 Pipeline – varianta 2

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. În paranteză se introduce dimensiunea în biți.

IF/ID	ID/EX	EX/MEM	MEM/WB
Instruction_IF_ID (32)	RegDst_ID_EX (1)	Branch_EX_MEM (1)	RegWr_MEMORY_WB (1)
PCinc_IF_ID (32)	ALUSrc_ID_EX(1)	MemWrite_EX_MEMORY(1)	MemtoReg_MEMORY_WB(1)
	Branch_ID_EX(1)	MemtoReg_EX_MEMORY(1)	ALURes_MEMORY_WB(32)
	ALUOp_ID_EX(2)	RegWr_EX_MEMORY(1)	MemData_MEMORY_WB(32)
	MemWrite_ID_EX(1)	Zero_EX_MEMORY(1)	WA_MEMORY_WB(5)
	MemtoReg_ID_EX(1)	BrAddr_EX_MEMORY(32)	
	RegWr_ID_EX(1)	ALURes_EX_MEMORY(32)	
	RD1_ID_EX(32)	WA_EX_MEMORY(5)	
	RD2_ID_EX(32)	RD2_EX_MEMORY(32)	
	Ext_Imm_ID_EX(32)		
	func_ID_EX(6)		
	sa_ID_EX(5)		
	rd_ID_EX(5)		
	rt_ID_EX(5)		
	PCinc_ID_EX(32)		