

Rapport architecture microprocesseur

Yannis Kedadry

Oscar Garnier

Antoine Anastassiades

12 decembre 2022

1 Choix de l'architecture

Nous avons choisi de réaliser notre projet en nous basant sur l'architecture de RISC-V 32 bits. Nous utiliserons 32 registres.

2 Ensemble d'instructions

Nous comptons utiliser un ensemble de 32 instructions afin de réaliser des opérations sur des entiers non signés. Nous encoderons nos instructions de plusieurs façon différentes en fonction du type d'instruction (registres ou saut).

	31	20	19	15	14	10	9	5	4	0
R	immédiat		rs2		rs1		rd		opcode	
I	immédiat				rs		rd		opcode	
U	immédiat						rd		opcode	