

Horloge numérique

Systèmes numériques

Oscar Garnier Yannis Kedadry Antoine Anastassiades

École Normale Supérieure – Département d'Informatique

24 janvier 2023

Sommaire

Le simulateur de netlist

Choix de l'architecture
RISC-V

L'assembleur

Le simulateur de netlist

Le simulateur de netlist

- ▶ OCaml
- ▶ Douleur
- ▶ Je déteste les tris topologiques

Ensemble d'instructions

Faire un tableau - cf truc cool de Yannis

Correspondance syntaxe-addresses

add x0 x1 x2

	31	20	19	15	14	10	9	5	4	0
R	immédiat		rs2		rs1		rd		opcode	
I	immédiat				rs		rd		opcode	
U	immédiat						rd		opcode	

Les opcodes

	000	001	010	011	100	101	110	111
00	Addi		Srli	Srai	Slli	Andi	Ori	Xori
01	Add	Sub	Srl	Sra	Sll	And	Or	Xor
10	Lw	Sw		Beq	Bne	Bltn	Bltn	Bge
11	Lui	Auipc	Jal	Jalr			Slt	Slti

Ex