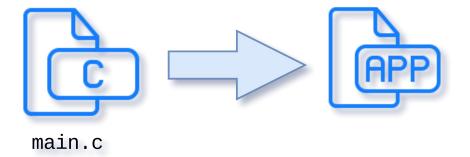
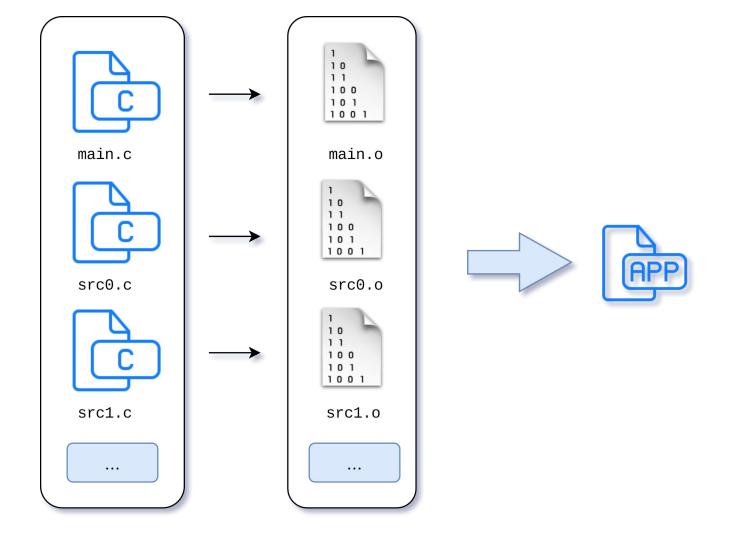
make

- Что такое make? - Какие проблемы он решает? Цель - скомпилировать проект, получив на выходе исполняемый файл.





1 \$ gcc main.c -o main



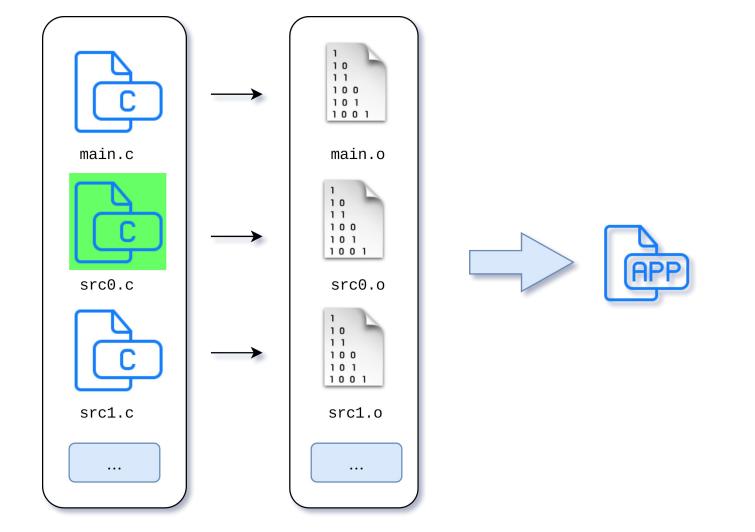
- 1 \$ gcc -c src0.c 2 \$ gcc -c src1.c

4 \$ gcc -o main main.o src0.o src1.o

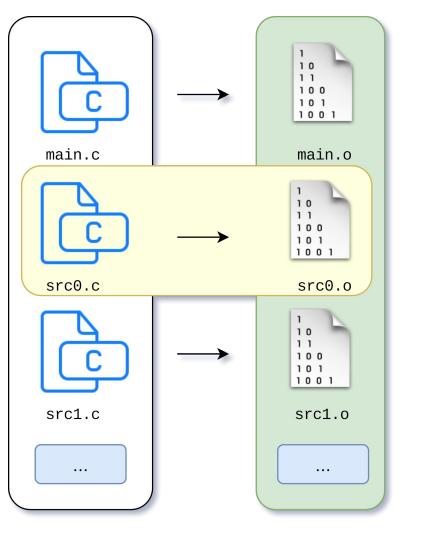
3 \$ gcc -c main.c

Так проще!

1 \$./build.sh

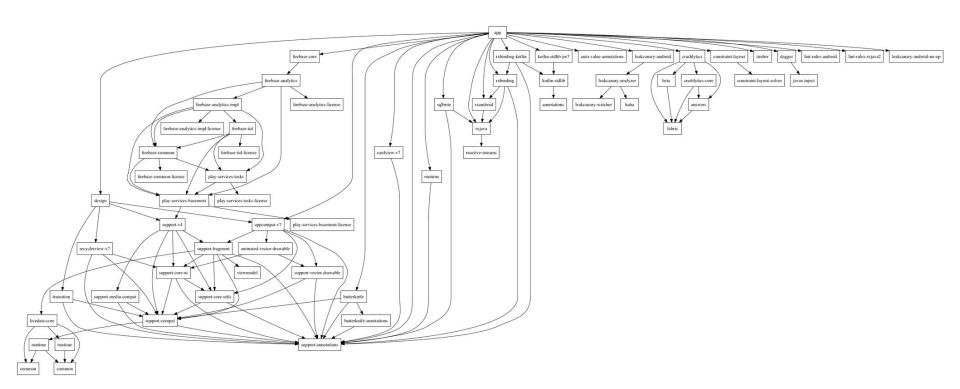


```
#!/bin/bash
    function modification_time
4
          date -r "$1" '+%s'
    function check time
9
   local name=$1
           [ ! -e "$name.o" ] && return $?
           [ "$(modification_time "$name.c")" -gt "$(modification_time "$name.o")" ] && return $?
    check time src0 && gcc -c src0.c
    check time src1 && gcc -c src1.c
    check_time main && gcc -c main.c
    gcc -o main main.o src0.o src1.o
```





Большой и сложный проект



Что делает make

- анализ временных меток зависимостей и целей
- выполнение минимального объема работы, необходимого для того, чтобы гарантировать актуальность производных файлов

(+ параллельное выполнение команд)

Makefile

```
< цель ... > : < зависимости ... > < команда > ...
```

Простейший Makefile

```
1 CC=gcc
2 CFLAGS=-c -Wall
4 all: app
6 foo.o: foo.c foo.h
7 $(CC) $(CFLAGS) foo.c
9 bar.o: bar.c bar.h
10 $(CC) $(CFLAGS) bar.c
12 main.o: main.c
$ (CC) $ (CFLAGS) main.c
14
15 app: main.o foo.o bar.o
$(CC) -o app main.o foo.o bar.o
18 clean:
  rm -f *.o app
20
21 .PHONY: clean
```

Генерация Makefile'ов

- autotools
- cmake
- qmake
- qbs
- и т.д.

autotools

```
$ ./configure # генерируется Makefile

2 $ make

3 $ make install
```

QMake

```
$ qmake # генерируется Makefile
$ make
$ make install
```

