

# Computational Complexity

*Course of Pascal KOIRAN*

*Notes and LaTeX figures by A. Mazoyer*

*M1*

**ÉCOLE  
NORMALE  
SUPÉRIEURE  
DE LYON**



# CONTENTS

Chapter 1 : Machines de Turing	3
1 Définitions	3
2 Non déterminisme	5
3 NP-complétude	6
 Chapter 2 : Circuits booléens	 7
1 Définitions	7
2 Simulation des machines de Turing par les circuits	8
 Index	 10

# Chapter 1

## *Machines de Turing*

On travaille avec des machines de Turing à  $k \geq 1$  rubans. Les rubans sont semi-infinis à droite. Sur chaque ruban, on a une tête de lecture qui lit le contenu d'une case.

A chaque étape :

1.  $M$  lit les  $k$  caractères situés sous les têtes de lecture  $(a_1, \dots, a_k)$
2. En fonction des caractères  $(a_1, \dots, a_k)$  et de son état interne  $q \in Q$ ,  $M$  remplace chaque  $a_i$  par un nouveau caractère  $a'_i$ ,  $M$  passe dans un nouvel état  $q'$ , et déplace les têtes de lecture d'au plus une case vers la gauche ou vers la droite

### 1.1 DÉFINITIONS

#### Definition 1.1 (Machine de Turing)

Plus formellement, on a un triplet  $(\Gamma, Q, \delta)$  avec  $\Gamma$  l'alphabet du ruban,  $Q$  un ensemble fini d'états et  $\delta : Q \times \Gamma^k \rightarrow Q \times \Gamma^k \rightarrow \{G, D, I\}^k$

On calcule des fonctions  $f : \{0, 1\}^* \rightarrow \{0, 1\}^*$  (ou  $f : \Sigma^* \rightarrow \Sigma^*$ ).

#### Definition 1.2 (Reconnaître un langage)

Pour reconnaître un langage  $L \subseteq \{0, 1\}^*$ , on calcule  $\mathbf{1}_L : \{0, 1\}^* \rightarrow \{0, 1\}$ . On peut ainsi avoir un état acceptant ( $q_a$ ) et un état de rejet ( $q_r$ ).

On va supposer que  $\Gamma$  contient au moins :

- le symbole blanc  $B$  ( $\square$  dans Arone-Rajak ?)
- le symbole de départ  $\Delta$ , et  $0, 1$  (ou en général  $\Sigma \subseteq \Gamma$ )

#### Definition 1.3

On a un *ruban d'entrée*, un *ruban de sortie*, des *rubans de travail*, un *état initial*  $q_a$  et un *état final*  $q_f$ .

Au départ,  $M$  est dans l'état  $q_a$ , le ruban d'entrée contient  $\Delta x B^\infty$  avec  $x \in \Sigma^*$  l'entrée ( $B \notin \Sigma$ ).

**Definition 1.4**

On dit que  $M$  calcule la fonction  $f : \Sigma^* \rightarrow \Sigma^*$  si pour toute entrée  $x \in \Sigma^*$ , le calcul de  $M$  se termine, avec  $f(x)$  écrit sur le ruban de sortie.

**Remarks :**

- ▷ le ruban d'entrée est souvent en lecture uniquement
- ▷ le ruban de sortie est souvent en écriture uniquement

**Variantes du modèle**

1. rubans bi-infinis
2. on peut simuler une machine avec l'alphabet  $0, 1, 2, 3, B, \Delta$  par une machine avec l'alphabet  $0, 1, B, \Delta$  :  $0 \mapsto 00, 1 \mapsto 01, 2 \mapsto 10, 3 \mapsto 11$ , facteur 2 en espace (et en temps)

**Definition 1.5 (Complexité en temps)**

Un langage  $L \subseteq \Sigma^*$  est *reconnu* en temps  $T(n)$  par une machine  $M$  si :

- $M$  reconnaît  $L$
- sur toute entrée  $x$  de taille  $L$ ,  $M$  s'arrête en au plus  $T(n)$  étapes de calcul

**Definition 1.6 (classe DTIME)**

$L$  est dans  $\text{DTIME}(f(n))$  s'il existe une machine (à plusieurs rubans) qui reconnaît  $L$  en temps  $O(f(n))$ .

On supposera toujours  $f(n) \geq n + 1$ .

**Proposition 1.7**

$$P = \bigcup_{\alpha \geq 1} n^\alpha$$

**Theorem 1.8**

Si  $L \in \text{DTIME}(f(n))$ , alors  $L$  peut être résolu en temps  $\Omega(f(n)^2)$  sur une machine à 1 ruban.

**Theorem 1.9 (Théorème de simulation efficace)**

Pour toute machine  $M$  fonctionnant en temps  $T(n)$ , il existe une machine  $M'$  à 2 rubans qui fonctionne en temps  $O(T(n \log T(n)))$  telle que  $M(x) = M'(x)$  pour toute entrée  $x \in \Sigma^*$ .

**Definition 1.10 (Machine de Turing universelle)**

Une *machine universelle*  $U$  prend en entrée des couples  $\langle x, \alpha \rangle$  avec  $x \in \{0, 1\}^*$  et  $\alpha \in \{0, 1\}^*$  et simule code d'une machine de Turing  $M_\alpha$ , c'est-à-dire pour tout  $x$  et tout  $\alpha$ , on doit avoir  $U(\langle x, \alpha \rangle) = M_\alpha(x)$ .

**Theorem 1.11**

Il existe une machine de Turing universelle  $U$  telle que sur toute entrée  $\langle x, \alpha \rangle$ , si  $M_\alpha$  s'arrête sur l'entrée  $x$  en  $T$  étapes, alors  $U$  s'arrête en au plus  $c \cdot T \log T$  avec  $c$  une constante dépendant de  $x$ .

**Proof****Construction de  $U$ :**

On montre d'abord que si  $M_\alpha$  est une machine à 2 rubans,  $U$  peut simuler  $M_\alpha$  en temps linéaire.

$M_\beta$  a 2 rubans et l'alphabet est  $\Delta, 0, 1, B$ .  $U$  a 4 rubans :

- 2 rubans stockent les rubans de  $M_\beta$
- un ruban stocke l'état de  $M_\beta$
- le ruban d'entrée contient  $\langle x, \beta \rangle$

Pour faire une étape de calcul de  $M_\beta$ ,  $U$  doit déterminer  $\delta(q, a, b)$ . La complexité de cette opération est cachée dans la constante.

**Cas général:**

1. sur l'entrée  $\langle x, \alpha \rangle$ , construire la machine  $M_\beta$  à 2 rubans donnée par le théorème de simulation efficace
2. simuler la machine  $M_\beta$  en temps linéaire

□

**Complexité**

construire  $M_\beta$   
prend un temps  
indépendant de  $x$

**1.2 NON DÉTERMINISME****Definition 1.12 (Machine de Turing non déterministe)**

La définition est la même que celle d'une machine de Turing déterministe, mais on remplace  $\delta$  par

$$\delta : Q \times \Gamma^k \rightarrow \mathcal{P}(Q \times \Gamma^k \times \{G, D, I\}^k)$$

On a deux états finaux  $q_a$  et  $q_r$ .

Une entrée  $x \in \Sigma^*$  est acceptée s'il existe une exécution de calcul acceptant sur l'entrée  $x$ .

**Definition 1.13 (Classe NTIME)**

$\text{NTIME}(T(n))$  est l'ensemble des langages acceptés par une machine de Turing non déterministe fonctionnant en temps  $O(T(n))$  sur toute entrée de taille  $n$  et tout chemin de calcul.

**Definition 1.14 (Classe NP)**

Un langage  $L$  est dans **NP** s'il existe une machine non déterministe  $M$  fonctionnant en temps polynomial tel que  $L$  est l'ensemble des entrées acceptées par  $M$ .

$$\mathbf{NP} = \bigcup_{\alpha \geq 1} \text{NTIME}(n^\alpha)$$

**Theorem 1.15**

$L \in \mathbf{NP}$  s'il existe un polynôme  $p$  et  $A \in \mathbf{P}$  tel que pour tout  $x \in \{0,1\}^*$ ,

$$x \in L \Leftrightarrow \exists y \in \{0,1\}^*, \langle x, y \rangle^1 \in A$$

$$^1 \langle x, y \rangle = 1^{|x|} 0xy$$

**1.3 NP-COMPLÉTUDE****Definition 1.16 (Réduction en temps polynomial)**

Un problème  $A$  se réduit à  $B$  en temps polynomial s'il existe une fonction  $f : \Sigma^* \rightarrow \Sigma^*$  calculable en temps polynomial telle que  $x \in A \Leftrightarrow f(x) \in B$ .

**Notation**

$A \leq_p B$  ou  $A \leq_m B$

**Remark :** Si  $A \leq_m B$  et  $B \leq_m C$ , alors  $A \leq_m C$  (on compose les réductions).

**Definition 1.17 (NP-complétude)**

$A$  est **NP-complet** si

1.  $A \in \mathbf{NP}$
2.  $B \leq_m A$  pour tout  $B \in \mathbf{NP}$

Supposons  $A$  **NP-complet**. P

our que  $A' \in \mathbf{NP}$  soit **NP-complet**, on doit montrer que  $A \leq_m A'$ . Dans ce cas pour tout  $B \in \mathbf{NP}$ ,  $B \leq_m A \leq_m A'$  donc  $B \leq_m A'$ .

Le problème de départ classique : SAT (ou 3-SAT)

Dans ce cours : on part de CircuitSAT (satisfiabilité des circuits booléens).

### 2.1 DÉFINITIONS

#### Definition 2.1 (Circuit booléen)

Un circuit booléen est un DAG (graphe orienté acyclique) dont les sommets sont de degré entrant 0, 1 ou 2.

- Les sommets de degré entrant 2 sont étiquetés par  $\wedge$  ou  $\vee$ .
- Les sommets de degré entrant 1 sont étiquetés par  $\neg$ .
- Les sommets de degré entrant 0 sont étiquetés par 0, 1 ou des variables booléennes  $x_1, \dots, x_n$

#### Definition 2.2 (Valuation d'un circuit booléen)

Soit  $C$  un circuit booléen avec des variables d'entrée  $x_1, \dots, x_n$ . Etant donné  $a \in \{0, 1\}^n$ , on définit pour chaque porte  $\alpha$  de  $C$  la valeur prise par  $\alpha$  sur l'entrée  $a$ .

- pour les portes d'entrée,  $val(x_i) = a_i$ ,  $val(0) = 0$ ,  $val(1) = 1$ .
- pour une porte
  - $\alpha = \beta \vee \gamma$ ,  $val(\alpha) = val(\beta) \vee val(\gamma)$
  - $\alpha = \beta \wedge \gamma$ ,  $val(\alpha) = val(\beta) \wedge val(\gamma)$
  - $\alpha = \neg\beta$ ,  $val(\alpha) = \neg val(\beta)$

#### Definition 2.3

En supposant que  $C$  a une seule porte  $\alpha$  de degré sortant 0 :  $\alpha$  est la *porte de sortie* de  $C$ , et  $val(C) = val(\alpha)$ .

$C$  calcule une fonction booléenne  $f : \{0, 1\}^n \rightarrow \{0, 1\}$ .

Si  $C$  a  $s$  portes de sortie,  $C$  calcule  $f : \{0, 1\}^n \rightarrow \{0, 1\}^s$ .

**Remark :** toute fonction booléenne peut être calculée par un circuit.

**Problème :** donner une famille de fonctions booléennes "explicite"  $(f_n)_{n \geq 1}$  qui n'est pas calculable par des circuits de taille polynomiale

**Problème de la valeur de circuit (PVC/CVP)**

- Donnée : son circuit  $C$  avec  $n$  variables d'entrée, et  $\alpha \in \{0, 1\}^n$
- Question : sortie de  $C$  sur l'entrée  $a \in \{0, 1\}^n$

#### Lemma 2.4

$PVC \in P$

**Algorithme :** tant qu'il existe une porte  $\alpha$  de  $C$  qui n'est pas évaluée, mais dont toutes les entrées le sont, choisir une telle porte et l'évaluer.

Retourner la valeur prise par la porte de sortie.

On peut exécuter cet algorithme à l'aide d'un tri topologique pour l'ordre d'évaluation.

## 2.2 SIMULATION DES MACHINES DE TURING PAR LES CIRCUITS

### Proposition 2.5

Soit  $M$  une machine à un ruban fonctionnant en temps  $T(n)$ .  $M$  peut être simulée sur les entrées de taille  $n$  par un circuit de taille  $O(T(n)^2)$ .

**Remark :** on peut donner la borne  $O(T(n) \log(T(n)))$  au lieu de  $O(T(n)^2)$ , même pour des machines à plusieurs rubans.

### 2.2.1 Diagramme espace-temps

[[PLS SI QQN A DES FIGURES]]

On doit considérer un diagramme de taille  $(T(n) + 1) \times (T(n) + 1)$ .

Contenu de la cellule  $(i, t)$  : dépend uniquement du contenu de 3 cellules<sup>1</sup> (bas gauche, bas, bas droite).

<sup>1</sup> C'est le principe de localité du calcul

- $l_{a,i,t} \Leftrightarrow$  à l'instant  $t$ , la case  $i$  contient la lettre  $a$
- $q_{r,i,t} \Leftrightarrow$  à l'instant  $t$ , la machine est dans l'état  $r$  et la tête de lecture est sur la case  $i$ .

Les valeurs de ces variables peuvent s'obtenir à partir des valeurs des variables pour les 3 cellules  $(i - 1, t - 1), (i, t - 1), (i + 1, t - 1) \leadsto$  fonction booléenne  $f : \{0, 1\}^{3p} \rightarrow \{0, 1\}^p$ .

$f$  dépend uniquement de  $M \Rightarrow f$  est calculée par un circuit  $C$ .

Le circuit final s'obtient en récoltant  $O(T(n)^2)$  copies de  $C$ .

L'entrée est acceptée si  $\bigvee_{i=0}^{T(n)} q_{q_a, i, T(n)}$ .



**Definition 2.6 (Famille de circuits uniforme)**

Soit  $(C_n)_{n \geq 1}$  une famille de circuits sur  $n$  variables d'entrées  $x_1, \dots, x_n$ . Cette famille est *uniforme* s'il existe une machine de Turing en temps polynomial qui sur l'entrée  $1^n$  calcule une description complète de  $C_n$  : pour chaque porte  $\alpha$  elle calcule

- le type de la porte
- si c'est une porte d'entrée, son étiquette
- si ce n'est pas une porte d'entrée, les numéros des portes en entrée de  $\alpha$

# INDEX

- circuit booléen, 7
- classe
  - DTIME, 4
  - NP, 5
  - NTIME, 5
- complexité
  - d'une machine de Turing, 4
- diagramme
  - espace temps, 8
- famille
  - de circuits
    - uniforme, 8
- fonction
  - calculée par une machine de Turing, 3
- langage
  - reconnu par une machine de Turing, 3
- machine de Turing, 3
  - non déterministe, 5
  - universelle, 4
- NP-complétude, 6
- porte
  - de sortie, 7
- problème
  - PVC, 8
- ruban
  - d'entrée, 3
  - de sortie, 3
  - de travail, 3
- réduction
  - en temps polynomial, 6
- théorème
  - de simulation efficace, 4
- valuation
  - d'un circuit booléen, 7
- état
  - final, 3
  - initial, 3