Paralelizam i Konkurentnost

Izvješće o projektu optimiziranje programa gocr pomoću cuda platforme

Profesor: Josip Knezović

Autor izvješća: Andrija Nakić

Opis projekta

Projekt koji sam odabrao je ubrazavanje programa gocr (https://github.com/SureChEMBL/gocr) pomoću cuda platforme na linux operacijskom sustavu.

Sažetak rada na projektu

```
CUDAOBJS = cuda-pgm2asc.o Slika 1.1

default: $(CUDAOBJS) all Slika 1.2

%.o: %.cu
   nvcc -dw -I../include $(DEFS) $< -o $@ Slika 1.3

#$(PROGRAM): lib$(PGMASCLIB).a gocr.o
$(PROGRAM): $(LIBOBJS)$[CUDAOBJS]] gocr.o

# make it conform to ld --as-needed
#$(CC) -o $@ $(LDFLAGS) gocr.o ./lib$(PGMASCLIB).a $(LIBS)
$(NVCC) -o $@ $(LDFLAGS) gocr.o $(LIBOBJS)$(CUDAOBJS) $(LIBS)
# if test -r $(PROGRAM); then cp $@ ../bin; fi
```

Projekt se prevodi tako da se prvo prevedu sve .cu datoteke u .o objekt datoteke pomoću nvcc prevoditelja (Slika 1.3). Nakon toga se prevedu sve .c datoteke pomoću gcc prevoditelja. Na kraju se sve nastale .o datoteke povezuju pomocu nvcc prevoditelja (Slika 1.4).



Mjerenjem vremena ustanovio sam gdje se odvija većina posla (Slika 1.5 i 1.6).

```
TIME START
for each data (&(job->res.boxlist)) {
 box2 = (struct box *)list_get_current (&(job->res.boxlist));
 11++;
 dist = 1000;
 if (box2->c == UNKNOWN || (box2->num_ac > 0 && box2->wac[0] < 97)) {
   if (box2-y1 - box2-y0 > 4 \& box2-x1 - box2-x0 > 1) { // no dots!}
     box4 = (struct box *)list_get_header (&(job->res.boxlist));
     dist = 1000;
     bc = UNKNOWN;
     for each data (&(job->res.boxlist)) {
       box3 = (struct box *)list_get_current(&(job->res.boxlist));
       wac=((box3->num_ac>0)?box3->wac[0]:100);
       if (box3 == box2 || box3->c == UNKNOWN || wac < job->cfg.certainty) continue;
       if (box2->y1 - box2->y0 < 5 || box2->x1 - box2->x0 < 3) continue;
       d = distance(pp, box2, pp, box3, cs);
       if (d < dist) {
         dist = d;
         bc = box3->c;
         box4 = box3;
     } end_for_each (&(job->res.boxlist));
     if (dist < 10) {
       if (box4->num\ ac > 0) ad = box4->wac[0];
         ad = 97;
       ad -= dist;
       if (ad < 1) ad = 1;
       setac (box2, (wchar t)bc, ad);
       1++;
     progress (ii,pc);
} end_for_each (&(job->res.boxlist));
TIME STOP
```

Slika 1.7

Na slici 1.7 je dio koda za koji je potrebno najviše vremena. Možemo uočiti dvije jednake ugnježdene for petlje i funkciju "distance". Moja ideja je bila pozvati n * n instanci funkcije koja bi izvršila dio koda označen zelenom bojom. (n je broj iteracija for petlji u sekvencijalnom kodu)

```
© cuda-pgm2asc.cu U Slika 1.8
```

Napravio sam dvije nove datoteke gdje će biti cuda kod (slika 1.8).

```
struct return_element *deviceFuncCall (job_t *job, pix *pp) Slika 1.9
```

```
cudaMalloc (&boxArr d, n * sizeof (box d));
cudaMalloc (&jobArr d, sizeof (struct job d));
cudaMalloc (&pixArr d, sizeof (pix));
cudaMalloc (&returnArr_d, n * sizeof (struct return element));
cudaMalloc (&treeArr d, sizeof (tree));
cudaMemcpy (boxArr_d, boxArr, n * sizeof (box_d), cudaMemcpyHostToDevice);
cudaMemcpy (jobArr d, jobArr, sizeof (struct job d), cudaMemcpyHostToDevice);
cudaMemcpy (pixArr d, pixArr, sizeof (pix), cudaMemcpyHostToDevice);
cudaMemcpy (treeArr_d, tree, sizeof (tree), cudaMemcpyHostToDevice);
cudaMemcpy (returnArr_d, returnArr, n * sizeof (struct return element), cudaMemcpyHostToDevice);
dim3 threadsPerBlock (16, 16);
dim3 numBlocksTemp (0, 0);
if ((n / threadsPerBlock.x) * threadsPerBlock.x < n) {</pre>
    numBlocksTemp.x = n / threadsPerBlock.x + 1;
if ((n / threadsPerBlock.y) * threadsPerBlock.y < n) {</pre>
    numBlocksTemp.y = n / threadsPerBlock.y + 1;
dim3 numBlocks (numBlocksTemp.x, numBlocksTemp.y);
```

Slika 1.10

```
deviceFunc <<<numBlocks, threadsPerBlock>>> (n, boxArr_d, jobArr_d, pixArr_d, returnArr_d, treeArr_d);
cudaDeviceSynchronize ();
```

Slika 1.11

```
cudaMemcpy (returnArr, returnArr_d, n * sizeof (struct return_element), cudaMemcpyDeviceToHost); Slika~1.12
```

Funkcija "deviceFuncCall" (Slika 1.9) će se izvršiti umjesto sekvencijalnog koda sa slike 1.7. Na slici 1.10 se vidi alociranje i kopiranje memorije na uređaj (grafičku karticu) i definicije broja blokova u gridu i broja dretvi u bloku. Na slici 1.11 se vidi pozivanje kernel funkcije "deviceFunc" i funkcije "cudaDeviceSynchronize" zbog koje host (cpu) čeka da sve dretve na uređaju završe sa izvođenjem. Na slici 1.12 se vidi kopiranje niza povratnih podataka na host. Slike 1.10 – 1.12 su isječci koda iz funkcije "deviceFuncCall".

```
__global__
void deviceFunc (int n, box_d *boxArr, struct job_d
{
   int i = blockIdx.x * blockDim.x + threadIdx.x;
   int j = blockIdx.y * blockDim.y + threadIdx.y;
```

Slika 1.13

```
__device__
int distance_d( pix *p1, box_d *box1
{
```

Slika 1.15

```
int *dist = &(returnArr[i].dist);
int *j_max = &(returnArr[i].j_max);
```

Slika 1.16

```
d = distance_d (pp, box2, pp, box3, job, tree);
atomicMin (dist, d);

__syncthreads ();

if (d == *dist) {
    atomicMax (j_max, j);
}

__syncthreads ();

if (j == *j_max) {
    returnArr[i].box2 = *box2;
    returnArr[i].box4 = *box3;
    returnArr[i].bc = box3->c;
}
```

Slika 1.14

Isječci koda sa slika 1.16 i 1.14 su dio funcije "deviceFunc".

Na slici 1.13 se vidi deklaracija funkcije "deviceFunc" kao ___global___ (da bi se mogla pozvati sa hosta i izvršiti na uređaju) i određivanje "i" i "j" varijabli za svaku dretvu. Svaka dretva sa istom vrijednosti "i" pohranjuje svoju lokalnu varijablu "d" na adresu pokazivača dist (Slika 1.16). Pohranjivanje se obavlja pomoću atomične funkcije atomicMin koja na danu adresu pohranjuje novu vrijednost ako je manja od one na adresi. Prije određivanja "j_min" vrijednosti potrebno je pričekati da sve dretve završe sa pohranom što se postiže funkcijom "___syncthreads". Funkcija "distance_d" (Slika 1.15) je deklarirana kao ___device___ jer se nikad ne poziva sa hosta.

Zaključak

Slika 1.17

Slika 1.18

Slika 1.17 – izvođenje bez ubrzanja

Slika 1.18 – izvođenje sa ubrzanjem

Vrijeme izvođenja dijela koda koji je ubrzan je označeno strelicom.

specifikacije:

cpu – intel i7 4790k gpu – nvidia gtx 970

Ubrzanje od 15% na ubrzanom dijelu koda je zanemarivo s obzirom da gpu ima cca. 1600 cuda jezgri, a za izvođenje na cpu je korištena jedna

jezgra. Zaključujem da grafičke kartice nisu optimizirane za bilo koje operacije.