

4. Medid (usando la opción `test 2`) cuántas instrucciones ejecuta todo el programa en la segunda versión que habéis programado.
5. Calculad el número de aciertos y fallos de cache que se obtienen en el `test 2` con la cache directa.
6. Calculad el número de aciertos y fallos de cache que se obtienen en el `test 2` con la cache 2 asociativa.

Nombre: Héctor Castaños

Grupo: 11

Nombre: Alicia Paurol

Hoja de respuesta al Estudio Previo

1. Rellenad la siguiente tabla (en hexadecimal):

@	byte	bloque M	línea MC	TAG	HIT/MISS	TAG out
00eca130	10	0x76509	9	0xECA	MISS	
00eca131	11	0x76509	9	0xECA	HIT	
00ec2172	12	0x7610B	B	0xEC2	MISS	
00eca133	13	0x76509	9	0xECA	HIT	
00ec3175	15	0x7618B	B	0xEC3	MISS	EC2
00ec3175	15	0x7618B	B	0xEC3	HIT	
00ecb136	16	0x76589	9	0xECB	MISS	0xECA
00eca137	17	0x76509	9	0xECA	MISS	0xECB
00ec2178	18	0x7610B	B	0xEC2	MISS	EC3
00ecb139	19	0x76589	9	0xECB	MISS	ECA
10eca230	10	0x876511	11	10ECA	MISS	
00eca131	11	0x76509	9	0xECA	MISS	ECB
00ec2172	12	0x7610b	b	0xEC2	HIT	
10eca233	13	0x876511	11	10ECA	HIT	
00ec3175	15	0x7618b	b	0xEC3	MISS	EC2
00ec3175	15	0x7618b	b	0xEC3	HIT	
00ecb136	16	0x76589	9	0xECB	MISS	ECA
10eca237	17	0x876511	11	10ECA	HIT	
00ec2278	18	0x76113	13	0xEC2	MISS	
00ecb139	19	0x76589	9	0xECB	HIT	

2. Rellenad la siguiente tabla (en hexadecimal):

@	byte	bloque M	conj MC	VIA	TAG	HIT/MISS	TAG out
00eca130	10	0x76509	9	0	001D94	MISS	
00eca131	11	0x76509	9	0	001D94	HIT	
00ec2172	12	0x7610B	B	0	001D84	MISS	
00eca133	13	0x76509	9	0	001D94	HIT	
00ec3175	15	0x7618B	B	1	001D86	MISS	
00ec3175	15	0x7618B	B	1	001D86	HIT	
00ecb136	16	0x76589	9	1	001D96	MISS	
00eca137	17	0x76509	9	0	001D94	HIT	
00ec2178	18	0x7610B	B	0	001D84	HIT	
00ecb139	19	0x76589	9	1	001D96	HIT	
10eca230	10	0x876511	11	0	021D94	MISS	
00eca131	11	0x76509	9	0	001D94	HIT	
00ec2172	12	0x7610b	b	0	001D84	HIT	
10eca233	13	0x876511	11	0	021D94	HIT	
00ec3175	15	0x7618b	b	1	001D85	HIT	
00ec3175	15	0x7618b	b	1	001D86	HIT	
00ecb136	16	0x76589	9	1	001D96	HIT	
10eca237	17	0x876511	11	0	021D94	HIT	
00ec2278	18	0x76113	13	0	001D84	MISS	
00ecb139	19	0x76589	9	1	001D96	HIT	

3. Para el primer código C, la cache directa obtiene:

Aciertos: 39680

Fallos: 1280

4. Para el primer código C, la cache 2 asociativa con reemplazo LRU obtiene:

Aciertos: 39680

Fallos: 1280

5. Para el segundo código C, la cache directa obtiene:

Aciertos: 60000

Fallos: 20000

6. Para el segundo código C, la cache 2 asociativa con reemplazo LRU obtiene:

Aciertos: 77500

Fallos: 2500

Nombre: Héctor Castaños

Grupo: 11

Nombre: Alicia Pallarol

Hoja de respuestas de la práctica

1. La primera versión (cache directa) funciona correctamente (S/N):
2. La segunda versión (cache 2 asociativa) funciona correctamente (S/N):
3. Con la primera versión de la rutina (cache directa), el programa completo ejecuta: instrucciones con la opción test 2.
4. Con la segunda versión de la rutina (cache 2 asociativa), el programa completo ejecuta: instrucciones con la opción test 2.
5. Calculad el número de aciertos y fallos de cache que se obtienen en el test 2 con la cache directa:
Aciertos: Fallos:
6. Calculad el número de aciertos y fallos de cache que se obtienen en el test 2 con la cache 2 asociativa:
Aciertos: Fallos:
7. Recordad entregar los ficheros MiSimulador.c y MiSimulador2.c en el Racó de la asignatura. Debéis entregar sólo los dos ficheros fuentes, sin comprimir ni cambiarles el nombre, y sólo una versión por pareja de laboratorio (es indistinto que miembro de la pareja entregue).