

```

%0:
%1 = alloca i32, align 4
%2 = alloca i32, align 4
%3 = alloca ptr, align 8
%4 = alloca i64, align 8
%5 = alloca i64, align 8
%6 = alloca i64, align 8
%7 = alloca i32, align 4
store i32 0, ptr %1, align 4
store i32 100000, ptr %2, align 4
%8 = load i32, ptr %2, align 4
%9 = zext i32 %8 to i64
%10 = call ptr @llvm.stacksave()
store ptr %10, ptr %3, align 8
%11 = alloca i32, i64 %9, align 16
store i64 %9, ptr %4, align 8
%12 = load i32, ptr %2, align 4
%13 = zext i32 %12 to i64
%14 = alloca i32, i64 %13, align 16
store i64 %13, ptr %5, align 8
%15 = load i32, ptr %2, align 4
%16 = zext i32 %15 to i64
%17 = alloca i32, i64 %16, align 16
store i64 %16, ptr %6, align 8
store i32 0, ptr %7, align 4
br label %18

```

```

%18:
18:
call void @llvm.prefetch.p0(ptr %7, i32 0, i32 3, i32 1)
%19 = load i32, ptr %7, align 4
call void @llvm.prefetch.p0(ptr %2, i32 0, i32 3, i32 1)
%20 = load i32, ptr %2, align 4
%21 = icmp slt i32 %19, %20
br i1 %21, label %22, label %38

```

T

F

```

%22:
22:
call void @llvm.prefetch.p0(ptr %7, i32 0, i32 3, i32 1)
%23 = load i32, ptr %7, align 4
%24 = sext i32 %23 to i64
%25 = getelementptr inbounds i32, ptr %11, i64 %24
call void @llvm.prefetch.p0(ptr %25, i32 0, i32 3, i32 1)
%26 = load i32, ptr %25, align 4
call void @llvm.prefetch.p0(ptr %7, i32 0, i32 3, i32 1)
%27 = load i32, ptr %7, align 4
%28 = sext i32 %27 to i64
%29 = getelementptr inbounds i32, ptr %14, i64 %28
call void @llvm.prefetch.p0(ptr %29, i32 0, i32 3, i32 1)
%30 = load i32, ptr %29, align 4
%31 = add nsw i32 %26, %30
call void @llvm.prefetch.p0(ptr %7, i32 0, i32 3, i32 1)
%32 = load i32, ptr %7, align 4
%33 = sext i32 %32 to i64
%34 = getelementptr inbounds i32, ptr %17, i64 %33
store i32 %31, ptr %34, align 4
br label %35

```

```

%38:
38:
%39 = call i32 (ptr, ...) @printf(ptr noundef @.str)
store i32 0, ptr %1, align 4
%40 = load ptr, ptr %3, align 8
call void @llvm.stackrestore(ptr %40)
%41 = load i32, ptr %1, align 4
ret i32 %41

```

```

%35:
35:
call void @llvm.prefetch.p0(ptr %7, i32 0, i32 3, i32 1)
%36 = load i32, ptr %7, align 4
%37 = add nsw i32 %36, 1
store i32 %37, ptr %7, align 4
br label %18, !llvm.loop !6

```

CFG for 'main' function