

컴퓨터과학기초 5 주차 과제

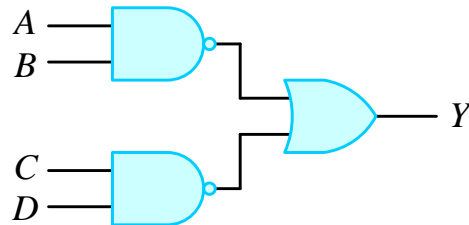
2022.3.28 ~ 4.3.

컴퓨터정보과 이수정교수

[1] 다음 중 두 입력이 0 과 1 일 때, 출력이 1 이 아닌 것은?

- ① NAND 게이트
- ② OR 게이트
- ③ XOR 게이트
- ④ XNOR 게이트

[2] 그림의 회로를 논리식으로 표시한 것 중 옳은 것은?



- ① $Y = \overline{AB} + \overline{CD}$
- ② $Y = (A + B)(C + D)$
- ③ $Y = AB + CD$
- ④ $Y = \overline{A + B} + \overline{C + D}$

[3] 다음 식을 쌍대성(duality)식으로 표시한 것은?

$$\overline{A + B} = \overline{A} \cdot \overline{B}$$

$$\textcircled{1} \quad A + B = A \cdot B$$

$$\textcircled{2} \quad A \cdot B = \overline{A + B}$$

$$\textcircled{3} \quad \overline{A} \cdot \overline{B} = \overline{A + B}$$

$$\textcircled{4} \quad \overline{A \cdot B} = \overline{A} + \overline{B}$$