







IF674 - INFRA-ESTRUTURA DE HARDWARE

ENGENHARIA DA COMPUTAÇÃO | EDNA BARROS [ENSB]

AVALIAÇÃO SUBCONJUNTO 2 DO PROJETO DE INFRA-ESTRUTURA DE HARDWARE 2019.1

,	~	
RESPONSÁVEL PELA CORREC		DATA: / /
	A / 1 ·	11/11/11/1//
DIATED AND A VIA FILLA CURRIC	.AU	DAIA / /
TENDE OF TOTAL PER CONTINUE	<i>m</i> 10 i	D11111. / /

Etapas Iniciais		Código	Interpretação		
DATAPATH	0	lui x2,4	x2 = 4 << 12 = 16384		
MÁQ. DE ESTADO	4	srai x3,x2,12	x3 = 4		
	8	addi x4,x0, 7	x4 = 7		
	12	and x4,x3,x4	x4 = 4 and $7 = 4$		
	16	slli x5,x2,2	x5 = 16384 << 2 = 65536		
	20	sd x5,0(x0)	[0] = 65536		
	24	sb x4,0(x0)	[0] = 65536 + 4 = 65540		
	28	jal x1,2	x1 = 32 PC = 40 (lbu)		
	32	nop			
	36	exc op inexistente	pc = 100, para execução, EPC = 36		
	40	lbu x7,0(x0)	x7 = 4		
	44	ld x8,0(x0)	x8 = 65540		
	48	bge x8,x7,2	desvia para sub x8 = 65540 e x7 = 4		
	52	addi x7,x7,1	pula		
	56	sub x9,x7,x4	x9 = 0		
	60	bne x0,x9,2	não desvia		
	64	jalr x0,x1,0	desvia para pc = 32		_
	68	break	não é executado		

Observações			
)