

```
0:
%pgocount = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main, i32 0, i32 2), align 8
%1 = add i64 %pgocount, 1
store i64 %1, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
... 0, i32 2), align 8
%2 = alloca i32, align 4
%3 = alloca [10 x i32], align 16
%4 = alloca [10 x i32], align 16
%5 = alloca i32, align 4
%6 = alloca i32, align 4
store i32 0, ptr %2, align 4
call void @llvm.memcpy.p0.p0.i64(ptr align 16 %3, ptr align 16
... @__const.main.A, i64 40, i1 false)
call void @llvm.memset.p0.i64(ptr align 16 %4, i8 0, i64 40, i1 false)
store i32 0, ptr %6, align 4
store i32 0, ptr %5, align 4
br label %7
```

```
7:
%8 = load i32, ptr %5, align 4
%9 = icmp slt i32 %8, 10
br i1 %9, label %10, label %38, !prof !36
```

T	F
---	---

```
10:
%11 = load i32, ptr %6, align 4
%12 = sext i32 %11 to i64
%13 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %12
%14 = load i32, ptr %13, align 4
%15 = mul nsw i32 %14, 13
%16 = add nsw i32 %15, 4
%17 = load i32, ptr %5, align 4
%18 = add nsw i32 %16, %17
%19 = load i32, ptr %5, align 4
%20 = sext i32 %19 to i64
%21 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %20
store i32 %18, ptr %21, align 4
%22 = load i32, ptr %5, align 4
%23 = srem i32 %22, 8
%24 = icmp eq i32 %23, 0
br i1 %24, label %25, label %28, !prof !37
```

T	F
---	---

```
38:
ret i32 0
```

```
25:
%pgocount1 = load i64, ptr getelementptr inbounds ([3 x i64], ptr
... @__profc_main, i32 0, i32 1), align 8
%26 = add i64 %pgocount1, 1
store i64 %26, ptr getelementptr inbounds ([3 x i64], ptr @__profc_main, i32
... 0, i32 1), align 8
%27 = load i32, ptr %5, align 4
store i32 %27, ptr %6, align 4
br label %28
```

```
28:
%29 = load i32, ptr %5, align 4
%30 = sext i32 %29 to i64
%31 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 %30
%32 = load i32, ptr %31, align 4
%33 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %32)
br label %34
```

```
34:
%pgocount2 = load i64, ptr @__profc_main, align 8
%35 = add i64 %pgocount2, 1
store i64 %35, ptr @__profc_main, align 8
%36 = load i32, ptr %5, align 4
%37 = add nsw i32 %36, 1
store i32 %37, ptr %5, align 4
br label %7, !llvm.loop !38
```

CFG for 'main' function