Hardware

Elementi di Informatica

Hardware e Software

Hardware e Software sono "logicamente" equivalenti

"L'hardware è software pietrificato" (Karen Panetta Lenz)

- Tutto ciò che viene effettuato da un software, può essere inglobato nell'hardware e viceversa: il software di oggi potrebbe essere l'hardware di domani
- La scelta dipende da: costo, velocità, affidabilità e frequenza di aggiornamento delle funzioni

Transistor e Microchip

Le componenti fondamentali che costituiscono un calcolatore sono i **transistor** e i **microchip**.

- Il transistor è un dispositivo a stato solido formato da semiconduttori. I transistor vengono impiegati in ambito elettronico, principalmente, come amplificatori di segnali elettrici o come interruttori elettronici comandati da segnali elettrici
- I microchip sono dei circuiti integrati di ridottissime dimensioni (circa 5 mm2) che contengono milioni di transistor che opportunamente collegati formano i circuiti logici di base e le memorie.

This advancement is important as other aspects of technological progress – such as processing speed or the price of electronic products – are strongly linked to Moore's law. 20,000,000,000 IBM z13 Storage Controller SPARC M7 10,000,000,000 18-core Xeon Haswell-E5 22-core Xeon Broadwell-E5 5,000,000,000 5-core Xeon Ivy Bridge-EX 61-core Xeon Phi ◆ 12-core POWER8→ Six-core Xeon 7400

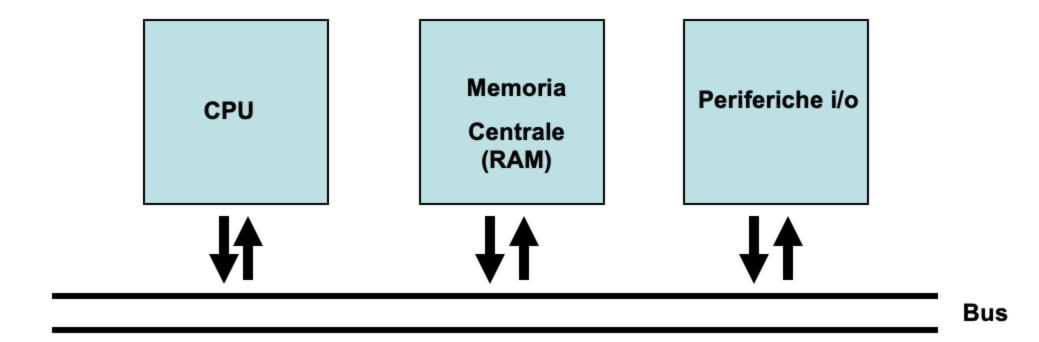
Dual-core Itanium 2 1,000,000,000 Pentium D Presler, Quad-core + GPU Core i7 Haswell Apple A7 (dual-core ARM64 "mobile SoC") 500,000,000 AMD K10 quad-core 2M L3 Core 2 Duo Wolfdale Itanium 2 Madison 6M4 Pentium D Smithfield \(\)
Itanium 2 McKinley Pentium 4 Prescott-2M AMD K8 Pentium 4 Prescott 100,000,000 Pentium 4 Northwood 50,000,000 Pentium 4 Willamette Pentium III Tualatin Transistor count Pentium II Mobile Dixon
AMD K7 ARM Cortex-A9 10,000,000 Pentium III Katmai Pentium 5,000,000 Pentium SA-110 Intel 80486 R4000 1,000,000 TI Explorer's 32-bit tisp machine chip ARM700 500,000 ARM 3 Motorola 68020 🐟 100,000 Intel 80286 50,000 Intel 80186 ARM 6 10,000 TMS 1000 Zilog Z80 RCA 1802 Intel 8085 5,000 Intel 8008 Intel 8080

Motorola 6502

Motorola 6502 Intel 4004 1,000 1000 1086 1000 1000 100% 100% 1000 2000 1980 1994 1984

Year of introduction

Macchina di Von Neumann



Macchina di Von Neumann

Modello di architettura utilizzato dai moderni computer

- Microprocessore (CPU Central Processing Unit): ha il compito di elaborare i dati presenti nella memoria centrale (RAM), inoltre coordina e controlla il funzionamento delle periferiche.
- Memoria Centrale (RAM Random Access Memory): è utilizzata per memorizzare i programmi in esecuzione e i dati utili al loro funzionamento.
- Periferiche di i/o: sono tutte quelle componenti che rendono possibile la comunicazione tra la macchina e l'uomo.
- Bus di sistema: è costituito da una serie di connessioni elementari (sistema aperto) lungo le quali viene trasferita l'informazione (indirizzi, dati e segnali di controllo).

CPU

Il processore è la mente del calcolatore.

- E' formata dai dispositivi elettronici che consentono di acquisire, interpretare ed eseguire le singole istruzioni dei programmi (caricati in memoria centrale).
- Una delle principali caratteristiche che identificano una CPU è la dimensione del bus interno. I primi PC usavano architetture a 4-8-16 bit, oggi si è giunti a costruire CPU che utilizzano architetture a 32 e 64 bit (necessità di adeguamento dei SO).

CPU

- La CPU è costituita dai seguenti elementi:
 - Unità di controllo
 - Unità aritmetico logica (ALU)
 - Clock
 - Registri

CPU – unità di controllo

L'unità di controllo ha il compito di interpretare i comandi provenienti dalle unità periferiche e dalla memoria centrale.

Così facendo l'unità di controllo coordina, controlla e sovraintende l'esecuzione dei programmi e le unità periferiche.

CPU – unità aritmetico logica

E' detta ALU – Arithmetic Logical Unit e rappresenta quella unità che elabora i dati (sottoforma di numeri binari...) provenienti dalla memoria centrale.

L'ALU ha il compito di svolgere i calcoli (addizioni e sottrazioni), le operazioni logiche e di confronto richieste dall'unità di controllo.

CPU - clock di sistema

Il clock serve a sincronizzare fra di loro le varie parti del processore in modo che tutte abbiano terminato il loro compito prima di passare alla gestione dell'istruzione successiva.

La frequenza di clock indica la frequenza con cui si susseguono le quattro fasi che costituiscono il **ciclo macchina**.

- Fase di acquisizione
- Fase di decodifica
- Fase di elaborazione
- Fase di memorizzazione (opzionale)

CPU – registri

I registri sono gli elementi di memoria della CPU e vengono utilizzati per memorizzare temporaneamente istruzioni e risultati parziali delle operazioni, nonché informazioni di controllo.

- Program counter (PC): punta all'istruzione successiva
- Instruction register (IR): contiene l'istruzione che si trova in fase di esecuzione
- Data register: permette di prelevare e memorizzare i dati e le istruzioni presenti in RAM
- Address register: individua la cella di memoria RAM che contiene i dati e le istruzioni da eseguire

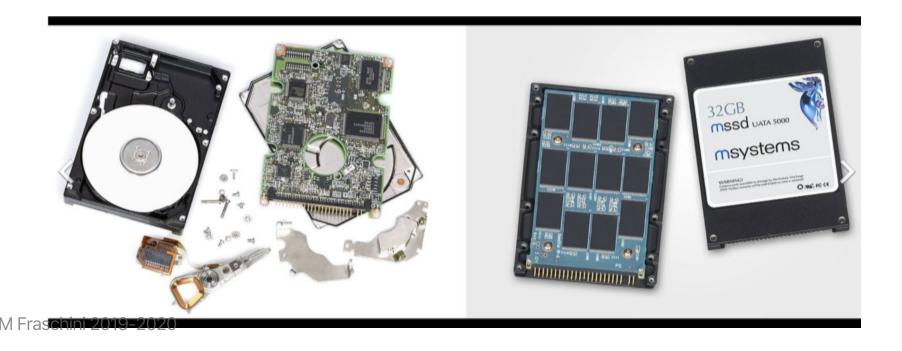
Lo schema della macchina di Von Neumann prevede un unico tipo di memoria da cui il processore preleva istruzioni e dati e dove deposita i risultati delle elaborazioni. In realtà vedremo in seguito che esistono altri tipi di memoria.

Esistono diverse tecniche per far ricordare ad un mezzo fisico un informazione di tipo binario (0 o 1).

Tali tecniche definiscono memorie molto diverse tra di loro in termini di velocità (tempo medio necessario per recuperare l'informazione) e di costo.

In base al fenomeno fisico responsabile del processo di memorizzazione, vengono distinte diverse categorie di memorie:

- semiconduttore
- magnetiche
- ottiche



• Memorie a **semiconduttore**: il metodo è elettronico e si fonda sulla conservazione di una carica elettrica all'interno di un piccolo conduttore. Si tratta di una memoria di piccole dimensioni fisiche e molto veloce; per contro il costo è elevato.

 Memorie magnetiche: la tecnica utilizza la caratteristica di alcuni materiali (le sostanze ferromagnetiche) di assumere e mantenere una direzione di magnetizzazione. Il costo non è elevato e la memorizzazione è permanente (fino ad una successiva sovrascrittura); per contro la velocità non è notevole e viene richiesto un dispositivo di lettura elettro-meccanico.

1 HHD da 1 TB: 50 euro

1 SSD da 1 TB: 150-200 euro

 Memorie ottiche: il principio usato è la possibilità di un raggio laser di causare e poi riconoscere modifiche nella struttura della materia (riflettività, polarizzazione). I vantaggi e gli svantaggi sono simili a quelli delle memorie magnetiche, ma vengono migliorati i parametri costo e velocità.

L'ideale dal punto di vista delle prestazioni sarebbe implementare tutta la memoria con tecnologie a semiconduttore consentendo un accesso quasi istantaneo alle informazioni;

d'altra parte, per aver memorie in grado di contenere una elevata quantità di dati, senza spendere cifre astronomiche, sarebbe opportuno scegliere memorie dal basso costo per le unità di memoria.

Il compromesso fra le due esigenze ha fatto nascere una gerarchia a tre livelli (i registri interni del processore non vengono considerati memoria vera e propria):

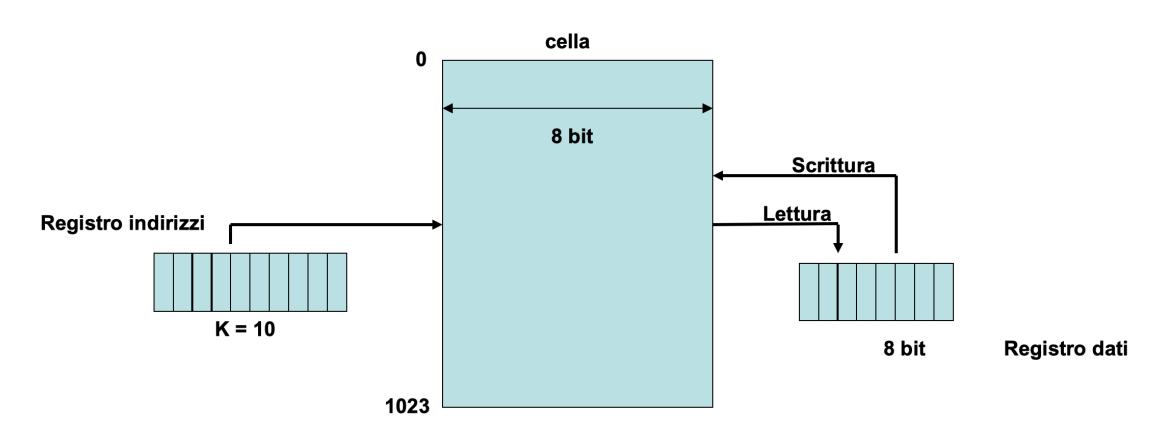
- Memoria cache (memoria molto veloce, di piccolo dimensioni e costosa)
- Memoria centrale (memoria veloce, di medie dimensioni e abbastanza costosa)
- Memoria **secondaria** (memoria lenta, di notevoli dimensioni ed economica).

Memoria Centrale - RAM

Caratteristica fondamentale della memoria centrale è la capacità di permettere l'accesso alle informazioni in modo diretto e in tempi molto brevi. E' una memoria volatile.

- Dal punto di vista logico essa può essere vista come una grande matrice formata da celle (parola word) caratterizzate da un indirizzo e da un contenuto.
- Il processore accede al contenuto (in lettura o in scrittura) della cella per mezzo del suo indirizzo.
- La lunghezza dell'indirizzo è strettamente legato al numero di celle che si possono distinguere e rappresenta quindi un indice dello spazio di indirizzamento del processore (massima grandezza della memoria).

Memoria Centrale - RAM



RAM e ROM

ROM (Read Only Memory – memoria a sola lettura)

RAM (Random Access Memory - memoria ad accesso casuale).

Si differenziano per il loro uso e le loro caratteristiche.

RAM e ROM

- la memoria RAM è cancellabile e riscrivibile ed è adatta a contenere il/i programma/i in esecuzione e tutti i dati necessari al suo/loro funzionamento.
- la memoria ROM, non cancellabile e non riscrivibile, viene usata in tutti quei casi in cui non serva modificare il contenuto della memoria (stabilito all'atto della costruzione); tipicamente contiene le istruzioni che consentono di impostare le condizioni ottimali di funzionamento della macchina ed effettuare i vari test di controllo, ossia di realizzare l'inizializzazione o bootstrap del sistema. Estensioni: EPROM

Estensioni alla macchina di Von Neumann

Il limite della M. di von Neumann (formulata più di 50 anni fa) è la **stretta sequenzialità** con cui vengono eseguite le varie operazioni.

Sono state proposte alcune estensioni:

- uso di processori dedicati (co-processori matematici, processori grafici GPU).
- parallelismo: (i) a livello di istruzione (pipelining) e (ii) a livello di processore (dotare il sistema di più processori che cooperano nell'eseguire le singole istruzioni sistemi multi-processore).
- altri tipi di memoria (memoria cache).

La memoria Cache

La memoria cache è una memoria temporanea utilizzata per migliorare il trasferimento dei dati tra la memoria centrale e la CPU.

La cache, sensibilmente più veloce della memoria centrale, contiene i dati usati più frequentemente/prababilmente dalla CPU, producendo così accessi più veloci.