

بسمه تعالى



ازمایشگاه هوش محاسباتی

موضوع : Report Fuzzy PID

دانشکده مهندسی برق دانشگاه صنعتی امیر کبیر

عباس علی کوچک زادہ

بهمن ۱۳۹۷

گزارش آزمایش هفتم هوش محاسباتی

عنوان آزمایش: کنترل کننده PID به صورت فازی

اعضای گروه: علی گواهی- علی شجاعی- امیرحسین زمانی(نویسنده)

پیادهسازی کنترلر PID به صورت فازی درمتلب:

دقیقا همانند مراحل گفته شده در Lecture درس و دستورکار، به سادگی با Fuzzy toolbox متلب به صورت زیر پیاده می شود.

ورودیهای سیستم PID ، خطا و مشتق خطاست و قرار است برای بدست آوردن ضرایب Ki ،Kp و Ki ،Kp، سه موتور فازی قرار داد تا a و a و b و b و b و b و b و b و b و b و b و b و b داده شده است.

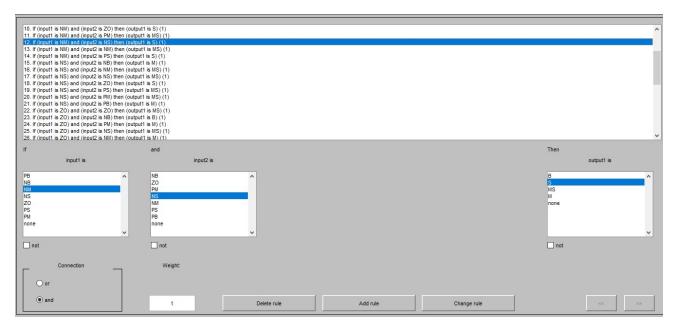
		ė(t)								ė(t)									ė(t)							
		NB	NN	1 NS	SZC) PS	PN	1 PB			NB	NN	1 NS	SZC	PS	PM	1 PB			NB	NM	I NS	ZO	PS	PM	PB
	NB	2	2	2	2	2	2	2		NB	S	S	S	S	\mathbf{s}	s	s		NB	В	В	В	В	В	В	В
	NM	3	3	2	2	2	3	3		NM	В	В	\mathbf{S}	S	S	В	В		NM	S	В	В	В	В	В	S
	NS	4	3	3	2	3	3	4		NS	В	В	В	S	\mathbf{B}	\mathbf{B}	В		NS	S	S	В	В	В	S	S
e(t)	zo	5	4.	3	3	3	4	5	e(t)	ZO	В	\mathbf{B}	В	В	\mathbf{B}	\mathbf{B}	В	e(t)	zo	S	S	S	В	S	S	\mathbf{S}
	PS	4	3	3	2	3	3	4		PS	В	В	В	\mathbf{S}	\mathbf{B}	В	В		PS	S	S	В	В	В	S	S
	PM	3	3	2	2	2	3	3		PM	В	\mathbf{B}	\mathbf{S}	\mathbf{S}	S	\mathbf{B}	В		PM	S	В	В	В	В	В	\mathbf{S}
	PB	2	2	2	2	2	2	2		PB	S	S	S	S	S	S	S		PB	\mathbf{B}	В	В	В	В	В	В

شکل۳- قوانین فازی α

 $k_{d'}$ **شکل۲**- قوانین فازی

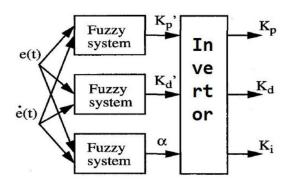
 $k_{p'}$ هوانین فازی $^{-1}$

برای نمونه قوانین پیاده سازی شده در فازی متلب برای پارامتر آلفا به صورت شکل زیر است. بقیه قوانین هم دقیقا همانند جداول بالا پیادهسازی شدند.



شکل۴- قوانین فازی در متلب برای پارامتر آلفا

درنتیجه برای تبدیل سه پارامتر $k_{p'}$ و $k_{a'}$ و $k_{a'}$ و $k_{a'}$ و $k_{a'}$ از یک Invertor درنتیجه برای تبدیل سه پارامتر $k_{a'}$ و $k_{a'}$ و $k_{a'}$ و $k_{a'}$ و $k_{a'}$ از یک $k_{a'}$ می کنیم.

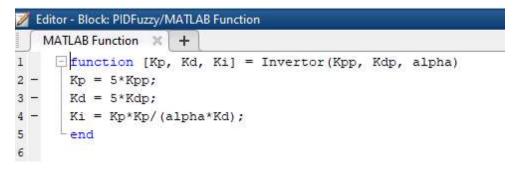


شكل۵- بلوك دياگرام PID فازى

$$K_{p'} = \frac{K_p - K_{pmin}}{K_{pmax} - K_{pmin}}$$

$$K_{d'} = \frac{K_d - K_{dmin}}{K_{dmax} - K_{dmin}}$$
Assume $T_i = \alpha T_d \rightsquigarrow K_i = \frac{K_p}{\alpha T_d} = \frac{K_p^2}{\alpha K_d}$

بلوک invertor در شکل ۴ را به صورت یک Matlab Function داریم.

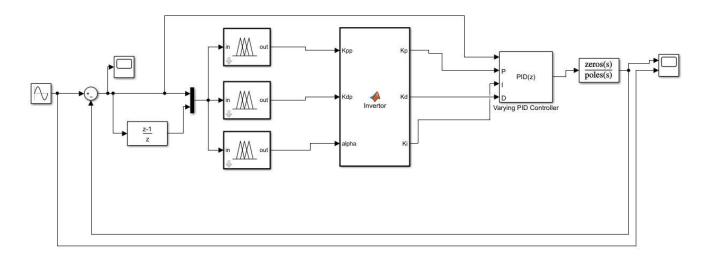


شکل۶- کد مربوط به Invertor

حال ضرایب بدست آمده از سیستم فازی و Invertor را به یک بلوک PID در متلب میدهیم و بعد از آن هم Plant را قرار میدهیم که در این آزمایش به شکل زیر است:

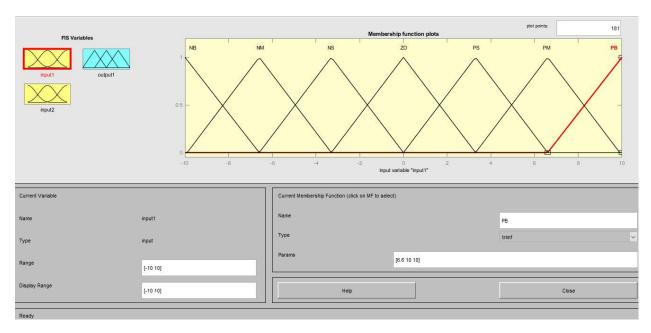
$$\frac{27}{s^3 + 7s^2 + 15s + 9}$$

بلوک دیاگرام نهایی در سیمولینک به صورت زیر است:



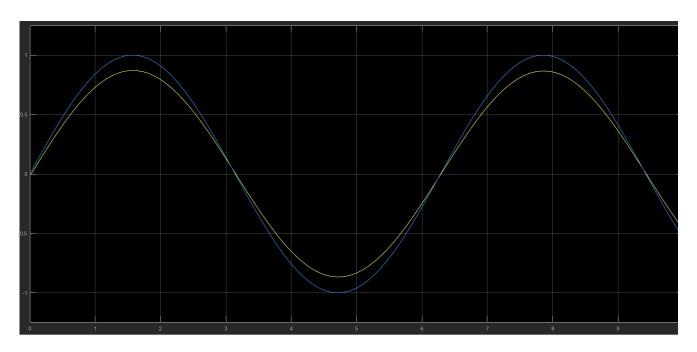
شکل۷- بلوک دیاگرام کلی سیستم در سیمولینک

Membership function های هر پارامتر نیز دقیقا همانند اطلاعات موجود در دستور کار پیاده سازی شد و برای نمونه، تابع عضویت خطا و مشتق آن در زیر آمده است:



شکل ۸- تابع عضویت خطای ورودی و مشتق آن

درنهایت خروجی کنترلر PID که به صورت فازی پیاده سازی شده است، با ورودی مقایسه می شود. به عنوان یک ورودی سینوسی، نمودار آبی در شکل زیر ورودی است و نمودار زرد هم خروجی سیستم است. همانطور که مشاهده می شود خروجی، ورودی را با خطای نسبتا قابل قبولی دنبال می کند. هرچند که واضح است که می توان با دقیقتر کردن نواحی توابع عضویت و حتی زیاد کردن آن دقت سیستم را بالا برد. شکل زیر شبیه سازی سیستم برای مدت ۱۰ ثانیه است.



شکل۹- مقایسه ورودی و خروجی بلوک دیاگرام شکل۷ با ورودی سینوسی با دامنه واحد