

تمرین شماره سه درس طراحی کامپیوتری سیستمهای دیجیتال (دکتر چشمیخانی)



مهلت تحویل: ۱۶ آذر ۱۴۰۱ – ساعت ۲۳:۵۹

۱. با توجه به تایپ متغیرهای زیر، تعیین کنید هرکدام از assignment های داده شده مجاز است یا خیر.

TYPE array1 IS ARRAY (7 DOWNTO 0) OF STD_LOGIC;

TYPE array2 IS ARRAY (3 DOWNTO 0, 7 DOWNTO 0) OF STD_LOGIC;

TYPE array3 IS ARRAY (3 DOWNTO 0) OF array1;

SIGNAL a: BIT;

SIGNAL b : STD_LOGIC;:

SIGNAL x : array1;

SIGNAL y: array2;

SIGNAL w: array3;

SIGNAL z : STD_LOGIC_VECTOR (7 DOWNTO 0);

- a) $a \le x(2)$;
- b) $b \le x(2)$;
- c) $b \le y(3,5)$;
- d) $b \le w(5)(3)$;
- e) $y(1)(0) \le z(7)$;
- f) $x(0) \le y(0,0)$;
- g) x <= "1110000";
- h) a <= "0000000";
- i) y(1) <= x;
- j) w(0) <= y;
- k) $w(1) \le (7=>'1', OTHERS=>'0');$
- l) $y(1) \le (0 = >'0', OTHERS = >'1');$
- m) w(2)(7 DOWNTO 0) <= x;
- n) $w(0)(7 DOWNTO 6) \le z(5 DOWNTO 4);$
- o) $x(3) \le x(5 \text{ DOWNTO } 5);$
- p) $b \le x(5 DOWNTO 5);$
- q) y <= ((OTHERS=>'0'), (OTHERS=>'0'), (OTHERS=>'0'), "10000001");
- r) $z(6) \le x(5)$;
- s) $z(6 DOWNTO 4) \le x(5 DOWNTO 3);$
- t) z(6 DOWNTO 4) <= y(5 DOWNTO 3);
- u) $y(6 DOWNTO 4) \le z(3 TO 5);$
- $v) \ v(0, 7 DOWNTO 0) <= z;$
- w) w(2,2) <= '1';

به نام خدا



تمرین شماره سه درس طراحی کامپیوتری سیستمهای دیجیتال (دکتر چشمیخانی)



مهلت تحویل: آذر ۱۴۰۱ - ساعت ۲۳:۵۹

۲. در این سوال قصد داریم یک حافظه ROM طراحی کنیم. برای اینکار شما باید:

الف) یک type جدید به نام rom بسازید. در این rom هر word یا خانه حافظه ۴ بیت است و در کل متشکل از هشت word است.

ب) یک کد VHDL بنویسید و داخل آن یک rom تعریف کرده و آن را به دلخواه خود مقداردهی کنید. کد شما باید یک آدرس را به عنوان ورودی گرفته و مقدار موجود در آن آدرس را خروجی دهد.

۳. با توجه به مقادیر داده شده در زیر، جاهای خالی را پر کنید.

SIGNAL a : **BIT** := '1';

SIGNAL b : BIT_VECTOR (3 DOWNTO 0) := "1100";

SIGNAL c : BIT_VECTOR (3 DOWNTO 0) := "0010";

SIGNAL d : BIT_VECTOR (7 DOWNTO 0);

SIGNAL e: INTEGER RANGE 0 TO 255;

SIGNAL f: INTEGER RANGE -128 TO 127;

- a) x1 <= a & c; -> x1 <= _____ مثال x1 <= "10010"
- b) x2 <= c & b; -> x2 <=
- c) x3 <= b XOR c; -> x3 <= _____
- d) x4 <= a NOR b(3); -> x4 <= _____
- e) x5 <= b sll 2; -> x5 <= _____
- f) x6 <= b sla 2; -> x6 <= _____
- g) x7 <= b rol 2; -> x7 <= _____
- h) x8 <= a AND NOT b(0) AND NOT c(1); -> x8 <= _____

به نام خدا



تمرین شماره سه درس طراحی کامپیوتری سیستمهای دیجیتال (دکتر چشمیخانی)



مهلت تحویل: آذر ۱۴۰۱ – ساعت ۲۳:۵۹

۴. یک سنسور در کنار خروجی روستا وجود دارد تا تشخیص دهد که آیا وسیله نقلیه ای در راه روستا وجود دارد یا خیر. اگر وسایل نقلیه در مسیر روستا شناسایی شوند، چراغ راهنمایی در بزرگراه به رنگ زرد و سپس قرمز می شود تا وسایل نقلیه از مسیر روستا بتوانند از بزرگراه عبور کنند. در غیر این صورت، چراغ راهنمایی در بزرگراه همیشه سبز است و چراغ راهنمایی در راه روستا همیشه قرمز است. مدت زمان برای نور زرد ۵ ثانیه و برای چراغ قرمز ۵ ثانیه است.

نكات:

- این سری تمرین به صورت گروهی میباشد، فرمت نامگذاری تمرین به صورت [StudentID1]-[StudentID2]- باشد.
 - درصورت مشاهده هرگونه تقلب، برای طرفین نمره صفر لحاظ میشود.
 - درصورت شکل گرفتن سوال و هرگونه مشکل لطفا در گروه تلگرامی درس به مطرح کردن آن بپردازید.
- تمرین را تا ۲۴ ساعت بعد از ددلاین میتوانید ارسال کنید، به ازای هر ساعت تاخیر، ۲ درصد پنالتی (در نهایت ۵۰ درصد) و پس از ۲۴ ساعت نمرهای به تمرین ارسالی تعلق نمی گیرد.
 - ارائه گزارش (توضیح مراحل کار و شبیهسازی) برای قسمتهای کدی این تمرین الزامی است.