Министерство образования и науки Российской Федерации

федеральное государственное автономное образовательное учреждение

высшего образования

«НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ ТОМСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»

Инженерная школа неразрушающего контроля и безопасности Отделение электронной инженерии

Направление подготовки «Биотехнические системы и технологии»

Курсовой проект «Машинка на радиоуправлении»

по дисциплине «Основы микропроцессорной техники»

Выполнил:	
студент гр. 1Д51	Ухов С. А.
Принял:	
ассистент	
отлеления электронной инженерии	Мусоров И.С.

Содержание

1.	Задание
2.	Введение Error! Bookmark not defined.
3.	Выбор и обоснование структурной схемы
4.	Расчет принципиальной схемы
5.	Алгоритм программы Error! Bookmark not defined.
6.	Код программы Error! Bookmark not defined.
7.	ЗаключениеЕг
	ror! Bookmark not defined.

Министерство образования и науки Российской Федерации Федеральное государственное автономное образовательное учреждение высшего образования

«НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ ТОМСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»

Отделение электронной инженерии
Зав. отделением П.Ф. Баранов
(подпись, дата)
ЗАДАНИЕ
на выполнение курсового проекта
по дисциплине «Основы микропроцессорной техники»
Студенту гр. <u>1Д51</u>
1 Тема курсового проекта <u>Машинка на радиоуправлении</u>
2 Срок сдачи студентом готовой работы <u>20.12.2018</u>
В Исходные данные к работе
 Напряжение питания – 9В. Радиомодуль NRF21L01. Предусмотреть кнопку сброса. При проектировании принципиальной схемы предусмотреть разъем для программирования микроконтроллера. Режим измерения – непрерывный.
4 Содержание пояснительной записки
Введение
Выбор и обоснование структурной схемы
Разработка принципиальной схемы
Алгоритм программы
Код программы
Экспериментальные результаты
Заключение
5 Дата выдачи задания на выполнение курсового проекта <u>27.09.2018</u>
Руководитель
И.С. Мусоров
Задание принял к исполнению

Введение

Дети с помощью игрушек познают мир, выражают свои чувства, увлекательно проводят досуг. Детские машинки, самолеты, танки, вертолеты на пульте управления дарят малышу незабываемые эмоции, развивают интеллектуальные, умственные и физические навыки.

С радиоуправляемыми моделями дети всех возрастов получают яркие эмоции, прививаются примитивные технические понятия, которые в будущем могут поспособствовать профориентации ребенка.

Что касается интеллектуального развития, то специалисты выделяют несколько основоположных факторов:

- расширение кругозора;
- развитие внимательности и догадливости;
- совершенствование мелкой моторики;
- развитие фантазии;
- тренировка логического мышления.

С помощью радиоуправляемых моделей можно заменить ребенку компьютер, создать достойные условия для проведения досуга на улице, а не в душном помещении. И главное, вдохновить детей на более близкое общение друг с другом.

1 Выбор и обоснование структурной схемы

Для реализации данного проекта был выбран радиомодуль NRF24L01. Модуль nRF24L01 — это цифровой приемник и передатчик, заключенный в одной маленькой микросхеме. Размер платы, на которой размещается микросхема составляет всего 15 х 29 мм. При помощи данного радиомодуля будет осуществлять передача от передатчика (пульта управления) к приемнику (машинке).

Описание модуля NRF24L01

Нельзя создать по-настоящему интересный проект, не дав возможность создания коммуникаций между различными элементами системы. Поэтому так важно выбрать правильную платформу для организации связи между модулями. NRF24I01 отлично подходит

NRF24l01 — это высокоинтегрированная микросхема с пониженным потреблением энергии (ULP) 2Мбит/с для диапазона 2,4 ГГц. При помощи модуля можно связать несколько устройств для передачи данных по радиоканалу. Можно объединить до семи приборов в одну общую радиосеть на частоте 2,4 ГГц, один из модулей будет выступать в роли ведущего, остальные — ведомые. Радиомодуль NRF24l01 стоит дешево, поэтому его можно встретить в самых разных проектах — от умного дома до различных самодельных роботов.

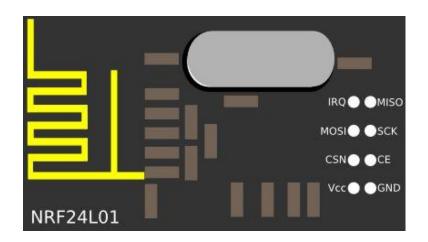
Характеристики nrf24l01

- Низкие затраты энергии;
- Наличие усовершенствованного ускорителя аппаратного протокола ShockBurst;
- Операционная система ISM;

- Скорость передачи данных 250 Кбит/с, 1 Мбит/с и 2 Мбит/с;
- Полная совместимость со всеми стандартными сериями nRF24L Nordic, а также сериями nRF24E и nRF240;
- Напряжение питания 3,3В;
- Рабочие температуры от -40C до 85C, температуры хранения от -40C до 125C;
- Дальность связи до 100 м.

Основой модуля служит nRF24L01+ производства компании Nordic Semiconductor. На микросхеме расположены все необходимые элементы и вилка разъема. По интерфейсу SPI можно произвести настройку протокола, установить выходную мощность и наладить каналы обмена данных.

Распиновка NRF24L01



Pucyнoк 1 - nRF24L01 +

Помимо выходов питания линии сигналов могут подключаться к контактам с питающим напряжением 5 В. Вход устройства, которое подключается к плате, должен потреблять ток не выше 10 мА.

Микросхема содержит следующие выходы:

GND – земля;

- VCC напряжение питания 3,3B
- СЕ высокий уровень микросхемы;
- CSN включение низкого уровня микросхемы. В этом случае устройство реагирует на SPI команды;
- SCK такт SPI, максимальное значение 10 МГц;
- MOSI передача информации от контроллера;
- MISO прием данных в контроллер;
- IRQ сигнал для аппаратного прерывания.

Организация питания nrf24l01

Во время запуска микроконтроллера могут возникнуть проблемы, которые связаны с тем, что не предусмотрена нужная сила тока в модуле питания 3,3 В. Из-за этого могут возникнуть помехи, мешающие стабильной работе. Обычно подобные трудности появляются, когда используются платы Arduino Uno, Nano, Mega, то есть в тех, в которых не хватает мощности. Для приведенных видов плат на пины подается небольшой ток 50 мА.

Существует несколько методов решения этой проблемы:

- Подключение конденсатора к микросхеме на 3, 3 B(+) и землю GND (-). Емкость лучше выбирать 10 мкФ и более.
- Дополнительный источник напряжения на 3,3 В.
- Разработка отдельной платы, установка на нее модуля nRF24L01 и добавление конденсаторов на 1 и 10 мкФ.
- Применение YourDuinoRobo1, который обладает дополнительным регулятором на 3,3 В.

Для согласованной работы радиомодуля NRF24L01 и машинки на радиоуправлении используются микроконтроллеры STM8S. Данные микроконтроллеры будут как в приёмнике, так и в передатчике.

Описание отладочной платы TM8SVLDISCOVERY



Рисунок 3 - Отладочная плата STM8SVLDISCOVERY.

STM8SVLDISCOVERY — недорогой отладочный комплект для начала работы с новой линейкой микроконтроллеров <u>STM8S</u> «Value Line» от STMicroelectronics. Отличительная особенность комплекта — полноценный инструментарий, состоящий из двух частей — целевого микроконтроллера **STM8S003K3T6** с необходимой для работы обвязкой и встроенный программатор-отладчик <u>ST-Link</u>.

Для начала работы разработчику нужно только подключить STM8SVLDISCOVERY к USB-порту персонального компьютера. В дальнейшем, комплект может использоваться в качестве программатора-отладчика для собственных разработок.

Ключевые особенности STM8SVLDISCOVERY:

- Встроенный ST-Link, интерфейс SWIM
- Микроконтроллер STM8S003K3T6, 8 Кб Flash, 1 Кб SRAM, 128 байт EEPROM
- Выбор источника питания 5 В или 3.3 В
- Пользовательская кнопка В1
- Два светодиода LD1 и LD2
- Выводы микроконтроллера выведены на разъемы
- Контактная область для запайки компонентов

Для работы управления и привода используем микросхема L293D имеет DIP корпус с 16-ю выводами.

Описание микросхемы L293D.

Схема выводов ниже.

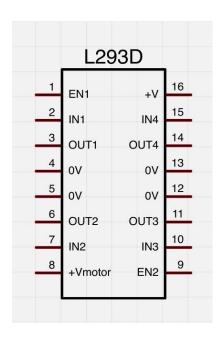


Рисунок 4 - Микросхема L293D имеет DIP корпус с 16-ю выводами

Помним, что отсчет выводов ведется против часовой стрелки и начинается от выемки в корпусе микросхемы.

- +V питание микросхема, 5B;
- +Vmotor питание двигателей, до 36B;
- 0V земля;
- En1, En2 выводы включения/выключения H-мостов;
- In1, In2 управляющие выводы первого H-моста;
- Out1, Out2 выводы для подключения первого двигателя;
- In3, In4 управляющие выводы второго H-моста;
- Out3, Out4 выводы для подключения второго двигателя.

Выводы En1 и En2 служат для отключения или включения мостов. Если мы подаем 0 на En, соответствующий мост полностью выключается и двигатель перестает вращаться. Эти сигналы пригодятся нам для управления тягой двигателя при помощи ШИМ сигнала.

В качестве кнопок используем VE059

Описание VE059

Тип: PBS-33B

Размер отверстия: 12 мм

Максимальное напряжение: 12 В

Номинальный тепловой ток: 1 (А).

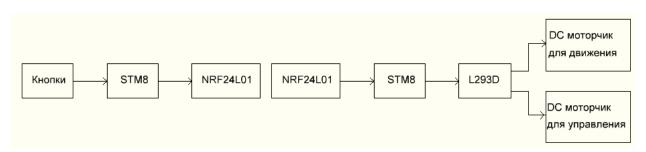


Рисунок 5 - Структурная схема радиоуправляемой машинки.

Расчет принципиальной схемы

Расчет резисторов:

1) Резистор R1 – резистор на входе сброса микрокооллера, его рекомендуемое сопротивление 55 кОм.

Примем из ряда E24: R1 = 56 кОм \pm 5%.

Мощность рассеивания:

$$Pr1 = \frac{U\Pi \Pi T^2}{R1} = \frac{5^2}{56000} = 0,00044 \text{ BT}$$

Выберем R1 из справочника: CF-25 (C1-4) 0,25 Вт, 56 кОм, 5%

Расчет конденсаторов:

3) Резисторы R2-R5 – постоянные токоограничивающие резисторы, их рекомендуемое сопротивление 2 кОм.

Мощность рассеивания:

$$Pr = \frac{U\pi\mu\tau^2}{R} = \frac{5^2}{2000} = 0.0125 \text{ BT}$$

Выберем R2-R5 из справочника: CF-25 (C1-4) 0,25 Вт, 2 кОм, 5%. Расчет конденсаторов:

1) Конденсатор С1 – конденсатор на входе сброса микроконтроллера, его рекомендуемая емкость 0,1 мк Φ .

Выберем С1 из справочника: К73-17, 0,1 мкФ, 63 В, 5%.

2) Конденсаторы С2, С3 – конденсаторы в схеме включения стабилизатора.

Конденсатор С2 на входе необходим для ликвидации высокочастотных помех при подаче входного напряжения, его рекомендуемая емкость 0,33 мкФ. Конденсатор С3 на выходе стабилизатора обеспечивает стабильность блока питания при резком изменении тока нагрузки, а также уменьшает степень пульсаций, его рекомендуемая емкость 0,1 мкФ.

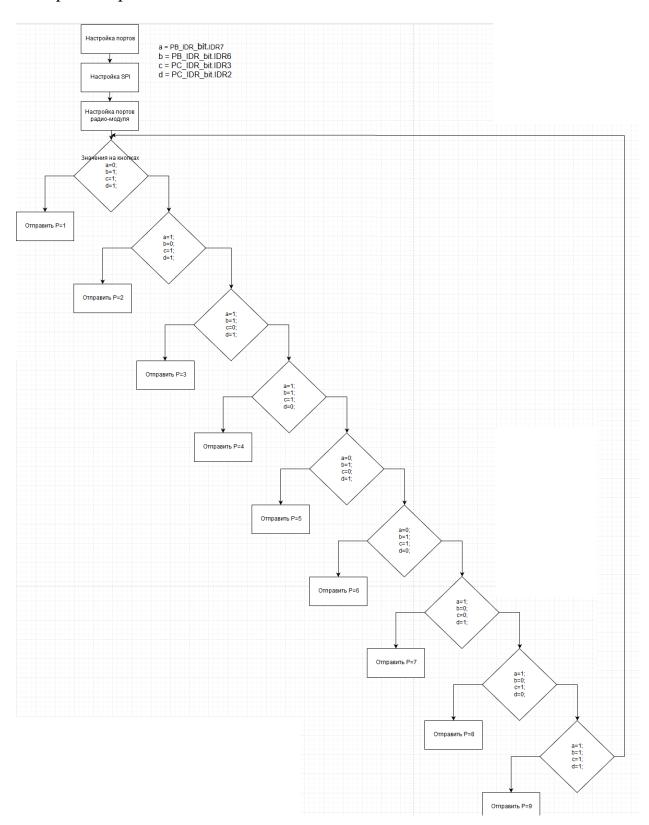
Выберем С2 и С3 из справочника: К73-17, 0.33 мкФ, 63 В, 5% и К73-17, 0.1 мкФ, 63 В, 5% соответственно.

3) С4 — конденсатор на входе питания микроконтроллера, его рекомендуемая емкость 0,1-2,2 мк Φ .

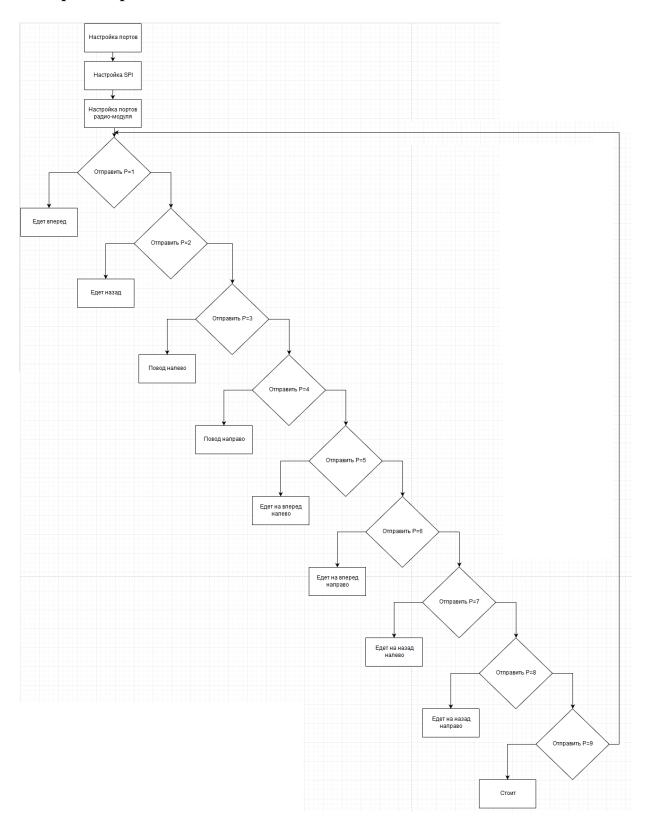
Выберем С4 из справочника: К73-17, 0.33 мкФ, 63 В, 5%.

Алгоритм программы.

Алгоритм передатчика:



Алгоритм приемника:



Код программы

Код передатчика:

```
#include "iostm8s003k3.h" // передатчик
#include "nRF24L01.h"
void interruptSend_init(void); //объявление
                                              подпрограммы
                                                                  настройки
//прерываний
#pragma vector=0x06
__interrupt void EXTI_PC7(void); //имя вектора внешнего прерывания порта D
int i, j,k,ret, a, b=5, c1, c2, c3, c4, c5, d1, d2, d3, d4, d5, P,K;
int spi_send (int data);
int main( void )
                          //основная программа
  // настройка портов
  PC\_DDR\_bit.DDR7 = 0;
                           //exod
 PC\_CR1\_bit.C17 = 0; // дифференциальный вход
 PC\_CR2\_bit.C27 = 0; //запретить внешние прерывани\alpha
 PC\_DDR\_bit.DDR6 = 1;
                            //выход
 PC\_CR1\_bit.C16 = 1; // дифференциальный выход
 PC\_CR2\_bit.C26 = 1; //запретить внешние прерывани<math>\alpha
```

```
PC\_DDR\_bit.DDR5 = 1;
                          //выход
 PC\_CR1\_bit.C15 = 1; // дифференциальный выход
 PC\_CR2\_bit.C25 = 1; //запретить внешние прерывани
PC\_DDR\_bit.DDR4 = 1; //выход CE // разрешает начало команды
 PC_{CR1}_bit.C14 = 1; //дифференциальный выход
 PC\_CR2\_bit.C24 = 1; //запретить внешние прерывани\square
 PC\_ODR\_bit.ODR4 = 0; //CE
PE DDR bit.DDR5 = 1;
                          //режим ввода(0) или вывода(1)
 PE\_CR1\_bit.C15 = 1; //DDR = 0:0 - плавающий; 1 - c нат\squareгиванием; DDR = 1:
0 - открытый стой; 1 - двунаправленное управление;
PE CR2 bit. C25 = 1; // DDR=0: 0 - прер откл; 1 - прер вкл; DDR=1: 0 - 2\hbar vu;
1 - 10ħvu;
PE_ODR_bit.ODR5 = 1; //NSS 1
 PD\_DDR = 0xFF;
                     //выход
 PD\_CR1 = 0xFF;
                     //дифференциальный выход
 PD CR2 = 0xFF;
                     //запретить внешние прерывани¤
 SPI\_CR2 = 0x00;
 SPI\_ICR = 0x00;
 SPI SR = 0x00;
```

```
SPI\_CRCPR = 0x07;
SPI\_CR1\_bit.BR = 2;
SPI\_CR2\_bit.SSM=1;
SPI_CR2_bit.SSI=1;
SPI_CR1_bit.MSTR=1;
for(i=0;i<90;i++);
SPI_CR1_bit.SPE=1;
interruptSend_init();
//настройка регистров радио-модуля
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_EN_AA_REG | 0x20); //W_r
spi_send (0x00);
PE\_ODR\_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_EN_RXADDR_REG | 0x20); //W_r
spi_send (0x01);
PE\_ODR\_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_SETUP_AW_REG | 0x20); //W_r
```

```
spi_send (0x03);
PE\_ODR\_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_SETUP_RETR_REG | 0x20); //W_r
spi_send (0x00);
PE\_ODR\_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_RF_CH_REG | 0x20); //W_r
spi\_send(0x40);
PE\_ODR\_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_RF_SETUP_REG | 0x20); //W_r
spi\_send (0x0F);
PE\_ODR\_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_RX_PW_P0_REG | 0x20); //W_r
spi_send (0x01);
PE\_ODR\_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
```

```
spi_send (nRF24L01_CONFIG_REG | 0x20); //W_r
 spi send (0x03); // \partial n\alpha передатчика 02, \partial n\alpha приемника 03
 PE\_ODR\_bit.ODR5 = 1;
for(j=0; j<800; j++); //>5mc
 //конец настройки регистров радио-модуля
for(j=0; j<30000; j++); //>>5mc
 PC_ODR_bit.ODR4 = 1; //CE
 while (1)
int spi_send (int data)
 SPI_DR=data;
 while (SPI_SR_bit.TXE==0);//ждать, пока данные DR отправmcm
 while (SPI SR bit.RXNE==0);//ждать окончани\alpha передачи
 ret=SPI_DR;
 return ret;
//подпрограмма настройки прерываний
void interruptSend_init(void)
```

```
EXTI_CR1/=0x80;
 asm("rim");
                 //глобальное разрешение прерываний
 PB\_DDR\_bit.DDR4 = 0;
                            //exod
 PB\_CR1\_bit.C14 = 0; // дифференциальный вход
 PB\_CR2\_bit.C24 = 1; //разрешить внешние прерывани<math>\square
//обработчик прерывания
__interrupt void EXTI_PC7(void)
{
 PE\_ODR\_bit.ODR5 = 0;
 spi_send (0x07); //R_r
 b=spi\_send\ (0xFF);
 PE\_ODR\_bit.ODR5 = 1;
  PC_ODR_bit.ODR4 = 0; //CE
  PE\_ODR\_bit.ODR5 = 0;
  spi send (0x61); //считать полученный пакет
  P = spi\_send (0xff);
  PE\_ODR\_bit.ODR5 = 1;
  PC_ODR_bit.ODR4 = 1; //CE
```

```
PE\_ODR\_bit.ODR5 = 0;
spi\_send (0x07| 0x20); //обнулить флаг приема
spi_send (0x40);
PE\_ODR\_bit.ODR5 = 1;
switch (P)
case 1:
  K=0x20;
  PD\_ODR=K;
  break;
case 2:
  K=0x10;
  PD\_ODR=K;
  break;
case 3:
  K=0x04;
  PD\_ODR=K;
  break;
case 4:
  K = 0x08;
  PD\_ODR=K;
  break;
case 5:
```

```
K=0x24;
  PD\_ODR=K;
 break;
case 6:
  K=0x28;
 PD\_ODR=K;
 break;
case 7:
 K=0x18;
 PD\_ODR=K;
  break;
case 8:
  K = 0x00;
  PD\_ODR=K;
  break;
case 15:
  K = 0x00;
 PD\_ODR=K;
 break;
```

Код приемника:

```
#include "iostm8s003k3.h" // передатчик
#include "nRF24L01.h"
void interruptSend_init(void); //объявление
                                             подпрограммы
                                                                 настройки
//прерываний
#pragma vector=0x06
__interrupt void EXTI_PC7(void);
     //имя вектора внешнего прерывания //порта D
int i, j,k,ret, a, b=5,s,z1,z2,z3,z4,z5,y1,y2,y3,y4,y5;
int spi_send (int data);
int main(void)
                          //основная программа
{
 // настройка портов
 PC\_DDR\_bit.DDR7 = 0;
                            // exo \partial
 PC\_CR1\_bit.C17 = 0; // дифференциальный вход
 PC\_CR2\_bit.C27 = 0; //запретить внешние прерывания
 PC\_DDR\_bit.DDR6 = 1; //выход
 PC\_CR1\_bit.C16 = 1; // дифференциальный выход
 PC\_CR2\_bit.C26 = 1; //запретить внешние прерывания
 PC\_DDR\_bit.DDR5 = 1; //выход
 PC\_CR1\_bit.C15 = 1; // дифференциальный выход
```

```
PC\_CR2\_bit.C25 = 1; //запретить внешние прерывания
```

```
PC\_DDR\_bit.DDR4 = 1;
                          //выход СЕ // разрешает начало команды
 PC\_CR1\_bit.C14 = 1; // дифференциальный выход
 PC\_CR2\_bit.C24 = 1; //запретить внешние прерывания
 PE\_DDR\_bit.DDR5 = 1; //peжим ввода(0) или вывода(1)
 PE\_CR1\_bit.C15 = 1; //DDR = 0: 0 - плавающий; 1 - c натягиванием; DDR = 1:
0 - открытый стой; 1 - двунаправленное управление;
PE\_CR2\_bit.C25 = 1; // DDR=0:0 - прер откл; 1 - прер вкл; DDR=1:0 - 2\hbar vu;
1 - 10ħvu;
PE ODR bit.ODR5 = 1; //NSS 1
 SPI\_CR2 = 0x00;
 SPI\_ICR = 0x00;
 SPI\_SR = 0x00;
 SPI\_CRCPR = 0x07;
 SPI\_CR1\_bit.BR = 2;
 SPI\_CR2\_bit.SSM=1;
 SPI_CR2_bit.SSI=1;
 SPI_CR1_bit.MSTR=1;
for(i=0;i<90;i++);
 SPI\_CR1\_bit.SPE=1;
```

```
interruptSend_init();
//настройка регистров радио-модуля
 PE\_ODR\_bit.ODR5 = 0;
 spi_send (nRF24L01_CONFIG_REG | 0x20); //W_r
 spi send (0x02); // \partial n^{\square} передатчика 02, \partial n^{\square} приемника
 PE_ODR_bit.ODR5 = 1;
 for(j=0; j<800; j++); //>5mc
 PE\_ODR\_bit.ODR5 = 0;
 spi_send (nRF24L01_EN_AA_REG | 0x20); //W_r
 spi\_send(0x00);
 PE\_ODR\_bit.ODR5 = 1;
 PE\_ODR\_bit.ODR5 = 0;
 spi_send (nRF24L01_EN_RXADDR_REG | 0x20); //W_r
 spi_send (0x01);
 PE\_ODR\_bit.ODR5 = 1;
 PE\_ODR\_bit.ODR5 = 0;
 spi_send (nRF24L01_SETUP_AW_REG | 0x20); //W_r
 spi_send (0x03);
 PE\_ODR\_bit.ODR5 = 1;
```

```
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_SETUP_RETR_REG | 0x20); //W_r
spi_send (0x00);
PE\_ODR\_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_RF_CH_REG | 0x20); //W_r
spi_send (0x40);
PE\_ODR\_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_RF_SETUP_REG | 0x20); //W_r
spi\_send(0x0F);
PE_ODR_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_RX_PW_P0_REG | 0x20); //W_r
spi_send (0x01);
PE\_ODR\_bit.ODR5 = 1;
//конец настройки регистров радио-модуля
PE\ ODR\ bit.ODR5 = 0; //считать флаг прерывания
spi_send (0x07); //R_r
```

```
a=spi send (0xff); //такты, во врем\alpha которых идет считывание из NRF
PE\_ODR\_bit.ODR5 = 1;
//проверка мифов
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_RX_ADDR_P0_REG); //W_r
z1 = spi\_send(0xff);
z2=spi\_send (0xff);
z3=spi\_send (0xff);
z4=spi_send (0xff);
z5=spi\_send\ (0xff);
PE\_ODR\_bit.ODR5 = 1;
PE\_ODR\_bit.ODR5 = 0;
spi_send (nRF24L01_TX_ADDR_REG); //W_r
y1=spi\_send (0xff);
y2=spi\_send (0xff);
y3=spi\_send (0xff);
y4=spi\_send (0xff);
y5=spi\_send (0xff);
PE\_ODR\_bit.ODR5 = 1;
while (1)
```

```
/*
 for(j=0; j<800; j++); //>5mc
 PE\_ODR\_bit.ODR5 = 0;
 spi_send (0x20); //W_r
 spi_send (0x18); //что записать
 PE\_ODR\_bit.ODR5 = 1;
 PE\_ODR\_bit.ODR5 = 0;
 spi\_send(0x00); //R\_r
 j=spi send (0xff); //такты, во врем\alpha которых идет считывание из NRF
 PE_ODR_bit.ODR5 = 1;*/
//Привод
 // Bnepeд
 if ((PB_IDR_bit.IDR7 == 0) && (PB_IDR_bit.IDR6 == 1) &&
(PC_IDR_bit.IDR3 == 1) && (PC_IDR_bit.IDR2 == 1))
  {
  PE\_ODR\_bit.ODR5 = 0;
  spi send (nRF24L01 W TX PAYLOAD); //R для отправки
  PE\_ODR\_bit.ODR5 = 1;
  PC\_ODR\_bit.ODR4 = 1;
```

```
for (j=0;j<700;j++);
  /* PC_ODR_bit.ODR4 = 1;
  for(j=0; j<800; j++);*/
   PC\_ODR\_bit.ODR4 = 0;
  }
 // Назад
  else \ if \ ((PB\_IDR\_bit.IDR7 \ == \ 1) \ \&\& \ (PB\_IDR\_bit.IDR6 \ == \ 0) \ \&\&
(PC\_IDR\_bit.IDR3 == 1) \&\& (PC\_IDR\_bit.IDR2 == 1))
  {
   PE\_ODR\_bit.ODR5 = 0;
   spi_send (nRF24L01_W_TX_PAYLOAD); //R_для отправки
   spi send
                (0x02);
                                  mo,
                                           что
                                                            отправляем
                                                    Mbl
PE\_ODR\_bit.ODR5 = 1;
   PC\_ODR\_bit.ODR4 = 1;
  for(j=0; j<700; j++);
   PC\_ODR\_bit.ODR4 = 0;
  //лево
  else if ((PB_IDR_bit.IDR7 == 1) && (PB_IDR_bit.IDR6 == 1) &&
(PC\_IDR\_bit.IDR3 == 0) \&\& (PC\_IDR\_bit.IDR2 == 1))
  {
   PE\_ODR\_bit.ODR5 = 0;
   spi_send (nRF24L01_W_TX_PAYLOAD); //R_для отправки
```

```
(0x03);
   spi send
                                  mo,
                                          что
                                                           отправляем
                                                   Mbl
приемнику!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!!
   PE\_ODR\_bit.ODR5 = 1;
   PC\_ODR\_bit.ODR4 = 1;
  for(j=0; j<800; j++);
   PC\_ODR\_bit.ODR4 = 0;
  }
  // право
  else if ((PB_IDR_bit.IDR7 == 1) && (PB_IDR_bit.IDR6 == 1) &&
(PC\_IDR\_bit.IDR3 == 1) \&\& (PC\_IDR\_bit.IDR2 == 0))
  {
   PE\_ODR\_bit.ODR5 = 0;
   spi_send (nRF24L01_W_TX_PAYLOAD); //R_для отправки
   spi send
               (0x04);
                        //
                                  mo,
                                          что
                                                   Mbl
                                                           отправляем
PE\_ODR\_bit.ODR5 = 1;
   PC\_ODR\_bit.ODR4 = 1;
  for(j=0; j<800; j++);
   PC\_ODR\_bit.ODR4 = 0;
  }
  //вперед лево
  else if ((PB_IDR_bit.IDR7 == 0) && (PB_IDR_bit.IDR6 == 1) &&
(PC\_IDR\_bit.IDR3 == 0) \&\& (PC\_IDR\_bit.IDR2 == 1))
  {
   PE\_ODR\_bit.ODR5 = 0;
```

```
spi_send (nRF24L01_W_TX_PAYLOAD); //R_для отправки
               (0x05);
   spi send
                                mo.
                                        что
                                                 МЫ
                                                        отправляем
PE\_ODR\_bit.ODR5 = 1;
   PC\_ODR\_bit.ODR4 = 1;
  for(j=0; j<800; j++);
   PC\_ODR\_bit.ODR4 = 0;
  // вперед право
  else if ((PB\_IDR\_bit.IDR7 == 0) \&\& (PB\_IDR\_bit.IDR6 == 1) \&\&
(PC\_IDR\_bit.IDR3 == 1) && (PC\_IDR\_bit.IDR2 == 0))
  {
   PE\_ODR\_bit.ODR5 = 0;
   spi_send (nRF24L01_W_TX_PAYLOAD); //R_для отправки
   spi send
               (0x06);
                                mo,
                                                        отправляем
                                        что
                                                 Mbl
PE\_ODR\_bit.ODR5 = 1;
   PC\_ODR\_bit.ODR4 = 1;
  for(j=0; j<800; j++);
   PC\_ODR\_bit.ODR4 = 0;
  }
  //назад лево
  else if ((PB_IDR_bit.IDR7 == 1) && (PB_IDR_bit.IDR6 == 0) &&
(PC\_IDR\_bit.IDR3 == 0) \&\& (PC\_IDR\_bit.IDR2 == 1))
  {
```

```
PE\_ODR\_bit.ODR5 = 0;
  spi_send (nRF24L01_W_TX_PAYLOAD); //R_для отправки
  spi send
              (0x07);
                         //
                               mo,
                                       что
                                               Mbl
                                                       отправляем
PE\_ODR\_bit.ODR5 = 1;
  PC\_ODR\_bit.ODR4 = 1;
  for(j=0; j<800; j++);
  PC\_ODR\_bit.ODR4 = 0;
 //назад право
  else if ((PB_IDR_bit.IDR7 == 1) && (PB_IDR_bit.IDR6 == 0) &&
(PC\_IDR\_bit.IDR3 == 1) \&\& (PC\_IDR\_bit.IDR2 == 0))
  ſ
  PE\_ODR\_bit.ODR5 = 0;
  spi_send (nRF24L01_W_TX_PAYLOAD); //R_для отправки
              (0x08);
  spi send
                               mo.
                                       что
                                                       отправляем
                                               МЫ
PE\_ODR\_bit.ODR5 = 1;
  PC\_ODR\_bit.ODR4 = 1;
  for(j=0; j<800; j++);
  PC\_ODR\_bit.ODR4 = 0;
 // npocmo cmoum
 else if ((PB_IDR_bit.IDR7 == 1) && (PB_IDR_bit.IDR6 == 1) &&
(PC_IDR_bit.IDR3 == 1) && (PC_IDR_bit.IDR2 == 1))
```

```
PE\_ODR\_bit.ODR5 = 0;
   spi_send (nRF24L01_W_TX_PAYLOAD); //R_для отправки
   spi send
               (0x0F);
                                 тo,
                                          что
                                                           отправляем
                                                   Mbl
PE\_ODR\_bit.ODR5 = 1;
   PC\_ODR\_bit.ODR4 = 1;
   for(j=0; j<800; j++);
   PC\_ODR\_bit.ODR4 = 0;
  }
int spi_send (int data)
 SPI_DR=data;
 while (SPI_SR_bit.TXE==0);//ждать, пока данные DR отправmcm
 while (SPI SR bit.RXNE==0);//ждать окончани\alpha передачи
 ret=SPI_DR;
 return ret;
//подпрограмма настройки прерываний
void interruptSend_init(void)
```

```
EXTI\_CR1/=0x80;
 asm("rim");
                 //глобальное разрешение прерываний
 PB\_DDR\_bit.DDR4 = 0;
                            //exod
 PB\_CR1\_bit.C14 = 0; // дифференциальный вход
 PB\_CR2\_bit.C24 = 1; //разрешить внешние прерывани<math>\square
//обработчик прерывания
__interrupt void EXTI_PC7(void)
{
 PC\_ODR\_bit.ODR4 = 0;
 PE\ ODR\ bit.ODR5 = 0; //обнулить флаг прерывания
 spi_send (0x27); //W_r
 spi send (0x2E); //запись пред значения регистра для обнуления флага
завершения отправки
 PE\_ODR\_bit.ODR5 = 1;
 PE\ ODR\ bit.ODR5 = 0; //считать флаг прерывания
 spi_send (0x07); //R_r
 a=spi send (0xff); //mакты, во врем\alpha которых идет считывание из NRF
 PE\_ODR\_bit.ODR5 = 1;
}
```

Заключение

В результате выполнения данного курсового проекта была изучена работа микроконтроллера STM8S003K3, его работа с периферийными устройствами такими как DC моторчики, радио-модулем nRF24L01+ и драйвером L293D.

Изучены периферические устройства DC моторчики, радио-модулем nRF24L01+ и драйвером L293D, их архитектура, настройка и принципы работы.

В результате была сделана машинка на пульте управления, которая работает на основе STM8S003K3, и передача сигнала между передатчиком и приемником осуществляется при помощи nRF24L01+. Разработан принцип заботы, радиоуправления — в зависимости от комбинаций сигналов на портах подключенных к кнопкам управления машинка двигается в определенном направлении.