**Programa Institucional de Bolsas de Iniciação Científica – PIBIC**

**RELATÓRIO FINAL**

IDENTIFICAÇÃO DO PROJETO

Título do Projeto:\_\_ Automação De Sistemas Elétricos De Potência Com Dispositivos Eletrônicos Inteligentes\_\_

Local de Realização (Unidade/Instituto/Departamento/Laboratório): Escola de Engenharia / Universidade Federal Fluminense / Departamento de Engenharia Elétrica / Laboratório de Eletrônica \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Endereço: Rua Passo da Pátria, 156 – Bloco E, Sala 420A\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Bairro: São Domingos\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ Cidade: Niterói\_\_\_\_\_\_\_\_\_\_\_ \_\_UF:\_RJ\_\_ \_CEP:24210-240\_\_\_\_\_\_\_\_\_\_\_\_\_\_

# **Matrícula:**.\_\_\_\_\_\_\_.\_\_\_\_\_\_\_-\_\_\_\_ **C.R.:** \_\_\_\_\_\_\_\_

Curso: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

DADOS DO ORIENTADOR

Nome: Rainer Zanghi\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Matrícula Siape:\_2393115\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_CPF:034205097-40\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Endereço: \_Rua Passo da Pátria, 156 – Bloco D, Sala 421\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Bairro:\_São\_Domingos\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_Cidade:\_Niterói\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_UF:\_RJ\_\_\_\_\_\_\_\_\_\_\_\_CEP:\_24210-240\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_E-mail:\_rzanghi@id.uff.br\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ Telefone 1: (21\_\_) 2629-5471\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_Telefone 2: (\_\_\_\_\_)\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

DADOS DO BOLSISTA

Nome: Lucas Abdalla Menezes\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Matrícula: 116.038.019\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_CPF:171.509.847-11\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_CR:6.9\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Curso/Departamento/Instituto: Engenharia Elétrica/ Departamento de Engenharia Elétrica – TEE/ Universidade Federal Fluminense - UFF \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Endereço: Rua Santa Rosa 91, Apto. 906\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Bairro:\_Santa\_Rosa\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_Cidade:Niterói\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_UF:RJ\_\_\_\_\_\_\_\_\_\_\_\_\_\_CEP:24240225\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ Email:lucasabdalla@id.uff.br\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_Telefone1:(21)971475033\_\_\_\_\_\_\_\_\_

##### 

**1. TÍTULO**

AUTOMAÇÃO DE SISTEMAS ELÉTRICOS DE POTÊNCIA COM DISPOSITIVOS ELETRÔNICOS INTELIGENTES

**2. INTRODUÇÃO**

Non-Intrusive Load Monitoring (NILM) ou Desagregação de Cargas — do inglês Load Disaggregation —, é o nome dado ao reconhecimento das cargas operantes de um circuito, por meio da análise das curvas de corrente e tensão, que são entregues a ele [1].

As discussões acerca de métodos para a conscientização e redução do desperdício de energia elétrica, são crescentes no contexto atual. Com o foco na área de eficiência energética e estudo de Smart Grids (redes elétricas inteligentes), esse projeto estuda a possibilidade de implementação de tecnologias de baixo custo, que sejam capazes de monitorar a rede de maneira não intrusiva. Esta pesquisa, diferentemente de [2], [3] trata-se de um estudo que foca na capacidade de dispositivos computacionais econômicos (normalmente micro controladores), de reconhecer e agrupar diferentes sinais presentes na rede.

Como mostrado por [4], os consumidores finais, mostram-se mais sensíveis a mudanças no hábito de consumo, quando conseguem visualizar seus gastos em tempo real, ao invés da maneira tradicional, a cada 30 dias. Por esses motivos, o uso de técnicas de NILM, mostra-se adequado para essa visualização de dados.

Segundo [5], existem diversos algoritmos e abordagens para realizar a desagregação das cargas, e esses podem ser divididos em quatro etapas. A primeira, consiste na detecção dos eventos. Com base nas variações da corrente que alimenta o circuito, pode-se identificar quando uma carga troca de estado Ligado para Desligado, ou vice-versa. Na segunda etapa, após a identificação de um novo evento, o sinal de corrente começa a ser armazenado e avaliado, até o término do evento. Considera-se o fim do evento quando é atingido um novo estado de regime permanente. Na terceira, é feita uma triagem desses eventos; onde aqueles com características similares, enquadram-se em um grupo, e eventos do mesmo grupo, correspondem à mesma carga. Por fim, é mostrado para o consumidor a energia consumida por cada carga em tempo real.

Nesse contexto, na primeira parte da pesquisa, descrita nesse relatório parcial, serão detalhadas as etapas de elaboração do ambiente de testes que será usado para as medições; criação do esquema do circuito para medição da corrente instantânea da rede; e desenvolvimento de um código para cálculo de seu valor com disponibilização em rede Ethernet para sua futura utilização na classificação das cargas.

**3. METODOLOGIA**

Etapa 1:

A primeira etapa do projeto foi destinada ao estudo de bibliografias recomendadas pelo orientador, sobre alguns aspectos iniciais que viriam a ser encontrados durante o desenvolvimento da pesquisa. Foram explorados os seguintes temas em artigos científicos, Teses e trabalhos de conclusão de curso de graduação: Técnicas para medição de corrente de maneira não intrusiva em sistemas de distribuição de energia elétrica e tipos de algoritmos da inteligência computacional para identificação de padrões. Após uma pesquisa feita em portais de publicações científicas (Springer Link, Science Direct, IEEE Xplore e Periódicos Capes), foram encontrados 814 artigos de conferências e revistas sobre a Desagregação de Cargas, publicados desde 1992. Mesmo com esse número expressivo de publicações sobre o tema, pouco foi discutido sobre a implementação de algoritmos e técnicas NILM para sistemas embarcados. Usando essas mesmas plataformas de pesquisa, foram encontrados apenas 117 trabalhos com as palavras chave "NILM" e "embedded" no contexto das Engenharias (filtrando com a palavra chave "-cytology"). Sendo os artigos [1] – [6], os mais relevantes para essa parte inicial do estudo.

Etapa 2:

Nessa etapa, foi iniciado o desenvolvimento do artigo sobre o uso de sistemas embarcados de baixo custo para o monitoramento não intrusivo de cargas ou NILM (do inglês Non-Intrusive Load Monitoring). Além do estudo de outras bibliografias para investigar os requisitos mínimos de software e hardware do sistema para o tratamento dos dados, de maneira que a proposta de reconhecimento de cargas não fosse afetada.

Etapa 3:

Na terceira etapa, foram estudadas plataformas computacionais de baixo custo disponíveis no mercado e sua aderência aos requisitos mínimos de software e hardware escolhidos na etapa anterior. Foi feito também, o projeto do circuito para medições de corrente, incluindo a seleção de componentes para montagem do circuito.

Etapa 4:

Nessa etapa, foi feita a montagem de um protótipo do circuito projetado, e iniciada a elaboração de um código que possa ser reaproveitado para os demais dispositivos que serão testados. Esse código é responsável por fazer a aferição de corrente de uma malha do circuito, e então faz o cálculo do seu valor RMS para cada instante, dado um certo tempo de amostragem.

Etapa 5:

Essa etapa do projeto foi destinada ao estudo de bibliografias e técnicas de como seria feita a criação da base de dados para o treinamento do algoritmo de classificação. Esse algoritmo de classificação, será introduzido no código do ESP32. O algoritmo em questão será utilizado recorrentemente para garantir que o reconhecimento das cargas aconteça periodicamente.

Etapa 6:

Nessa etapa, foi iniciado o desenvolvimento de um aplicativo para celular e uma alternativa para Web, que façam consultas periódicas ao ESP 32 e preparem as informações para o armazenamento na base de dados. As duas implementações foram feitas visando uma fácil interação com o usuário facilitando o processo de captura de valores de corrente. Essas implementações serão responsáveis de gerar arquivos de tabelas permitindo uma melhor integração com diferentes sistemas e ferramentas.

Etapa 7:

Na terceira etapa, foram estudados modelos de classificadores e formas de treinamentos desses para a identificação das cargas testadas. Modelagens como RNN, RCNN e MLP foram estudadas, a fim de selecionar a mais adequada e que respeite as limitações do dispositivo embarcado. Além disso, foram estudadas as formas que os dados seriam passados para o classificador, e a topologia do algoritmo pensando ainda nos recursos computacionais oferecidos pelo microcontrolador.

Etapa 8:

Nessa etapa, foi criado um classificador que é responsável pela identificação de cargas. Esse classificador foi criado utilizando uma biblioteca em Python específica para aprendizado de máquina, Scikit-Learn. A base de dados foi criada analisando seus parâmetros pelo software de mineração de dados e aprendizado de máquina, Weka. E por fim o classificador gerado foi replicado para C++ e então implementado no microcontrolador.

**4.RESULTADOS**

**4.1 Elaboração do ambiente de testes.**

Após estudados métodos de extração dos valores de corrente, o primeiro passo foi montar uma esquemática do ambiente de testes. Na Figura 1, está ilustrado um diagrama com os elementos utilizados no ambiente de testes.



Figura 1: Diagrama do ambiente de testes

O esquema funciona da seguinte forma: Uma corrente atravessa o Transformador de Corrente (TC), que por sua vez, produz uma tensão no seu enrolamento secundário, que é proporcional ao fluxo enlaçado gerado por essa corrente. Essa tensão está contida no intervalo de [-1,1] V. O micro controlador utilizado suporta apenas valores de tensão positivos entre 0 e +3,3V na sua porta de leitura para o conversor analógico -digital (ADC). Portanto, foi criado um circuito, que fosse capaz de produzir um deslocamento (offset) do nível de tensão CC, que garanta que essa tensão seja estritamente positiva, e dentro destes limites. Nesse caso, considerando a maior variação possível do sensor, ficará entre +0,65 e +2,65 V. Depois disso, foi dado início ao desenvolvimento de um código que fosse capaz de ler a tensão na porta do dispositivo computacional (porta 34, no nosso caso), e que fizesse a conversão desse valor para equivalência em Amperes RMS que atravessa o TC. A descrição dos três elementos será feita nas seções a seguir.

**4.1.1 Um sensor de corrente não-intrusivo - transformador de corrente (TC) tipo janela.**

O TC tipo janela utilizado no protótipo está ilustrado na *Figura 2*. Com este instrumento, é possível medir a corrente elétrica em um circuito de maneira não-intrusiva, evitando a interrupção do circuito para instalação do medidor.



*Figura 2: TC tipo janela não intrusivo (disponível em [13])*

O esquema de funcionamento deste TC é ilustrado na Figura 3.

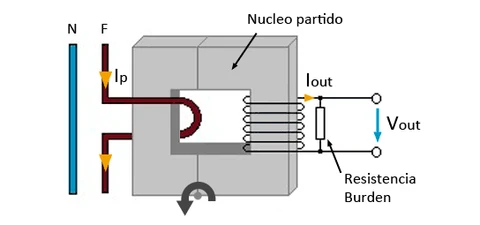


Figura 3: Esquema de funcionamento do TC (disponível em [13])

A relação de transformação do TC, pode ser descrita por (1).

|  |  |
| --- | --- |
|  | (1) |

Onde,

- Ir é a corrente produzida no enrolamento secundário;

- Ip é a corrente correspondente ao número de condutores que atravessam o núcleo magnético do TC;

-VP é a tensão no terminal primário;

-VS é a tensão produzida na Resistência Burden;

-NP /Ns, representa a relação de transformação;

A tensão de saída fornecida pelo TC, que é proporcional à corrente que o atravessa, é entregue por meio de um conector P2 de 3,5 mm, que é muito comum no campo de áudio [13]. Onde a tensão de saída é dada pela diferença de potencial entregue pelos contatos, “Ponta” e “Capa” do conector (V(3) – V(1)), representada pela Figura 4.

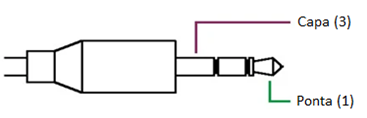
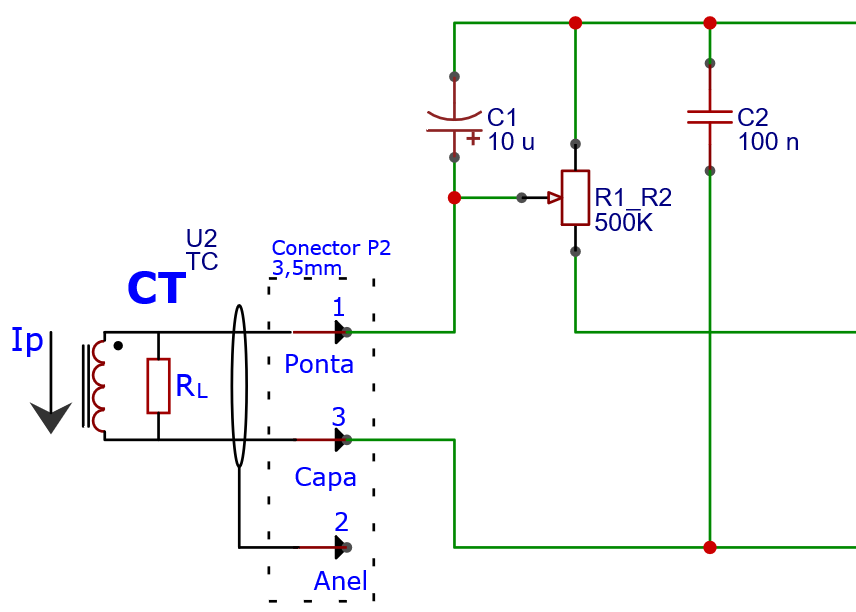


Figura 4: Conector P2 de 3,5 mm (disponível em [13])

**4.1.2 Circuito de condicionamento do sinal do sensor – deslocamento de nível CC (Corrente Contínua).**

Uma vez que a maioria dos microcontroladores só suporta tensão CC na sua entrada, para a criação do circuito, é necessário saber qual a corrente máxima que o TC é capaz de suportar sem que a sua saturação magnética seja atingida, a fim de tornar o sinal de saída estritamente positivo. Com os dados nominais do TC, temos que para uma corrente máxima de 30A, esse produz uma tensão de 1V. Dessa forma, foi montado um circuito que gera, pelo menos, 1Volt de Offset do sinal de entrada, já que essa seria a tensão máxima que o TC consegue reproduzir.

Seguindo [13] e [14], foi montado o circuito da Figura 5.



GND

3,3 V

Porta

Analógica

Figura 5: Esquema do circuito para o deslocamento CC do Sinal

O circuito foi alimentado com uma tensão de (3,3 V c.c.) para um offset de 1,65V (3,3 /2 V). A tensão de saída V\_tc é exatamente a tensão produzida pelo secundário do TC, deslocada de 1,65 V positivamente. Essa portanto, assume valores de (1,65 – 1) V até (1,65V +1) V, definindo o intervalo entre 0,65 V e 2,65 V. O valor de tensão na entrada do ADC dependerá do valor instantâneo de corrente demandado pela carga.

Os componentes utilizados neste circuito são:

- 1 Trimpot de 500kOhms, separada igualmente entre R1 e R2;

- 1 Capacitor de 10 uF / 50 V para filtrar sinais de alta frequência que chegam no circuito;

- 1 Capacitor de 100 nF / 250 V para filtrar sinais de alta frequência que chegam no dispositivo computacional;

- 1 Conector P2 para receber o sinal de saída do TC;

- 1 Fonte CC de 3,3 V proveniente da própria placa de desenvolvimento do dispositivo;

O circuito projetado foi montado em um protótipo, utilizando uma matriz de contatos (protoboard) e cabos conectorizados (jumpers) para as conexões. A Figura 6 ilustra o protótipo do circuito de condicionamento de sinais montado.

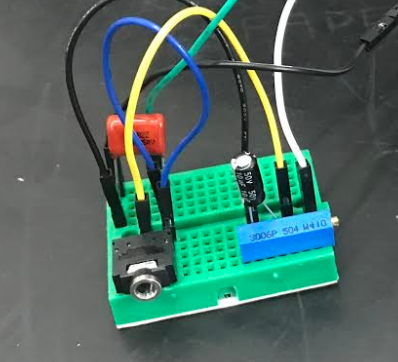


Figura 6: Circuito para o deslocamento CC do Sinal

**4.1.3 Uma plataforma computacional de baixo custo que será responsável por receber e tratar o sinal de saída do circuito montado.**

Para início da bancada de testes, foi utilizado um ESP32 [15]. pelas suas características um pouco mais robustas que outros sistemas computacionais de baixo custo na mesma faixa de preço como o Arduino UNO [16]. Para as principais diferenças entre os dispositivos, tendo como base o Datasheet dos fabricantes [15] e [16], apresenta-se uma comparação entre as características mais relevantes na Tabela 1.

Tabela 1: Comparação entre Arduino - ESP32

|  |  |  |
| --- | --- | --- |
| Descrição | Arduino UNO | ESP32 |
| Pinos de I/O | 23 pinos com 6PWM | 34 pinos com 16 PWM |
| Memória RAM/SRAM | 2 kB | 520 kB |
| Temporizadores | 3 timers de 16-bits e dois de 8bits | 4 timers de 64-bits |
| Memória Flash | 32 kB | 4 MB |
| Memória ROM/EEPROM | 4 kB | 448 kB |
| Interface Ethernet Wi-fi | Não possui | Possui |
| Frequência de Operação | 0 – 16 MHz | 80 – 240 MHz |
| Preço (estimativa em fev. 2020) | R$70,00 | R$40,00 |

Além da capacidade de processamento e memória, outro critério importante na escolha do ESP32 para esta solução foi a verificação nas referências bibliográficas [7]-[10] indicadas pelo professor, da inserção de dispositivos de IoT (Internet of Things) na automação de sistemas elétricos de potência. Segundo a norma IEC61850 [11], padrão utilizado para a automação de sistemas elétricos de potência, todos os dispositivos devem se comunicar através de uma interface Ethernet. Para a plataforma Arduino UNO, a interface Ethernet só é possível através de placas de circuito adicionais (shields).

Uma foto do dispositivo ESP32 utilizado, montado em uma placa de desenvolvimento ESP32 DEVKIT V4 [16] se encontra na Figura 7.



Figura 7: ESP32 DEVKIT V4

Na Figura 8, foram juntadas as três partes abordadas anteriormente, e postas num diagrama.

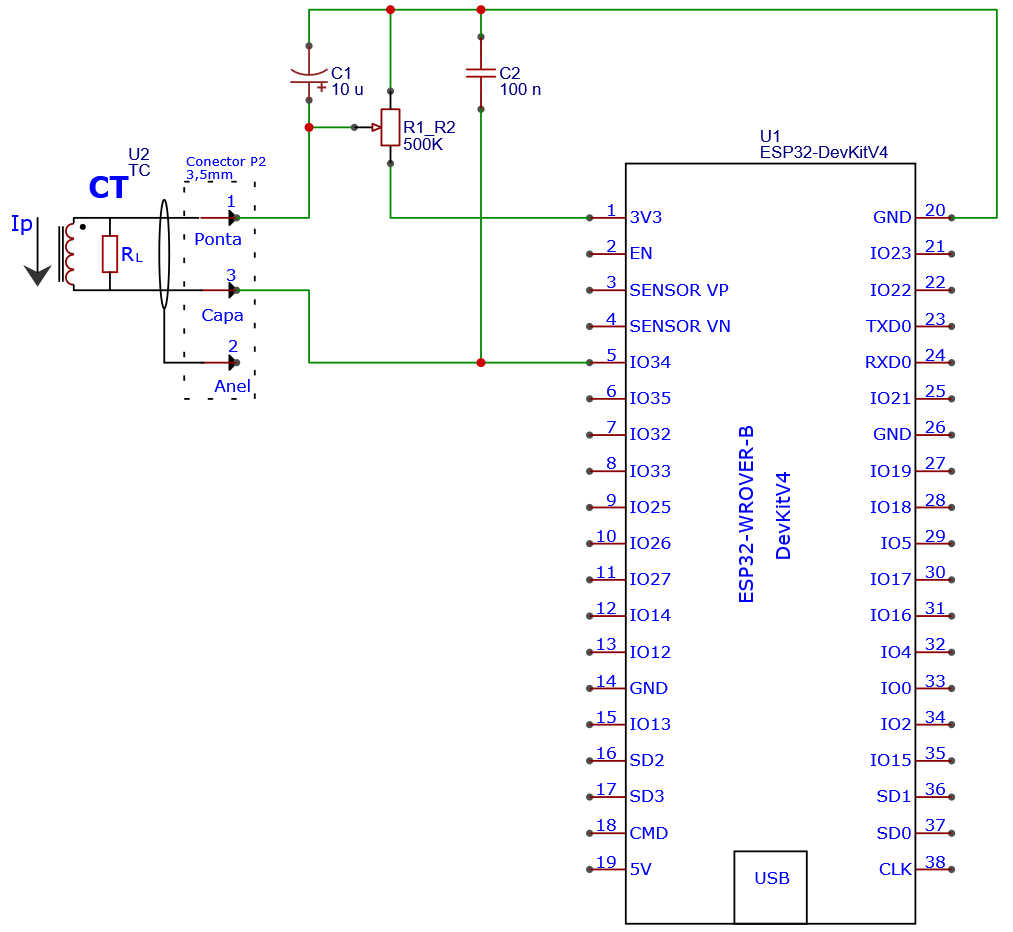


Figura 8: Diagrama do Ambiente de testes completo

Na Figura 9, é mostrada a montagem completa do diagrama descrito na Figura 8.

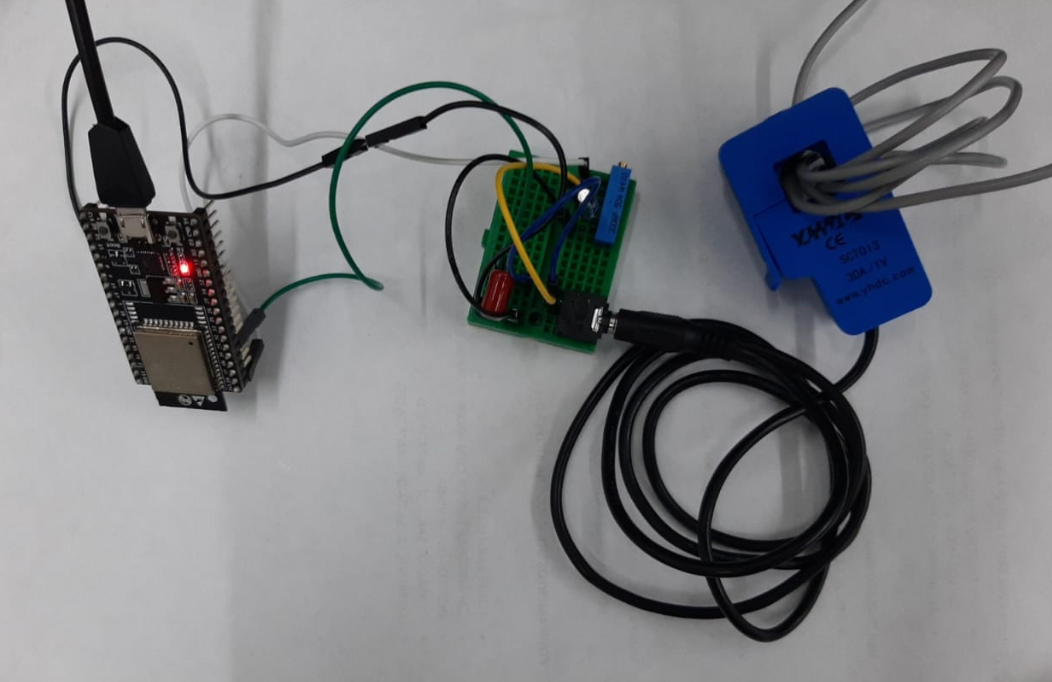


Figura 9 -Montagem do protótipo

**4.2 Produção de um código para o ESP32 que faça a leitura da corrente que passa pelo TC.**

**4.2.1 Idealização do Código**

Começando o desenvolvimento do código, o desafio se dá em identificar o quão rápido pode ser a frequência de amostragem, uma vez que o código seja escrito da forma mais otimizada possível.

O ESP32, consegue receber códigos de *Micro-Python* [12] ou *C/C++,* como os demais microcontroladores do mercado. Utilizando *Micro-Python*, foi verificado que esse era muito inconstante e pouco confiável para tempos exatos de amostragem. Um simples código como o descrito no pseudo-código a seguir, gerava valores muitos distintos para cada valor da variável TEMPO\_DA\_ITERACAO, variando de . Isso ocorre, por falta de otimização na conversão de Micro-Python para C e pela ausência de implementação de interrupções para esta plataforma computacional em Micro-Python.

**VALORES\_LIDOS = [];**

**TEMPO\_PERCORRIDO = 0;**

**TEMPO\_DA\_ITERACAO;**

**PARA I de 0 ATÉ 255 FAÇA PASSO 1**

**VALORES\_LIDOS[I] = LER\_PORTA\_34();**

**TEMPO\_DA\_ITERACAO = TEMPO\_ATUAL – TEMPO\_PERCORRIDO;**

**ESCREVER(TEMPO\_DA\_ITERACAO);**

**TEMPO\_PERCORRIDO = TEMPO\_ATUAL;**

**FIM PARA;**

O mesmo código anterior escrito em C, ainda que gerando grandes variações, mostrou-se mais eficiente, sempre entregando valores dentro do intervalo de . Para a identificação das cargas, os intervalos entre amostras devem ser os mesmos, para que esses não interfiram no resultado. Dessa forma, foi necessário a utilização de outra ferramenta para aquisição dos dados, além de uma simples iteração usando FOR.

Para isso, foi utilizado um timer/cronômetro do próprio ESP32, o uso de Interrupção e Região Crítica do código. O timer é responsável simplesmente por armazenar o tempo decorrido desde que o dispositivo foi ligado. A interrupção faz como que o processador pause a sua tarefa atual, e a atenda o dispositivo que chamou a interrupção. Já a Região Crítica de um código, garante que apenas aquele trecho de código, seja executada naquele instante, tornando atômica a operação sobre recurso compartilhado. A programação foi feita na IDE Arduino, pois esta IDE possui todas as funções para ESP32, desenvolvidas pela própria ESPRESSIF (fabricante do ESP32), seguras para uso em interrupções.

Então, esse código funcionaria da seguinte forma: O ESP32 é ligado, o timer é disparado, e uma função de Interrupção é associada ao timer, para que a cada essa função seja chamada. Quando essa é chamada, o código entra numa Região Crítica, e garante que apenas a leitura da porta ligada ao ADC seja executada naquele instante, otimizando o processo de leitura. Depois, que alguns valores fossem armazenados, uma função para o cálculo RMS dos valores obtidos seria chamada, e o timer reiniciado para recomeçar o processo. Além disso, o último valor RMS calculado fica disponível num servidor web, hospedado no próprio ESP32, e que pode ser acessado por protocolo HTTP.

Além disso, os valores gerados pelo conversor A/D do ESP32, variam de 0 a 4095, e esses, correspondem à uma tensão CC que também varia de 0 a 3,3 V. Dessa forma o nosso código, deve fazer essa conversão do valor em contagens fornecido pelo conversor A/D para Amperes. Utilizando a relação do transdutor de 0-30 A para 0-1 V e (1), obtemos (2) para o cálculo da corrente instantânea que atravessa o TC.

|  |  |
| --- | --- |
|  | (2) |

Onde:

- Counts: É o valor lido pela entrada analógica e convertido pelo conversor A/D;

-Counts\_ad\_cc: É o valor convertido pelo conversor A/D para a corrente de entrada do TC em 0;

- I\_máx\_tc: É o valor máximo de corrente medido pelo TC, especificado por [13];

- n: Constante que representa o número de condutores no interior do TC. Este recurso deve ser utilizado somente nos casos onde a corrente máxima medida é muito menor que o valor máximo de corrente do TC;

-V\_offset\_cc: É o valor de Tensão fornecido pelo circuito de deslocamento de nível de tensão.

**4.2.2 Produção do código**

A fim de otimizar e permitir o bom funcionamento do código, os seguintes artifícios foram usados:

- Definir constantes com ***#define***, para reservar um espaço em memória que não precisa ser acessado.

- Declaração dos timers que serão utilizados. O timer0 é responsável por pegar as amostras a cada 100 us e armazená-las num vetor de 256 espaços. O timer1 é responsável por resetar o timer0, a cada 500 ms.

- Declaração das variáveis com o modificador ***volatile,*** para evitar otimizações indesejadas do compilador. E uso de **DRAM\_ATTR** para garantir que a variável vá para a memória RAM, que tem acesso mais rápido que a Flash.

- Declaração de um semáforo que identifica se no momento está ocorrendo um evento de interrupção. Uso de **uint32\_t**, para garantir 32 bits de memória para a variável.

- Associação de uma função ao **timer0** que é chamada a cada 100 us. Associando uma função ao **timer1** para disparar o **timer0**, que é chamada a cada 500 ms. O esquema fica como demonstrado na Figura 10.

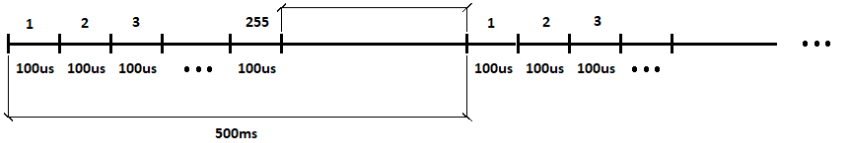


Figura 10: Funcionamento dos Timers para a leitura do sinal

- Criação de uma função que é chamada pela Interrupção, e entra em uma Região Crítica para fazer a leitura da porta 34 do controlador.

- Criação de uma função que é chamada pela Interrupção, a cada 500 ms para resetar o **timer0**.

- Função que retorna o último valor RMS calculado, ao acessar <https://IP.DO.DISPOSITIIVO/i_rms>.

Em termos de pseudocódigo para a leitura do último valor rms, temos:

**importar** <WebServe**r>;**

**declarar** timer0, timer1: hw\_timer\_t ;

**declarar** ADC\_SAMPLES, I\_RMS\_VEC\_SIZE: INT;

**declarar** isrCounter: uint32;

**declarar** i\_rms\_data: float;

**declarar** adc\_data[]: uint32;

**...**

//função chamada pelo timer 0

**funcao onTimer**

Entrada\_na\_zona\_critica();

adc\_data[isrCounter] = leitura\_porta\_analogica(34);

isrCounter++;

Saida\_da\_zona\_critica();

**fim funcao**

**funcao onTimer1**

resetarTimer(timer0);

**fim funcao**

**funcao calcularRms : float**

**...**

**retorna valorRms;**

**fim funcao**

//Primeiro método chamado

**funcao Setup**

Conectar.Wifi(login, senha);

Definir.endpoints();

AssociarFucoesAosEndpoints();

Iniciar.servidor();

Iniciar\_timer0();

Associar\_leitura\_a\_interrupcao\_do\_timer0();

Associar\_chamada\_do\_timer0\_ao\_timer1();

**fim Setup**

**funcao handleAcessoI\_rms**

i\_rms = calcularRms(buffer\_adc\_data[]);

Servidor.enviar(i\_rms);

**fim funcao**

//chamada após o Setup até o desligamento do dispositivo

**funcao Loop**

**se (timer\_ja\_disparado())**

entrar\_em\_zona\_critica();

isrCount = isrCounter++;

sair\_da\_zona\_critica();

**fim se**

**se (isrCount>ADC\_SAMPLES-1) E (timer0 ativo)**

parar\_timer\_0();

entrar\_em\_zona\_critica();

isrCounter = 0;

**para (int** i = 0; i < numero\_maximo\_de\_amostras; i++**)**

buffer\_adc\_data[i] = adc\_data[i];

**fim para**

sair\_da\_zona\_critica();

**fim se**

verificar\_requisicoes\_pro\_servidor();

**fim Loop**

Após inserido o código compilado no ESP32, ao acessar <http://IP>, obtemos a última janela de valores completa usada para o cálculo do valor RMS. Acessando <http://IP/i_rms>, é obtido o valor RMS, para uma janela de intervalo de . E esse valor é atualizado a cada . Além disso, utilizando o endpoint <http://IP/i_rms_data>, é possível obter os últimos 512 valores, RMS calculados.

Foi produzido então, um código em OCTAVE, por conta da praticidade, para uma primeira visualização dos gráficos, e confirmar se as curvas obtidas condizem com a variação das cargas do circuito.

Para testar o bom funcionamento, o TC foi colocado em uma das fases no quadro geral, monitorando a corrente das cargas ligadas a ele.

Acessando <http://IP>, foram passados para um gráfico os valores obtidos, ficando como mostrado na Figura 12. Os valores presentes no eixo y representam as contagens fornecidas pelo conversor A/D para uma amostra realizada em laboratório e são mostradas na Figura 11 apenas para fins de ilustração.



Figura 11: Exemplo de Curva de Corrente

Para testar a mudança de valores de corrente RMS com a variação de cargas residenciais, foram testados um micro-ondas e uma máquina de lavar em um circuito de distribuição monofásico de uma residência.

Primeiro, o endereço <http://IP/i_rms_data> foi acessado, com as cargas que serão monitoradas desligadas como na Figura 12.

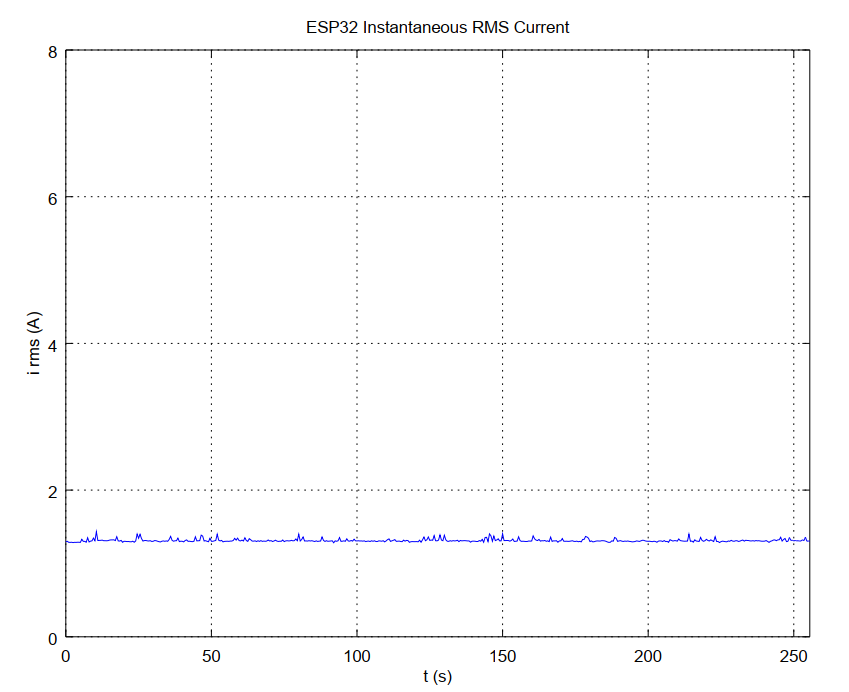


Figura 12: RMS no tempo para Micro-ondas e Máquina de lavar desligados

Logo em seguida foi iniciada a rotina de eventos de teste que teria as seguintes etapas e o tempo em que elas ocorreram:

1. Ligando a Máquina de lavar com o Micro-ondas desligado – t = 0 s;
2. Ligando a Micro-ondas – t = 60 s;
3. Desligando e Ligando o Micro-ondas rapidamente – t = 160 s;
4. Desligando e Ligando o Micro-ondas rapidamente – t = 240 s;
5. Desligando e Ligando o Micro-ondas – t = 50 s;
6. Desligando e Ligando o Micro-ondas – t = 120 s;
7. Desligando o Micro-ondas – t = 170 s;
8. Desligando a Máquina de Lavar – t = 190 s;

Os resultados encontrados entre 1 e 4 estão ilustrados no gráfico à esquerda da Figura 13. No gráfico à direita, da Figura 13, encontram-se os resultados de 5 a 8.

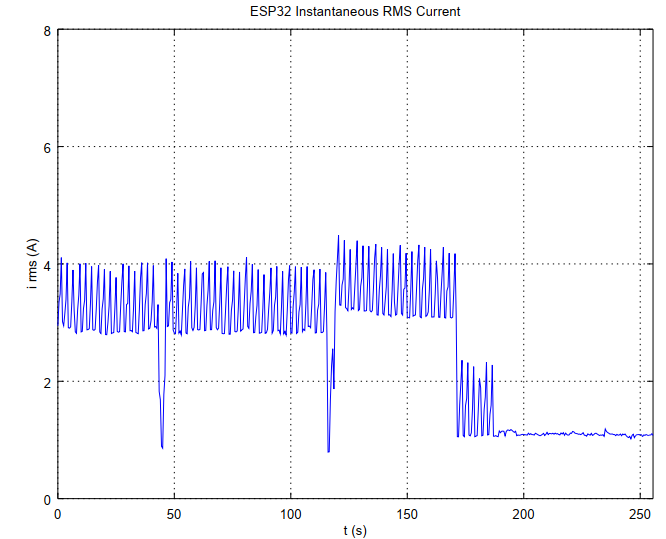
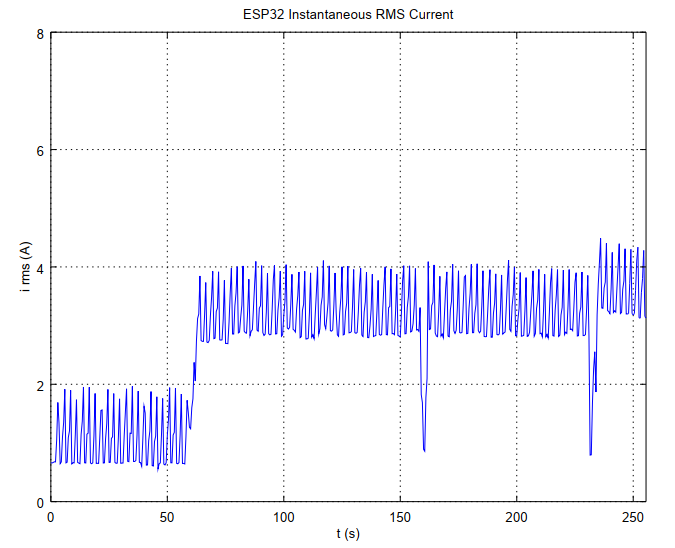


Figura 13: Rotina de testes

**4.3 Produção de um código que faça a captura dos valores RMS calculados pelo ESP 32.**

Após estudados os métodos de aquisição de dados para a criação da base de treinamento, o primeiro passo foi montar uma esquemática do funcionamento do ambiente. Na Figura 15, está ilustrado um diagrama de como o nosso servidor de captura funciona.

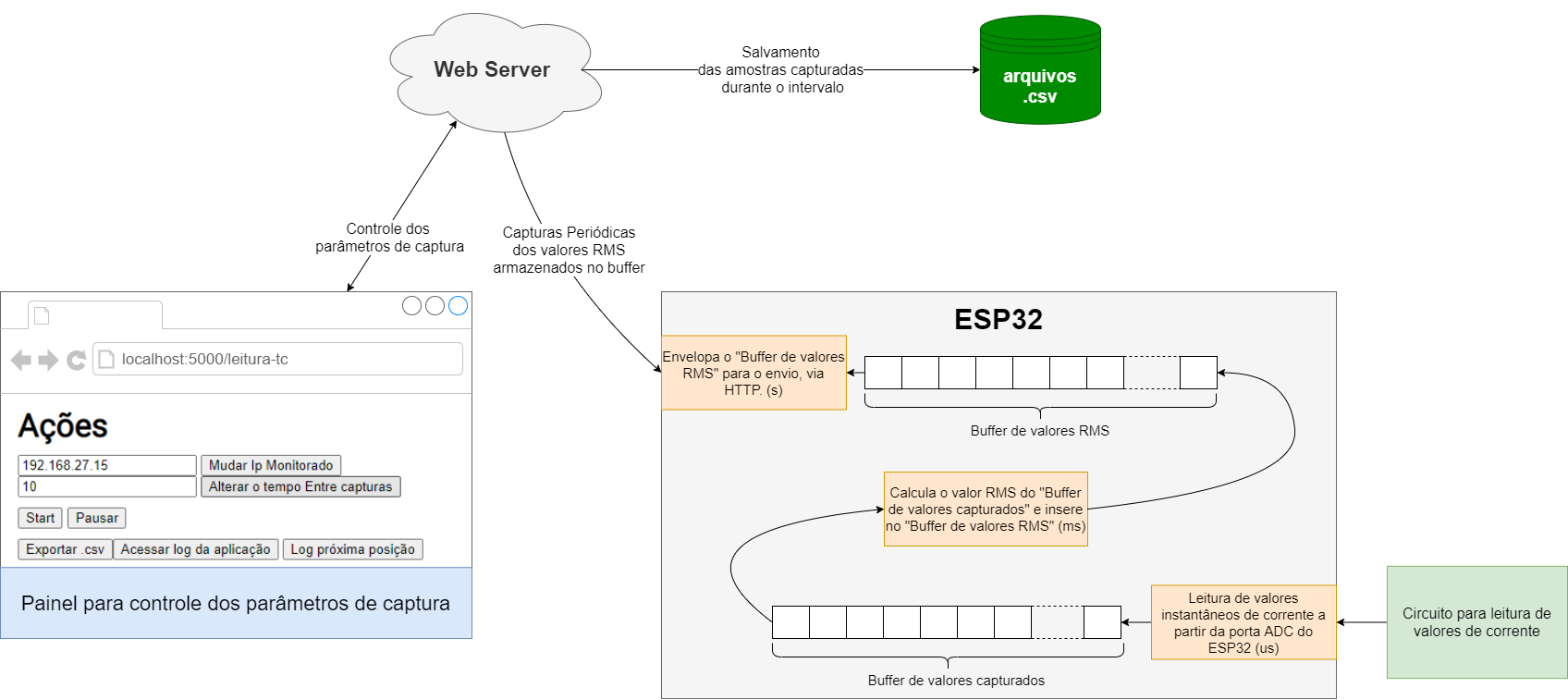


Figura 14: Diagrama para Captura de Valores RMS

O esquema funciona da seguinte forma: A cada 100 us o microcontrolador captura um valor de instantâneo de corrente que atravessa o Transformador de Corrente. Após a aquisição de 256 amostras, é feito o cálculo do valor RMS de um ciclo completo desse vetor de amostras, depois disso o ESP 32 reinicia a captura de amostras. Uma vez calculado o valor RMS para um vetor de amostras, este valor é inserido num vetor que contém os últimos 256 valores RMS calculados e fica disponível em: [http://IP\_DO\_ESP\_32/i\_rms\_data](http://ip_do_esp_32/i_rms_data). A partir daí, a nosso Web Server faz requisições periodicamente a esse endereço, recebendo os valores RMS armazenados no buffer e garantindo que não existam amostras faltantes nem duplicadas durante o processo. Esses dados capturados pela aplicação são armazenados em um arquivo .csv a cada 24 horas.

**4.3.1 Elaboração do Aplicativo para captura**

A primeira tentativa de captura dos dados gerados pelo ESP32, foi por meio da criação de um aplicativo para celular usando a biblioteca React Native, escrita em JavaScript. Na Figura 16, temos, à esquerda, captura de tela do layout do aplicativo. Após alguns testes, foi verificado que a aplicação conseguia fazer a obtenção dos dados de maneira eficiente. Depois do período desejado, o usuário poderia exportar um arquivo .csv pelo próprio aplicativo, como ilustrado a direita na Figura 16.

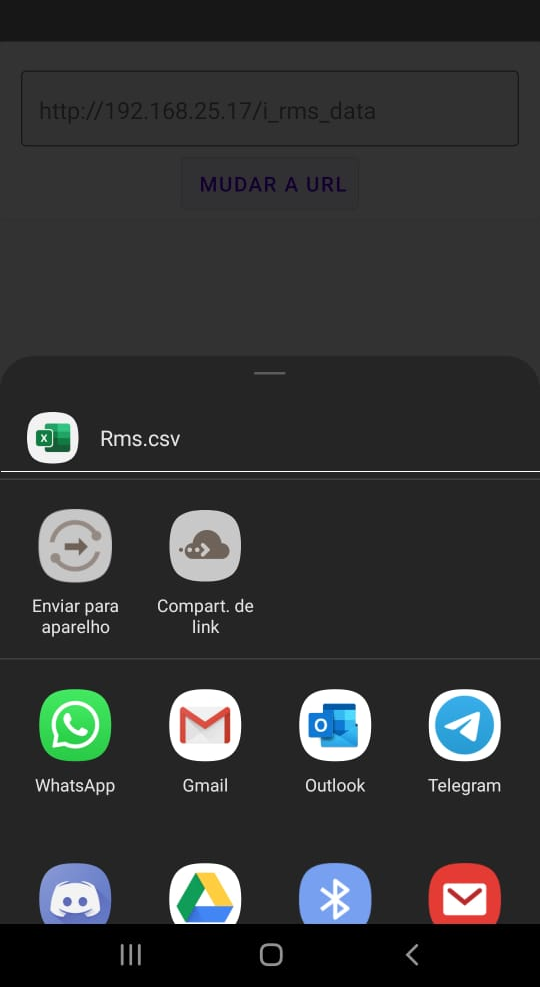


Figura 15: Telas do aplicativo de captura

O problema da utilização de uma solução para dispositivos móveis, se dá por conta de uma função nativa do celular. Quando a tela do celular é bloqueada, todos acessos a rede são “pausados” não ocorrendo de maneira convencional, ocorrendo apenas de tempos em tempos e esses intervalos são chamados de “período de manutenção”. Dessa forma, o uso do aplicativo mostrou-se inviável, mostrando a necessidade de uma solução mais robusta.

**4.3.2. Elaboração do Web Server**

O Web Server devia ser criado a fim suprir as deficiências do aplicativo anterior. A nova solução deve ser atender os seguintes requisitos:

* Painel de configuração das requisições HTTP
* Possibilidade de realizar chamadas HTTP ao ESP 32 sem interrupções
* Geração de arquivos .csv a cada 24 horas ou após solicitado pelo usuário

Com o intuito de aproveitar a maior parte de código desenvolvido para o aplicativo, foi utilizado o framework Node.Js, que também é feito em JavaScript, para o desenvolvimento do Web Server.

Uma vez definidas as funções do nosso webserver, foram feitas algumas modificações no código do aplicativo para que ele se adequasse ao servidor. Além das alterações, foram introduzidas validações para garantir a integridade dos dados capturados em cada requisição. Um fluxograma do funcionamento do armazenamento dos dados para uma requisição, está descrito na Figura 17 .

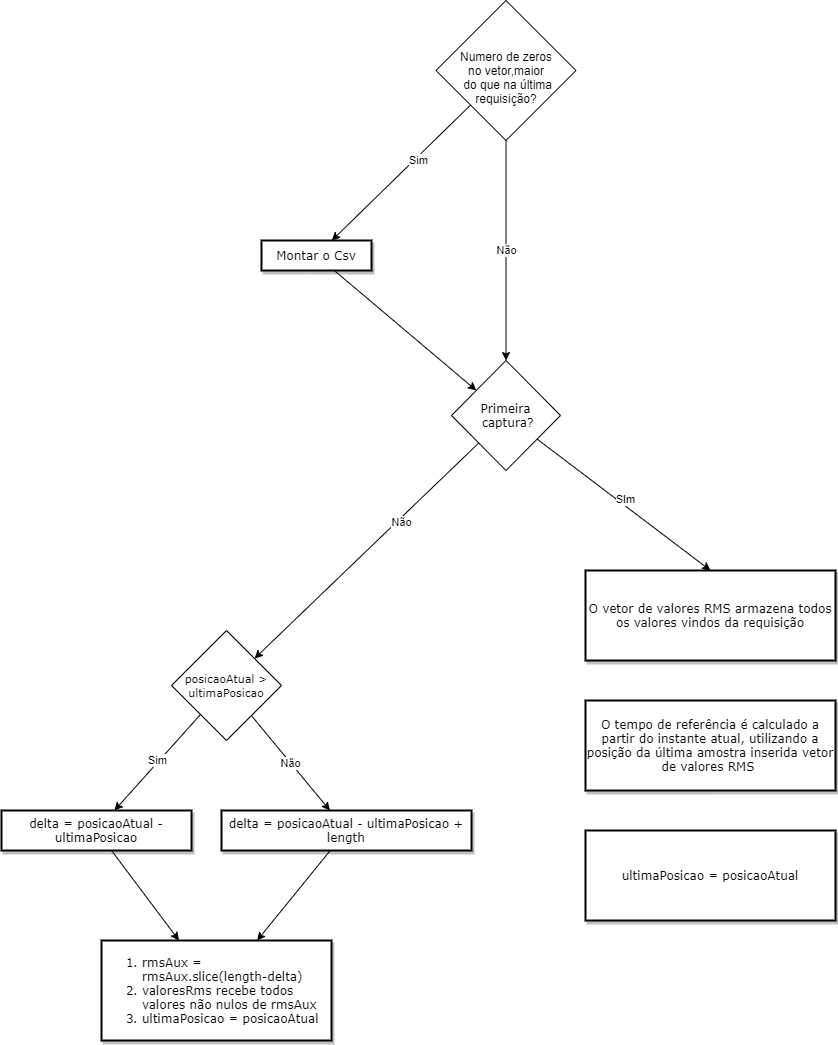


Figura 16: Fluxograma para captura de amostras

Atendendo as funcionalidades citadas em 4.3.2, foi construído um painel de monitoramento do ESP 32 para facilitar interação do usuário. A Figura 19 mostra uma captura de tela da interface criada.



Figura 17: Painel de Monitoramento

Além das funcionalidades já descritas anteriormente, o painel de monitoramento tem um gráfico para mostrar os valores das amostras que entrarão para o arquivo csv. No lado direito da tela fica disponível uma lista de todos arquivos já gerados, que podem ser baixados do servidor clicando no seu respectivo link. Por fim, caso haja qualquer exceção durante a captura dos dados, o log de erros gerados pode ser acessado.

Como mostrado na Figura 20, a configuração de parâmetros que não são alterados com tanta frequência pode ser feita por meio do arquivo **api-config.json** na pasta do servidor.

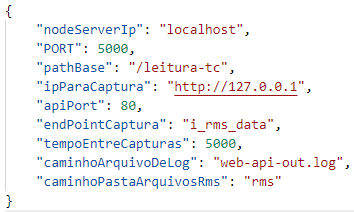


Figura 18: Arquivo de configuração do servidor

Ele segue um formato padrão JSON de Chave-Valor, onde cada Chave representa:

* **nodeServerIp**: Endereço de IP onde rodará o Web-Server (por default usar localhost);
* **PORT**: É a porta usada pelo servidor que consumirá os dados do ESP32 (qualquer uma que já não esteja em uso);
* **pathBase**: Endereço base onde deseja acessar o Web-Server (caso não deseje utilizar nenhum caminho base, usar: “/”)
* **ipParaCaptura**: Endereço de IP que o ESP32 ocupa;
* **apiPort**: Porta usada pelo ESP32;
* **endPointCaptura**: EndPoint para captura dos dados no ESP32;
* **tempoEntreCapturas**: Tempo em milissegundos entre as consultas ao ESP32;
* **caminhoArquivoDeLog**: É o nome do arquivo de log (por padrão criará um arquivo no diretório do projeto chamado: “web-api-out.log”);
* **caminhoPastaArquivosRms:** É o nome da pasta que pasta que serão armazenados todos os arquivos .csv gerados.

**4.4. Criação de padrão para salvamento dos arquivos csv.**

Para um primeiro armazenamento dos valores capturados teremos três colunas. São elas, “ValoresRms”, “TimeStamp” e “EPOCH”. Onde cada linha de registro da tabela tem um Valor RMS calculado e o momento da geração desse valor (TimeStamp). A coluna EPOCH é um valor inteiro que representa, em milissegundos, quanto tempo passou desde 01/01/1970 pelo horário de GreenWich. Na Figura 21 temos um exemplo de tabela gerada.

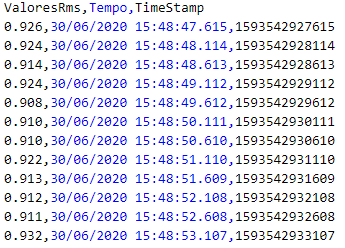


Figura 19: Exemplo de Tabela de valores RMS

**4.5. Uso de Rede Neural para o Reconhecimento de Carga**

**4.5.1. Elaboração da Rede Neural**

Após a geração dos arquivos csv com os valores RMS de corrente ao longo de dias de captura, o próximo passo foi definir qual tipo de algoritmo seria utilizado para o reconhecimento das cargas, e qual seria a topologia da Rede Neural.

Para que uma carga seja reconhecida, é necessário que o classificador esteja apto a reconhecer dois tipos de comportamento: acionamento e desacionamento da carga. Portanto, dois eventos distintos. Segundo [6], uma janela de evento ocorre quando um aparelho sai de um estado de regime permanente, entrando em regime transitório, e então, atinge um novo estado de regime permanente.

Como as amostras RMS calculadas pelo ESP descrevem um sinal dinâmico, as principais abordagens utilizadas para classificação e detecção de eventos são: Redes Neurais Recorrentes (RNN), Redes Neurais Recorrentes Convolucionais (RCNN) e Perceptron Multicamadas (MLP). Uma vez que o ESP 32 não tem grande folga computacional e considerando também uma abordagem mais simplificada, foi decidido utilizar o Perceptron Multicamadas.

Para o treinamento e teste de uma rede neural, faz-se necessário a utilização de uma base de dados que represente bem o domínio do problema. Normalmente, uma base de dados segue um padrão de tabela onde cada linha contém as informações de entrada e a resposta desejada da rede para essa entrada. Além disso, para se treinar uma rede de forma eficiente e conseguir extrair informações e estatísticas sobre ela, é feita uma divisão da base de dados entre: base de treinamento e base de testes.

**4.5.2. Uso de Bases de Dados existentes**

Atualmente já existem bases de dados bem desenvolvidas e abertas para uso na internet. Após uma pesquisa sobre elas foi verificado que as mais utilizadas são as BLUED (Building-Level fUlly labeled Electricity Disaggregation dataset) e REDD (The Reference Energy Disaggregation Data Set) [18]. As duas bases de dados são mais focadas para amostragens de alta frequência. Considerando que o cálculo do valor RMS por parte do ESP 32 ocorre a cada 0,5 segundos, torna a utilização dessas bases prontas inviável e complexa.

**4.5.3. Definição de parâmetros utilizados**

Uma rede neural necessita de parâmetros de entrada para que ela faça o processamento dos dados e gere uma resposta de saída para aquela entrada. Como o ESP 32 deve identificar em tempo real se houve ou não o acionamento ou desacionamento dos aparelhos “conhecidos”, a nossa rede ao ser treinada deve simular esse comportamento de input de dados e percorrer um processo de classificação do sinal a cada iteração do loop.

Então, foi feito um estudo bibliográfico de como seria a melhor forma de imputar os valores de entrada para a rede e quais seriam os parâmetros. Os de parâmetros de entrada da rede devem descrever as variações de comportamento do sinal de corrente. Para um sistema monovariável ­—como o sinal discreto de corrente gerado pelo ESP 32— algumas assinaturas e comportamentos do sinal podem ser facilmente extraídos e parametrizados apenas observando as suas curvas.

Considerando que em nosso estudo devemos tomar cuidado com as limitações de memória e de processamento, torna-se importante portanto, que o processamento da rede não seja muito custoso. Isso porque o tempo de processamento da rede é limitado e deve demorar no máximo 400ms (dos 500ms do timer, 100ms são utilizados para obtenção de amostras). Alguns exemplos de parâmetros facilmente extraíveis são: média do sinal, variação do desvio padrão do sinal, valor máximo, valor mínimo, diferenciais entre as amostras, entre outras características.

Entretanto, extrair manualmente as características desejadas de um sinal torna-se preocupante por um principal motivo: as características escolhidas podem não ser tão essenciais para o aprendizado da rede fazendo com que existam resultados tendenciosos e que não representem a realidade.

Dessa forma, assim como feito em [5] e [6], foi decidido utilizar uma janela de tamanho **L** que contenha os últimos **L** valores RMS calculados. Todos esses valores servirão de entrada para a nossa rede. Ao fazermos isso, delegamos à nossa rede a necessidade de extração de características para o reconhecimento da carga. Uma vez que temos uma base de dados densa e uma rede suficiente grande e bem estruturada para que os neurônios não sejam saturados durante o aprendizado, pode-se inferir que as características “escolhidas” pela rede convirjam para as características ótimas.

**4.5.4. Criação da base de dados própria**

A lógica por trás da organização da base de dados foi a seguinte:

Será utilizada uma janela de tamanho fixo que contém os últimos **L** valores calculados. Essa janela tem o formato de fila PEPS (Primeiro a Entrar Primeiro a Sair). A cada nova amostra, a mais antiga é descartada e todas as outras são deslocadas para a de um índice abaixo. Então, a nova amostra é inserida na última posição da fila.

Definido como será a estrutura da rede, é necessário agora fazer a criação da base de dados. Como citado no item **4.5.**1, cada linha da base deve conter a entrada e resposta da rede. Portanto cada linha seria algo como:

|  |  |  |
| --- | --- | --- |
|  |  | (4) |

Onde representa os valores de entrada e a saída esperada. Para início da etapa de testes foi assumido um valor arbitrário de **L** de cinco amostras. Além disso foi adicionada uma nova coluna chamada ClasseAparelho que representa os acionamentos e desacionamentos dos aparelhos escolhidos. Esses são feitos em pares. Caso existam dois aparelhos para serem detectados, o acionamento do aparelho 1 tem o acionamento e desacionamento identificados pelos índices 1 e 2. Já o aparelho o acionamento do aparelho 2 tem o índice 3, e o seu desacionamento, índice 4. O índice 0 fica dedicado para quando nenhum aparelho que deve ser “conhecido” pela rede é ligado ou desligado. A partir daí, o próximo passo é extrair as janelas que existem nos csvs criados pelo Web Server.

Então, foi criado um script em python para fazer o “janelamento” dos arquivos csv gerados, pelo Web Server. Um exemplo de arquivo antes e depois do janelamento, são mostrados nas Figuras 20 e 21 respectivamente.

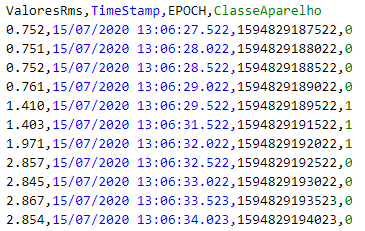


Figura 22: Arquivo csv gerado pelo Web Server

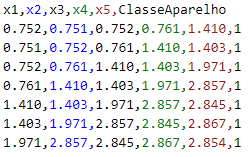


Figura 23: Janelamento do arquivo csv

Uma vez feita a marcação do início dos eventos em cada arquivo csv gerado pelo Web Server, e passados esses arquivos um a um no script para janelamento, os novos arquivos janelados estão prontos para entrada na Rede Neural.

**4.5.5. Análise das amostras de treinamento utilizando Weka**

O Weka [19] é um Software open source para Machine Learning e é amplamente usado para pesquisas e aplicações industriais. Ele possui ferramentas gráficas para visualização de informações estatísticas sobre base de dados. E também, diversos classificadores e técnicas de aprendizado com interface gráfica. Entretanto não o utilizaremos para modelagem da nossa rede, apenas para visualização dos dados da base.

Durante os testes para criação da rede, diversas versões da base de dados foram geradas, utilizadas e testadas no treinamento da rede. A Figura mostra os parâmetros da última base usada para treinamento da rede.

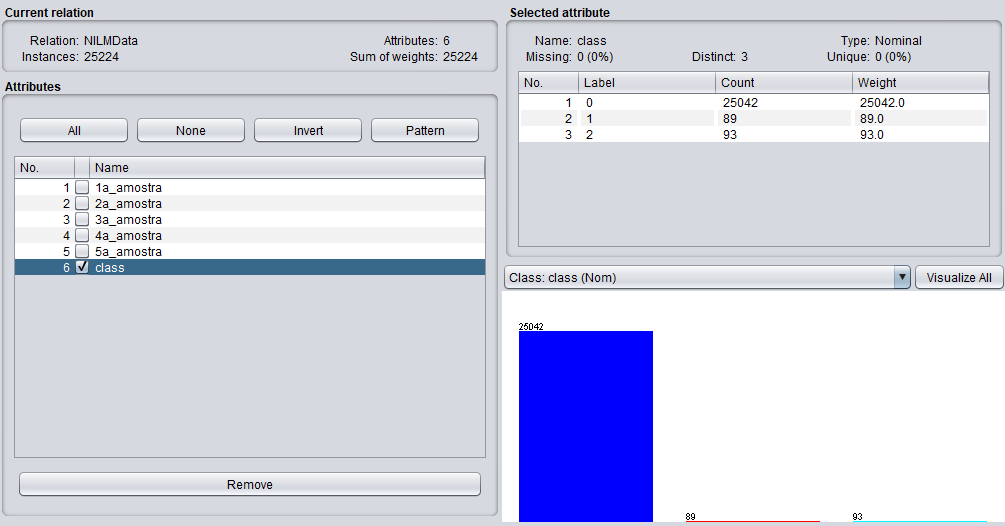


Figura 25: Proporção de amostras de treinamento

Para representar de maneira eficiente o domínio, foram escolhidas 25042 janelas onde nenhum evento ocorre, 89 janelas com eventos de acionamento da carga e 93 janelas com eventos de desacionamento da carga. Para fins de teste, a carga escolhida para monitoramento, foi um micro-ondas.

**4.5.6. MLP usando Scikit-Learn**

Para facilitar a modelagem e testes de topologias da Rede Neural, foi utilizada a biblioteca Scikit-Learn para Python. Essa, é uma ferramenta simples e eficiente para analise de dados e criação de modelos preditivos [20].

Como já discutido anteriormente, foram testadas diversas topologias de Rede Neural e o Scikit-Learn foi essencial. A simplicidade no processo de implementação de modelos e de personalização de características da rede, permitiram agilidade nas mudanças de topologia e maior facilidade para fazer alterações e correções na base de dados.

Como dito no item **4.5.1.** foi utilizada uma rede do tipo MLP Perceptron Multicamadas (Perceptron Multicamadas). O MLP é um algoritmo de aprendizado supervisionado, que aprende uma função treinando um conjunto de dados, onde é o número de parâmetros de entrada (no nosso caso 5), e representa a dimensão das possíveis saídas do sistema (no nosso caso, testando apenas para o micro-ondas, existem três possíveis classificações: sem evento, ligando e desligando, ou, numericamente, 0, 1 e 2). A Figura 26 mostra uma topologia clássica de MLP. Pela documentação da biblioteca, podemos ver os parâmetros que podem ser alterados na rede e como é estruturada a rede padrão para esse classificador [21].

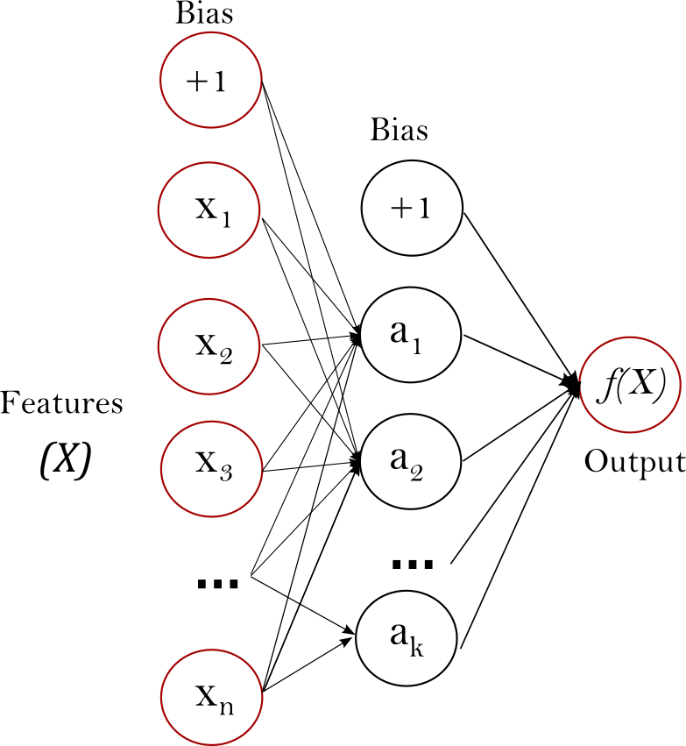


Figura 26: Topologia clássica MLP

Inicialmente foi escolhida uma rede com a topologia (5, 5, 5, 3). Nela, teríamos 5 neurônios de entrada, duas camadas escondidas com 5 neurônios cada e uma camada de saída com 3 neurônios. Onde o maior sinal entre os neurônios de saída, representa a resposta prevista. A rede MLP usa o método do SGD (Gradiente Descendente Estocástico) para o treinamento da rede.

**4.5.6.1 Formulação matemática**

Como descrito em [21], dado um conjunto de treinos onde e , um MLP de apenas uma camada escondida contendo apenas um neurônio, aprende a função onde e são parâmetros do modelo. e representam o peso da camada de entrada e de saída respectivamente; e e representam seus vieses.

Para as funções de ativações, todos os neurônios, menos os da camada de saída, utilizam a ReLU (Retificador). Essa função pega máximo entre 0 e o valor de entrada passado, e devolve o resultado. Para a função de ativação de saída como existem outros estados além de 0 e 1 (no nosso caso utilizando 0, 1 e 2), fez-se necessário a utilização de outra função, a SoftMax (3).

|  |  |  |
| --- | --- | --- |
|  |  | (4) |

Onde i representa i representa o elemento de input da softmax, que corresponde a classe i (0,1 e 2 no nosso caso) e k é o número de classes. O resultado é um vetor com a probabilidades da amostra pertencer a cada classe.

**4.6. Implementação da rede no ESP 32**

Após feito o treinamento da rede utilizando o Scikit-Learn, foram extraídos os valores dos pesos entre os neurônios e dos vieses da rede. Além disso as funções de ativação de cada neurônio é conhecida. Dessa forma, tendo mapeada a topologia da rede, é possível replicá-la.

Antes de fazer a implementação diretamente no ESP 32, como a linguagem que é compilada é C++, a fim de assegurar o comportamento adequado da rede, foi feito um código de testes. Os resultados obtidos pela rede recriada feita em C++ foram comparados com os resultados obtidos da rede gerada pelo Scikit-Learn. E então, o código do programa escrito em C++ foi adaptado para o ESP 32. O pseudo-código da implementação está descrito a seguir.

**4.7 Resultados Encontrados após a implementação no ESP 32**

**5. PRODUÇÃO TÉCNICO-CIENTÍFICA**

Como citado na segunda etapa da parte de Metodologia desse documento, está sendo redigido um Artigo Científico, a partir de pesquisas feitas em base de dados como IEEE Xplore [17]. Esse artigo tem como intuito testar o funcionamento do monitorador de cargas que está sendo produzido, e a partir dos resultados encontrados, sugerir futuras aplicações da técnica.

**6. CONCLUSÕES**

O objetivo da primeira parte do projeto, era de levantamento bibliográfico sobre métodos de medição de corrente não intrusivos, levantamento das possíveis plataformas disponíveis no mercado, leitura de sinais em micro controladores, e métodos para o tratamento de dados, considerando as limitações técnicas dos dispositivos.

Para a medição de corrente foi necessária a criação de um circuito para a leitura dos dados pelo ESP32. Logo no início da elaboração do código que seria inserido no dispositivo, foram encontradas limitações e dificuldades de processamento e acesso à memória, que dispositivos maiores, como computadores de mesa, não teriam.

Encontrados esses problemas, foi necessário ser feito mais estudos, sobre técnicas que otimizassem o processo de leitura, tornando-a eficiente e confiável. Após a conclusão da montagem do circuito para o deslocamento de sinal CC, que viria do TC, e finalização do código para o dispositivo, foi criado um pequeno script em OCTAVE, para visualização dos gráficos de corrente, e a variação seu valor RMS no tempo. Concluídas essas etapas, é esperado que o sinal que chega ao dispositivo seja confiável.

Nessa última parte, serão utilizadas as abordagens de identificação de sinais, estudadas no início do projeto, para a implementação de um modelo computacional, que seja capaz de classificar as cargas ligadas ao sistema, bem como diferenciá-las entre si.

**7. REFERÊNCIAS BIBLIOGRÁFICAS**

[1] **Hart, G. W.** (1992). Non-Intrusive appliance Load Monitoring, Proceedings of the IEEE.

[2] **Pereira, E. L., C. Cavalieri, D. e Resende, C. Z.** (2017). Método de identificação de cargas elétricas as técnicas Short-Time Fourier e Kernel PCA, XIII Simpósio Brasileiro de automação Inteligente

[3] **Wild, B., Barsim, K. S. e Yang, B.** (2015). A New Usupervised Event Detector for Non-Intrusive Load Monitoring, Global Symposium on Signal Processing Applications in Smart Buildings

[4] **Darby, S.** (2006). The effectiveness of feedback on energy consumption, DEFRA Journal of the Literature on Metering, Billing and direct Displays, vol. 486

[5] **Azzini, H. A. D., Torquato, R. and da Silva, L.C. P.** (2014). Event Detection Methods for Non-Intrusive Load Monitoring, IEEE

[6] **Meziane, M. N., Ravier, P., Lamarque, G., Bune-tel, J.-C. L. and Raingeaud, Y.** (2017). HighAccuracy Event Detection for Non-IntrusiveLoad Monitoring, IEEE.

[7] **JPEMBEDDED**, “Integrating IoT with IEC 61850”, disponível em:

<https://www.jpembedded.eu/en/integrating-iot-with-iec-61850>

(Acessado em 07 de fevereiro de 2020)

[8] **Kok Tong Lee, Hou Kit Mun** (2019) Real-time power monitoring using field-programmable gate array with IoT technology, IET Journals Vol. 13

[9] **Dragan Mlakić, Srete Nikolovski, Hamid Reza Baghaee** (2019) An Open-Source Hardware/Software IED based on IoT and IEC 61850 Standard, 2nd International Colloquium on Smart Grid Metrology (SMAGRIMET)

[10] **Markel Iglesias-Urkia, Diego Casado-Mansilla, Simon Mayer, Josu Bilbao, and Aitor Urbieta** (2019) Integrating Electrical Substations Within the IoT Using IEC 61850, CoAP, and CBOR, IEEE IoT Journal

[11] **IEC 61850-SER** (2018), Communication Networks and Systems in Substations

[12] **MicroPython ORG**, “Getting started with MicroPython on the ESP32”, disponível em:

<https://docs.micropython.org/en/latest/esp32/tutorial/intro.html>

(Acessado em 07 de fevereiro de 2020)

[13] **YHDC**, “SENSOR NÃO INVASOR: YHDC SCT013-000 CT USADO COM ARDUINO. (SCT-013)”, disponível em:

<https://www.poweruc.pl/blogs/news/non-invasive-sensor-yhdc-sct013-000-ct-used-with-arduino-sct-013>.

(Acessado em 07 de fevereiro de 2020)

[14] **LEARN OPEN ENERGY MONITOR**, “CT Sensors - Interfacing with an Arduino”, disponível em:

<https://learn.openenergymonitor.org/electricity-monitoring/ct-sensors/interface-with-arduino>.

(Acessado em 9 de fevereiro de 2020)

[15] **ESPRESSIF**, “ESP32 DEVKIT V4 Hardware Overview”, disponível em:

<https://www.espressif.com/en/products/hardware/esp32/overview>.

(Acessado em 9 de fevereiro de 2020)

[16] **Arduino**, “Arduino UNO specs overview”, disponível em:

<https://www.farnell.com/datasheets/1682209.pdf> . (Acessado em 10 de fevereiro de 2020)

[17] **IEEE XPlore**, disponível em:

<https://ieeexplore.ieee.org/Xplore/home.jsp>

(Acessado em 12 de fevereiro de 2020)

[18] **NILM Toolkit,** disponível em:

<https://nilmtk.github.io/>

(Acessado em 15 de julho de 2020)

[19] **Weka,** disponível em:

[<https://www.cs.waikato.ac.nz/ml/weka/>/](https://nilmtk.github.io/)

(Acessado em 15 de julho de 2020)

[20] **Scikit-Learn,** disponível em:

<https://scikit-learn.org/stable/>

(Acessado em 15 de julho de 2020)

[21] **Scikit-Learn MLP,** disponível em:

<https://scikit-learn.org/stable/modules/neural_networks_supervised.html>

(Acessado em 15 de julho de 2020)

**8. AUTO-AVALIAÇÃO DO ALUNO**

Com o aumento da relevância de sistemas de automação de redes elétricas de potência, a demanda de dispositivos responsáveis pela supervisão inteligente da rede, também aumentou. É interessante participar de um projeto que estuda a aplicabilidade de micro controladores, para o monitoramento da rede. Esse projeto traz para o meu contexto de graduando, a usabilidade de ferramentas computacionais para solução de problemas de Engenharia Elétrica. Foi possível também entender melhor conceitos de medição, funcionamento de circuitos integrados, e a partir da etapa atual do projeto, o uso de modelos computacionais focados em classificação. Além disso, o projeto está sendo importante para mostrar o funcionamento de metodologias científicas e como deve ser feito o planejamento para a realização da pesquisa. Por fim, pude ter contato com alguns temas que são vistos muito rápido durante o curso de graduação em Engenharia Elétrica, e aplicar alguns dos conceitos que já foram aprendidos nas cadeiras cursadas.