# Universitatea "Politehnica" din Bucuresti FACULTATEA DE ELECTRONICA, TELECOMUNICATII SI TEHNOLOGIA INFORMATIEI

# STABILIZATOR DE TENSIUNE CU ERS

Proiect 1

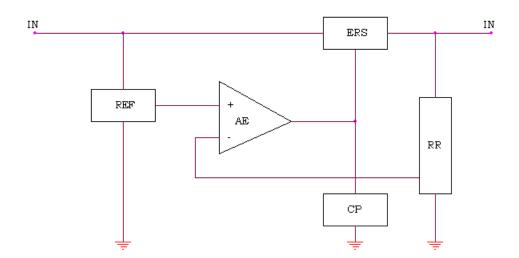
Student: Eftimie Albert Gabriele

Grupa: 432D

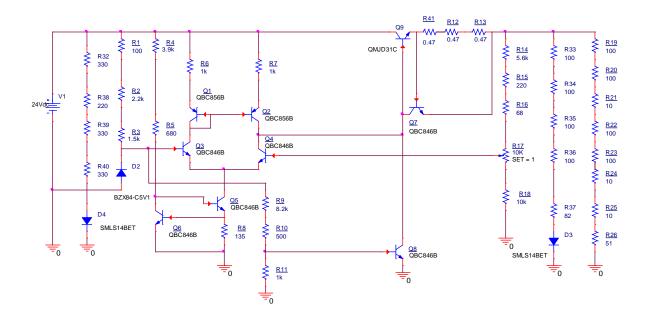
# 1. Date de proiectare

- N=12
- Element de reglaj serie
- Sarcina la iesire 480 ohmi
- Deriva termica <2mV/grad Celsius
- Protecție la suprasarcină prin limitarea temperaturii tranzistorului regulator serie la 1200C, si a curentului maxim la 0,5A
- Tensiunea de intrare in interval 21,6V-24V
- Amplificarea în tensiune minimă (în buclă deschisă) a amplificatorului de eroare: minim 100
- Domeniul temperaturilor de funcționare: 0-60 Celsius (verificabil prin testare în temperatura)
- Semnalizarea prezenței tensiunilor de intrare/ieșire cu diodă de tip LED

#### 2. Schema bloc a circuitului



#### 3. Schema electrica a circuitului



Blocurile componente ale stabilizatorului de tesniune sunt:

- -referinta de tensiune data de dioda Zener D2, polarizata de rezistoarele R1, R2 si R3; acestea s-au ales astfel incat prin dioda sa curga un curent de aprox 5 mA prin zener)
- -amplificatorul de eroare, alcatuit din Q3, Q4, amplificator alimentat la 2 surse de curent formate din R6, R7, Q1, Q2, respectiv R4, R5, R8, Q5, Q6; sursele de curent au fost dimensionate pentru a asigura prin ambele tranzistoare un curent aproximativ egal de 2.5mA
- -reteaua de reactie negativa formata din rezistoarele R14, R15, R16, R17, R18 (divizor de tensiune); Vout/Vin=10k/25.8k, unde Vout este tensiunea data de dioda Zener
- -circuitul de protectie la temperatura format din Q8, R9, R10 si R11; acesta a fost dimensionat astfel pentru ca tensiunea baza-emitor a lui Q8 sa fie de 460-500mV, aceasta crescand odata cu cresterea temperaturii, la 120 grade celsius urmand sa se

deschida tranzistorul. Tensiuneea Vbe este astfel setata cu ajutorul divizorului de tesniune format din R9, R10 si R11.

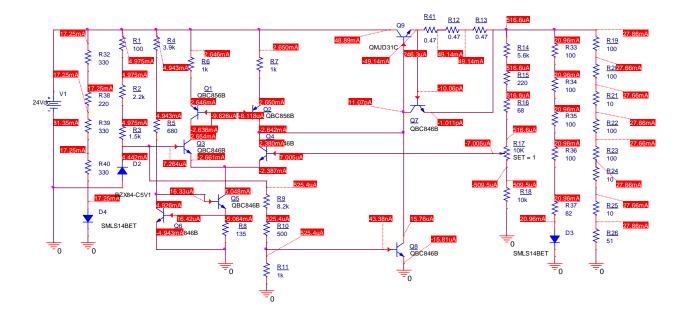
- -circuitul de protectie la suprasarcina format din Q7, R12 si R13 a fost dimensionat astfel pentru a asigura o tensiune baza emitor de aprox 0.7V la un curent de 0.5A
- -elemntul de reglaj serie format din tranzistoarele Q9, s-a ales un tranzistor de putere in locul a ami multor tranzistori legati in paralel deoarece la capacitate maxima, asupra acestuia urma sa fie disipata o putere de peste 1.2W

-cele 2 diode de semnalizare a tensiunii de la intrare si la iesire D2, D3 cu rezistoarele ce le polarizeaza R1, R2, R3 respectiv R33-R37

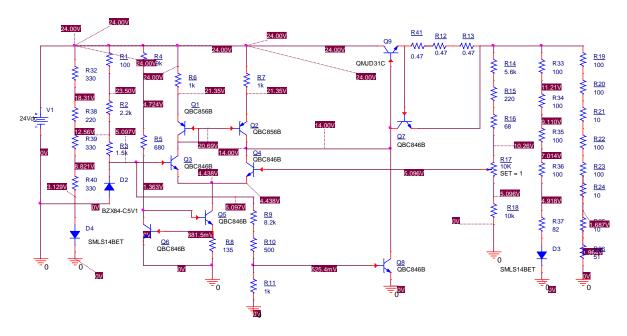
#### 4. Simularile stabilizatorului

-punctul static de functionare simulat(pentru potentiometrul setat pe 1 si tensiunea maxima de intrare)

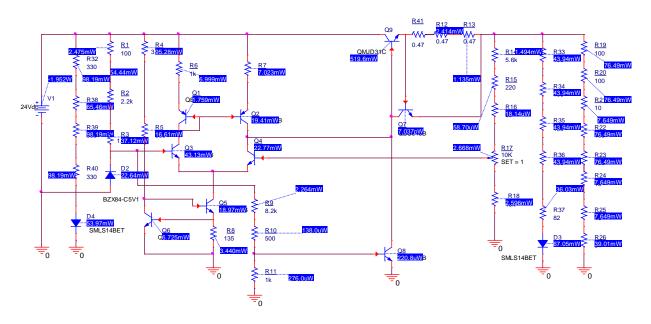
In figura de mai jos putem observa toti curentii din circuit



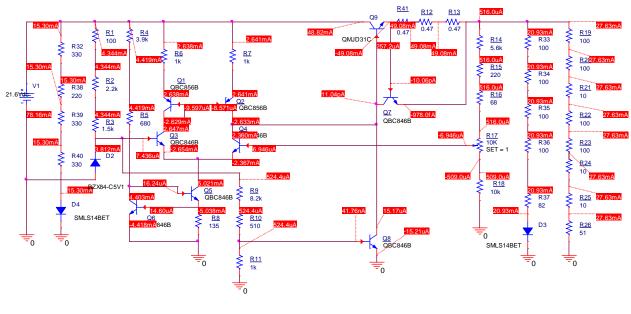
Se observa ca toate tranzistoarele bipolare sunt in regim activ de functionare(exceptie fac tranzistoarele din componenta circuitelor de protectie)

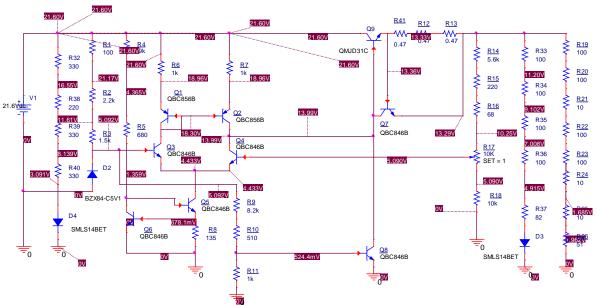


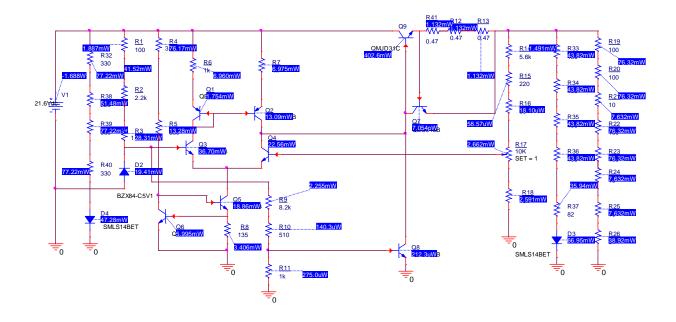
Puterile sunt toate conforme cu specificatiile componentelor(tranzistorul Q9 este unul de putere, 15W)



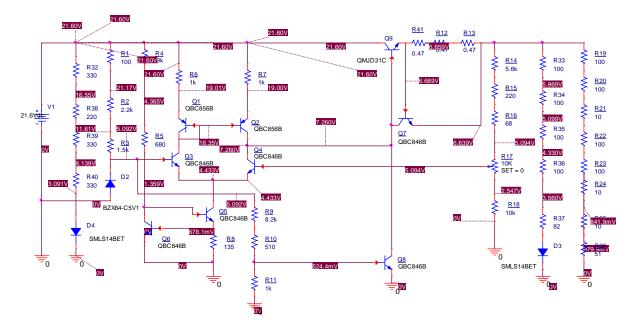
-punctul static de functionare simulat(pentru potentiometrul setat pe 1 si tensiunea minima de intrare)

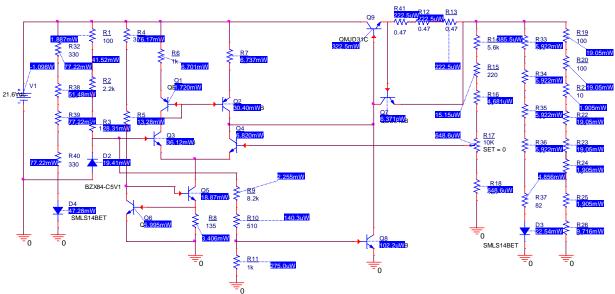


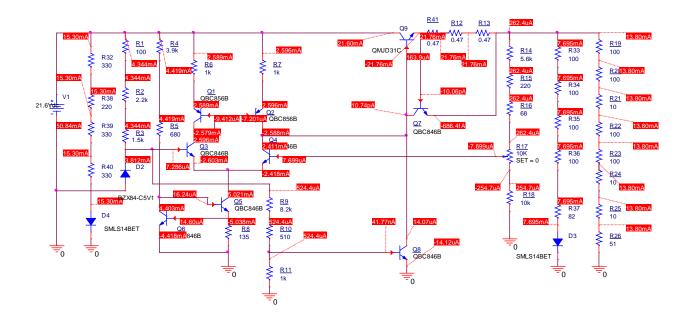




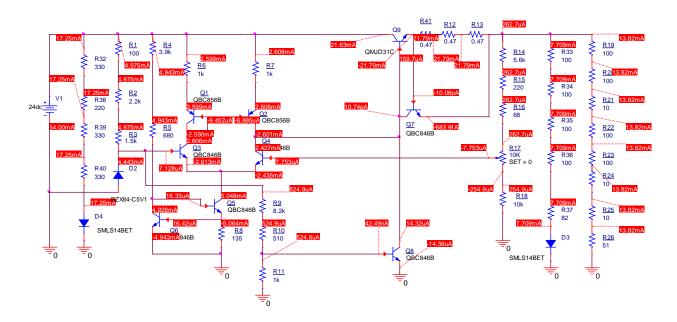
-punctul static de functionare simulat(pentru potentiometrul setat pe 0 si tensiunea minima de intrare)

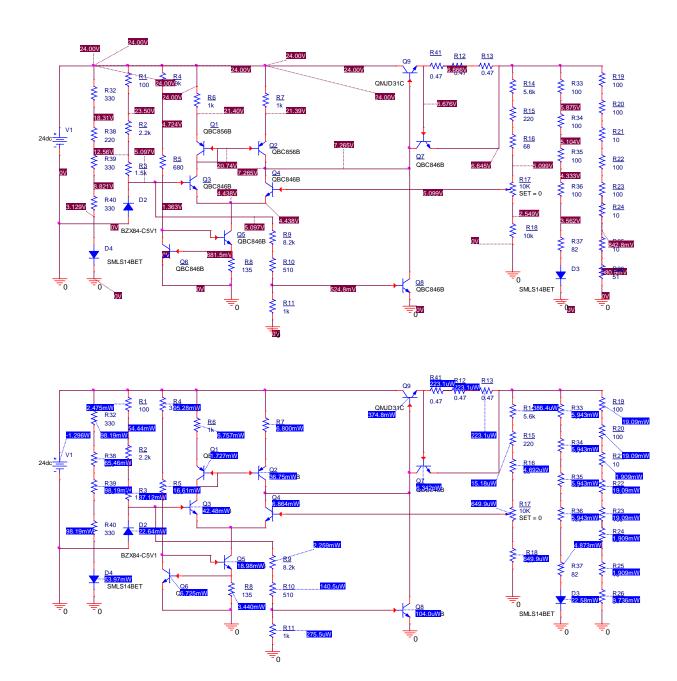






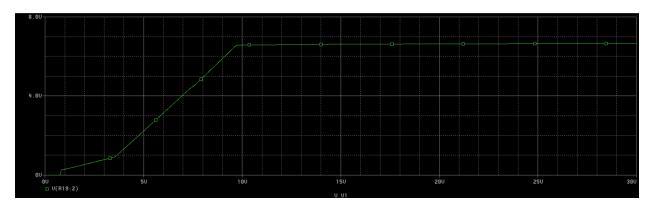
-punctul static de functionare simulat(pentru potentiometrul setat pe 0 si tensiunea maxima de intrare)



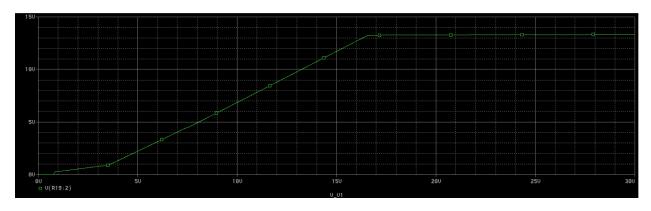


-analiza DC sweep

Potentiometrul este setat la 0



Potentiometrul este setat la 1

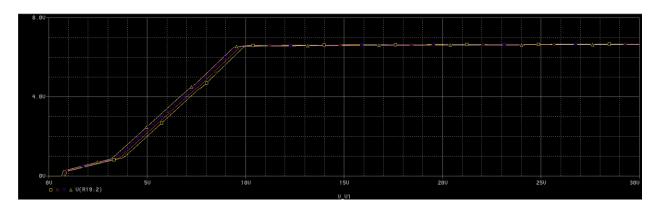


Am ales tensiuni de iesire cu 10% mai mari decat cele din cerinta din cauza tolerantelor rezistoarelor.

Se observa ca intre tensiunile de intrare date in cerinta  $(21,6V-24\ V)$ , tensiunile de iesire sunt constante in ambele cazuri, tensiunea de iesire avand o variatie mai mica de 0.6 mv/V.

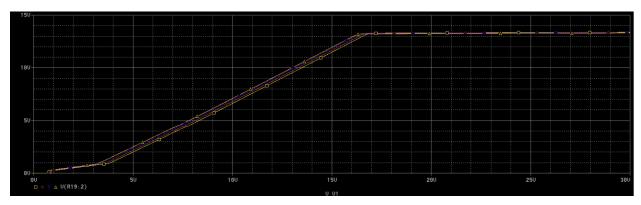
-domeniul temperaturilor de functionare

-analiza s-a facut pentru temperaturile 0, 20, 40 respectiv 60 grade Celsius -pentru tensiunea minima la iesire

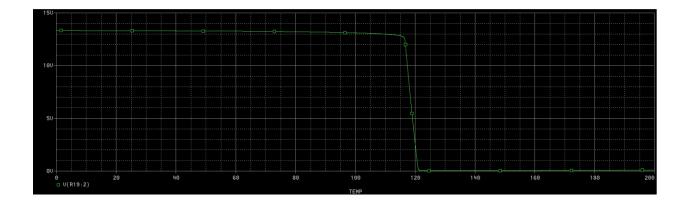


Se observa o caracteristica constanta in intervalul 0-60 grade Celsius

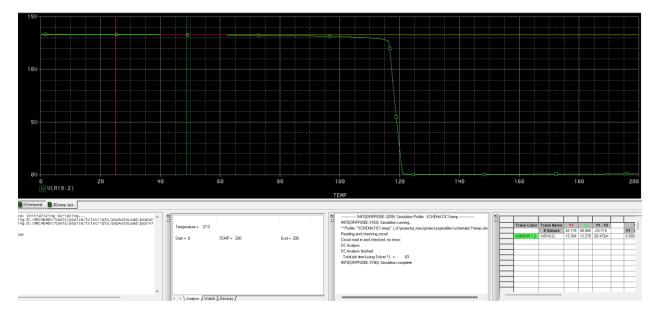
-pentru tensiunea maxima de iesire



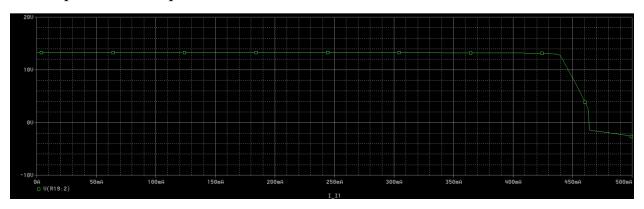
-protectia elementului regulator serie la temperaturi mai mari de 120 grade Celsius(am ales cazul cu tensiunea maxima de iesire)



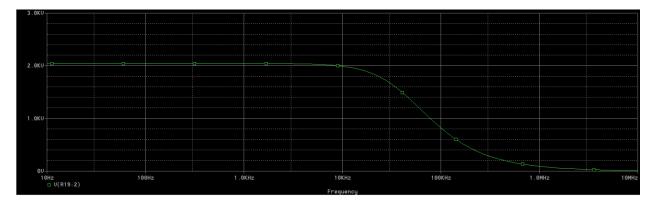
-deriva termica foarte mica (0,1mv/grad Celsius)



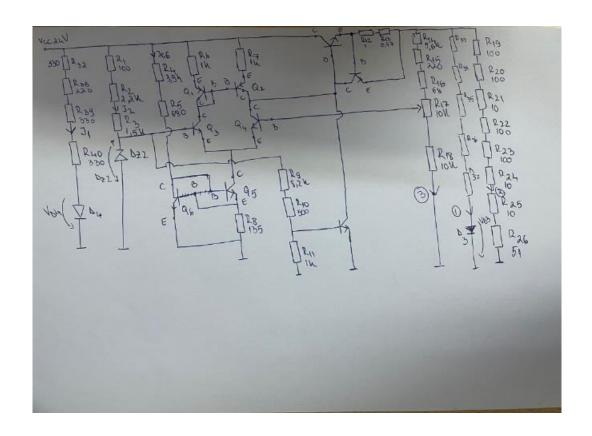
-protectia la suprasarcinca



-amplificarea in bucla descisa de minim 100



Am ales o sursa de tensiune alternativa de 1V, se observa ca la iesire tensiunea este de peste 2KV, rezultand o amplificare in bucla deschisa de peste 2000!



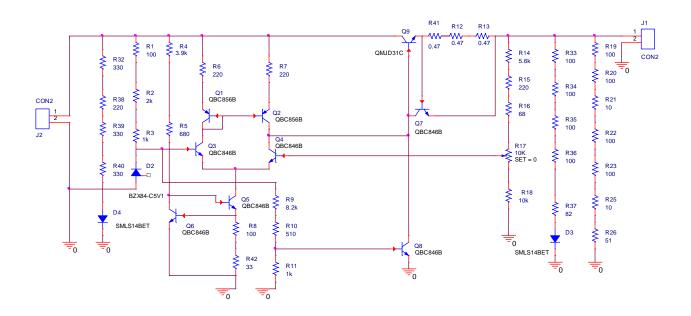
```
Vcc= J1(R32+R38+R39+R40)+Vb4
7,= Vcc-Vb4 = 24-3,2 = 17,19 mt
Vcc - J22 (R+D2+D3) + V2
Jza= Vcc-Vz . 24-5,1., 7=2=4,97mA
Pp 95 ri 96 am RAN -> neglijam J85 ri J86->
=> VCC = 3C6(D4+R6)+VBE5+VBE6
JC6 = VCC- VBEB-VBEG - 24-0,7-0,7 =, JC6 = 4,93mA =5mA
Decare in amplificational de croase Q x Qy runt adente
=> Jcg = Jc4 = Jc8 = Jc6 => Jc3 = Jc4 = 2,5 mA
(Je5=Je6 decorrer 96 si Q5 formara o nova de de went)
Purtou Q6-, 7C5R8=VBE-> VBE-50,135=, VBE-0,675VV
Pp 930 94 un RAN =>-5,1+0,7++ VCE5+ JC5 R8 =0
 VCE5= 5,1-0,7-0,675
VCE5= 3,725V >VBE5-7 G5RAN
VCC - JCG (R4+05)+VCEG
VCE = VCC-JGG(RL+R) = 24-22,9=> VCEG=1,1V) VBEG=> QGRAN
NCC = JCAG+VEB+VCE 3+VCE5+JC5P8
Noes = 24-2,5-0,7-3,725-0,675=16,4V> VBE3=> Q3 RAN
Vc= JC427+VEC2+VCE4+VCE5+35R8
VCEL = VCC - JCHR 7 - VECZ -VCE5 - JCERS
NCE4=98N>0,7-> Q4 in RAN
```

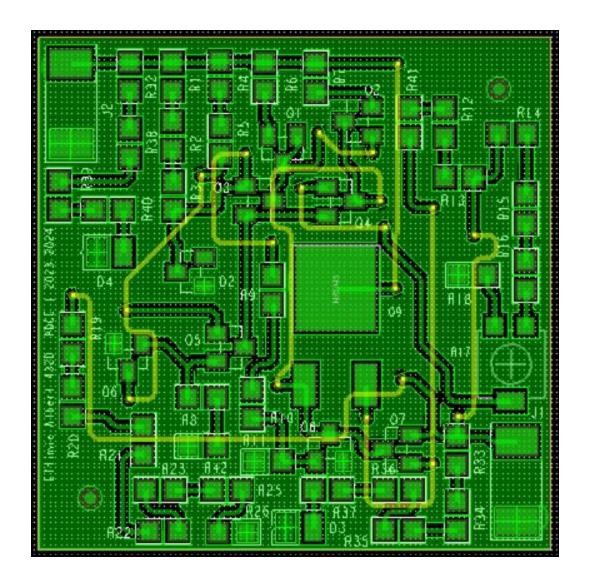
VIN = R11+R6+Rg }= > VBE8 = VINR11 VIN = R11+R6+Rg }= > VBE8 = VINR11 Representation = 10,586V Vout = VBE8 ) Vin= Vb2 VCC = JCh R7 + VEC 2 + VCE8 => VCE8 = 14,2V le untrarea "- a amplificatorului, la lem de alimentos de 24V, lemmes ente opplier cu cea de saf(5,1V) Vin 25,9 = 1/10 = 10,2 = 10,2 = 10,2 = 25,9 serves otalulitatorulu est 13,2V =0,5 mA Pour oraniora cu IN tora aventul 35,9 Re tramusa a ledul arum Vot Jacone +3,2 J= Vet 3,2 - 132-3,2 10 = 20,74 m. A @ Rsone 0,482 - 0,482 Pe transva cu overina - Vout = 17,2 - 27 14m A = 27,44 m A In model de la circua producti la supracurent -> 300000ti(0+@+0) => JC8=20,74+27,44+0,5=48,68mA VBET= 48,68. 3.0,47 = 68,63 mV (acarta tensure guste odata cu vertira cirentului, la 0,5 A & librandu x 24=VCEg+Vout => VcEg=24-13,2=10,8V -VcE8+VcE7+Vout-0=) VcE7=14,2-13,2=1V PST realizat pentre Junamea de alimentara max re SET-1

PR32 PR39 = PR40 = T2. 330 = 17,13. 3302 97,51 MW Calcul putori PR38= 17,182 0,22=66mW Pb4=3,1-17,25=53,47mW PRI=0,1.52 2,5mW R2=2,2 25 = 55mW R3= 1,5-25= 37,5mW Poza = Uz. Joz = 5 5 = 25 mW L) 24- J(D,+D,+D) -5 PRy= JC6R,2=523,92 - 76mW 92,5 PRS= JC6RS2 = 520,682- 17mW Pag=VCEG-TCG = 5,5 mW Pas-VCE5 Jc5 = 18,625 mW Pag-25 0,185=3,376 mW Pg1 = 2,5 . 0,7 - 1,75 mW PQZ-2,5.7,3=18,25 mW Pa3=215-16,4=4100W Pa4=215-98=24,25 mW PR = 2,52, 1 = 6,25 MW Pe7=2,52.1 = 6,25mW PR 9 Froods mice discours about of these a Parof tooth mice dioceanie din coventul de Gaza al lu

```
JBB = 50 - 14,4 A -> PQ8= 14,4 A- 14,2 = 138,4 W
PR14= 5,6 . (0,5) = 1,5 mW
PRID=0,22.(0,5)=58MW
PRIG=0,068.6,5) = 18,14W
PR(7=10.(0,5)2 = 2,700 W
PRIS= 10 (0,5)2= 2,6mW
Pazz= 0,1.20,74 - 42,9mW
PR34= 43,9mW
PR35=43,9mW
PR36=43,9mW
PR36=0,08.20,742=36mW
Phos= 3,2.20,74 == 66,36 mW
PR19=0,1-27,44=2,744mW 75,29mW
PRACT 27 75,29 MW
PRAIS FISZMW
PR22= 79, 29 mW
RR23:75,29mW
PRZ4= 7,52 mW
P225= 7,52 mW
PR26= 37,640W
```

# 5. Layout





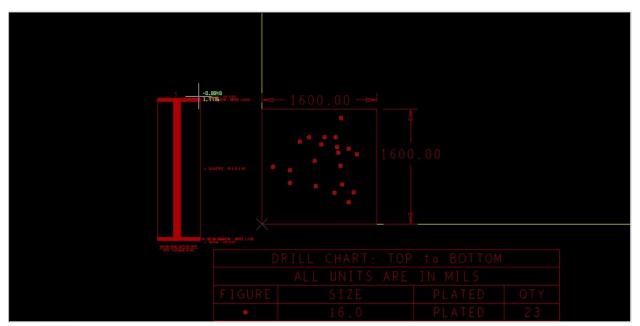
# Capsule utilizate

Rezistoare: SMR0805
Tranzistoare: TO236AA
Dioda Zener: TO236AA
Diodele led: SMD0805
Potentiometru: TS53YL
Conectori: SMR2512

In alcatuirea PCB-ului am tinut cont de mai multe aspecte tehnologice, cum ar fi plasarea componentelor asupra carora se disipa cea mai mare putere in centrul

placii. S-au evitat unghiurile de 90 de grade pe acelasi strat, iar trecerea de pe un strat pe altul prin intermediul vias-urilor s-a realizat la un unghi de 90 de grade. S-a incercat ca traseele sa fie cat mai scurte si drepte, iar sub pad-urile componentelor s-a evitat plasarea de vias-uri sau trasee. Restul specificatiilor au fost respectate conform cerintelor tehnologice mentionate in cerinta.

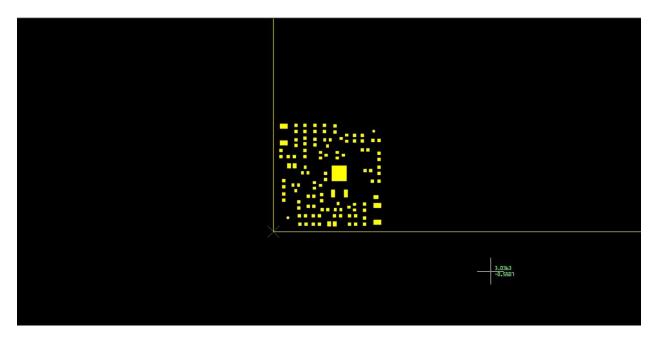
# 6. Fisierele de post-procesare



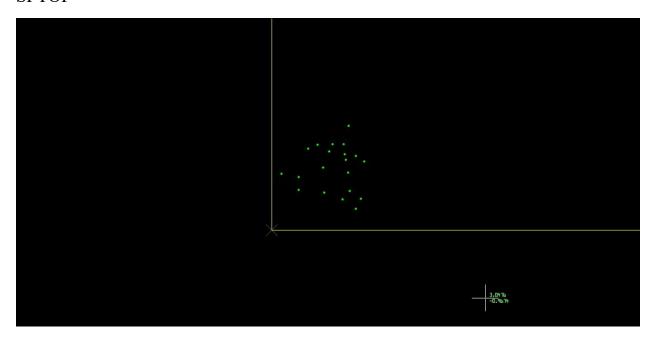
**FAB** 



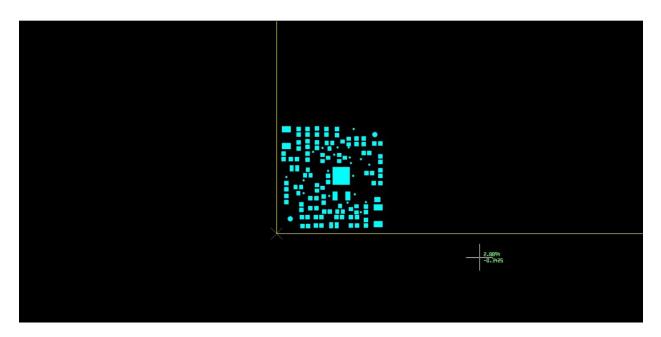
**SSTOP** 



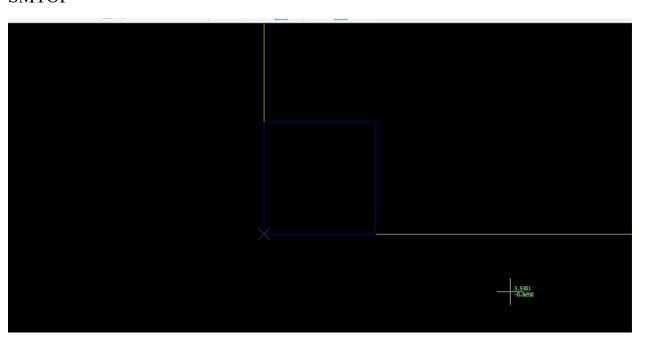
# SPTOP



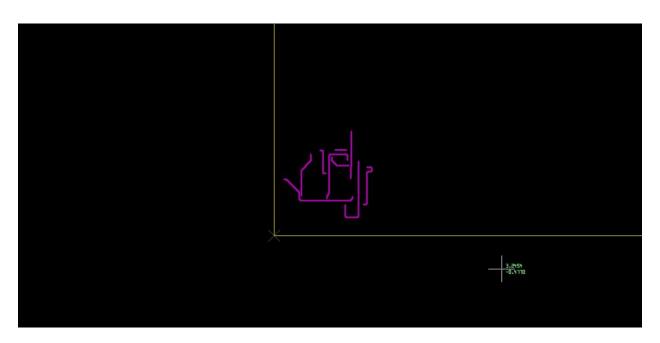
SMBOT



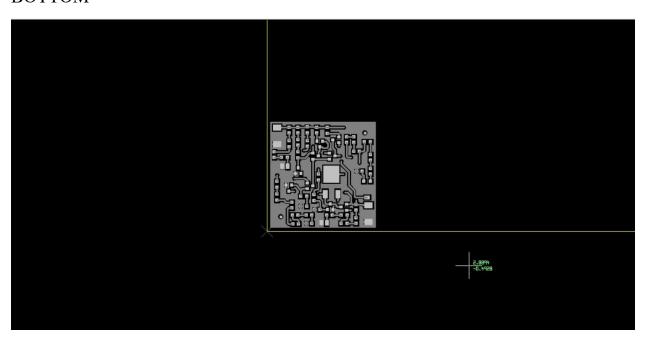
#### SMTOP



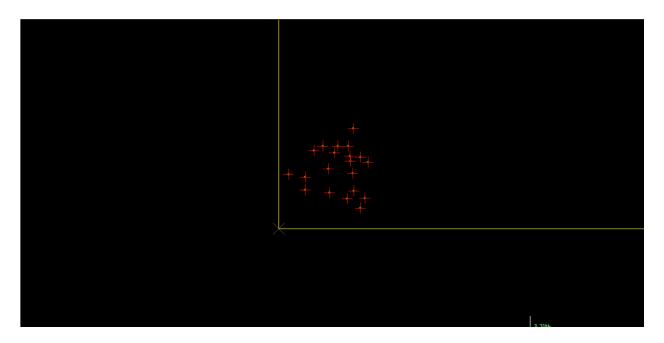
ВО



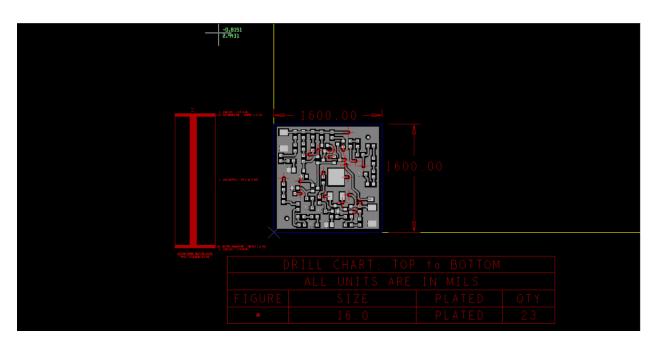
# BOTTOM



TOP



# DRILL

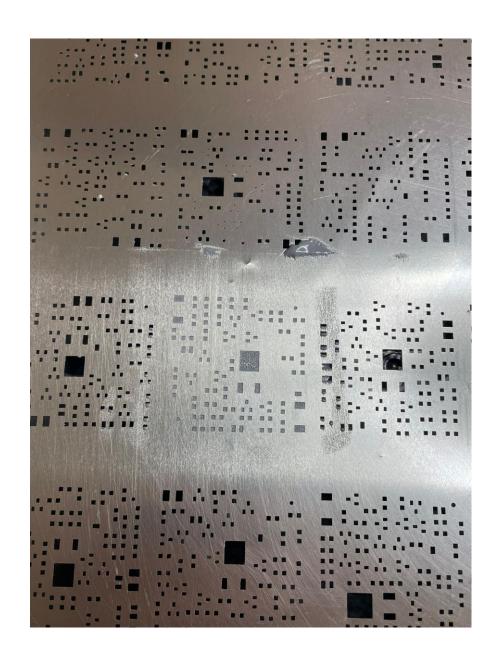


TOATE

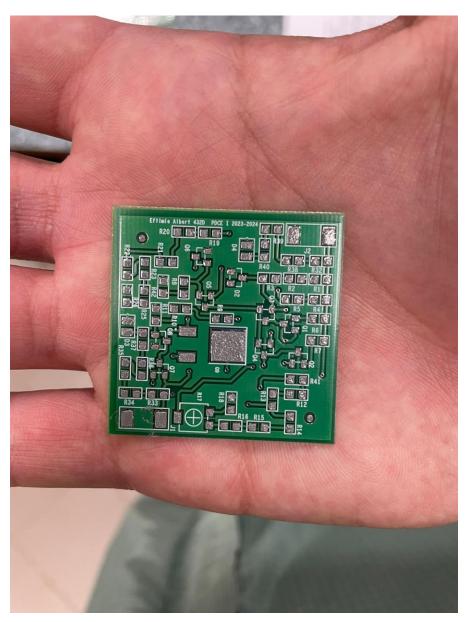
# 7. Asamblarea PCB-ului



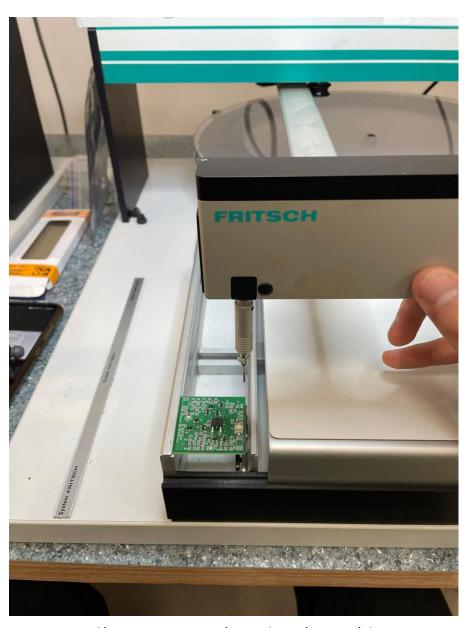
PCB in starea initiala



Aplicarea aliajului



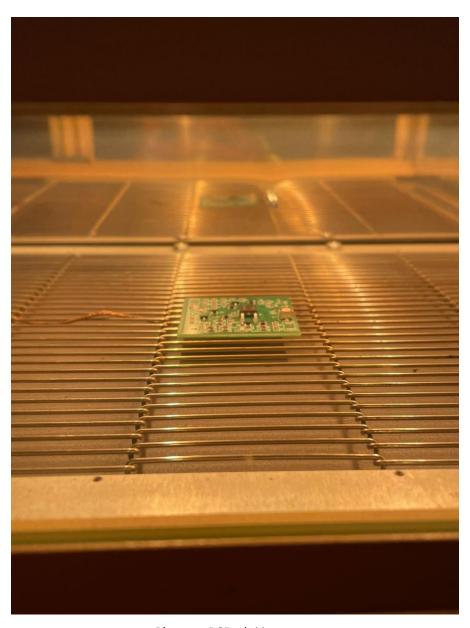
PCB-ul dupa aplicarea aliajului



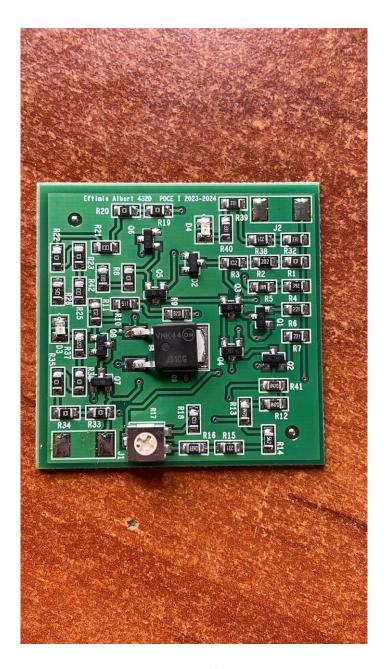
Plasarea componentelor cu ajutorul aparatului pick & place



Indreptarea componentelor



Plasarea PCB-ului in cuptor



Rezultatul final

### 8. Probleme intampinate

De-a lungul proiectului am intampinat multe probleme de proiectare. Probabil cea mai des intalnita a fost puterea disipata pe rezistoare. Aceasta nu trebuia sa depaseasca 125 mW, dar pentru a fi sigur, am optat pentru o putere disipata maxima de aproximativ 100 mW. Pentru a rezolva aceasta problema am apelat la "spargerea" rezistoarelor in mai multe rezistoare de rezistenta egala. Astfel, puterea disipata pe acestea s-a incadrat in normele impuse.

O alta problema intampinata a fost plasarea ideala a componentelor: cele active ce disipa cea mai multa putere sa fie plasate in mijlocul PCB-ului, iar cele pasive pe marginea acestuia. Astfel au aparut alte probleme cum ar fi trasarea rutelor optime, fara unghiuri de 90 de grade, respectarea dimensiunii vias-urilor si a marker-ilor fiduciali. Toate aceste aspecte au dus la multiple reincercari de proiectare a PCB-ului, pana cand in final s-a ajuns la o forma aproximativ optima.

Cea mai mare problema dupa parerea mea a fost fixarea componentelor pe PCB in urma aplicarii aliajului. Cu ajutorul microscopului si al unei scobitori metalice am mutat cu mare atentie componentele astfel incat acestea sa fie perfect asezate pe pad-uri, insa fiind foarte mici a fost foarte usor sa le miscam gresit.

## 9. Bibliografie

- "Circuite Electronice Fundamentale" -probleme- Gheorghe Brezeanu, Florin Draghici, Florin Mitu, Gheorghe Dilimot
- "Circuite Electronice Fundamentale" Gheorghe Brezeanu, Florin Draghici
- https://www.tme.eu/ro/
- https://ro.wikipedia.org/wiki/Stabilizator\_de\_tensiune
- Note de curs Circuite electronice fundamentale, Dragoş Dobrescu