



INSTITUTO POLITÉCNICO NACIONAL
ESCUELA SUPERIOR DE CÓMPUTO

Unidad de control

Unidad de aprendizaje: Arquitectura de computadoras

Grupo: 3CM4

Alumnos:

- Estrada Estrada Jesse Yael
- Fuentes García Alan Kevin
- Ontiveros Salazar Alan Enrique

Profesor:

García Ortega Víctor Hugo

Unidad de control

3CM4

30 de noviembre de 2018

1. Estadísticas

Recurso	Usado	Disponible	% utilizado
LUT's	45	63400	1 %
FF's	2		
Slices	18	15850	1 %
RAM's de un puerto	0		
RAM's de dos puertos	0		

Dispositivo usado: **Artix 7 (XC7A100T-2CSG324)**

Frecuencia máxima de reloj: **62.845 MHz**