**一、填空题**

1 8086CPU有（ ）根地址线，能寻址的最大空间是（ ）；8086CPU内部的段寄存器是（ ）位，故存储器每个段的最大长度为（ ）。

2 16位带符号数的能表达的数值范围是（ ），当算术运算的结果超过8位、16位、32带符号数能表示的范围时，标志寄存器的（ ）位会置位。

3 假设某个字的值是1234H，其低位字节地址是30H，高位字节地址是31H，那么该字的地址是（ ）。

4 8086CPU从内部功能上可分为（ ）和（ ）两个独立的功能部件。

5 存储器的物理地址是指（ ），存储器的逻辑地址是指（ ）。是由（ ）和（ ）组成的。

6物理地址=段地址×16+偏移地址，设段地址=1234H，偏移地址=5678H，则逻辑地址为（ ），物理地址为（ ）。

7系统总线是计算机内部的大动脉，将不同的功能部件连接在一起，计算机的系统总线分为( ) 、( ) 和 ( )三大类。

8 8086系统中的寻址方式包括（ ）、（ ）、（ ）、（ ）、（ ）、（ ）、和（ ）组成的。

9 当对堆栈操作时， 8086 会自动选择（ ）值作为段基值，再加上由 （ ）提供的偏移量形成物理地址。

10 每条指令的执行过程中是由（ ） 、 （ ） 和 （ ）等操作组成。

11 计算机 CPU 与输入 / 输出设备之间交换的信息包括 （ ） 、（ ） 和 （ ）三类信号。

12指令MOV AX, [BX+SI+6]源操作数的寻址方式( )。

**二、选择题**

1. 指令MOV AX,ES:[BX][SI]中，源操作数的物理地址是( ) 。

        A. 16\*(DS)+(BX)+(SI)                B. 16\*(ES)+(BX)+(SI)   
        C. 16\*(SS)+(BX)+(SI)                D. 16\*(CS)+(BX)+(SI)

2．汇编指令“MOV AX，20[DI]”将从存储器中读（ ）字节的内容到累加器。

A. 1     B. 2      C. 3        D. 4

3．对于指令“MOV AX，1267H”，指令中的立即数1267H是存储在（ ）中。

A.数据段     B. 堆栈段     C. 代码段      D.附加段

4．8086 CPU 系统执行传送指令MOV时（      ）。

A.影响标志位 B.影响DF方向标志位  C.影响CF进位标志  D.不影响状态标志位

5．与“MOV BX，OFFSET VAR ”指令完全等效的指令是 （      ）。

A.MOV BX，VAR   B.LDS BX，VAR   C.LES BX，VAR   D.LEA BX，VAR

6．以下寄存器中，属于数据寄存器的是（ ）

A、BX B、SP C、SI D、DI

7．存储器操作数的有效地址直接取自一个基址寄存器或变址寄存器的寻址方式是（ ）

A、直接寻址 B、寄存器间接寻址 C、基址寻址 D、变址寻址

8．（ ）是构成存储器的最基本的单位。

A、存储单元 B、存储段 C、存储体 D、芯片

9. 在机器内部操作中，CPU与存储器之间信息交换使用的是（ ）。

A、逻辑地址 B、物理地址 C、有效地址 D、相对地址

**三、简答题**

P教材25页1.10,1.11题，P教材46页2.2,2.4-2.6题，均为简答题，需要交上来;P教材100页3.2-3.8题，请在书上完成，课间抽查

四**、**计算题(要求写计算过程)

1．已知堆栈段指针寄存器(SP)= 1076H，入栈4个数后（SP）=？，再出栈5个数后（SP）=？

2．已知（DS）=3000H，（ES）=5500H，（SI）=0A20H，（BX）=0400H，（SS）=4000H，（BP）=0020H，数据段中的字单元MASK偏移地址为0030H，那么下列各指令的源操作数的寻址方式是什么？其物理地址是多少？

（1）MOV DX，[BP] （2）MOV AX，[1000H]

（3）MOV AX，MASK[BX] (4）MOV AX，ES：[BX+SI]

五**、**指出下列指令的错误。

（1）ADD AX，CL （2）MOV AL，A2H

（3）MOV CS，2000H （4）MOV [AX]，[SI]

六**、**指出下列指令源操作数的寻址方式

MOV AX，00H；

SUB AX，AX；

MOV AX，[BX]；

MOV AX，TABLE；

MOV AL，ARAY1[SI]；

MOV AX，[BX+6]；

**温馨提示：作业要求交纸质版，打印出来做或抄题（可以只给答案）做均可，本次作业请于第5周周三上课时提交。**