

| 序号 | bug描述 | 规避方案和结论 | CTC8180 1.1是否FIX | CTC8180 1.2是否FIX |
|----|---|---|------------------|------------------|
| 1 | MACSEC在处理报文加密的时候，对于一些长度的报文，报文加密之后，short length值可能为随机值。从而导致在解密报文时，会因为ICV check error丢包 | 不支持MacSec，无法规避。CloudSec不受影响 | 是 | N/A |
| 2 | 芯片1G接口MAC逻辑处理错误，在处理Pause帧的功能上会有如下错误： 1. 接收到Pause帧之后，端口TX方向无法正确响应Pause帧，会影响到SGMII/QSGMII端口。 2. 接收到的Pause帧会误判为CRC Error而导致丢弃，会影响到SGMII/QSGMII端口。 | SGMII/QSGMII端口不支持Pause帧，无规避方案。 | 是 | N/A |
| 3 | FlexE 不支持静态模式添加删除更改client，只支持动态模式 | 无规避方案，可能对系统行为有影响。 | 是 | N/A |
| 4 | MAC不支持发送长度小于37字节的报文，已知影响到报文有OAM的CSF报文。 | CSF可由CPU发包，影响较小。 | 否 | N |
| 5 | 芯片Flexible Tunnel Decap逻辑读DsVlanActionProfile的index选择错误。 只会影响Flexible Tunnel解封装时候的操作，对于可能存在的未知隧道处理会有无匹配的现象。实际应用中，已知隧道的报文解封装操作，并不会用到这段逻辑。 | 目前没有未知隧道的解封装操作会用到该逻辑，对已知的隧道解封装操作并无影响。 | 是 | N/A |
| 6 | 500MHz主频的低功耗模式下不支持SGMII 2.5G端口 | 500M主频不支持SGMII工作在2500BASE-X的模式，影响较小，没有规避方案。 | 否 | N |
| 7 | IPIFIX 模块中new flow和aging同时操作会有概率导致流表条目删不掉 | 有规避方案，老化有可能变成两倍时间 | 是 | N/A |
| 8 | 芯片25G端口在1.0版本不支持FEC RS (528, 514) 模式，仅支持FC (2112, 2080) 模式的FEC, 25G端口FEC RS (528, 514) 下，发送的IPG可能小于5 byte，不符合协议，导致对端丢包。 | 影响大，会影响到设备的互通性，在强制和自协商方面都会有影响，无法做软件规避。 | 否 | 是 |
| 9 | 在多个phy绑定到同一个FlexE group的情况下，当绑定到group中PHY list的第一个PHY link down的时候，group会正常发送RPF。其他PHY down的时候，group不会发送RPF，会导致对端无法检测到应有的RPF告警。 | 无法规避，芯片限制。 | 是 | N/A |
| 10 | L2VPN TWAMP Sender端编辑并送至loopback channel时header中dmOffset没有更新，会导致时戳有误。 | 可规避，方案改为OAM的EPE编辑时戳模式，在Loop前将时戳编辑好，时戳精度下降。 | 是 | N/A |
| 11 | 当CPUMAC口配置为普通以太网口使用时，不支持同时叠加Stacking Hdr和CPU Hdr | 目前分析并没有该使用情况，无法规避。 | 否 | N |
| 12 | TP DLMDM报文的出方向时戳打不上 | 有规避方案，EPE打时戳，时戳精度下降。 | 否 | N |
| 13 | MPLS-TP DMM在stacking场景中并且使用Cflex v1 的时候回复DMR报文被多去掉了了一段 | 使用Legacy模式的stackint头并且chip id=0时做slave chip会有问题，影响较小，无规避方案。 | 否 | N/A |
| 14 | SRv6 T insert节点出ACL无法匹配新IP Header中的protocol type | 没有规避方案，从功能上讨论没有影响。 | 否 | N |
| 15 | 端口压力发送Pause帧后，会导致该端口发送的报文和pause帧概率性出错，全端口速率模式下均有问题。 | 无规避方案，全端口不支持Pause帧。 | 是 | N/A |
| 16 | 动态切换时从1G/2.5G切换到50G R1，会导致MAC概率性挂死 | 无规避方案，不支持这样的动态切换模式 | 是 | N/A |
| 17 | 框堆叠的时候，端口配置为stacking口的时候会修改Preamble的SFD字符以避免错误解析堆叠头而导致某些潜在的报文转发风险，此时由于芯片设计错误，有可能导致Preamble的SFD字符发送错误，从而使得报文在对端接收时由于CRC Error而产生丢包。 | 初始化的时候，不能使能SFD修改 | 是 | N/A |
| 18 | 端口接收方向hit到特殊情况会导致概率性MAC VoQ挂死，只能通过将该McMAC进行整个block复位来规避，最多影响16个端口。 Hit到的情况为：线路误码导致SFD的最后一个字节d5出错，而后面紧跟着的报文payload部分以d5结尾的时候会导致MAC VoQ异常。 | 无规避方案 | 是 | N/A |
| 19 | 全端口，叠加正常流量的时候，PTP报文长度小于96Bytes的时候，概率性会更新TS失败，概率和PTP报文的密度有关，发送速率越高，概率越高。 | 是否能过滤掉取决于上层软件是否有滤波算法 | 是 | N/A |
| 20 | 基于FlexE group PTP在长时间运行时有概率精度异常抖动 | 无 | 是 | N/A |
| 21 | ERSPAN Type3不支持截断，原因是方案是通过FlexEdit实现的，需要Loop实现，在CTC8180的Loop口不支持报文truncation功能。 | 无 | 是 | N |
| 22 | EFD中，如果ElephantFlowLogEn使能的时候，会将metadata误解析成FlexEditPr，这个field是在Slv6方案里跨模块传递信息的，此时EFD跨模块传递的信息会被SRv6的信息替代掉，从而导致EFD检测到新流Log上报CPU相关的FlowId的时候，FlowId错误。 该问题会影响到既做EFD Loop又做SRv6的报文。 | 无 | 否 | N |
| 23 | ECPU配置在自启动模式的时候，仅在芯片引脚复位释放后，ECPU从外接QSPI中读取一次启动代码并运行，不能接收外部CPU对ECPU的复位控制。 | 无法规避，芯片限制。 | 是 | N/A |
| 24 | 如下几种情况不支持报文截断： 1. 从DMA上CPU的报文 2. 4x CPUMAC口，无论配制成CPU口还是配制成Network口 | 无法规避，芯片限制。 | 否 | 是 |
| 25 | CPUMAC上，由于逻辑错误，会使得由于误码而导致的hiBer置起之后，导致端口Link-Down，当误码消失之后，hi-Ber不会消失，从而导致端口没办法up。 | 无规避方案 | 是 | N/A |
| 26 | 在ECPU非automode时，通过JTAG链加载ECPU镜像功能不正常，只能第一次加载镜像成功，重复加载镜像导致失败，无法通过JTAG链升级镜像 | 无法规避，芯片限制。 | 否 | N |
| 27 | 端口disable CRC校验功能之后，原本设计意图是让芯片可以接收CRC错包，端口统计要将此报文统计为CRC错但是不丢弃。芯片设计的实际行为是：报文不丢弃并按照mod CRC统计。 | 无法规避，芯片限制。 | 否 | N |
| 28 | CPUMAC接口工作在SGMII 1G/2.5G模式下，SerDes送出来时钟在端口使能的时候，有概率性状态不对，错误状态有两种：占空比错或者周期错，一旦送出正确时钟，后续时钟就会稳定了。 | 软件规避，在端口初始化的时候通过内环来check端口up状态，端口Up了之后，把内环解掉。 | 否 | N |
| 29 | FlexE做L1交叉的时候会遗传原端口的fault状态，原则上应该在本端口终结。当前会导致在目的clinet中携带fault信息，误传给下一跳设备。 | 软件规避，配置Ignore fault令端口强制up。 | 否 | N |
| 30 | 对于tunnel 加封装的报文，在使能cut through的情况下，报文的tunnel头中packet length不对。 | 无规避方案，芯片限制 | 否 | N |
| 31 | loop带宽限制为200G | 无规避方案，芯片限制 | 是 | N/A |
| 32 | 部分LVC MOS管存在电平超标的现象，测试发现有可能电压会到3.6V，超过规定最大值3.465V，长时间使用存在击穿的风险。 主要影响的引脚有： 1. MDIO引脚，当前只能使用1.2V 2. STRAP引脚，需要通过上下拉电阻分压 3. QSPI引脚，需要通过上下拉电阻分压 4. OOBFC引脚，无法支持 | 已提供规避方案，稳定性测试验证没有问题 | 否 | N |
| 33 | 端口数拥塞状况下，会出现ENO_NO_QUEUE_ENTRY丢包，从而导致某些场景下，Buffer测不满。这个是因为ENO内部RAM选择Active和Backup的Queue Entry RAM时的选择算法有缺陷导致 | 通过修改SDK中的MAC的调度算法和小包占用buffer entry规避 | 否 | N |
| 34 | 全端口Base-R FC模式下不支持1588高精度模式。 | 无，设计缺陷 | 否 | N |
| 35 | 在macsec 开启的端口上，如果在出方向触发elog（例如出口mirror，EPE的exception）会有一定的概率解端口配置成堆叠口时，为了防止配置前后报文把交换芯片冲击挂死，芯片支持将端口的SFD配置成特殊的SFD。 | 无法规避 | 否 | 是 |
| 36 | 端口的TX和RX端SFD设置不一样时，会影响统计值，端口会将非法SFD统计成FCS ERROR，但实际上不会丢弃 | 系统软件规避，系统在切换到stacking的时候需要清统计 | 否 | N |
| 37 | SGMII/QSGMII端口使能高精度时钟时，端口使能时，在自协商模式下可能会发生link down，对端会感知到 | SGMII/QSGMII 默认不支持高精度 | 否 | N |
| 38 | Elog带宽超过400G的时候，报文ELOG的性能会有问题，表现为elog的报文不能出去（出口mirror，出方向报文上送CPU） | 系统软件规避，超过某个threshold时，需要将LOG的采样比调大 | 否 | N |
| 39 | SGMII/QSGMII在MAC disable之后，tx方向还存在计数，但是报文不会发送出去 | 无 | 否 | N |
| 40 | 端口带流量做MAC disable之后，概率性RX的接收pkt统计大于TX的发送pkt统计 | 无 | 否 | N |