به نام خدا

پروژه مدار منطقی سوال اول

*مهدى دهقاني محمد آبادي 402521261

*ابوالفضل شهسواری 402521351 *امین شیروانی 402521369

ما برای انجام پروژه سوال اول را انتخاب کردیم

در این سوال ابتدا باید یک counter را پیاده سازی کنیم که طریقه پیاده سازی به صورت زیر است:

با استفاده از 8 تا Flip-Flop یک counter سه بیتی ساخته شد که میتواند از 0 تا 7 را بشمارد و برای این که مشخص شود شمارنده باید تا چه عددی را بشمارد. باید بیت هایی که ارزش یکسانی دارند در ورودی n و حالت فعلی حاصل ضرب (and) Avr (and) هاباید مساوی یک شود و در صورتی که مقدار آن مساوی یک شد بدین معنا است که مقدار فعلی شمارنده با ورودی n برابر است. با توجه به این موضوع مدار ریست میشود.

با توجه به این که شمارنده از 0 تا n-1 میشمارد بنابراین به حاصل ان یک بیت اضافه کردیم تا از یک تا n بشماریم.

سپس با ضرب عددهای نشان دهنده شمارنده در مقدار ورودی m مضرب های m به تعداد n به صورت باینری نشان داده میشوند .

ساختار کامپوننت ضرب دو عدد:

در ساخت این کامپوننت از جمع کننده های 4 بیتی و گیت های and استفاده

شده است کامپوننتی که ما پیاده سازی کردیم توانایی ضرب عدد 4 بیتی شده است کامپوننتی که ما پیاده سازی کردیم توانایی ضرب عدد 4 بیتی (a2,a1,a0) m را دارد.

در مرحله اول هر یک از 4 بیت (b3,b2,b1,b0) عدد n با کم ارزش ترین بیت عدد m برای مثال and a0 میشوند همچنین این عمل برای بیت a1 نیز تکرار میشود و خروجی های این 8 گیت and وارد جمع کننده 4 بیتی میشوند .

اگر عدد خروجی ما به فرم (c6,c5,c4,c3,c2,c1,c0) باشد بیت c0 از خروجی گیت b0,a0 AND حاصل میشود.

همچنین 12 از 51 خروجی جمع کننده 4 بیتی اول حاصل میشود

بقیه ارقام عدد از خروجی جمع کننده ای حاصل میشود که ورودی های آن

خروجی های جمع کننده 4 بیتی اول و خروجی 4 گیت and خروجی m با بیت a2 عدد a2

بدین صورت این کامپوننت حاصل ضرب دو عدد 4 بیتی و سه بیتی را تحت عنوان 7 بیت در خروجی نشان میدهد.

در اینجا خروجی ما به صورت عدد باینری خواهد بود و میخواهیم ان را به صورت دسیمال با استفاده از 7SEGMENT نشان دهیم.

برای اینکار ما دو کامپوننت طراحی کردیم که یکی رقم یکان و یکی رقم دهگان را نشان میدهد. با توجه به این که رقم دهگان 10 یا 2 خواهد بود از کامپوننتی که عدد باینری حاصل را به عنوان ورودی بگیرد و دو بیت خروجی دهد که نشان دهنده رقم دهگان باشد را ساختیم.

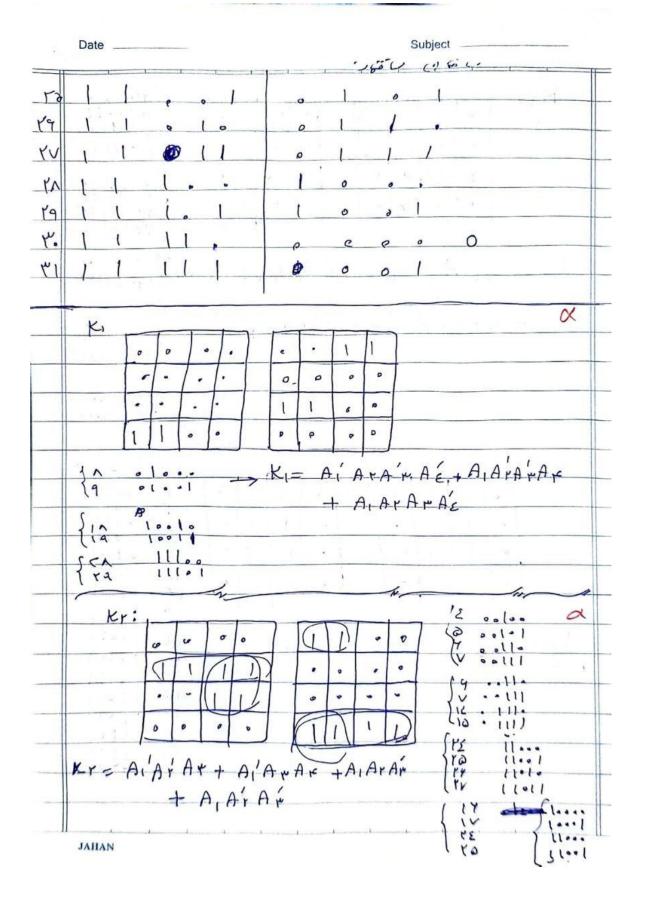
و برای نشان دادن رقم یکان از کامپوننتی استفاده کردیم که عدد باینری حاصل را میگیرد و 4 بیت که نماینده که مقدار BCD ان هست را نشان میدهد

حال خروجی های کامپوننت که به صورت BCD هستند را به نمایشگر 7 SEGMENT داده تا اعداد را به صورت دسیمال نشان دهیم.

این دو کامپوننت فقط از گیت های AND,OR ساخته شده اند که ساختار ان ها بر اساس جدول های کارنو زیر است .

Date	Subject			
	. 🗸			
0 . 0 -	0 9 0 0			
a . , .				
	1 1 1			
6 5 AIAYI A	IA W			
0.				
0 6 0 2				
0	000000000000000000000000000000000000000			
8 (1)	0 0 1.1 A1Ar'Ar			
	0000			
	A' A			
by = A, Ar A	tr + Al Arak Al Arak			
+A/A	Art ArArAs (12 011.			
1111131	١٤ ١١١٠ عا			
	1201111			
	16.111			
	C. 1111.			
	G, III II			
	Artel			
5				
	2			
	,			
JAHAN				

Date	Big BBC Subject
A, Ay Ay Ac A	a K, K, K, K & E
0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	<u> </u>
1 0 0 0 1	<u> </u>
7 00000	0 0 1 0
	0 0 1 1
00 00	0 1 0
	6
9 0 0 1 .	
V	» 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1
9 0 0	
10000	0 0
14 0 1 0 0	0
(" . ! .!	0 0 11
150	0 0
(0)	
14 0	0 1 0
9 0 0	
	4 0 0 0
14 0 9 1	
7.	
I wy	lo
VE 1 0 9 C	
	JAHAN



Date				Subject	
Krs				1	(Y
81 15	0 0	(1)	UV	0 0	المن مر
	0 "	KT I	. 0	TITE	- V ·· 11
		. 0	0 .	1.	9 00
			00		101 47
				1	46101
Krs	AI'A	1 Art A	y AMAR	+ A A + A 1	1. 91/1P -1
	-AIAr	AMAK	+ AlAri	AMAR	Sry 11
			4		1 KX 11
		3			
		* * *	To Talenta		14
		1			(1
K.c.					
14	011				1 909
	1. 1,	1 .	0 1		9 001
	0 1	1 6	0 1	1	V 1
	+ + + +				9 .1.
	1.1.	11:1	40 11	10	in oll
			,	1	10 011
IKE=	As	5 1		20.1	19 101
1			5		TT 101
					Ya ila
	- 1 - 51	(, .			T4 110
	• • •	186		A	77 111
-	· · · · · · · · · · · · · · · · · · ·		i vi	+	
12	***				
Lang.			1 1		

ریپازیتوری گیت هاب :

اگر احیانا در اجرای فایل پروژه مشکلی ایجاد شد تمامی فایل های پروژه در ریپازیتوری گیت هاب پروژه موجود است و میتوانید از آنجا تمامی فایل های پروژه را مشاهده کنید.

لینک ریپازیتوری:

https://github.com/abolfazlshahsavaryyy/LcFinalProject.git