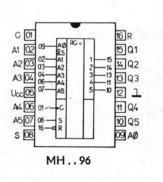
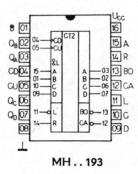
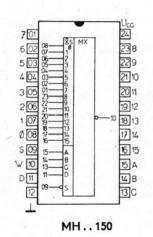
MAXIMUM RATINGS • GR	ENZDATEN			MH74	MH84	MH54	
Supply voltage	Betriebsspannung	Ucc	max	+7	+7	+7	v
Input voltage	Eingangsspannung	U_I	max	+5,5	+5,5	+5,5	V
Recommended working voltage	Empfohlene Betriebsspannung	Ucc	4,	75 5,25	4,75 5,25	4,55,5	V
Operating temperature range	Betriebstemperatur	ϑ_a	0	+70	-25 +85	-55 + 125	°C
Storage temperature	Lagertemperatur	dstg	-55	5+155	-55+155	-55 + 155	°C

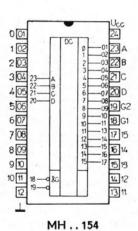
RECOMMENDED WORKING CONDITIONS • EMPFOHLENE BETRIEBSWERTE

Fan-out from each gate Ausgangsfächer pro Gatter	N_L	N	Н
MH 42	max. 10	max	20
MH 90A	max. 10		
MH 93A			
MH 96	max. 10	max	
MH 150, MH 151, MH 154	max. 10	max	
MH 164	max. 5	max	. 10
MH 192, MH 193, MH 75	N	max. 10	
Power dissipation Leistungsverbrauch			
MH 42	P	140	mW
MH 90A	P	145	mW
MH 93A	P	130	mW
MH 96	P	240	mW
MH 150	P	200	mW
MH 151	P	145	mW
MH 154	P P	170	mW
MH 164	P	168	mW
MH 192, MH 193	Р	325	mW
ELECTRICAL CHARACTERISTIC • KENNDATEN			
Input voltage — level H Eingangsspannung — H-Zustand	U_{IH}	> 2	V
Input voltage — level L Eingangsspannung — L-Zustand	U_{IL}	< 0,8	V
Output voltage — level H Ausgangsspannung — H-Zustand	U_{OH}	> 2,4	V
Output voltage — level L Ausgangsspannung — L-Zustand	U _{OL}	< 0,4	V
Input clamp voltage Eingangsklemmspannung (beside MH75) (ausser MH75)			
$U_{CC} = 4,75 \text{ V}, \text{ MH54} : U_{CC} = 4,5 \text{ V}; I_I = -12 \text{ mA}$	$-U_I$	< 1,5	V
Short circuit supply current Kurzschlusseingangsstrom MH7475, MH90A, MH93A			
$U_{CC} = 5.25 \text{ V}, \ U_{IL} = 0.8 \text{ V}$	-los	18 57	mA
MH54 : $U_{CC} = 5.5 \text{ V}, \ U_{IL} = 0.8 \text{ V}$	-los	20 57	mA





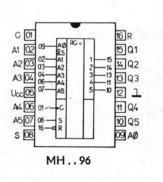


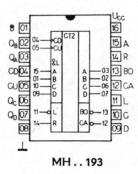


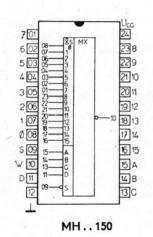
MAXIMUM RATINGS • GR	ENZDATEN			MH74	MH84	MH54	
Supply voltage	Betriebsspannung	Ucc	max	+7	+7	+7	v
Input voltage	Eingangsspannung	U_I	max	+5,5	+5,5	+5,5	V
Recommended working voltage	Empfohlene Betriebsspannung	Ucc	4,	75 5,25	4,75 5,25	4,55,5	V
Operating temperature range	Betriebstemperatur	ϑ_a	0	+70	-25 +85	-55 + 125	°C
Storage temperature	Lagertemperatur	dstg	-55	5+155	-55+155	-55 + 155	°C

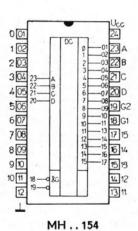
RECOMMENDED WORKING CONDITIONS • EMPFOHLENE BETRIEBSWERTE

Fan-out from each gate Ausgangsfächer pro Gatter	N_L	N	Н
MH 42	max. 10	max	20
MH 90A	max. 10		
MH 93A			
MH 96	max. 10	max	
MH 150, MH 151, MH 154	max. 10	max	
MH 164	max. 5	max	. 10
MH 192, MH 193, MH 75	N	max. 10	
Power dissipation Leistungsverbrauch			
MH 42	P	140	mW
MH 90A	P	145	mW
MH 93A	P	130	mW
MH 96	P	240	mW
MH 150	P	200	mW
MH 151	P	145	mW
MH 154	P P	170	mW
MH 164	P	168	mW
MH 192, MH 193	Р	325	mW
ELECTRICAL CHARACTERISTIC • KENNDATEN			
Input voltage — level H Eingangsspannung — H-Zustand	U_{IH}	> 2	V
Input voltage — level L Eingangsspannung — L-Zustand	U_{IL}	< 0,8	V
Output voltage — level H Ausgangsspannung — H-Zustand	U_{OH}	> 2,4	V
Output voltage — level L Ausgangsspannung — L-Zustand	U _{OL}	< 0,4	V
Input clamp voltage Eingangsklemmspannung (beside MH75) (ausser MH75)			
$U_{CC} = 4,75 \text{ V}, \text{ MH54} : U_{CC} = 4,5 \text{ V}; I_I = -12 \text{ mA}$	$-U_I$	< 1,5	V
Short circuit supply current Kurzschlusseingangsstrom MH7475, MH90A, MH93A			
$U_{CC} = 5.25 \text{ V}, \ U_{IL} = 0.8 \text{ V}$	-los	18 57	mA
MH54 : $U_{CC} = 5.5 \text{ V}, \ U_{IL} = 0.8 \text{ V}$	-los	20 57	mA









ELECTRICAL CHARACTERISTICS •	KENNDATEN	MH84:	$ \vartheta_a = 0 \dots \\ \vartheta_a = -25 \dots $	+85 °C	
Output voltage — H level $U_{CC} = 4,75 \text{ V}; \text{ MH54} : U_{CC} = 4,5 $ $U_{IL} = 0,8 \text{ V}, I_{OH} = -0,8 \text{ mA}$	Ausgangsspannung – H-Zustand V; $U_{IH} = 2 \text{ V}$	MH54:	$\vartheta_a = -55 \dots$.,
Output voltage — L level $U_{CC} = 4,75 \text{ V}$; MH54 : $U_{CC} = 4,5 \text{ MH}$	Ausgangsspannung — L-Zustand V ; $U_{IH} = 2 V$	МП 42	U_{OH}	> 2,4	V
$U_{IL}' = 0.8 \text{ V}, I_{OL} = 16 \text{ mA}$		MH 42	U_{OL}	< 0,4	V
On-state output voltage	Ausgangsspannung, EIN-Zustand				
$U_{CC} = 4,75 \text{ V}, I_{QL} = 7 \text{ mA}$	am Ausgang	MH74141	U_{QL}	< 2,5	V
Off state output voltage for input counts 0 thru 9 U _{CC} = 5,25 V, I _O '= 0,5 mA	Ausgangsspannung, AUS-Zustand am Ausgang, Eingangsinformation 0 bis 9	MH74141	U_{QH}	> 60	v
Off-state output current	Ausgangsstrom, AUS-Zustand		Ogn	- 00	Ť
$U_{CC} = 5.25 \text{ V}, U_{OH} = 55 \text{ V}$	am Ausgang	MH74141	Low	E0	
Off-state output current for input	Ausgangsstrom ALIS 7t.	1411/4141	IQН	< 50	μΑ
counts 10 to 15	Ausgangsstrom, AUS-Zustand am Ausgang,				
$U_{\mathcal{C}C}$ = 5,25 V, $U_{\mathcal{Q}}$ = 30 V	Eingangsinformation 10 bis 15	MH74141	I _O	< 5	μΑ
Input current — H level	Eingangsstrom — H-Zustand		-		
each input	pro Eing ang	MH 42			
A input $U_{CC} = 5,25 \text{ V}; \text{ MH54} : U_{CC} = 5,5$	Eingang A	MH74141		40	
$U_{CC} = 5.25 \text{ V}; \text{ MH54} : U_{CC} = 5.5$	V: U _{IH} = 5.5 V			< 40 < 1	μA mA
B, C, D input	Eingang B, C, D	MH74141	·III		IIIA
$U_{CC} = 5.25 \text{ V}; U_{IH} = 2.4 \text{ V}$	3 - 3 - 7 - 7		I_{IH}	< 80	μA
$U_{CC} = 5,25 \text{ V}; U_{IH} = 5,5 \text{ V}$			I_{IH}	< 1	mA
Input current — L level	Eingangsstrom — L-Zustand				
each input A input	pro Eingang Eingang A	MH 42 MH74141			
$U_{CC} = 5,25 \text{ V}; \text{ MH54} : U_{CC} = 5,5$		141174141	$-I_{IL}$	< 1,6	mA
B, C, D input	Eingang B, C, D		.12	. 110	
$U_{CC} = 5.25 \text{ V}; \ U_{IL} = 0.4 \text{ V}$			$-I_{IL}$	< 3,2	mA
Short circuit output current	Kurzschlussausgangsstrom				
$U_{CC} = 5.25 \text{ V}; \ U_{IH} = 4.5 \text{ V} $ $U_{CC} = 5.5 \text{ V}; \ U_{IH} = 4.5 \text{ V}$		MH 42	-los	18 55	mA
Supply current	Stromefoob	MH 5442	-los	20 55	mA
$U_{CC} = 5.25 \text{ V}$	Stromaufnahme	MH 42	Icc	< 56	mA
$U_{CC} = 5.5 \text{ V}$		MH 5442	Icc	< 41	mA
$U_{CC} = 5,25 \text{ V}$	e ·	MH74141	Icc	27 < 32	mA
MH 42:					
Propagation delay time, high-to-low level	Anstiegsverzögerungszeit von H- auf L-Zustand	Americanus			
from inputs A, B, C, D on output through two levels of logic through three levels of logic	von Eingängen A, B, C, D auf über zwei Gatterebenen über drei Gatterebenen	Ausgang	t _{PHL} t _{PHL}	< 25 < 30	ns ns
low-to-high level	von L- auf H-Zustand				
from inputs A, B, C, D on output	von Eingängen A, B, C, D auf	Ausgang		7.0	
through two levels of logic	über zwei Gatterebenen	The state of the s	t _{PLH}	< 25	ns
through three levels of logic MH42	über drei Gatterebenen		t _{PLH}	< 30	ns
MH 42	HES VERHALTEN	MH74141 TRUTH	TABLE • LOGI	SCHES VERHALTEN	

E	INFL				OUTPUTS . AUSGANGE								
Α	В	C	D	0	1	2	3	.4	5	6	7	8	9
L	L	L	. L	L	н	н	н	н	Н	Н	Н	H	Н
н	L	L	L	н	L	H	H	H	н	Н	H	H	Н
L	H	L	L	н	H	L	н	н	н	н	H	H	Н
н	H	L	L	н	н	н	L,	H	н	н	Н	H	Н
L	L	н	L	н	H	H	н	L.	н	Н	Н	H	Н
н	L	н	L	н	н	H	H	H	L	н	н	H	Н
L	H	H	L	Н	H	н	H	н	H	L	H	H	Н
н	H	н	L	н	H	н	H	H	н	H	L	н	Н
L	L	L	н	н	н	H	H	H	H	н	Н	L	Н
н	L	L	н	н	н	H	H	H	н	H	H	н	L
L	H	L	н	Н	H	H	н	H	н	H	H	н	Н
H	H	L	Н	н	н	н	н	H	H	H	H	Н	H
L	L	н	H	н	H	H	H	H	н	H	н	Н	H
н	L	н	Н	н	н	н	H	H	н	H	H	H	H
l.	н	н	н	Н	H	H	H	H	н	H	H	H	H
н	H	н	н	н	H	н	H	н	H	н	H	н	Н

H - high level • High-Zustand
L - low level • Low-Zustand

MH74141	TRUTH	TABLE	LOGISCHES V	VERHALTEN
			 1 0= +1	1° 4

On-state output? Durchgeschaltete	G	EINGAN	NPUT -	11
Ausgang 1)	D	С	В	Α
0	L	L	L	L
1	L	L	L	н
2	L	L	н	L
3	L	L	н	н
4	L	н	L	L
5	L	Н	L	н
6	L	н	н	L
7	L	Н	н	Н
8	н	L	L	L
9	н	L	L	Н
none - kein	н	L	н	L
none - kein	н	L	н	н
none - kein	н	н	L	L
none - kein	н	н	L	н
none - kein	н	н	н	L
none - kein	н	н	н	н

1) All other outputs are off Alle anderen Ausgänge im AUS-Zustand