

Circuitos Digitais

Engenharia Elétrica/Engenharia de Automação/
Engenharia de Computação/Sistemas de Informação/
Ciência da Computação/Tecnologia de Redes



Prof. VICTOR MARQUES MIRANDA

CONTEÚDOS

- I. Conceitos Básicos de Sistemas Digitais
- II. Sistemas de Numeração
 - II.1. Conversões entre Bases*
 - II.2. Operações Aritméticas*
- III. Portas Lógicas e Formas de Representação de uma Função Lógica
- IV. Álgebra Booleana e Simplificação de Circuitos
- V. Redes Combinacionais e Minimização Lógica
- VI. Projeto Lógico Combinacional
- VII. Módulos-Padrão Combinacionais e Aritméticos
- VIII. Sistemas Sequenciais – Parte 1: Máquinas de Estados, Elementos de Memória e Análise e Projeto de Redes Sequenciais Canônicas
- IX. Sistemas Sequenciais – Parte 2: Módulos-Padrão – Contadores
- X. Revisão dos Conteúdos e Aplicação da N2



Truth Table

DCBA	
0000	0
0001	1
0010	1
0011	1
0100	0
0101	0
0110	0
0111	1
1000	0
1001	0
1010	×
1011	×
1100	×
1101	×
1110	×
1111	×

Karnaugh Map

BA \ DC	00	01	11	10	
00	0	1	1	1	00
01	0	0	1	0	01
11	×	×	×	×	11
10	0	0	×	×	10
DC \ BA	00	01	11	10	

Subcubes

Mode
☒ 3 Bit ☐ 4 Bit

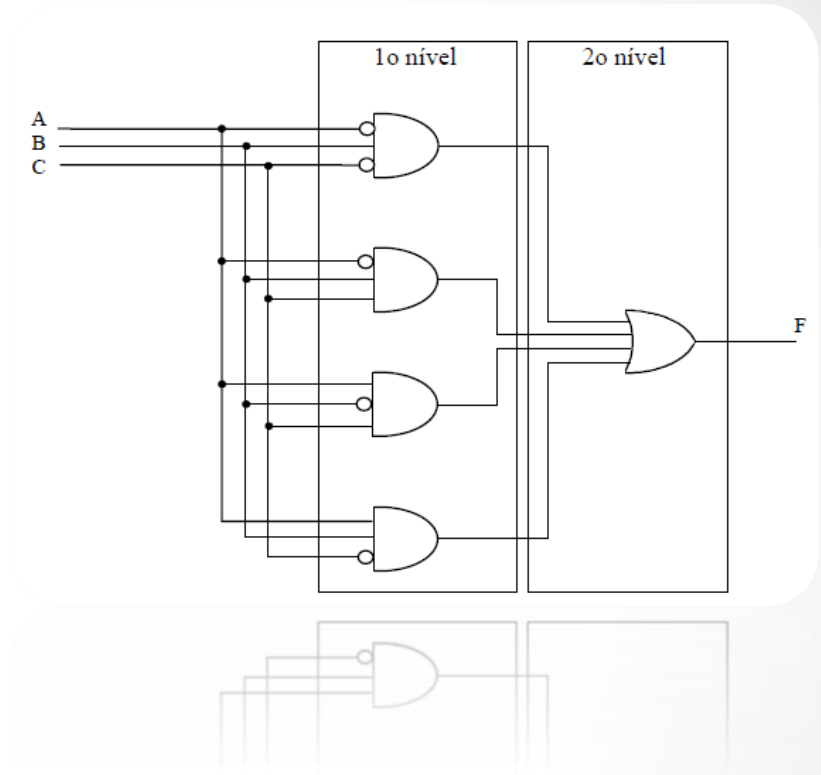
Options
☐ Hide Minimum
☐ Show Grade
☐ Show Circuit
☐ Change to POS
☒ Edge Assist
☐ Clear Loops
☐ Reset Table

Canonical: $D'C'BA + D'C'BA' + D'C'BA + D'CBA$

K-Map:

Minimal: $D'C'A + C'B + BA$

©2004 Jack Dillio



Unidade 5

Redes Combinacionais e Minimização Lógica



Objetivos

- ✓ Redes de 2 Níveis
- ✓ Métodos de Minimização
 - ✓ Mapa de Karnaugh

Resumos de Portas Lógicas

- NOT
- AND
- OR
- NAND
- NOR
- XOR
- XNOR

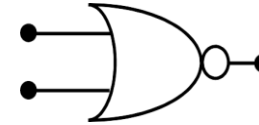
Será que lembramos do funcionamento de todas?

Vamos reescrever todas as funções no quadro...

Usos Interessantes de Portas

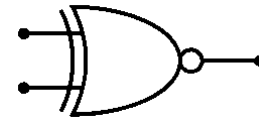
- Detectando somente 0's: Porta NOR

A	B	A + B
0	0	0
0	1	1
1	0	1
1	1	1



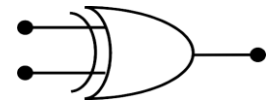
- Detectando igualdade usando XNOR

x	y	F
0	0	1
0	1	0
1	0	0
1	1	1



- Gerando e detectando paridade usando XOR
 - Saída = 1 somente quando há um número ímpar de 1's.

x	y	F
0	0	0
0	1	1
1	0	1
1	1	0



- **Método de Paridade** é uma das técnicas mais simples e mais usadas para detecção de erros em sistemas de transmissão de dados.
- **Bit de paridade** consiste em um bit extra anexado ao conjunto de bits do código a ser transferido de uma localidade para outra.

.....

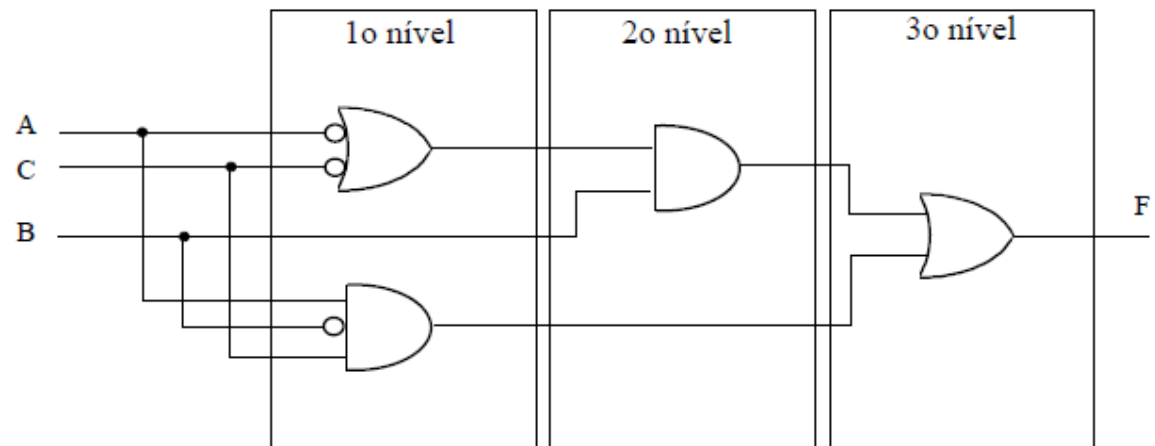
Completude de AND/OR/NOT, AND/NOT, OR/NOT, NAND, NOR

- Com AND, OR e NOT, podemos implementar qualquer função .
- **E somente com AND e NOT?**
 - Também! Veja que $(a'b')' = a'' + b'' = a + b$ (De Morgan)
- **E somente com OR e NOT?**
 - Também! Veja que $(a' + b')' = a''b'' = ab$ (De Morgan)
- **E somente com portas NAND?**
 - Também! a NAND a = NOT (a)
 - E com NOT(a NAND b) = a AND b
 - NAND = Porta Universal
- **E somente com portas NOR?**
 - Também! a NOR a = NOT (a)
 - E com NOT(a NOR b) = a OR b
 - NOR = Porta Universal

Redes de 2 Níveis

Redes de Portas Lógicas

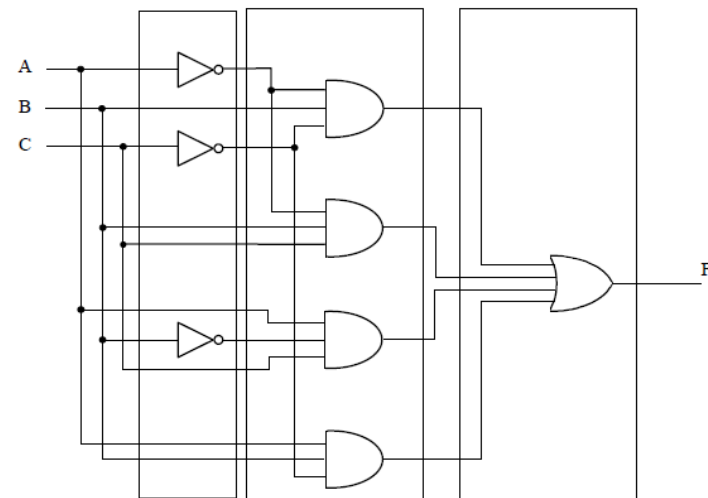
- Uma **rede de portas lógicas** é uma interconexão de portas que implementa um sistemas combinacional (binário) e consiste em:
 - portas;
 - entradas;
 - saídas externas;
 - conexões.



Circuito Multinível – Forma Fatorada

Redes de Portas Lógicas

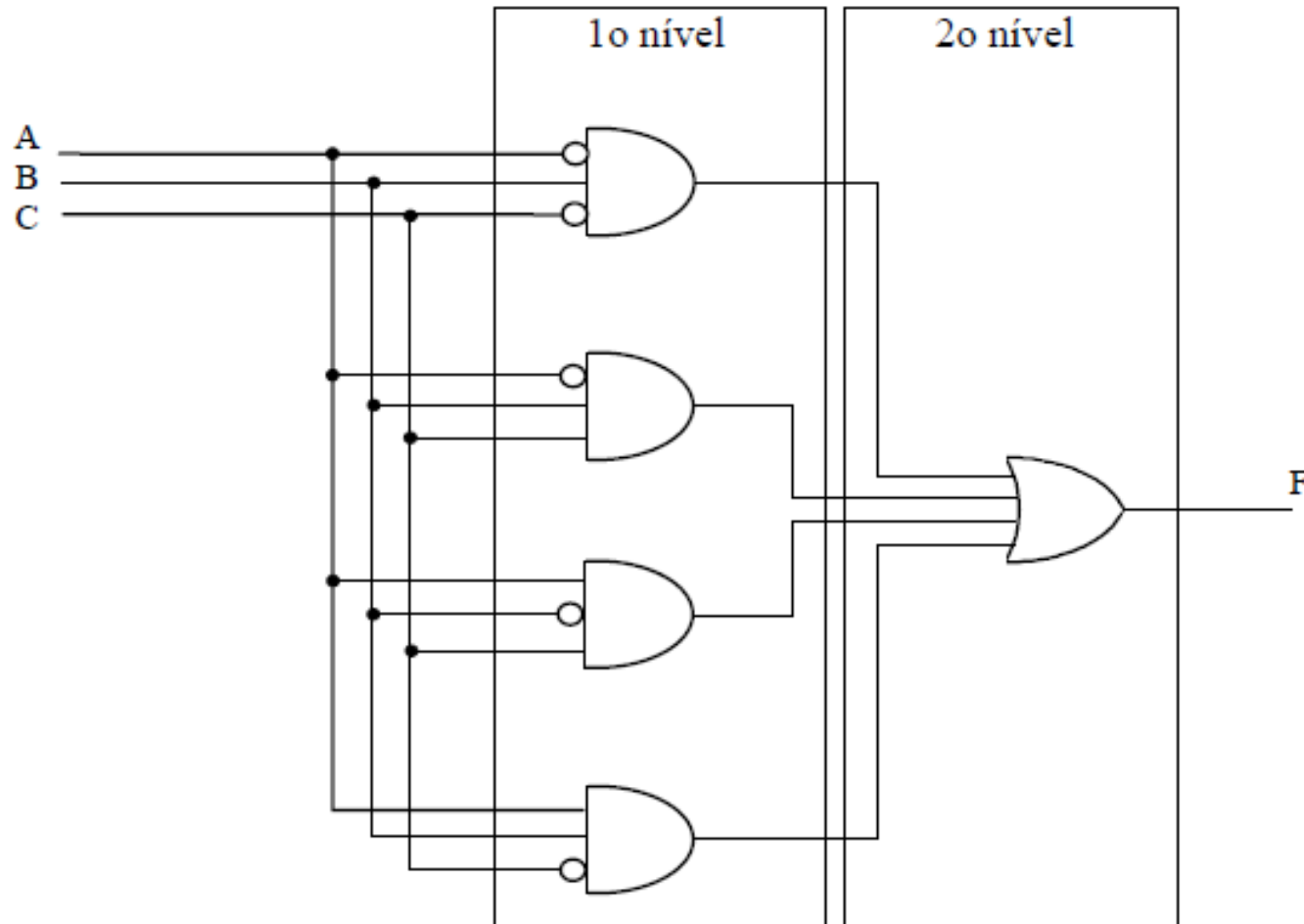
- Vimos que qualquer sistema combinacional pode ser implementado por uma rede formada:
 - por um nível de portas NOT, um segundo de portas AND e um terceiro nível de portas OR - **SOP**;
 - por um nível de portas NOT, um segundo de portas OR e um terceiro nível de portas AND - **POS**;



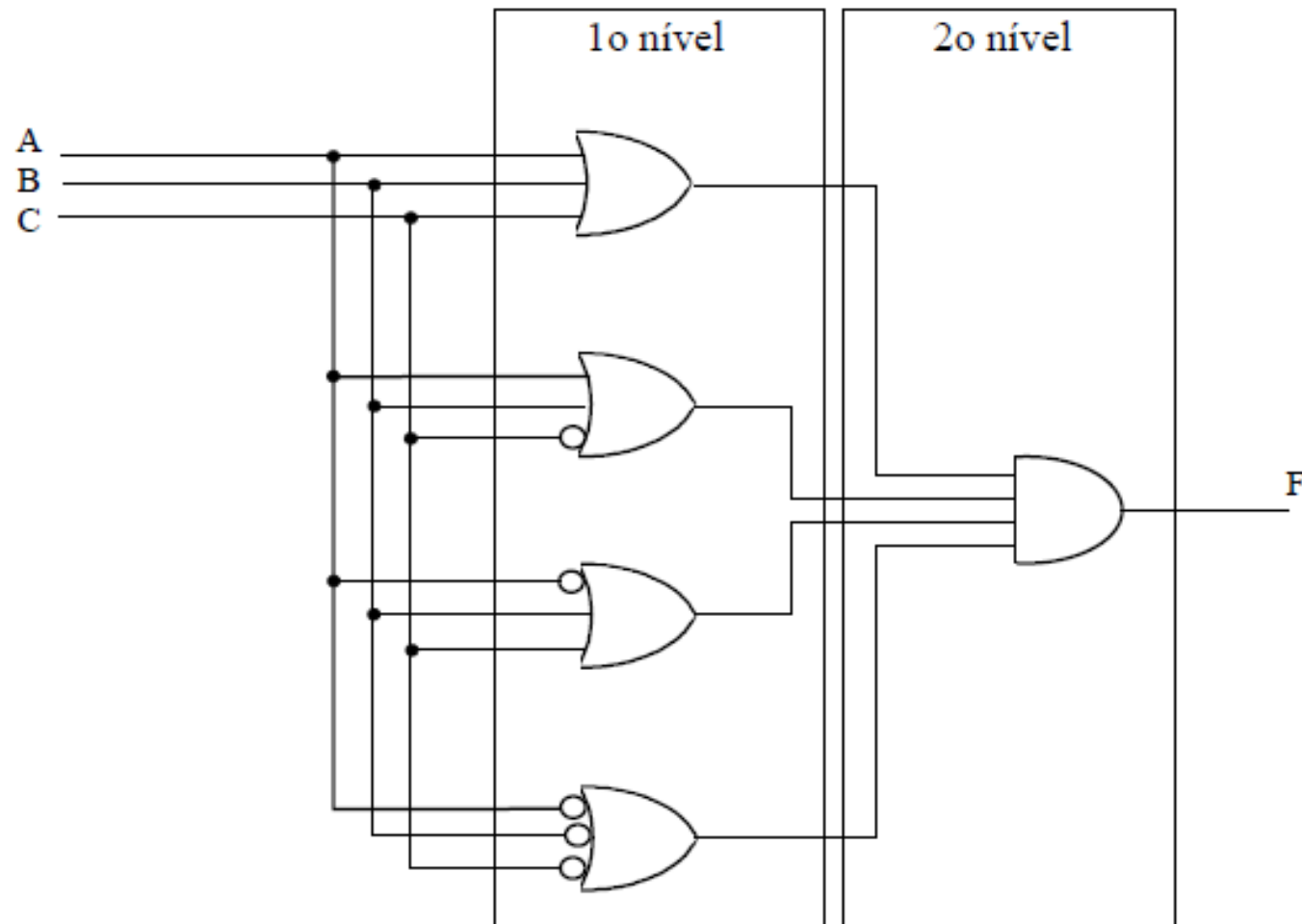
Redes de 2 Níveis

- Se todas as entradas estiverem disponíveis na forma complementada e não-complementada, o primeiro nível de portas NOT não será necessário e resultará em uma **Rede de Dois Níveis**.
- **Rede AND – OR:**
 - Corresponde a uma Soma de Produtos (1º nível de AND e 2º nível de OR).
 - Facilmente transformável em uma rede NAND – NAND.
- **Rede OR – AND:**
 - Corresponde a um Produto de Somas (1º nível de OR e 2º nível de AND).
 - Facilmente transformável em uma rede NOR – NOR.

Rede AND-OR

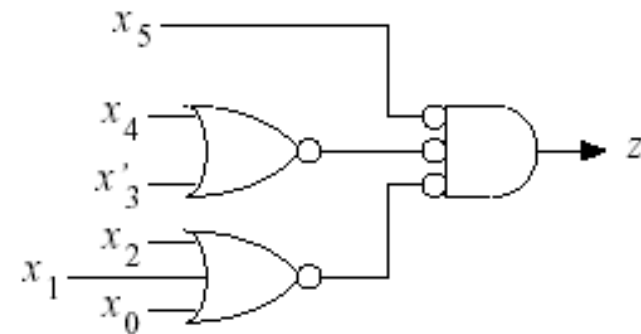
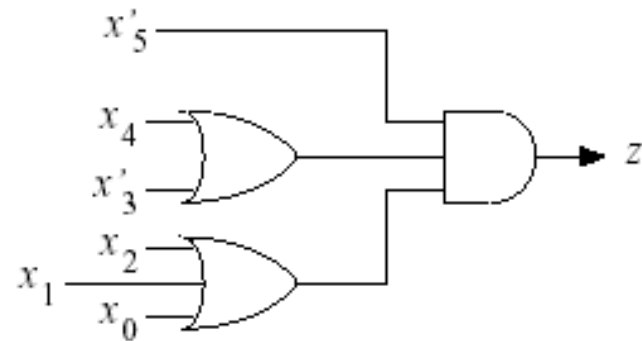
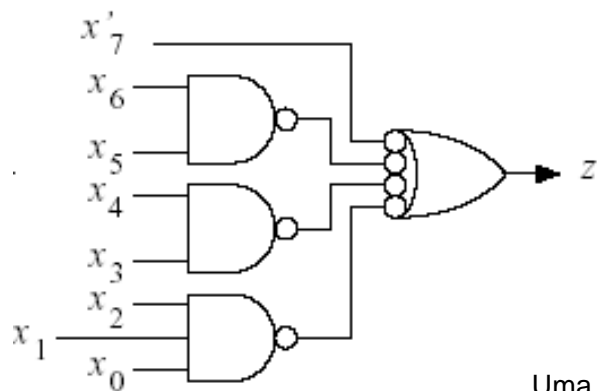
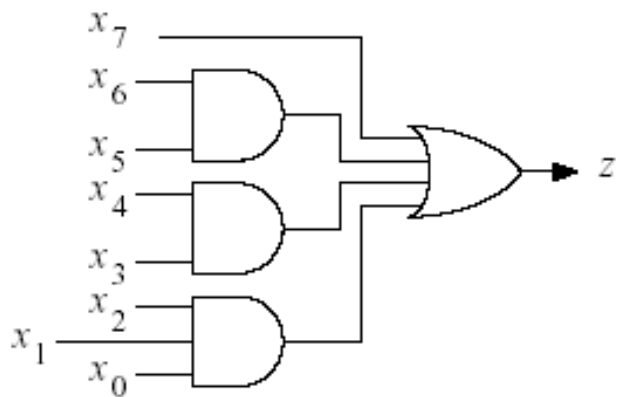


Rede OR-AND



Conversão de Redes 2 Níveis AND-OR e OR-AND para NAND-NAND e NOR-NOR

- SoP (AND-OR) para NAND-NAND
- PoS (OR-AND) para NOR-NOR



Uma vez que as portas NAND e NOR em CMOS são mais simples de implementar, estas transformações resultam normalmente em redes com melhores características (por exemplo, tamanho e retardo)

Redes Mínimas de 2 Níveis

- Entradas disponíveis nas formas complementada (x) e não-complementada (x');
- Não há limitação quanto ao número de entradas;
- Possuem somente 1 saída;
- A métrica de minimização consiste em **minimizar o número de portas com o número mínimo de entradas** → implementação mais simples e de menor custo.

Técnicas de Minimização

Minimização: Métodos a Estudar

- Qualquer expressão lógica pode ser escrita na forma de soma de produtos ou produto de somas.
- Ou seja, pode ser implementada usando a lógica de 2 níveis.
- Para se ter uma expressão mínima para uma rede de 2 níveis, tanto uma **soma de produtos mínima** como um **produto de somas mínimo** devem ser obtidos.
- **3 métodos de Simplificação:**
 - Simplificação Algébrica
 - Mapas de Karnaugh
 - Redução Tabular de Quine-McCluskey

Métodos Algébricos

- A minimização usando este método pode ser vista como:
 - Minimizar o número de termos em uma equação booleana, a qual está na forma de soma de produtos ou produto de somas.
 - Ex:

$$x = (\bar{A} + B)(A + B + D)\bar{D}.$$

$$x = \bar{A}A\bar{D} + \bar{A}B\bar{D} + \bar{A}D\bar{D} + BA\bar{D} + BB\bar{D} + BDD\bar{D}$$

$$x = \bar{A}B\bar{D} + AB\bar{D} + B\bar{D}$$

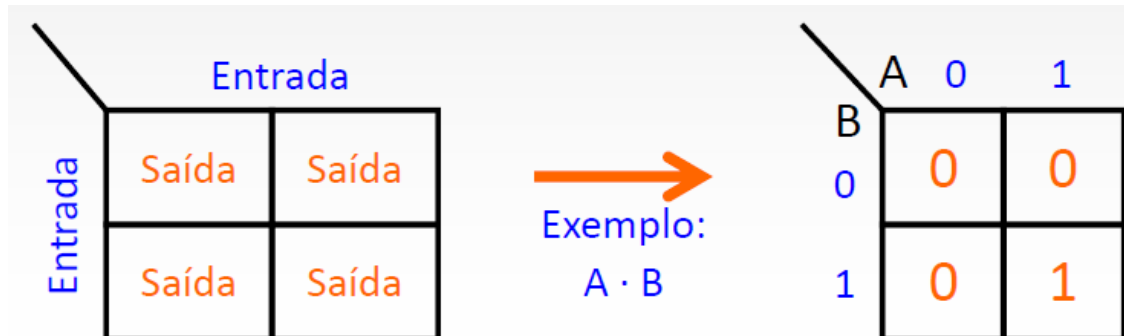
$$x = B\bar{D}(\bar{A} + A + 1)$$

$$x = B\bar{D}$$

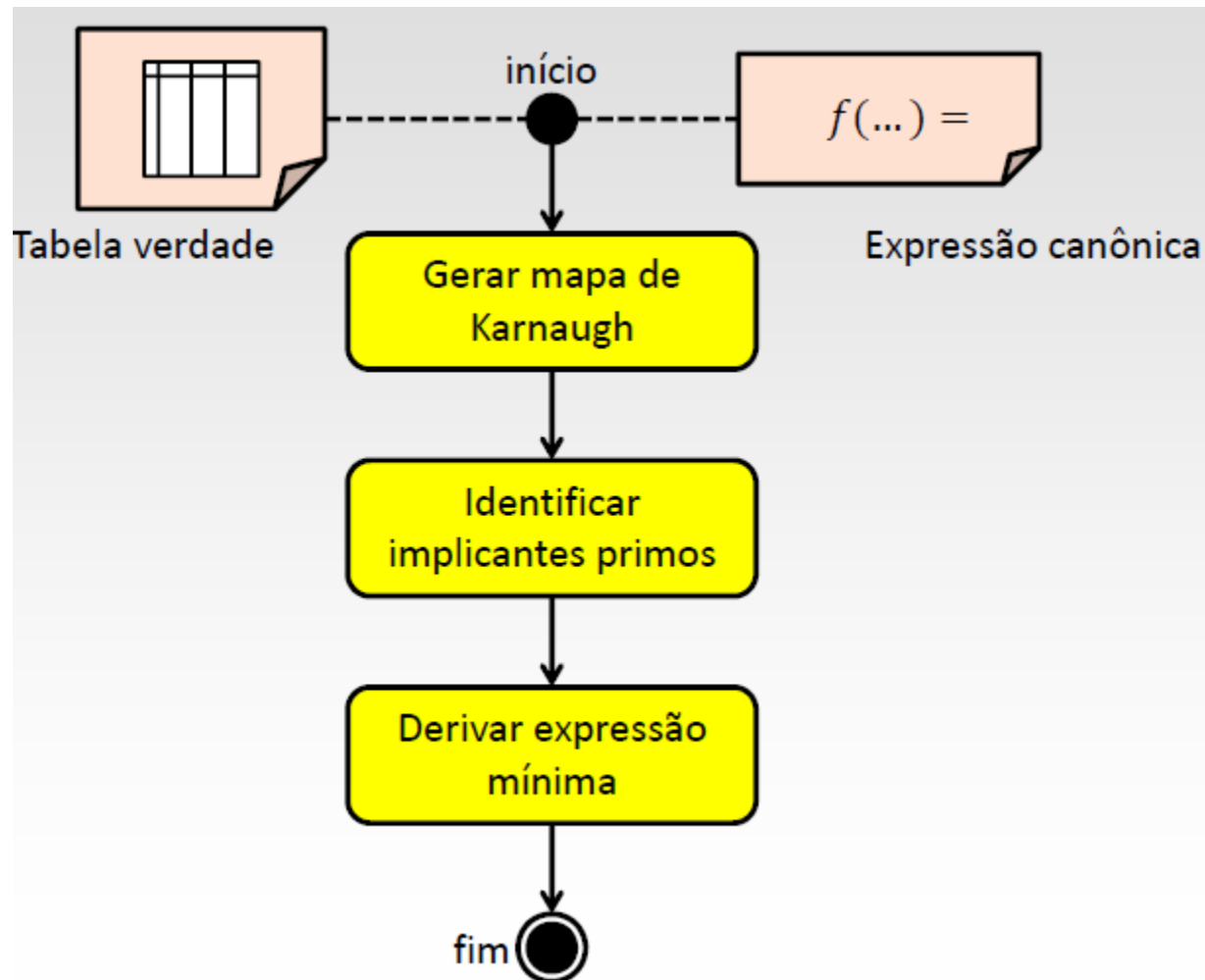
Técnicas de Minimização - Mapas de Karnaugh

Mapas de Karnaugh (Mapa K)

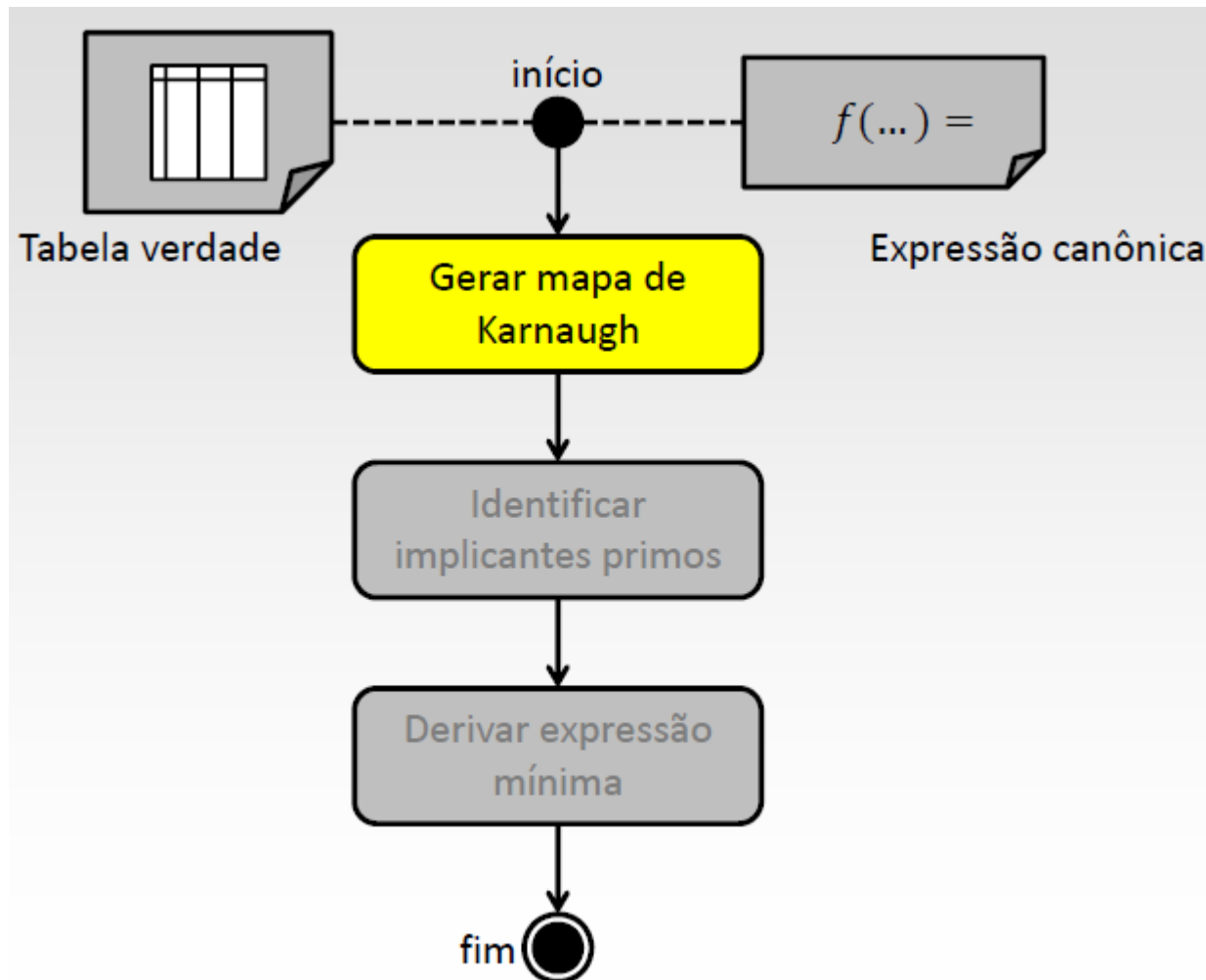
- Método visual baseado em mapas para representação e minimização de expressões/circuitos lógicos.
- Funções booleanas podem ser expressas em uma matriz gráfica.
- Os eixos da matriz contêm os bits de entrada.
- Cada célula da matriz é preenchida pelos bits de saída, correspondentes à combinação das entradas.



Geração do Mapa

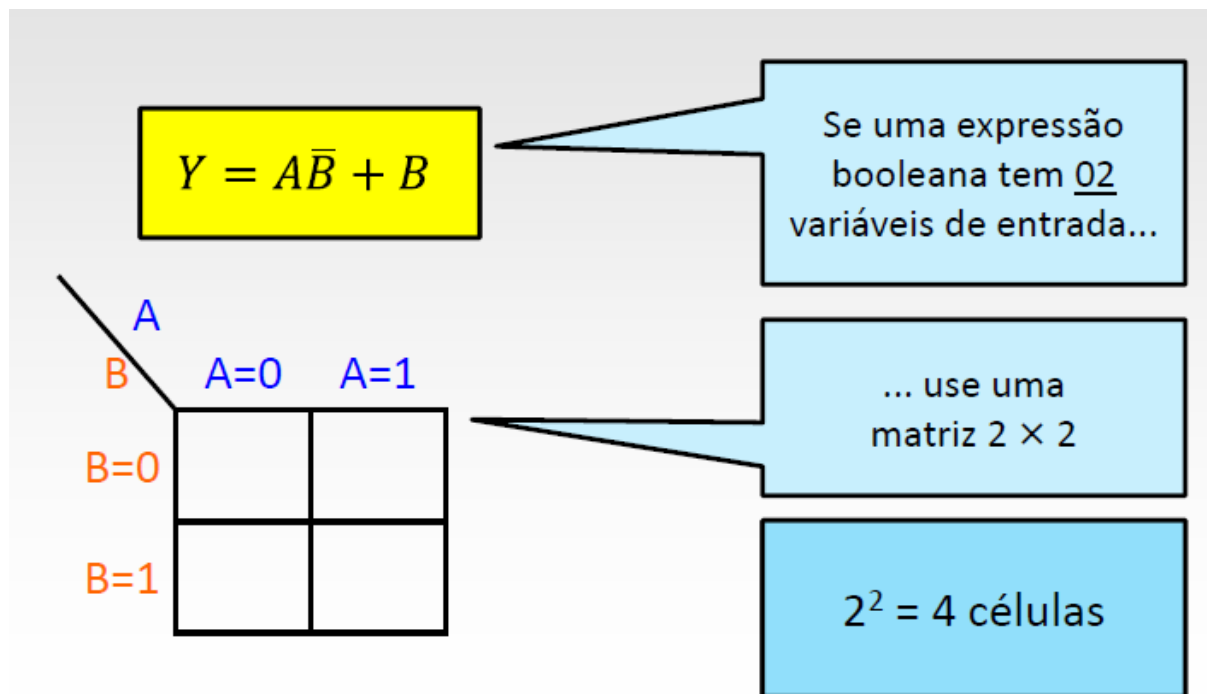


Algoritmo de Simplificação



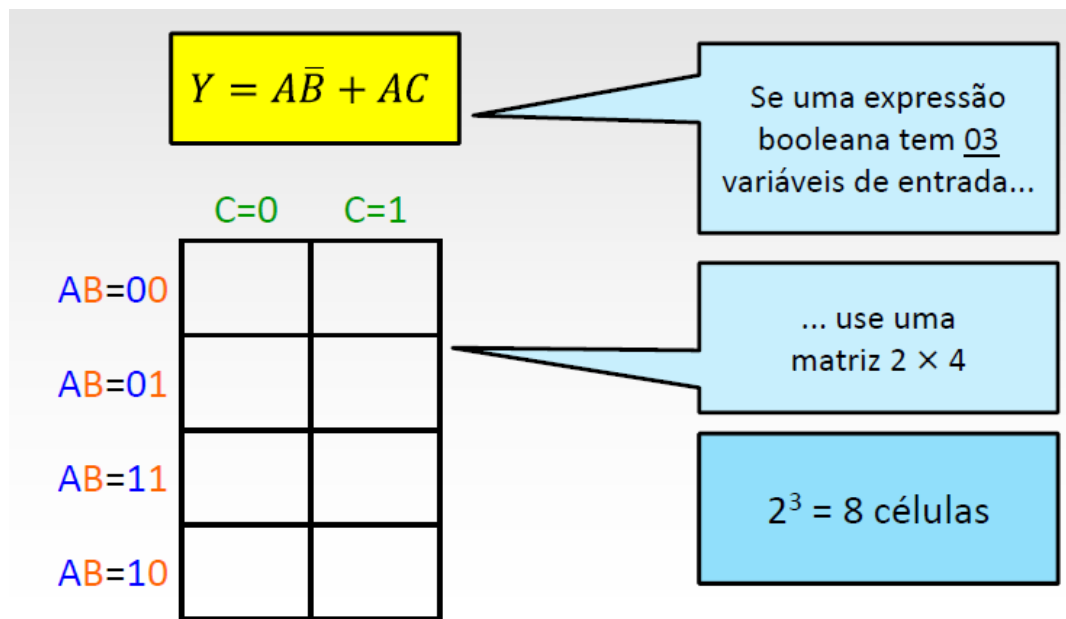
Geração do Mapa

- Para 2 variáveis de entrada, use uma matriz 2x2:



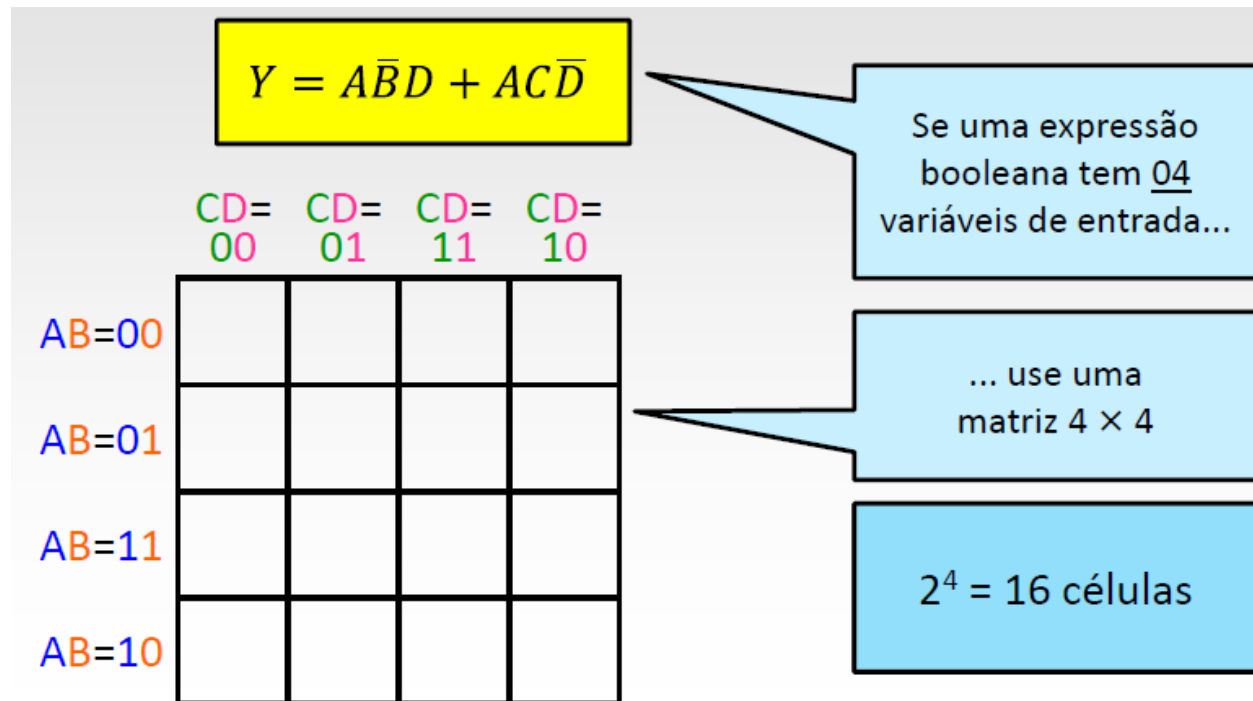
Geração do Mapa

- Para 3 variáveis de entrada, use uma matriz 2x4 ou 4x2:



Geração do Mapa

- Para 4 variáveis de entrada, use uma matriz 4x4:



Geração do Mapa

- Dada uma tabela verdade, é necessário que **os mintermos sejam rearranjados de uma maneira mais conveniente, para que os mesmos sejam passíveis de simplificação.**
- Nesta nova disposição, as células não estão ordenadas de forma binária crescente:
 - **Células adjacentes diferem entre si em exatamente 1 variável.**
 - **Adjacente significa na horizontal ou vertical e NUNCA na diagonal.**

– Exemplo
mapa para 3
variáveis:

A	B	C	mintermo	
0	0	0	$\bar{A} \cdot \bar{B} \cdot \bar{C}$	m0
0	0	1	$\bar{A} \cdot \bar{B} \cdot C$	m1
0	1	0	$\bar{A} \cdot B \cdot \bar{C}$	m2
0	1	1	$\bar{A} \cdot B \cdot C$	m3
1	0	0	$A \cdot \bar{B} \cdot \bar{C}$	m4
1	0	1	$A \cdot \bar{B} \cdot C$	m5
1	1	0	$A \cdot B \cdot \bar{C}$	m6
1	1	1	$A \cdot B \cdot C$	m7

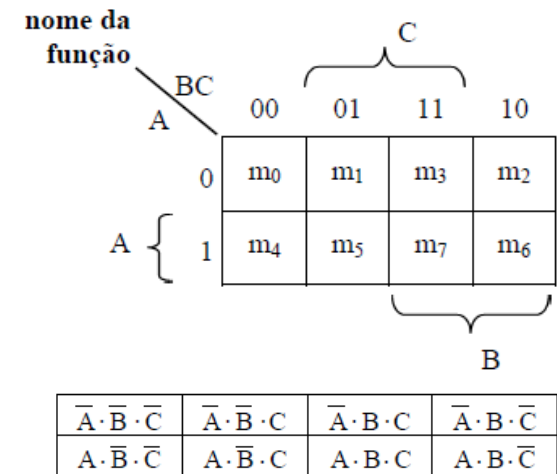
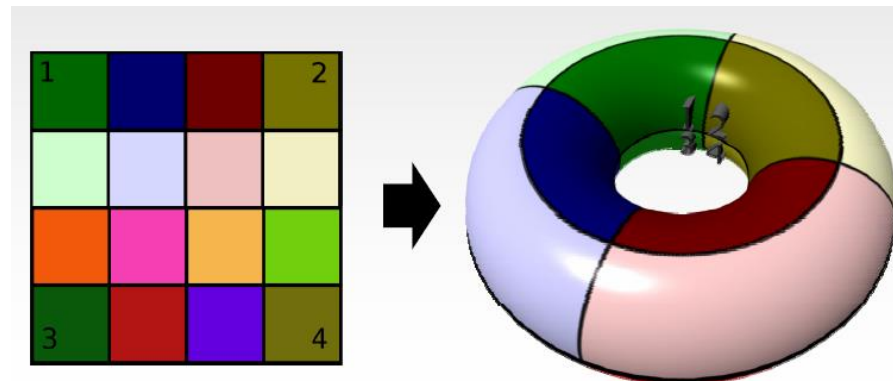


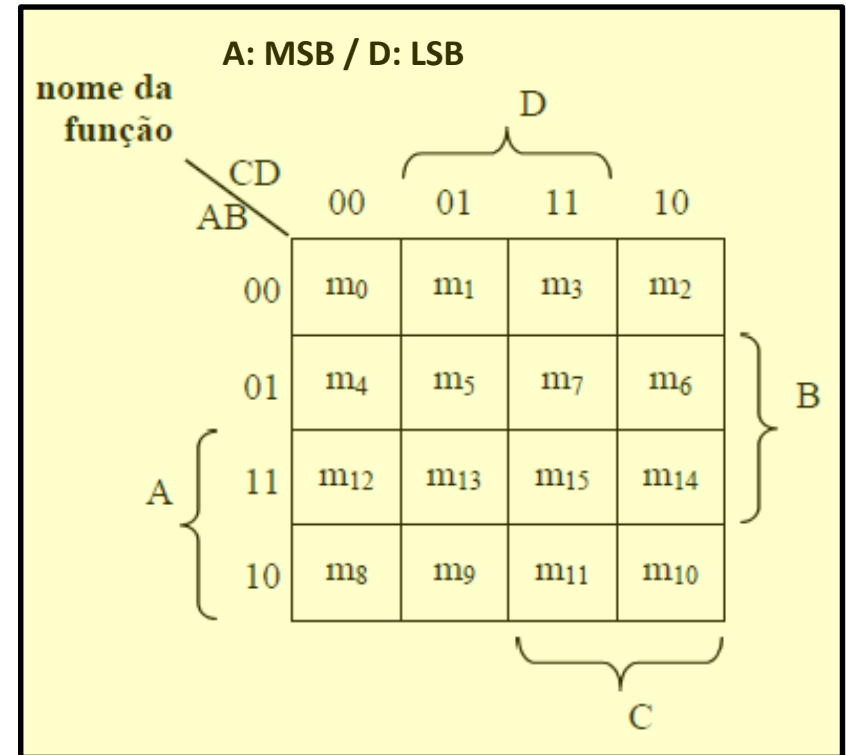
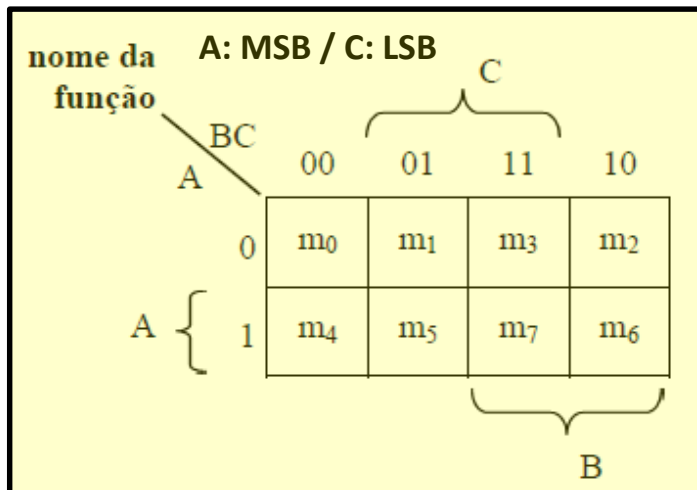
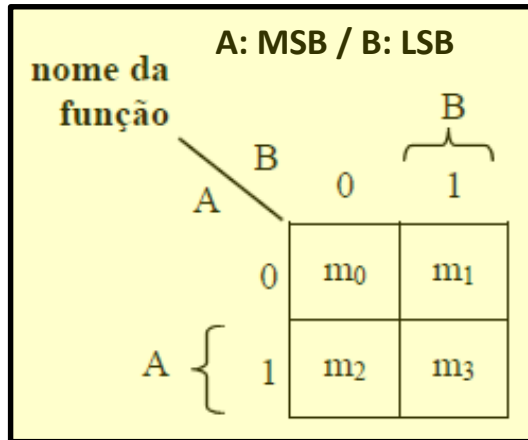
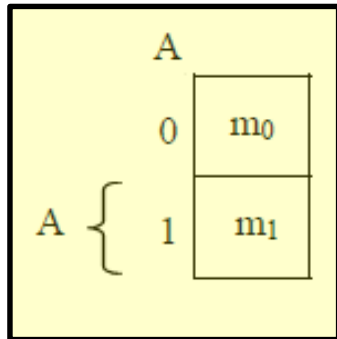
Tabela de adjacências para uma função de 3 variáveis.

Geração do Mapa

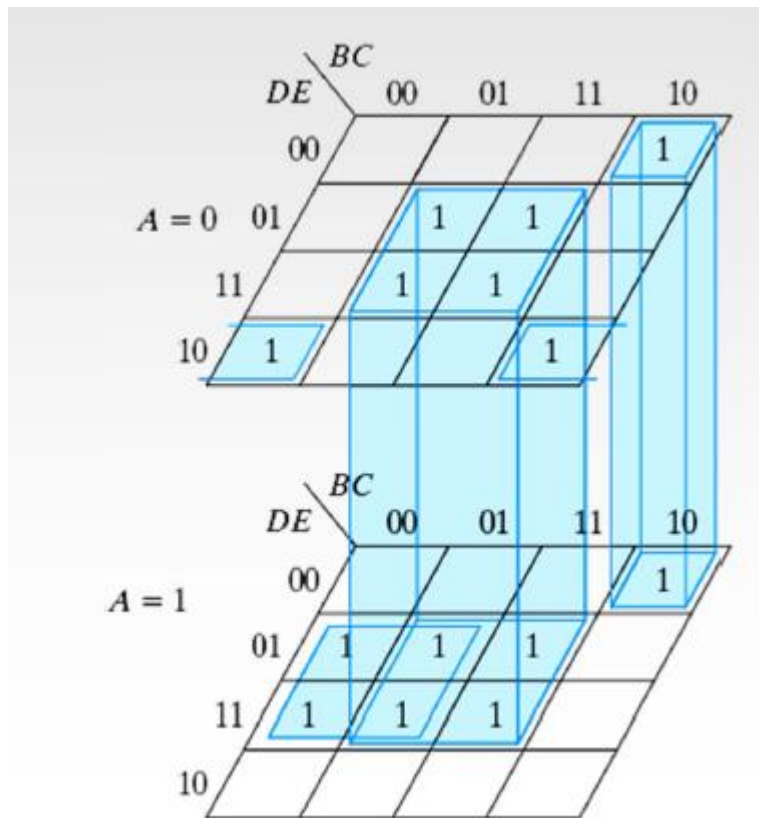
- É importante ressaltar que esse conceito de adjacência **não está restrito aos limites da tabela**, uma vez que os **elementos extremos** de uma mesma linha (ou de uma mesma coluna) **também são simplificáveis**.
- Isto implica que a **tabela de adjacências de mintermos** pode e deve ser encarada como uma figura **geométrica tridimensional do tipo “toróide”** (ou uma “rosquinha”).



Geração do Mapa: 1, 2, 3 e 4 Variáveis



Geração do Mapa: 5 Variáveis



São muito complicados para serem aplicados na prática.

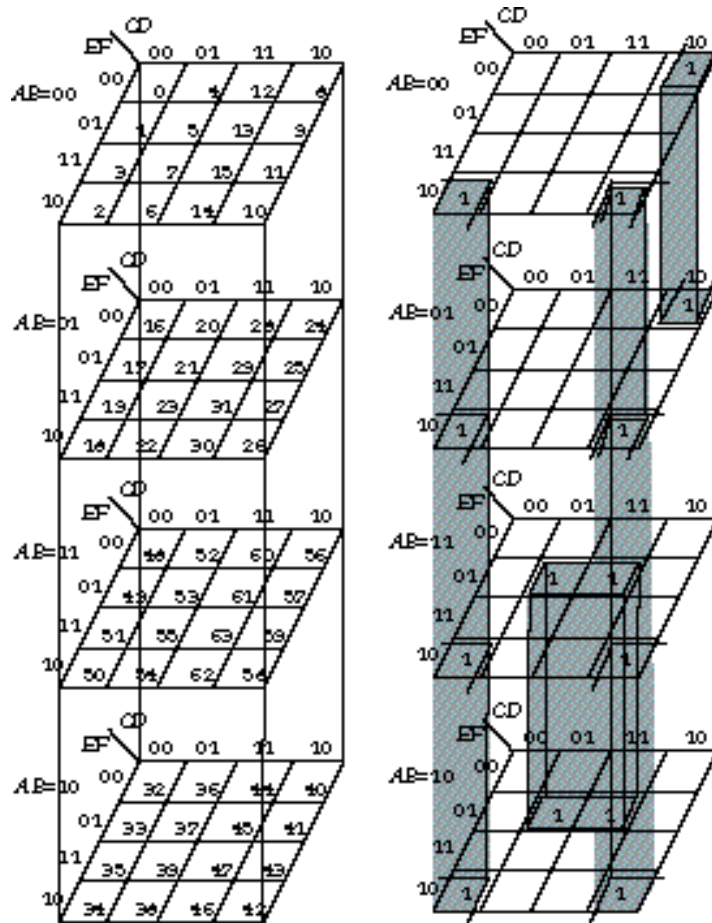
Ex.:

- Para 5 variáveis, precisamos de 2 Mapas K.

	x_0				
	0	1	3	2	
	4	5	7	6	
x_3	12	13	15	14	x_2
	8	9	11	10	
	x_1				
	$x_4 = 0$				

	x_0				
	0	1	3	2	
	4	5	7	6	
x_3	12	13	15	14	x_2
	8	9	11	10	
	x_1				
	$x_4 = 1$				

Geração do Mapa: 6 Variáveis



(a) Six-variable K-map

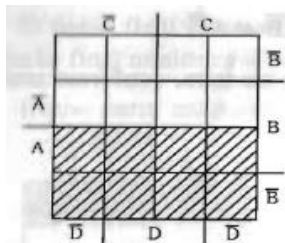
(b) Example

Figure 1.52 Six-variable K-map and example.

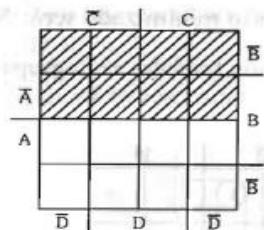
São muito complicados para serem aplicados na prática.

Ex.: Para 6, precisamos de 4 mapas K!!!

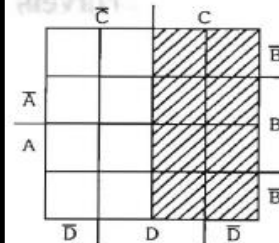
Regiões Assumidas pelas Variáveis



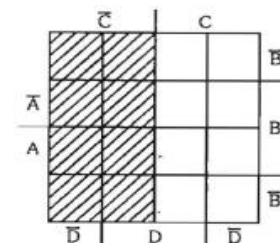
(a) Região onde $A = 1$.



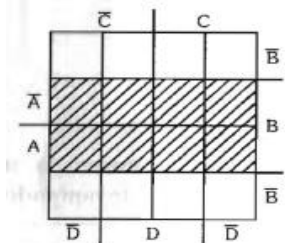
(b) Região onde $\bar{A} = 1$ ($A = 0$).



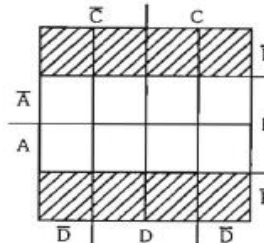
(e) Região onde $C = 1$.



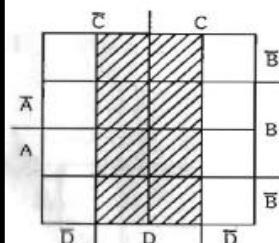
(f) Região onde $\bar{C} = 1$ ($C = 0$).



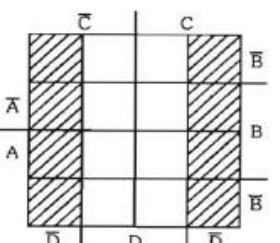
(c) Região onde $B = 1$.



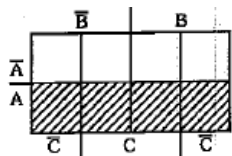
(d) Região onde $\bar{B} = 1$ ($B = 0$).



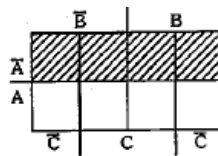
(g) Região onde $D = 1$.



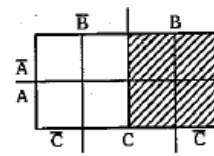
(h) Região onde $\bar{D} = 1$ ($D = 0$).



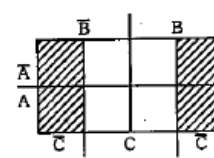
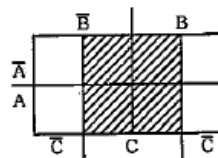
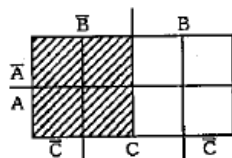
(a)



(b)



(c)



Representação de Funções de Chaveamento via Mapa-K

$$f(x_2, x_1, x_0) = \text{one-set}(0, 2, 6)$$

	x_0			
	1	0	0	1
x_1	0	0	0	1

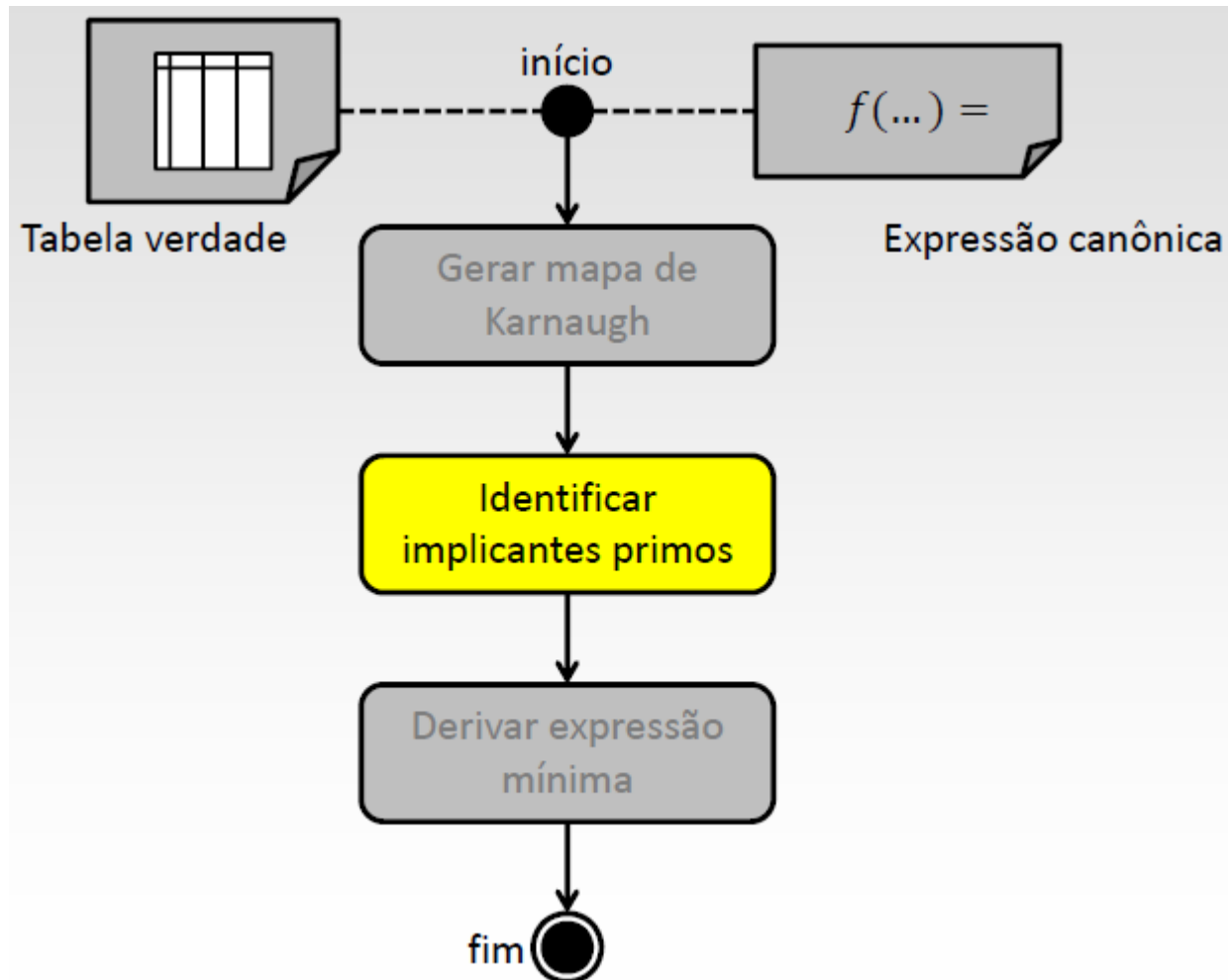
$$f(x_3, x_2, x_1, x_0) = \text{zero-set}(1, 3, 4, 6, 10, 11, 13)$$

		x_0			
		1	0	0	1
		0	1	1	0
x_3	x_2	1	0	1	1
		1	1	0	0

$$f(x_2, x_1, x_0) = [\text{one-set}(0, 4, 5), \text{dc-set}(2, 3)]$$

	x_0			
	1	0	-	-
x_1	1	1	0	0

Identificação dos Implicantes Primos



Implicantes

- O primeiro passo para se simplificar uma função usando mapa de Karnaugh consiste em escolher o mapa conforme o número de variáveis da função e **preencher os valores dos mintermos** conforme a tabela verdade fornecida, ou conforme a equação fornecida.
- O segundo passo é identificar grupos de mintermos-1 adjacentes que formem **grupos de 2^m elementos adjacentes** entre si, com $0 \leq m \leq n$, onde **n é o número de variáveis** da função. Estes grupos são denominados **subcubos (ou retângulos)**.
 - 2 variáveis: grupos de 1 ou 2 células
 - 3 variáveis: grupos de 1, 2, 4 ou 8 células
 - 4 variáveis: grupos de 1, 2, 4, 8 ou 16 células

Implicantes

- No caso de se querer encontrar uma expressão em **soma de produtos**, estaremos interessados nos subcubos de **mintermos-1**. Então, **cada subcubo contendo mintermos-1 irá originar um termo produto**, no qual somente as variáveis comuns a todos os mintermos-1 permanecem (uma ou mais variáveis poderão estar ausentes devido à simplificação que é obtida).
- Os produtos associados aos subcubos de mintermos-1, simplificados ou não, são denominados implicantes.**

Ex: o termo produto x_1x_0 é um **implicante** da função $f(x_2, x_1, x_0) = \text{conjunto-um}(0, 1, 3, 6, 7)$, porque o termo do produto tem o valor 1 para as atribuições 011 e 111, e estas estão incluídas no conjunto-um da função (correspondem aos elementos 3 e 7 do conjunto-um).

	x_0			
	0	1	3	2
x_2		4	5	7
		6		
		x_1		

	00	01	11	10
0	1	1	1	0
1	0	0	1	1

Procedimentos

	\bar{B}	B
\bar{A}	0	1
A	0	1

Agrupe 1s adjacentes



	\bar{B}	B
\bar{A}	0	1
A	0	1

Não inclua zeros



	\bar{B}	B
\bar{A}	0	1
A	0	1

Grupos podem ser verticais...



	\bar{B}	B
\bar{A}	0	0
A	1	1

... ou horizontais ...



	\bar{B}	B
\bar{A}	0	1
A	1	0

... mas nunca diagonais



Procedimentos

	\bar{C}	C
$\bar{A}\bar{B}$	0	0
$\bar{A}B$	0	0
AB	1	1
$A\bar{B}$	1	1

Grupos devem conter 2^N 'uns' (1, 2, 4, 8, ...)



	\bar{C}	C
$\bar{A}\bar{B}$	0	0
$\bar{A}B$	1	0
AB	1	0
$A\bar{B}$	1	0

... mas nunca
outra coisa 'uns'



	\bar{C}	C
$\bar{A}\bar{B}$	0	1
$\bar{A}B$	0	1
AB	1	1
$A\bar{B}$	1	1

Cada grupo deve abranger
o maior número possível
de 'uns'



	\bar{C}	C
$\bar{A}\bar{B}$	1	0
$\bar{A}B$	1	0
AB	1	1
$A\bar{B}$	1	1

Nunca faça grupos
pequenos se maiores
forem possíveis



Procedimentos

	\bar{C}	C
$\bar{A}\bar{B}$	0	0
$\bar{A}B$	0	1
AB	0	0
$A\bar{B}$	1	1

Todos os 'uns' devem pertencer a pelo menos um grupo



	\bar{C}	C
$\bar{A}\bar{B}$	1	1
$\bar{A}B$	1	1
AB	0	0
$A\bar{B}$	1	0

Este 'um' ficou de fora



	\bar{C}	C
$\bar{A}\bar{B}$	0	1
$\bar{A}B$	0	1
AB	1	1
$A\bar{B}$	1	1

Grupos podem se sobrepor

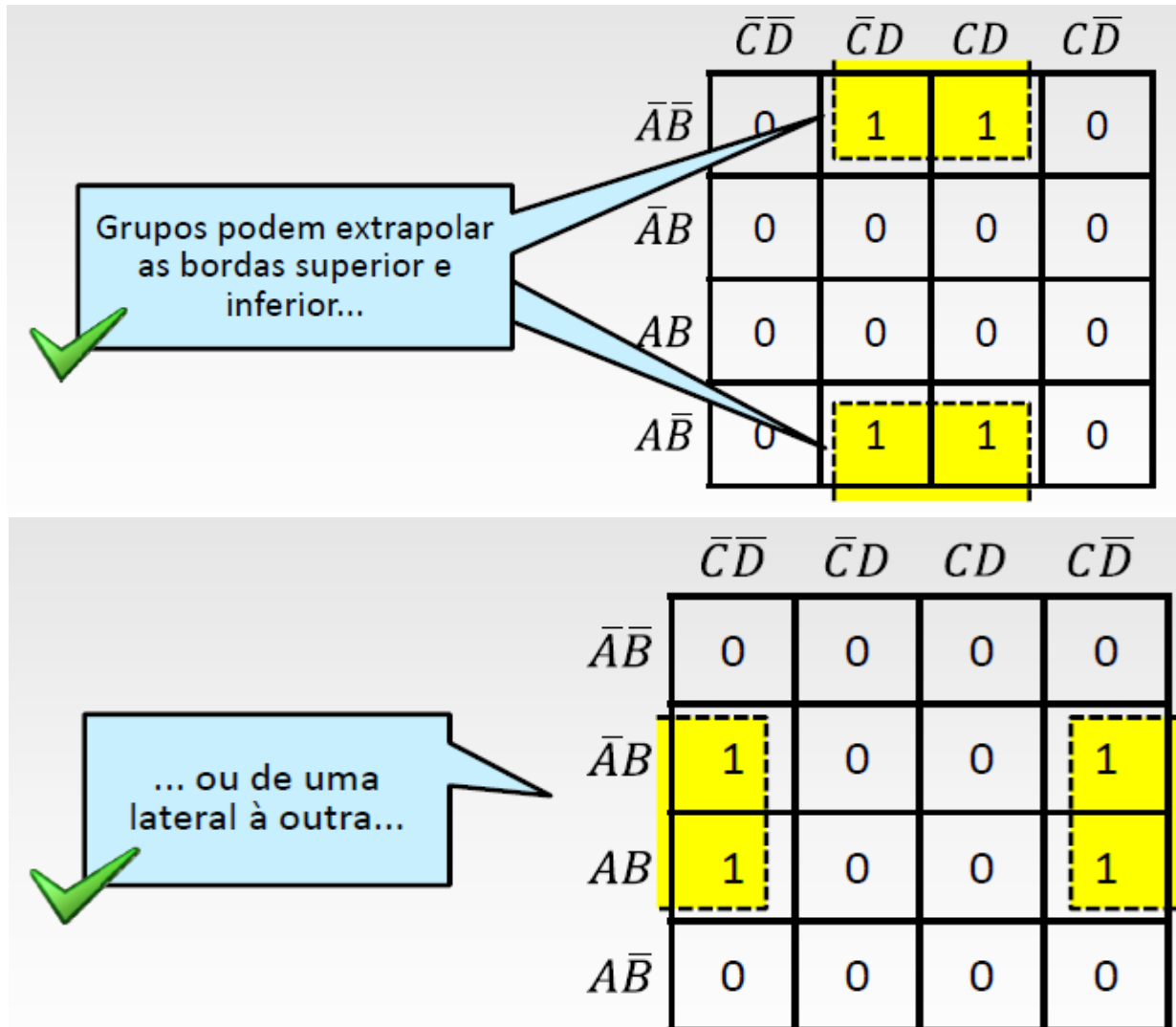


	\bar{C}	C
$\bar{A}\bar{B}$	1	0
$\bar{A}B$	1	0
AB	1	1
$A\bar{B}$	1	1

Estes grupos não se sobrepõem, mas deveriam



Procedimentos



Procedimentos

... ou as quatro esquinas de uma vez...

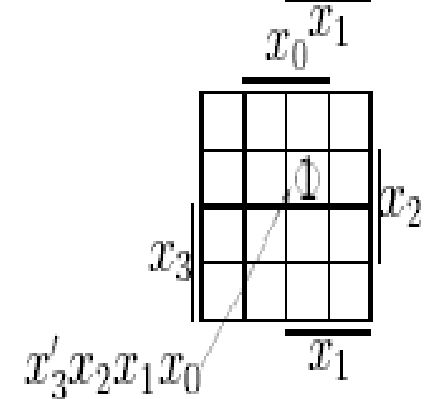
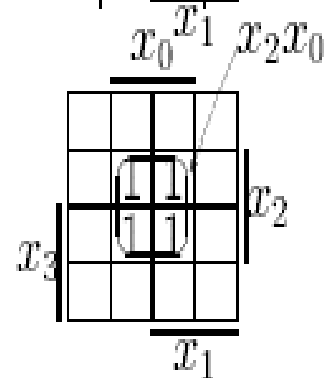
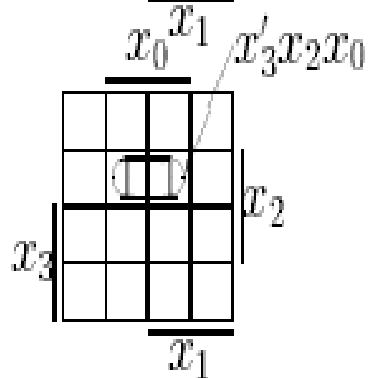
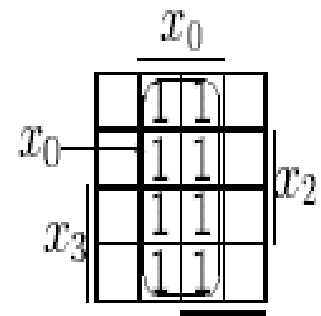
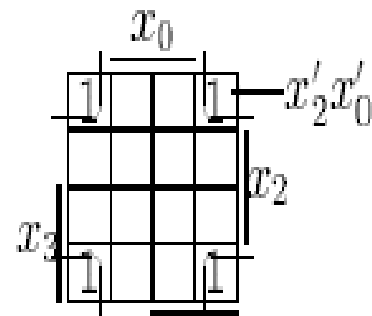
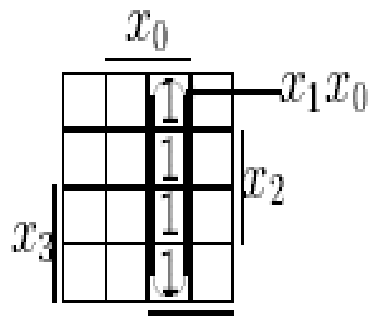
	$\bar{C}\bar{D}$	$\bar{C}D$	CD	$C\bar{D}$
$\bar{A}\bar{B}$	1	0	0	1
$\bar{A}B$	0	0	0	0
AB	0	0	0	0
$A\bar{B}$	1	0	0	1

... mas NÃO duas esquinas opostas (viola a proibição de diagonais).

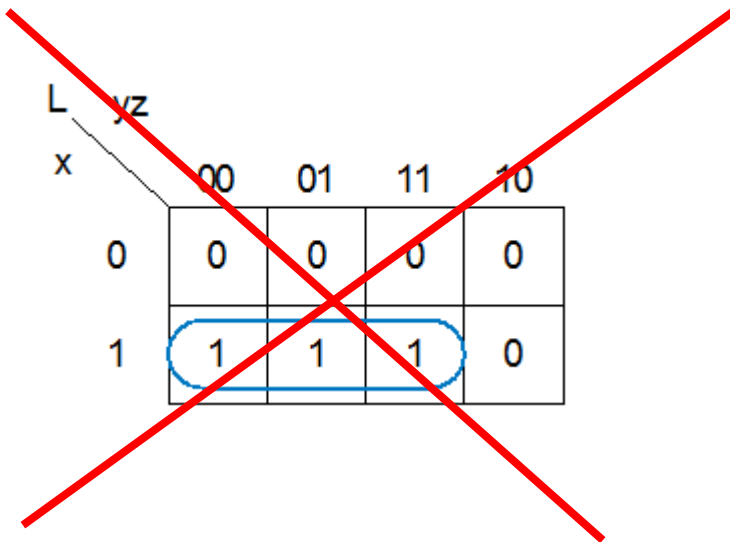
	$\bar{C}\bar{D}$	$\bar{C}D$	CD	$C\bar{D}$
$\bar{A}\bar{B}$	0	0	0	1
$\bar{A}B$	0	0	0	0
AB	0	0	0	0
$A\bar{B}$	1	0	0	0

Identificação dos Implicantes

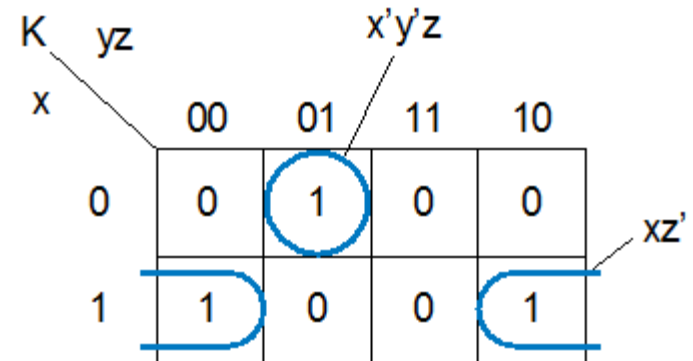
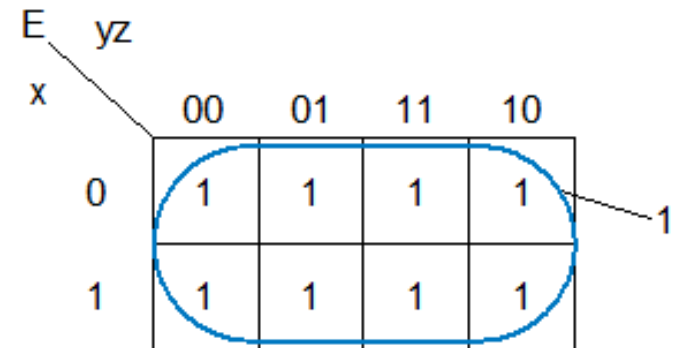
- O conjunto de **todos os implicantes** de uma função corresponde a **todos os retângulos formados pelas células-1** no mapa que representa a função.



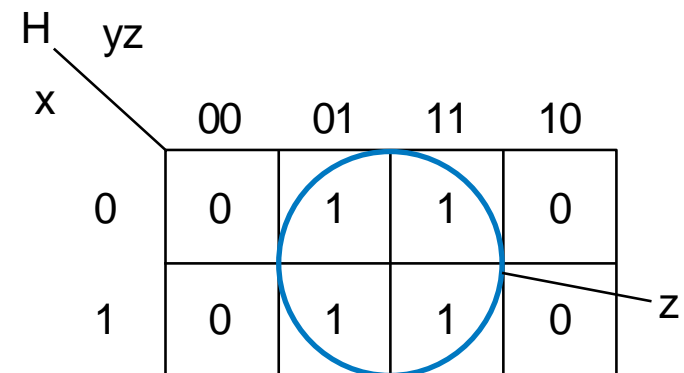
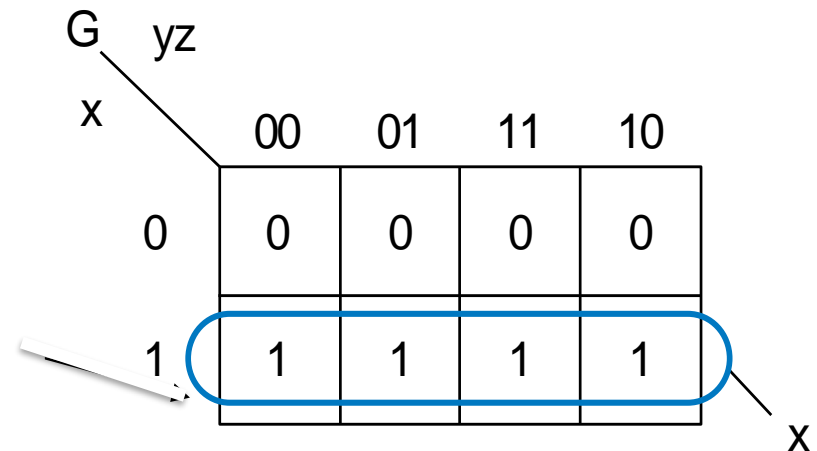
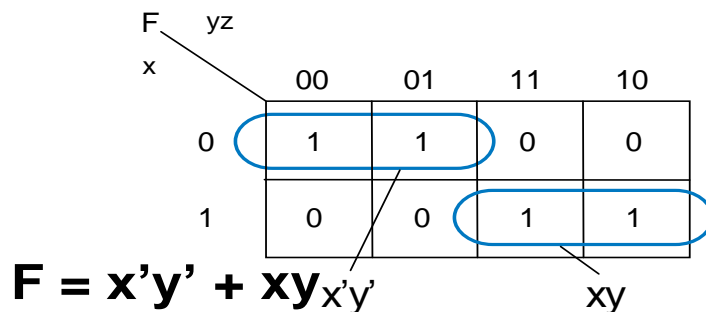
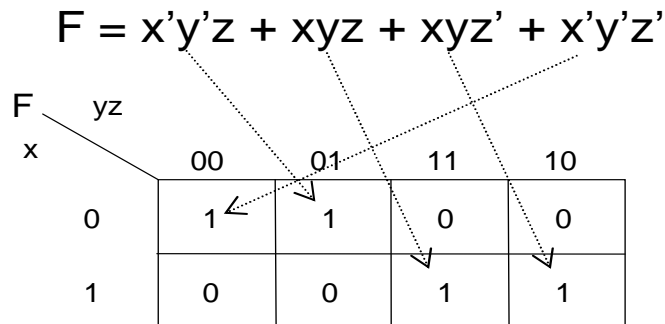
Identificação dos Implicantes



OBS: Com 3, 5, 6 ou 7 células não eliminam-se variáveis já que não se combinam todos os possíveis valores !!



Identificação dos Implicantes



Observe que um par de 1s adjacentes significa que estes podem combinar dois mintermos para eliminar uma variável !!!

Identificação dos Implicantes

F

		yz	00	01	11	10
wx	00		0	0	1	0
	01		1	1	1	0
w'xy'	11		0	0	1	0
	10		0	0	1	0
		yz				

Diagram illustrating the identification of prime implicants for function F. The Karnaugh map shows four prime implicants circled in blue: a vertical group of four cells (wx=11), a horizontal group of two cells (yz=01), and two vertical groups of two cells (wx=01 and wx=10).

G

		yz	00	01	11	10
wx	00		0	1	1	0
	01		0	1	1	0
	11		0	1	1	0
	10		0	1	1	0
		z				

Diagram illustrating the identification of prime implicants for function G. The Karnaugh map shows a single prime implicant circled in blue, which is a vertical group of four cells (yz=11).

Identificação dos Implicantes

- É importante ressaltar que quanto **maior o número de elementos do subcubo, maior será a simplificação obtida.**

Logo, para a simplificação devemos...

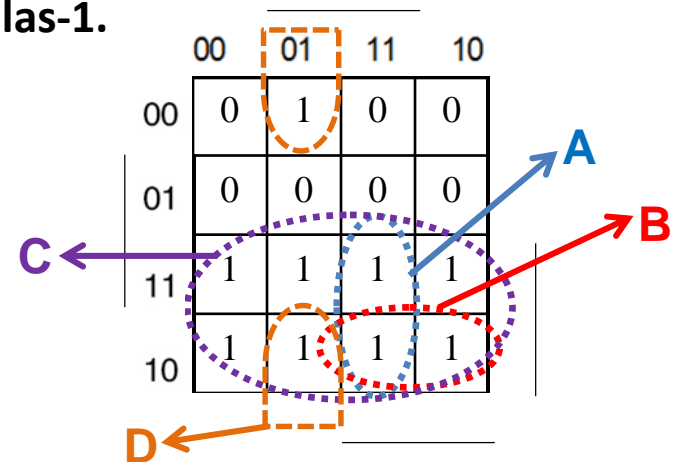
“desenhar” os maiores subcubos possíveis

E

gerar o menor número de subcubos.

Implicantes Primos

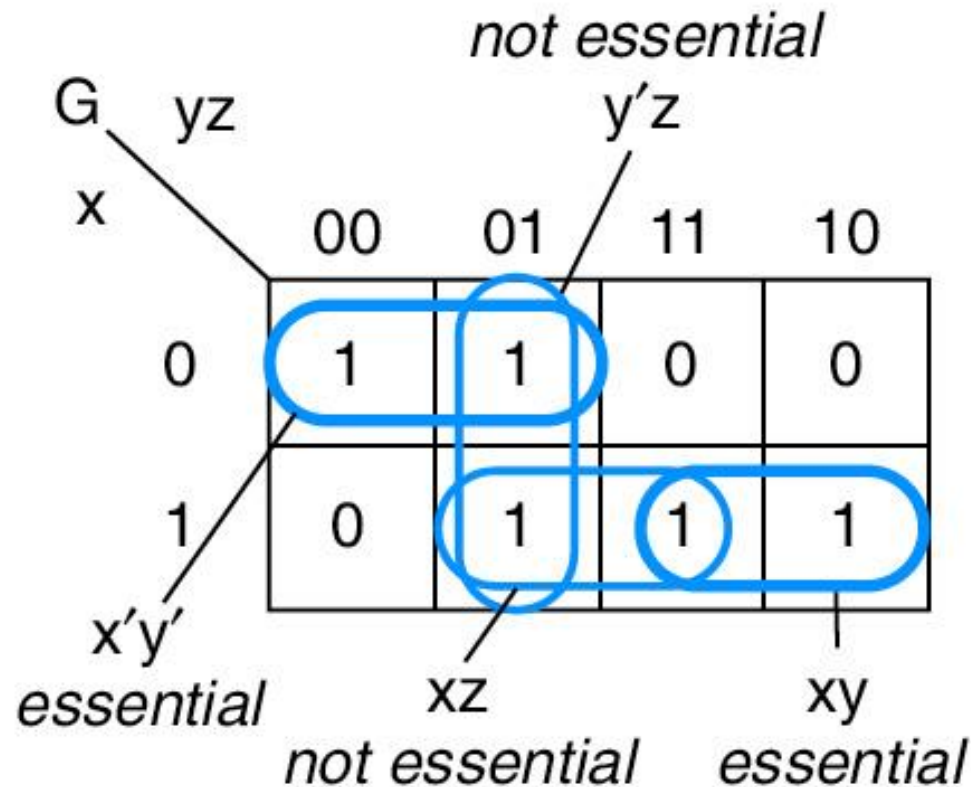
- Normalmente, é possível identificar-se numa mesma função Booleana **mais de um implicante**.
- Neste caso, é necessário determinar o conjunto de **implicantes que melhor “cobre” a função**, onde a **melhor cobertura significa necessariamente a expressão mais simplificada possível**, a qual é denominada **expressão mínima**.
- Um **IMPLICANTE PRIMO** de uma função é um **implicante que não é sobreposto por qualquer outro implicante** da mesma função.
- Na representação em mapa-K, isto significa que **o subcubo correspondente não está totalmente incluído em um outro subcubo de células-1**.
- No exemplo, os subcubos **A, B, C e D** correspondem a **implicantes**.
- Já somente os subcubos **C e D** correspondem a **implicantes primos**.



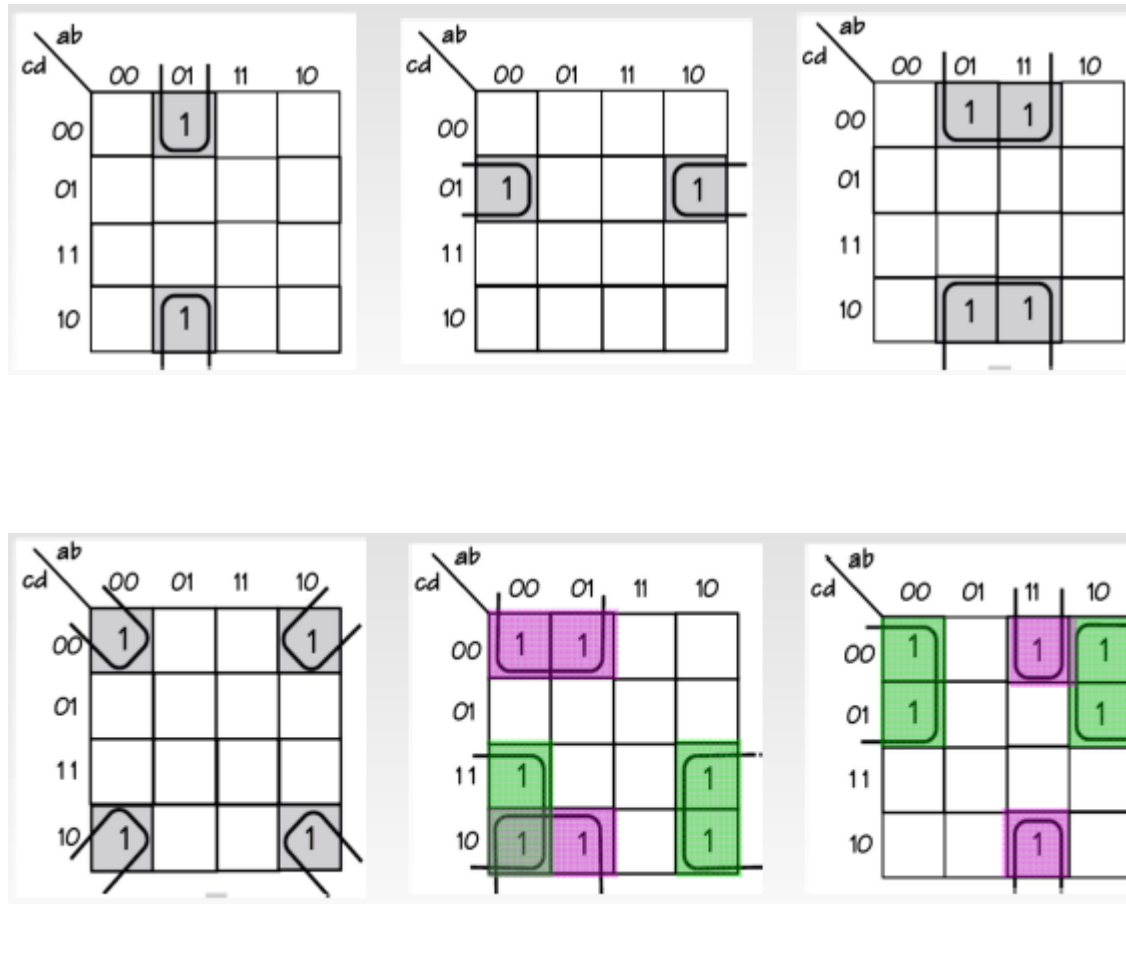
Implicantes Primos Essenciais

- Para determinar quais implicantes primos devem ser incluídos em uma expressão mínima, devemos dividi-los em 2 classes: **essenciais** e **não-essenciais**.
- Um **IMPLICANTE PRIMO ESSENCIAL** é um implicante primo que contém pelo menos uma célula-1 que não é encoberta por nenhum outro implicante primo.
- Em outras palavras, um subcubo que poder ser removido sem deixar algum mintermo-1 descoberto é dito **não-essencial**. Logo, todo o subcubo que não pode ser removido é dito **essencial**.

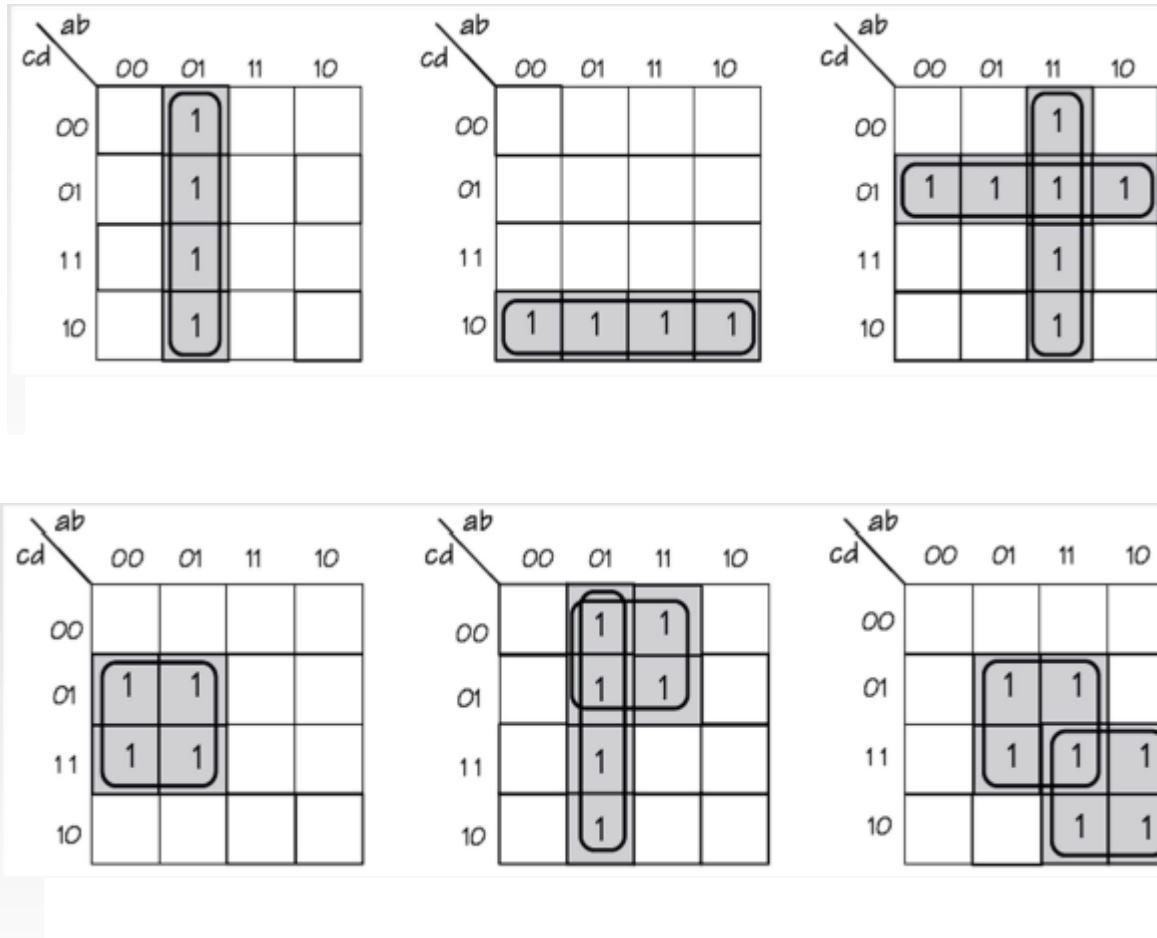
Implicantes Primos Essenciais



Exemplos

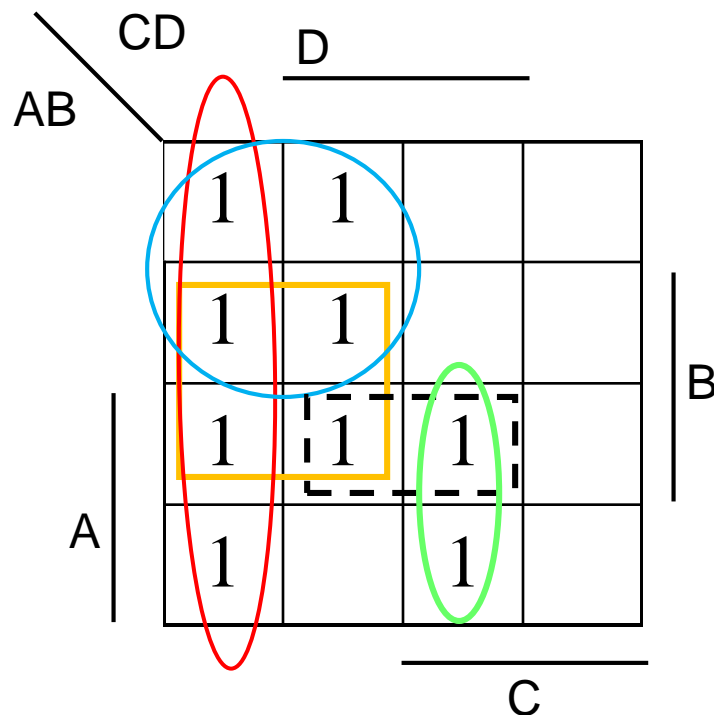


Exemplos

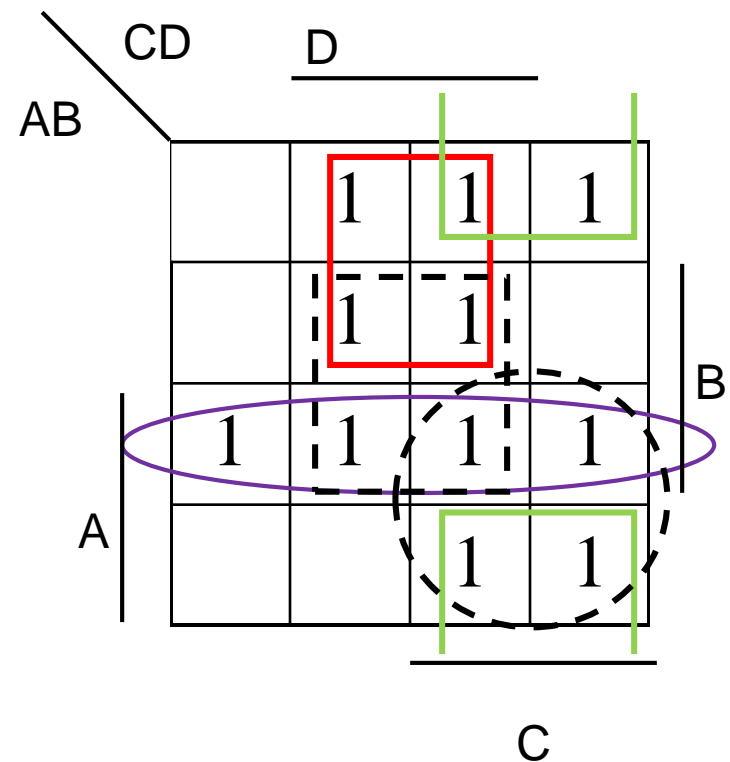


Exemplos

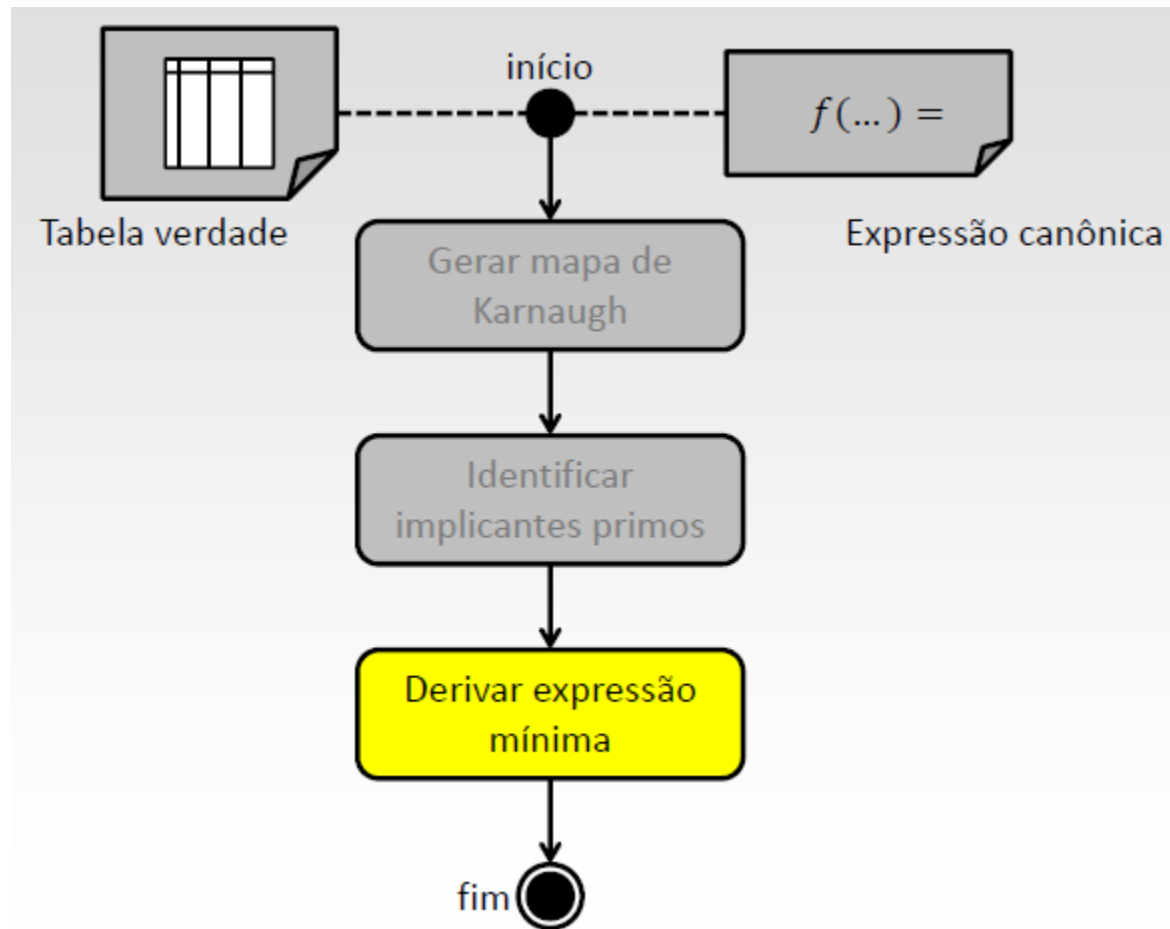
Implicantes Primos
Não Essenciais (----)



Implicantes Primos
Essenciais (—)



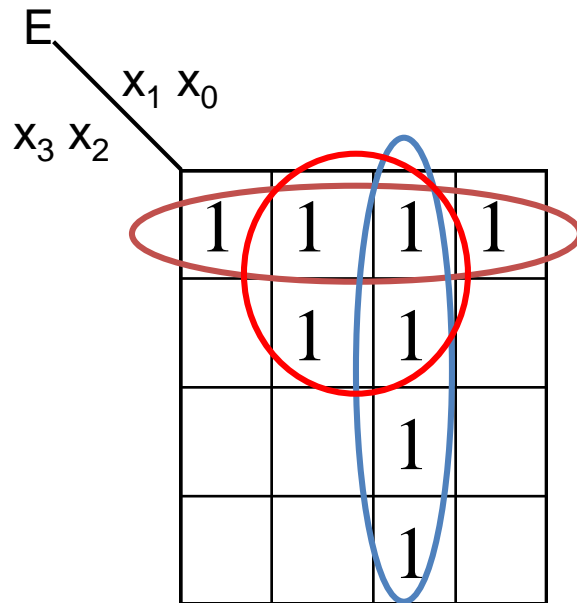
Expressão Mínima



Minimização de Soma de Produtos

- O procedimento para se obter uma **soma de produtos mínima** de uma função é o seguinte:
 - Determine todos os implicantes primos;
 - Obtenha os implicantes primos essenciais (aqueles com 1's isolados). Todos eles têm de formar parte de qualquer soma de produtos mínima.
 - Se nem todas as células-1 estiverem cobertas pelos implicantes primos essenciais, escolha dentre os implicantes primos não-essenciais um conjunto que cubra todas as células-1 restantes.
- Esta escolha de implicantes primos não-essenciais não é única. Portanto, pode haver mais de uma expressão mínima para uma mesma função Booleana.

Outros Exemplos



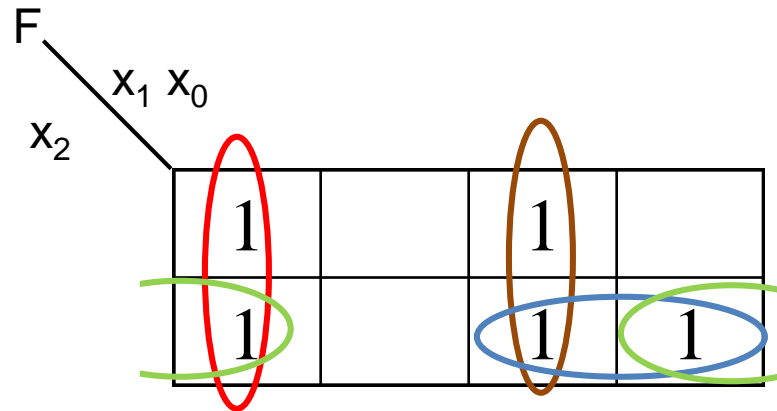
Implicantes primos

$$x_3'x_2' + x_3'x_0 + x_1x_0$$

são todos essenciais.

$$E = x_3'x_2' + x_3'x_0 + x_1x_0$$

Outros Exemplos



Implicantes primos: $x_1'x_0'$, x_1x_0 , x_2x_0' e x_2x_1

Implicantes primos essenciais: somente $x_1'x_0'$ e x_1x_0 .

Porém o conjunto de todos os primos essenciais não cobre necessariamente todas as células-1.

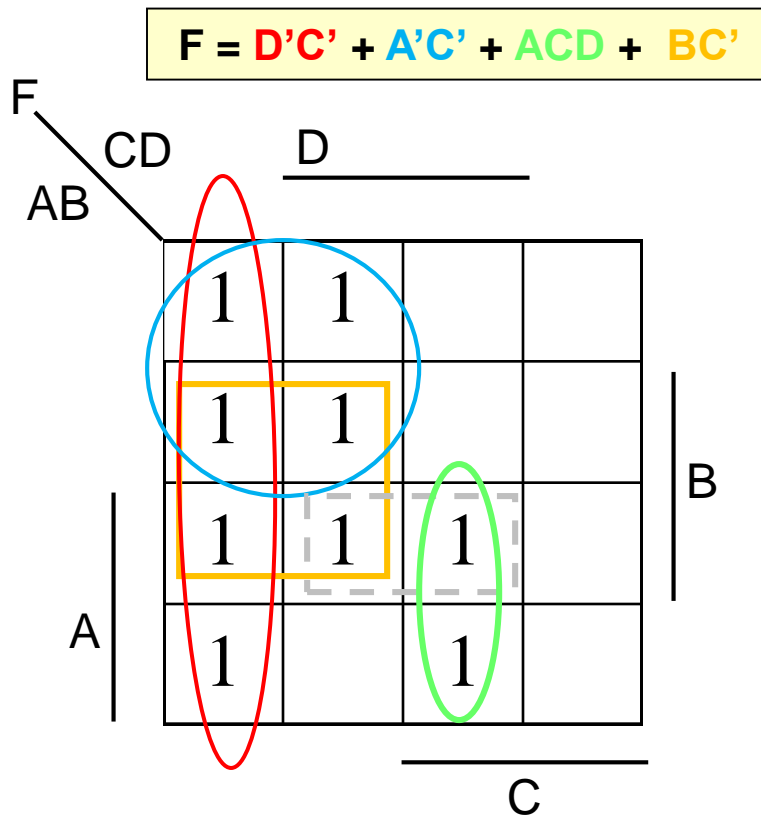
Para cobrir todas as células-1, temos de incluir os primos não-essenciais: x_2x_0' e x_2x_1 .

Isto leva a **2 somas de produtos mínimas:**

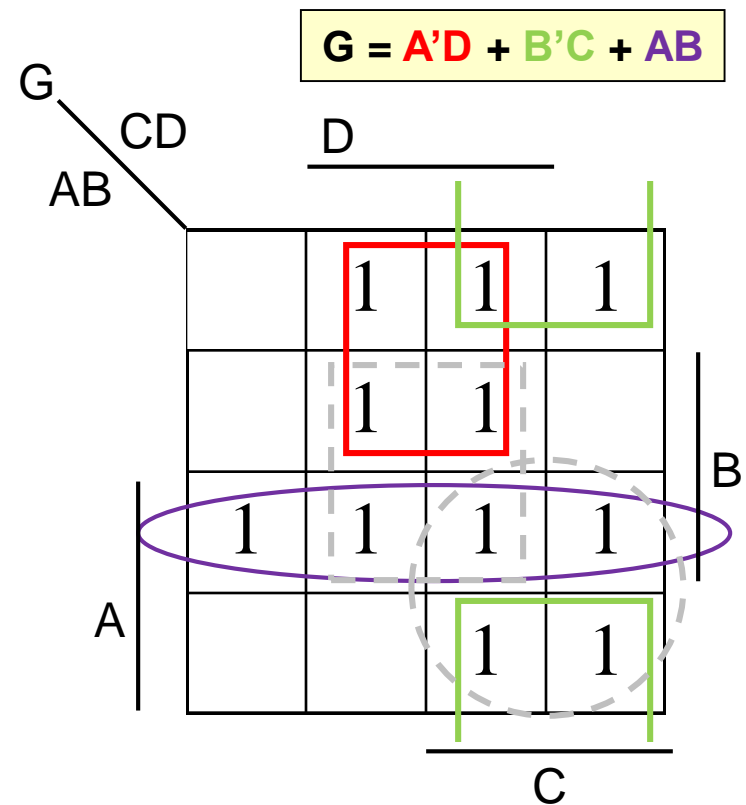
$$x_1'x_0' + x_1x_0 + x_2x_0' \quad / \quad x_1'x_0' + x_1x_0 + x_2x_1$$

Exemplos

Implicantes Primos
Não Essenciais (----)



Implicantes Primos
Essenciais (—)



Minimização de Soma de Produtos Mais de uma Solução

Exemplo 1:

- Solução 1

1	1		1
	1	1	1

- Solução 2

1	1		1
	1	1	1

Qual é a Melhor Solução?

Minimização de Soma de Produtos Mais de uma Solução

- Os implicants primos são:

$$x_2'x_1', x_2x_0, x_1x_0', \quad x_2'x_0', x_1'x_0 \text{ e } x_2x_1$$

- Nenhum impicante primo é essencial !!
- Duas combinações cobrem todas as células-1, resultando na soma de produtos mínima:

1	1		1
	1	1	1

$$x_2'x_1' + x_2x_0 + x_1x_0'$$

1	1		1
	1	1	1

$$x_2'x_0' + x_1'x_0 + x_2x_1$$

Minimização de Soma de Produtos

Mais de uma Solução

Exemplo 2:

d)

A	B	C	D	S
0	0	0	0	1
0	0	0	1	1
0	0	1	0	0
0	0	1	1	1
0	1	0	0	1
0	1	0	1	0
0	1	1	0	1
0	1	1	1	0

A	B	C	D	S
1	0	0	0	0
1	0	0	1	0
1	0	1	0	1
1	0	1	1	1
1	1	0	0	0
1	1	0	1	0
1	1	1	0	0
1	1	1	1	1

Transpondo para o diagrama, temos:

	\bar{C}	C	
\bar{A}	1	1	0
A	1	0	1
\bar{B}	0	0	1
B	0	1	0
\bar{D}	0	0	1
D	0	1	1

Podemos agrupar da seguinte maneira:

	\bar{C}	C	
\bar{A}	1	1	0
A	1	0	1
\bar{B}	0	0	1
B	0	1	0
\bar{D}	0	0	1
D	0	1	1

Neste diagrama, temos 5 pares gerando a expressão:

$$S = \bar{A}\bar{C}\bar{D} + \bar{A}\bar{B}\bar{D} + \bar{A}B\bar{D} + ACD + A\bar{B}C$$

Minimização de Soma de Produtos

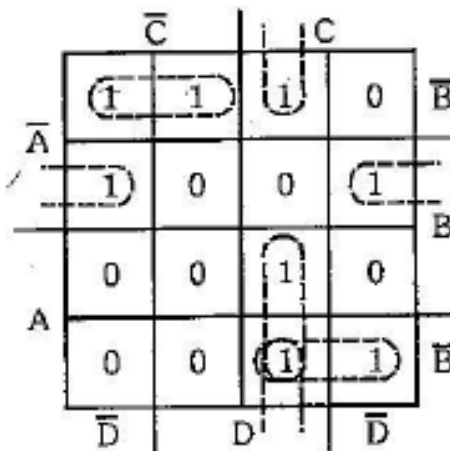
Qual é a Melhor Solução?

d)

A	B	C	D	S
0	0	0	0	1
0	0	0	1	1
0	0	1	0	0
0	0	1	1	1
0	1	0	0	1
0	1	0	1	0
0	1	1	0	1
0	1	1	1	0

A	B	C	D	S
1	0	0	0	0
1	0	0	1	0
1	0	1	0	1
1	0	1	1	1
1	1	0	0	0
1	1	0	1	0
1	1	1	0	0
1	1	1	1	1

Também podemos agrupar desta outra maneira:



Da mesma forma, gerando a expressão:

$$S = \overline{A}\overline{B}\overline{C} + \overline{A}B\overline{D} + \overline{B}CD + ACD + A\overline{B}C$$

Podemos notar que simplificamos a expressão S por dois modos de agrupamentos, obtendo dois resultados aparentemente diferentes. Se analisarmos esses resultados nas respectivas tabelas da verdade, veremos que terão o mesmo comportamento.

Expressão simplificada de S:

$$S = \overline{A}\overline{C}\overline{D} + \overline{A}\overline{B}D + \overline{A}B\overline{D} + ACD + A\overline{B}C$$

ou

$$S = \overline{A}\overline{B}\overline{C} + \overline{A}B\overline{D} + \overline{B}CD + ACD + A\overline{B}C$$

Produto de Somas

- No caso de se querer encontrar uma expressão em produtos de somas, estaremos interessados nos subcubos de **maxtermos-0 (células-0)**.
- **Implicado:** Um termo da soma que aparece em um produto de somas representando uma função.
Representado em um mapa-k por meio de um subcubo (retângulo) de células-0.
- **Implicados Primos:** é um implicado que representa um subcubo de células-0 que não é completamente incluído em outro subcubo de células-0.
- **Implicados Primos Essenciais:** implicados primos que contêm pelo menos uma célula-0 que não é incluída em nenhum outro implicado primo.

Minimização de Produto de Somas

- O procedimento para se obter um **produto de somas mínima** de uma função é o seguinte:
 - Determine todos os implicados primos;
 - Obtenha os implicados primos essenciais (aqueles com 0's isolados). Todos eles têm de formar parte de qualquer produtos de somas mínima.
 - Do conjunto de implicados primos não-essenciais, escolha um conjunto que inclua todas as células-0 restantes e obtenha o custo mínimo.

Exemplo PoS Mínima

- Exemplo

$$f(x_3, x_2, x_1, x_0) = \text{zero-set}(7, 13, 15)$$

- Primos implicados essenciais:

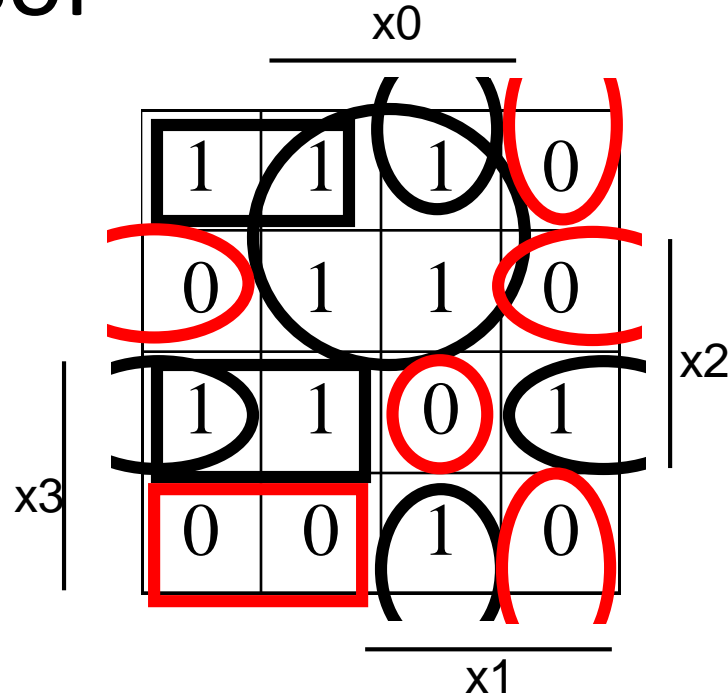
x_0							
				1	1	1	1
				1	1	0	1
				1	0	0	1
				1	1	1	1
				x_1			
x_3							
							x_2

$$(x'_3 + x'_2 + x'_0) \quad (x'_2 + x'_1 + x'_0)$$

Exemplo PoS e SoP

$$\text{COST(PS)} < \text{COST(SP)}$$

PS emprega um menor número de portas e portas com menos entradas



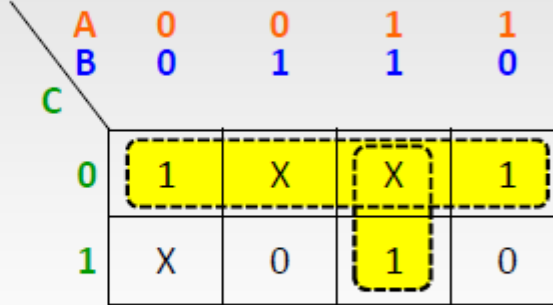
$$\text{min SP: } z = x'_3x_0 + x'_3x'_2x'_1 + x_2x'_1x_0 + x_3x_2x'_0 + x'_2x_1x_0$$

$$\text{min PS: } z = (x'_3 + x_2 + x_1)(x_3 + x'_2 + x_0)(x_2 + x'_1 + x_0)(x'_3 + x'_2 + x'_1 + x'_0)$$

Combinações Don't Care de Entrada

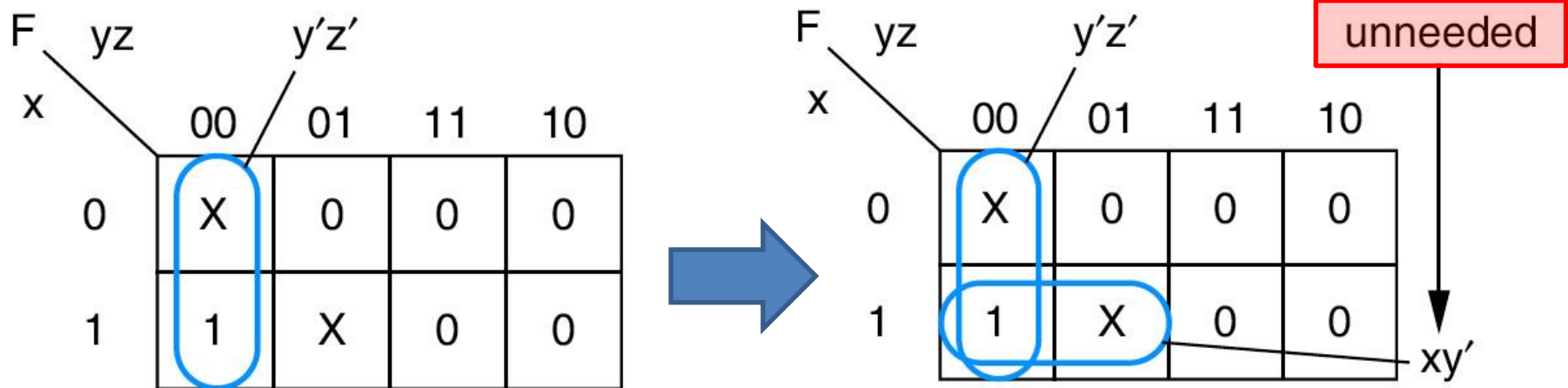
- Correspondem a entradas que não interessam (símbolo “–” ou “x”).
- Como tratá-las?
- Podem ser consideradas como células-1 (ou células-0) para se complementar os retângulos.
- Não é necessário cobrir todas as células-dc.
- As células-dc são sempre cobertas em conjunto com as células-1 (ou células-0).

Entradas			Saída
A	B	C	f
0	0	0	1
0	0	1	X
0	1	0	X
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	X
1	1	1	1



$f = AB + \bar{C}$

Exemplo 1 - Especificações Incompletas



Exemplo 2 – SoP, Pos, DC

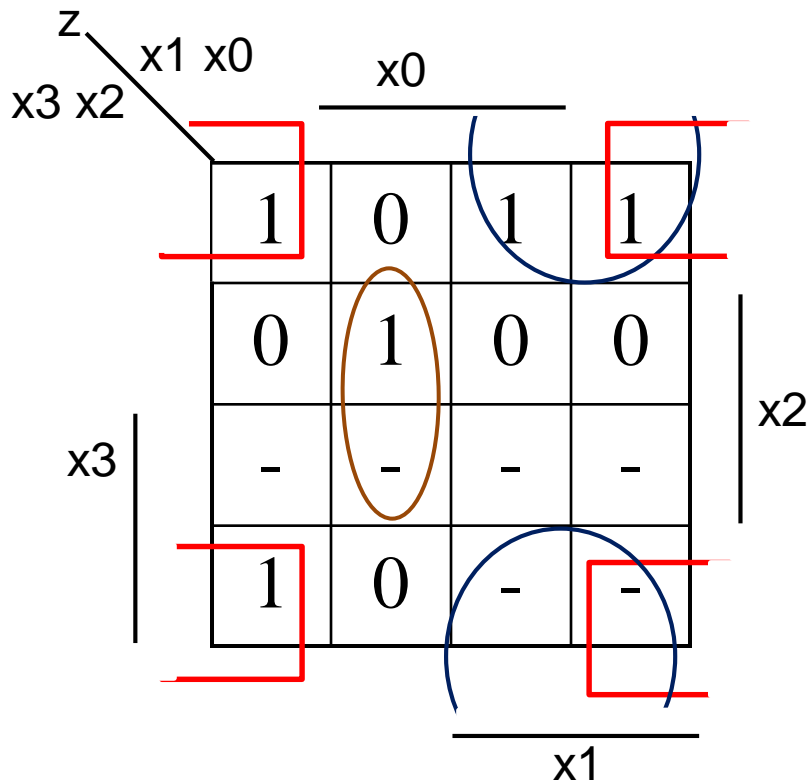
Input: $x \in \{0, 1, 2, \dots, 9\}$, coded in BCD as
 $\underline{x} = (x_3, x_2, x_1, x_0)$, $x_i \in \{0, 1\}$

Output: $z \in \{0, 1\}$

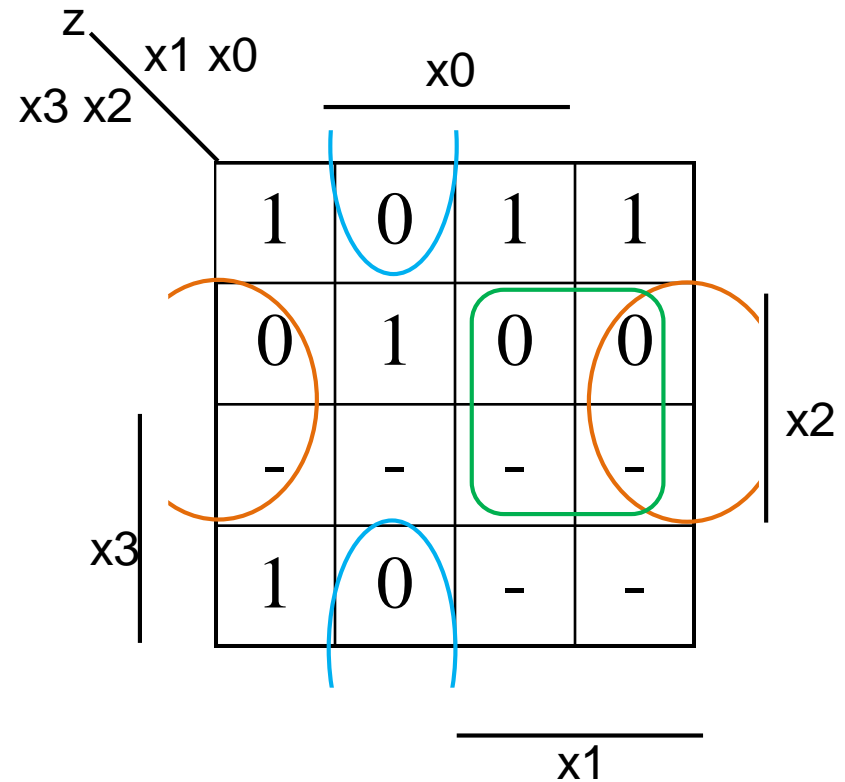
Function: $z = \begin{cases} 1 & \text{if } x \in \{0, 2, 3, 5, 8\} \\ 0 & \text{otherwise} \end{cases}$

THE VALUES $\{10, 11, 12, 13, 14, 15\}$ ARE "DON'T CARES"

Exemplo 2 – SoP, PoS, DC



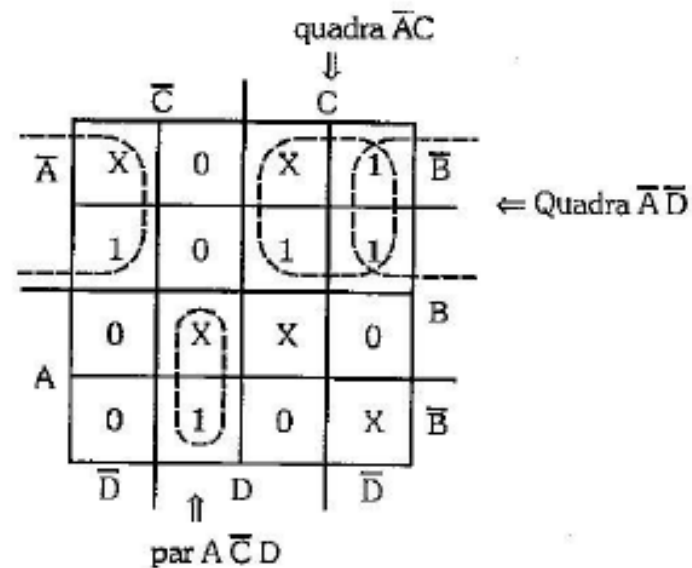
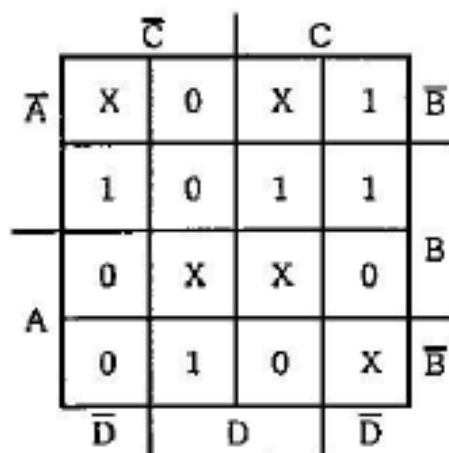
$$z = x_2'x_1 + x_2'x_0' + x_2x_1'x_0$$



$$z = (x_1' + x_2') \cdot (x_2 + x_1 + x_0') \cdot (x_2' + x_0)$$

Exemplo 3 – SoP, DC

A	B	C	D	S
0	0	0	0	X
0	0	0	1	0
0	0	1	0	1
0	0	1	1	X
0	1	0	0	1
0	1	0	1	0
0	1	1	0	1
0	1	1	1	1
1	0	0	0	0
1	0	0	1	1
1	0	1	0	X
1	0	1	1	0
1	1	0	0	0
1	1	0	1	X
1	1	1	0	0
1	1	1	1	X



A expressão simplificada será composta por 2 quadras e um par, sendo esta:

$$S = \bar{A}C + \bar{A}\bar{D} + A\bar{C}D.$$

Casos que não Admitem Simplificação

As funções **OU EXCLUSIVO (EX-OR)** e **COINCIDÊNCIA (EX-NOR)** são exemplos de casos que não admitem simplificações, pois suas equações características estão minimizadas, como ilustra a figura abaixo.

$$X = A \oplus B = \bar{A}B + A\bar{B} \quad X = \overline{A \oplus B} = \bar{A}\bar{B} + AB$$

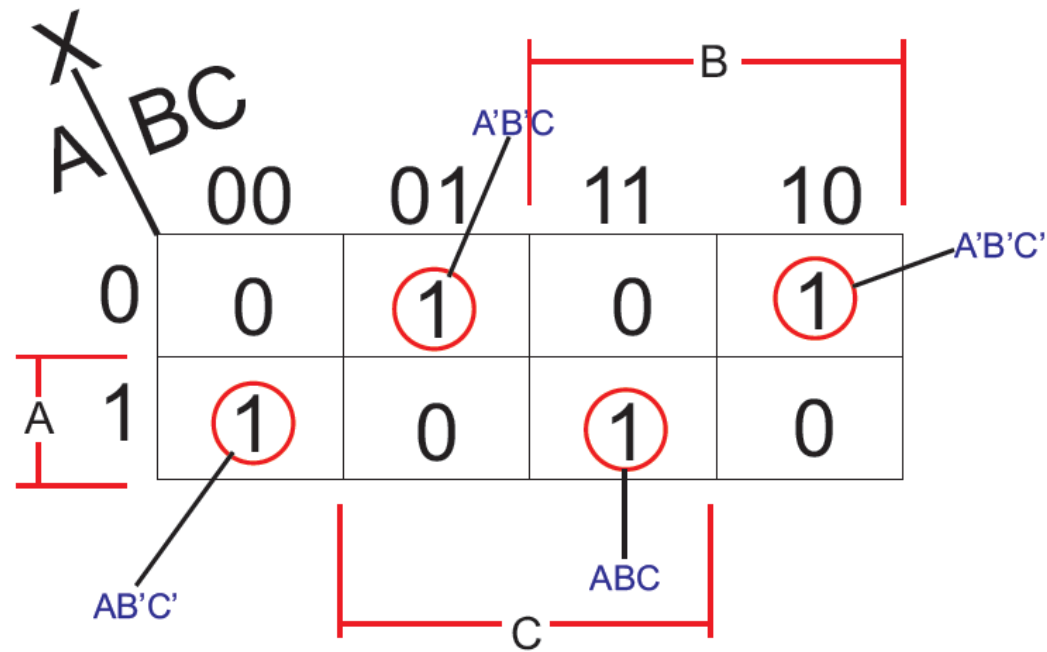
	\bar{B}	B
\bar{A}	0	(1)
A	(1)	0

	\bar{B}	B
\bar{A}	(1)	0
A	0	(1)

Como pode ser observado, em cada diagrama existem dois termos isolados que são, portanto, as próprias expressões de entrada.

Vejamos um exemplo a seguir...

Exemplo:



$$\begin{aligned}
 X &= A'BC' + A'B'C + AB'C' + ABC \\
 &= A'(BC' + B'C) + A(B'C' + BC) \\
 &= A'(B \oplus C) + A(B \oplus C)
 \end{aligned}$$

$$\begin{aligned}
 &= A \oplus A' \\
 &= A \oplus I \\
 &= A \oplus B \oplus C
 \end{aligned}$$

Métodos Tabulares

- Para mais de seis variáveis, ou para casos em que se deseje ter uma minimização através de técnicas computacionais, existem métodos tabulares. Um deles é o **Quine McCluskey**.
- Porém, para este, a cobertura mínima é algo que consome muito tempo.
- Além disso, este método é aplicável somente a redes de saída única, enquanto que na prática, é necessário considerar o caso de múltiplas saídas.

Recomendações para Escolha do Método de Minimização

Método Recomendado			
Número de Variáveis de entrada	Aplicação de teoremas	Mapas de Karnaugh	Métodos Computacionais (ou eventualmente Quine-McCluskey)
1 – 2	X		
3	X	X	
4		X	
5 – 6		X	X
> 7			X

Rede Global Mínima

- O método de minimizar a rede para cada saída separadamente não produz necessariamente a rede global mínima.
- Isto acontece porque poderia ser possível compartilhar portas de primeiro nível entre as saídas.
- Os métodos para obter uma rede de 2 níveis mínima para o caso de múltiplas saídas ultrapassa o nosso escopo atual.

Simulador de Mapa de Karnaugh

The Karnaugh Map Simulator

Truth Table

A	B	C	D	
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	0
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	0
1	1	0	0	0
1	1	0	1	0
1	1	1	0	0
1	1	1	1	0

Karnaugh Map

		C D				
		0 0	0 1	1 1	1 0	
A B	0 0	0	0	0	0	0 0
	0 1	0	0	0	0	0 1
	1 1	0	0	0	0	1 1
	1 0	0	0	0	0	1 0
		0 0	0 1	1 1	1 0	A B C D

Subcubes

Mode

☐ 3 Bit
 ☒ 4 Bit

Options

☐ Show Minimum
☐ Show Grade
☐ Show Circuit
☐ Change to POS

☒ Edge Assist
 Yes

☐ Clear Loops
☐ Reset Table

Canonical:

K-Map:

©2004 Jack Dillon

EXERCÍCIOS COM RESPOSTAS

(livro Idoeta & Capuano – págs 122 a 130)

1- Simplifique as expressões obtidas das tabelas a seguir, utilizando os diagramas de Veitch-Karnaugh.

a)

A	B	C	S
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

A expressão minimizada será: $S = C + \overline{A}\overline{B}$

b)

A	B	C	S
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

$\therefore S = A\overline{C} + \overline{A}BC$

c)

A	B	C	D	S
0	0	0	0	1
0	0	0	1	0
0	0	1	0	1
0	0	1	1	0
0	1	0	0	1
0	1	0	1	1
0	1	1	0	1
0	1	1	1	1
1	0	0	0	1
1	0	0	1	0
1	0	1	0	1
1	0	1	1	0
1	1	0	0	1
1	1	0	1	0
1	1	1	0	1
1	1	1	1	1

$S = \overline{A}B + BC + \overline{D}$

EXERCÍCIOS COM RESPOSTAS

(livro Idoeta & Capuano)

2 - Minimize as expressões a seguir, utilizando os diagramas de Veitch-Karnaugh:

$$\text{a)} S = \overline{A}\overline{B}\overline{C} + \overline{A}B\overline{C} + \overline{A}BC + ABC$$

A expressão minimizada será: $S = \overline{A}\overline{C} + BC$

$$\text{b)} S = \overline{B}\overline{D} + \overline{A} + A\overline{B}\overline{C}D + A\overline{B}CD + \overline{A}\overline{C}$$

$$S = \overline{A} + \overline{B}$$

EXERCÍCIOS

(livro Idoeta & Capuano – págs 148 a 155)

3.10.10 - Simplifique as expressões de S_1 , S_2 , S_3 e S_4 da tabela 3.27, utilizando os mapas de Veitch-Karnaugh.

A	B	C	S_1	S_2	S_3	S_4
0	0	0	1	1	0	0
0	0	1	0	1	1	1
0	1	0	1	1	0	1
0	1	1	1	0	0	0
1	0	0	1	1	1	1
1	0	1	1	1	1	0
1	1	0	0	1	1	1
1	1	1	1	0	0	1

Tabela 3.27

3.10.11 - Idem ao anterior, para a tabela 3.28.

A	B	C	D	S_1	S_2	S_3	S_4
0	0	0	0	1	1	0	0
0	0	0	1	1	0	0	0
0	0	1	0	1	1	1	0
0	0	1	1	1	0	0	1
0	1	0	0	1	1	1	1
0	1	0	1	0	1	1	1
0	1	1	0	0	1	1	0
0	1	1	1	1	1	0	1
1	0	0	0	1	1	0	0
1	0	0	1	1	1	0	1
1	0	1	0	1	0	1	0
1	0	1	1	1	0	0	0
1	1	0	0	1	0	0	0
1	1	0	1	0	1	1	1
1	1	1	0	0	0	0	1
1	1	1	1	1	1	0	1

Tabela 3.28

Dúvidas ??





OBRIGADO PELA ATENÇÃO

Prof. Victor M. Miranda