

表1.1 72P SIMM (MT8D432X-6G)のPippinへの接続

72P SIMM		Pippin	
PIN#		信号	接続箇所の例
1	Vss	GND	U21,U17の[22][37][42]
2	DQ1	DATA(0)	U21の[2]ピン
3	DQ17	DATA(16)	U17の[2]ピン
4	DQ2	DATA(1)	U21の[3]ピン
5	DQ18	DATA(17)	U17の[3]ピン
6	DQ3	DATA(2)	U21の[4]ピン
7	DQ19	DATA(18)	U17の[4]ピン
8	DQ4	DATA(3)	U21の[5]ピン
9	DQ20	DATA(19)	U17の[5]ピン
10	Vcc	+5V	U21,U17の[1][6][21]
11	NC		
12	A0	ADDRESS(12)	U15またはU31の[39]
13	A1	ADDRESS(13)	U15またはU31の[38]
14	A2	ADDRESS(14)	U15またはU31の[37]
15	A3	ADDRESS(15)	U15またはU31の[36]
16	A4	ADDRESS(16)	U15またはU31の[35]
17	A5	ADDRESS(17)	U15またはU31の[34]
18	A6	ADDRESS(18)	U15またはU31の[3]
19	A10	ADDRESS(22)	J18[34]
20	DQ5	DATA(4)	U21の[7]ピン
21	DQ21	DATA(20)	U17の[7]ピン
22	DQ6	DATA(5)	U21の[8]ピン
23	DQ22	DATA(21)	U17の[8]ピン
24	DQ7	DATA(6)	U21の[9]ピン
25	DQ23	DATA(22)	U17の[9]ピン
26	DQ8	DATA(7)	U21の[10]ピン
27	DQ24	DATA(23)	U17の[10]ピン
28	A7	ADDRESS(19)	U15またはU31の[2]
29	NC		
30	Vcc	+5V	U21,U17の[1][6][21]
31	A8	ADDRESS(20)	U11[176] ~ J18[32]
32	A9	ADDRESS(21)	U11[175] ~ J18[31]
33	NC		
34	RAS2	RAS	U11[203] ~ J18[42]
35	NC		
36	NC		

72P SIMM		Pippin	
PIN#		信号	接続箇所の例
37	NC		
38	NC		
39	Vss	GND	U21,U17の[22][37][42]
40	CAS0	CAS for Byte0	U11[12] ~ J18[36]
41	CAS2	CAS for Byte2	U11[10] ~ J18[38]
42	CAS3	CAS for Byte3	U11[9] ~ J18[37]
43	CAS1	CAS for Byte1	U11[11] ~ J18[35]
44	RAS0	RAS	U11[203] ~ J18[42]
45	NC		
46	NC		
47	WE	WE	U21の[13]ピン
48	NC		
49	DQ9	DATA(8)	U21の[33]ピン
50	DQ25	DATA(24)	U17の[33]ピン
51	DQ10	DATA(9)	U21の[34]ピン
52	DQ26	DATA(25)	U17の[34]ピン
53	DQ11	DATA(10)	U21の[35]ピン
54	DQ27	DATA(26)	U17の[35]ピン
55	DQ12	DATA(11)	U21の[36]ピン
56	DQ28	DATA(27)	U17の[36]ピン
57	DQ13	DATA(12)	U21の[38]ピン
58	DQ29	DATA(28)	U17の[38]ピン
59	Vcc	+5V	U21,U17の[1][6][21]
60	DQ30	DATA(29)	U17の[39]ピン
61	DQ14	DATA(13)	U21の[39]ピン
62	DQ31	DATA(30)	U17の[40]ピン
63	DQ15	DATA(14)	U21の[40]ピン
64	DQ32	DATA(31)	U17の[41]ピン
65	DQ16	DATA(15)	U21の[41]ピン
66	NC		
67	PRD1		
68	PRD2		
69	PRD3		
70	PRD4		
71	NC		
72	Vss	GND	U21,U17の[22][37][42]