

Esercizio 1

Per ognuna delle seguenti istruzioni:

1. add \$s0, \$s1, \$zero
2. addi \$t0, \$zero, 5
3. addi \$t0, \$zero, -5
4. j 0x0400012
5. beq \$s0, \$zero, 3

Svolgere i seguenti punti:

- Identificare il formato dell'istruzione
- Codificarla come farebbe l'assemblatore
- Convertire l'istruzione assemblata in formato esadecimale
- Generare i segnali di controllo che controllano l'architettura di riferimento

Esercizio 2

Per ognuna delle seguenti istruzioni in formato esadecimale:

1. 0x02118024
2. 0x35101C3A

Svolgere i seguenti punti:

- Scrivere l'equivalente istruzione in assembly MIPS
- Generare i segnali di controllo che controllano l'architettura di riferimento