

## ESERCIZIO

Data la seguente tabella:

	<b>L1</b>	<b>L2</b>
<b>SIZE</b>	32 KB	1 MB
<b>HIT RATE</b>	80 %	90 %
<b>HIT TIME</b>	1 ns	27 ns
<b>MISS PENALTY</b>	10 ns	750 ns

- Calcolare il tempo di accesso  $T_A$  nel caso di architettura rispettivamente con singolo e doppio livello di cache.
- Quale MISS PENALTY deve avere L1 perché il tempo di accesso dell'architettura con singolo livello di cache sia pari a 13ns, lasciando invariati tutti gli altri parametri?
- Quale HIT RATE deve avere L2 perché il tempo di accesso dell'architettura con due livelli di cache sia pari a 4 ns, lasciando invariati tutti gli altri parametri?