

Tiempo restante 0:13:51

**Pregunta 5**

Sin responder aún

Puntúa como 1,00

La declaración

```
signal my_bus : std_logic_vector(7 downto 3);
```

define un bus de:

- ☐ a. 7 bits
- ☐ b. 8 bits
- ☐ c. 5 bits
- ☐ d. 4 bits

