

Tiempo restante 0:13:55

Pregunta 4

Sin responder aún

Puntúa como 1,00

Si queremos definir un puerto o señal como bus, debemos usar

- ☐ a. integer
- ☐ b. binary_vector
- ☐ c. std_logic
- ☐ d. El nombre de la señal con el rango entre paréntesis. a(0:7), por ejemplo
- ☐ e. array
- ☐ f. std_logic_vector

