

Tiempo restante 0:13:46

Pregunta 6

Sin responder aún

Puntúa como 1,00

Un decodificador de 7 segmentos sólo puede describirse en VHDL usando asignaciones con operadores lógicos (AND, OR, NOT, etc)

Seleccione una:

- ☐ Verdadero
- ☐ Falso

