

Tiempo restante 0:13:59

**Pregunta 3**

Sin responder aún

Puntúa como 1,00

Para asignarle los periféricos de la tarjeta a los puertos de E/S de nuestro diseño, debemos conocer los pines de la FPGA a los cuales están conectados. Esta información la encontramos:

Seleccione una:

- ☐ a. Todas las respuestas son correctas
- ☐ b. En el datasheet de la tarjeta de desarrollo
- ☐ c. Serigrafiada en la propia tarjeta junto a cada periférico
- ☐ d. En un fichero XDC genérico que provee el fabricante de la tarjeta

