

Tiempo restante 0:13:41

Pregunta 7

Sin responder aún

Puntúa como 1,00

Las señales internas para interconectar elementos del circuito que estamos diseñando se declaran:

- ☐ a. En el test bench
- ☐ b. En la zona funcional de la arquitectura del circuito a realizar
- ☐ c. En la zona declarativa de la arquitectura del circuito a realizar
- ☐ d. En el archivo de restricciones de usuario
- ☐ e. En el simulador
- ☐ f. En la entidad del circuito

