

Tiempo restante 0:14:14

**Pregunta 2**

Sin responder aún

Puntúa como 1,00

Para simular un decodificador de 7 segmentos necesitamos

- ☐ a. Una señal de reloj
- ☐ b. Todas las respuestas son correctas
- ☐ c. Un test bench secuencial
- ☐ d. Asignaciones de pines
- ☐ e. Un test bench combinacional
- ☐ f. Una FPGA

