

目次

1	実験の目的	2
2	実験器具	2
3	実験方法	2
4	結果	2
5	考察	2

1 実験の目的

ハードウェア記述言語（HDL）を用いた組み合わせ回路や順序回路の設計を通して，HDL での設計手法を学ぶ．

2 実験器具

使用した機材は，Dell Inspiron 15 3535 である．以下に細かい仕様を記載する．

OS Windows11_Home

CPU AMD Ryzen 5 7530U with Radeon Graphics 2.00GHz

RAM 16.0 GB

Eclipse

3 実験方法

4 結果

5 考察

参考文献

[1] 布目 淳．プロジェクト実習Ⅲ 論理設計 実験テキスト．京都工芸繊維大学，2024 年