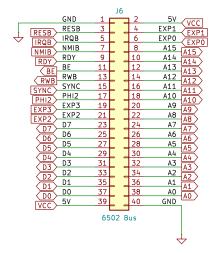
J1 J2 J3 GND VCC , GND VCC / GND VCC GND VCC , VCC , RESB 3 5 7 RESB RESB 3 RESB EXP1 EXP1 EXP1 EXP1 RESB EXP1 6 8 10 IRQB 6 8 10 EXP0 IRQB 6 EXP0 IRQB EXP0 IRQB EXP0 IRQB EXP0 8 NMIB A15 NMIB A15 NMIB A15 NMIB A15 NMIB A15 RDY 9 A14 RDY 10 A14 RDY A14 RDY A14 RDY 9 A14 10 BE 11 A13 BE 12 A13 A13 11 A13 BE 11 A13 RWB 13 15 A12 RWB 13 A12 RWB A12 RWB A12 RWB 13 A12 14 16 14 13 14 14 15 16 SYNC A11 SYNC A11 SYNC 15 16 A11 15 16 A11 SYNC 15 A11 PHI2 17 18 A10 EXP3 19 20 EXP3 19 20 Α9 EXP3 19 A9 EXP3 19 Α9 EXP3 19 Α9 EXP2 EXP2 21 A8 21 EXP2 EXP2 EXP2 22 Α8 21 Α8 21 Α8 21 A8 23 25 D7 Α7 D7 24 Α7 D7 Α7 D7 Α7 D7 Α7 26 26 __D6 A6 __D6 26 __D6 A6 D6 25 26 A6 D6 25 Α6 28 D5 27 A5 , D5 27 28 A5 / D5 28 A5 D5 27 28 A5 , D5 A5 / 29 29 30 29 29 _ D4 30 Α4 D4 Α4 D4 30 Α4 D4 29 30 Α4 D4 Α4 D3 31 Α3 D3 31 32 A3 D3 31 32 A3 D3 31 32 A3 D3 Α3 34 33 33 34 33 34 34 33 Α2 33 A2 __D2 Α2 __D2 Α2 _D2 Α2 D2 _D2 D1 35 36 A1 35 36 A1 D1 35 36 Α1 D1 35 36 Α1 D1 35 36 A1 D1 38 38 37 37 37 37 38 38 V DO Α0 D0 A0 D0 38 A0 D0 A0 D0 37 Α0 vcc 39 40 GND VCC 39 40 GND VCC 39 GND VCC 39 GND VCC 39 GND 6502 Card Connector 6502 Card Connector 6502 Card Connector 6502 Card Connector 6502 Card Connector



				J7			
		GND	1	_	2	5٧	√vcc]
	RESB>	RESB	3		4	EXP1	EXP1
\rightarrow	IRQB	IRQB	5		6	EXP0	EXPO
	NMIB	NMIB	7		8	A15	A15
	RDY	RDY	9		10	A14	A14
		BE	11		12	A13	
	BE	RWB	13		14	A12	A13
	RWB	SYNC	15		16	A11	A12 >
	SYNC	PHI2	17		18	A10	
	PHI2	EXP3	19		20	A9	A10
	EXP3	EXP2	21		22	A8	A9
	EXP2	D7	23		24	A7	A8 >
	D7	D6	25		26	A6	A7
	<u>D6</u>	D5	27		28	A5	A6
	<u>D5</u>	D4	29		30	A4	A5
	D4	D3	31		32	A3	A4
	D3	D2	33		34	A2	A3
	(D2)	D1	35		36	A1	A2
	D1	D0	37		38	A0	A1
	DO	5V	39		40	GND	A0 >
	vcc>						
6502 Bus							

6502	
A.C. Wright Design	
Sheet: /	
File: Backplane.kicad_sch	
Title, 6502 Beekelese	7

 Title: 6502 Backplane

 Size: USLetter
 Date: 2024-07-03
 Rev: 1.0

 KiCad E.D.A. 9.0.4
 Id: 1/1