

## 15.06.15 memory.call\_ret.txt

```

800B ; LOAD 00B : ACC = 13
B000 ; STORER 0 : SP = 13
F006 ; CALL 006
100A ; ADD 00A : ACC = 3
0000 ;
0000 ;
800A ; LOAD 00A : ACC = 1
100A ; ADD 00A : ACC = 2
A100 ; RET
0000 ;
0001 ; constant @ 10 (0x00A)
000D ; constant @ 11 (0x00B)
0000 ;
0000 ;

```

## 15.06.15 memory.loadi\_storei.txt

```

8010 ; LOAD 010 : ACC = 18
B000 ; STORER 0 : SP = 18
B010 ; STOREI 0 : [SP] = 18
1011 ; ADD 011 : ACC = 19
B001 ; STORER 1 : PTR1 = 19
B011 ; STOREI 1 : [PTR1] = 19
1011 ; ADD 011 : ACC = 20
B002 ; STORER 2 : PTR2 = 20
B012 ; STOREI 2 : [PTR2] = 20
1011 ; ADD 011 : ACC = 21
B003 ; STORER 3 : PTR3 = 21
B013 ; STOREI 3 : [PTR3] = 21
A013 ; LOADI 4 : ACC = [PTR3] (21)
A012 ; LOADI 3 : ACC = [PTR2] (20)
A011 ; LOADI 2 : ACC = [PTR1] (19)
A010 ; LOADI 1 : ACC = [SP] (18)
0012 ; constant @ 16 (0x0010)
0001 ; constant @ 17 (0x0011)
0000 ;
0000 ;
0000 ;
0000 ;

```

## 15.06.15 memory.loadr\_storer.txt

```

8015 ; LOAD 015 : ACC = 1
B000 ; STORER 0 : SP = 1
1015 ; ADD 015 : ACC = 2
B001 ; STORER 1 : PTR1 = 2
1015 ; ADD 015 : ACC = 3
B002 ; STORER 2 : PTR2 = 3
1015 ; ADD 015 : ACC = 4
B003 ; STORER 3 : PTR3 = 4
1016 ; ADD 016 : ACC = 16
B004 ; STORER 4 : PSW = 16
1015 ; ADD 015 : ACC = 17
B005 ; STORER 5 : IEN = 17
1015 ; ADD 015 : ACC = 18
B006 ; STORER 6 : IFLAG= 18
A000 ; LOADR 0 : ACC = 1
A001 ; LOADR 1 : ACC = 2
A002 ; LOADR 2 : ACC = 3
A003 ; LOADR 3 : ACC = 4
A004 ; LOADR 4 : ACC = 16
A005 ; LOADR 5 : ACC = 17
A006 ; LOADR 6 : ACC = 18
0001 ; constant @ 21 (0x015)
000C ; constant @ 22 (0x016)

```

## 15.06.15 memory.storeidec\_loadiinc.txt

```

8011 ; LOAD 011 : ACC = 22
B000 ; STORER 0 : SP = 22
B030 ; STOREIDEC 0 : SP--, [SP] = 22
A000 ; LOADR 0 : ACC = 21
B001 ; STORER 1 : PTR1 = 21
B031 ; STOREIDEC 1 : PTR1--, [PTR1] = 21;
A001 ; LOADR 1 : ACC = 20
B002 ; STORER 2 : PTR2 = 20
B032 ; STOREIDEC 2 : PTR2--, [PTR2] = 20
A002 ; LOADR 2 : ACC = 19
B003 ; STORER 3 : PTR3 = 19
B033 ; STOREIDEC 3 : PTR3--, [PTR3] = 19
A003 ; LOADR 3 : ACC = 18
A023 ; LOADIINC 3 : ACC = [PTR3] (19), PTR3++
A022 ; LOADIINC 2 : ACC = [PTR2] (20), PTR2++
A021 ; LOADIINC 2 : ACC = [PTR1] (21), PTR1++
A020 ; LOADIINC 0 : ACC = [PTR0] (22), PTR0++
0016 ; constant @ 17 (0x011)
0000 ;
0000 ;
0000 ;
0000 ;

```

## 15.06.15 memory.storeiinc\_loadidec.txt

```

8011 ; LOAD 011 : ACC = 18
B000 ; STORER 0 : SP = 18
B020 ; STOREIINC 0 : [SP] = 18, SP++
A000 ; LOADR 0 : ACC = 19
B001 ; STORER 1 : PTR1 = 19
B021 ; STOREIINC 1 : [PTR1] = 19, PTR1++
A001 ; LOADR 1 : ACC = 20
B002 ; STORER 2 : PTR2 = 20
B022 ; STOREIINC 2 : [PTR2] = 20, PTR2++
A002 ; LOADR 2 : ACC = 21
B003 ; STORER 3 : PTR3 = 21
B023 ; STOREIINC 3 : [PTR3] = 21, PTR3++
A003 ; LOADR 3 : ACC = 22
A033 ; LOADIDEC 3 : PTR3--, ACC = [PTR3] (21)
A032 ; LOADIDEC 2 : PTR2--, ACC = [PTR2] (20)
A031 ; LOADIDEC 1 : PTR1--, ACC = [PTR1] (19)
A030 ; LOADIDEC 0 : SP--, ACC = [SP] (18)
0012 ; constant @ 17 (0x011)
0000 ;
0000 ;
0000 ;
0000 ;

```