

Configurare registre MIPS32 Pipeline – varianta 2

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. În paranteză se introduce dimensiunea în biți.

[illegible]

URL: <https://drive.google.com/file/d/1Yw18tfjFjo-v897vVpd8KNGnpx5U8i9n/view?usp=sharing>