Operating Systems – 234123

**Homework Exercise 4 – Dry**

**Presented by:**

Omer Stoler: 318471356

Adi Arbel: 207919614

**Emails:**

stoler.omer@campus.technion.ac.il

adi.arbel@campus.technion.ac.il

Teaching Assistant in charge:

**Sami Zreik**

Assignment Subjects & Relevant Course material

**Virtual Memory & IPC**

**Recitations 7 & 10, Lecture 6**

# Submission Format

1. Only **typed** submissions in **PDF** format will be accepted. Scanned handwritten submissions will not be graded.
2. The dry part submission must contain a single PDF file named with your student IDs –

**DHW4\_123456789\_300200100.pdf**

1. The submission should contain the following:
   1. The first page should contain the details about the submitters - Name, ID number and email address.
   2. Your answers to the dry part questions.
2. Submission is done electronically via the course website, in the **HW**4 **– Dry** submission box.

# Grading

1. **All** question answers must be supplied with a **full explanation**. Most of the weight of your grade sits on your **explanation** and **evident effort**, and not on the absolute correctness of your answer.
2. Remember – your goal is to communicate. Full credit will be given only to correct solutions which are **clearly** described. Convoluted and obtuse descriptions will receive low marks.

# Questions & Answers

* The Q&A for the exercise will take place at a public forum Piazza **only**. Please **DO NOT** send questions to the private email addresses of the TAs.
* Critical updates about the HW will be published in **pinned** notes in the piazza forum. These notes are mandatory and it is your responsibility to be updated.

A number of guidelines to use the forum:

* Read previous Q&A carefully before asking the question; repeated questions will probably go without answers
* Be polite, remember that course staff does this as a service for the students
* You’re not allowed to post any kind of solution and/or source code in the forum as a hint for other students; In case you feel that you have to discuss such a matter, please come to the reception hour
* When posting questions regarding **hw**4, put them in the **hw**4 folder

# Late Days

* Please **DO NOT** send postponement requests to the TA responsible for this assignment. Only the **TA in charge** can authorize postponements. In case you need a postponement, please fill out the attached form: <https://goo.gl/forms/Im4tFXNLq4uznBzM2>

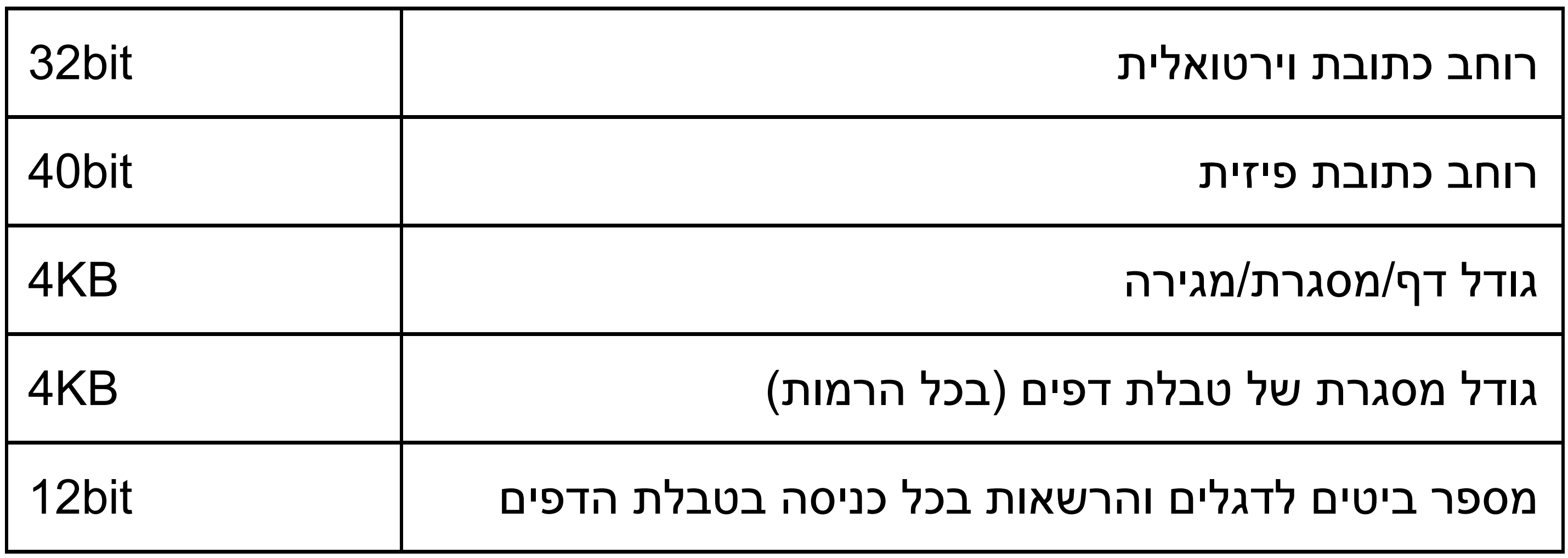
# שאלה 1 - זיכרון:

עדן, זמרת פופולרית, סבלה ממחסור בזיכרון פיזי במחשב שלה (בעל מעבד 32-IA וזיכרון פיזי בגודל 4GB)

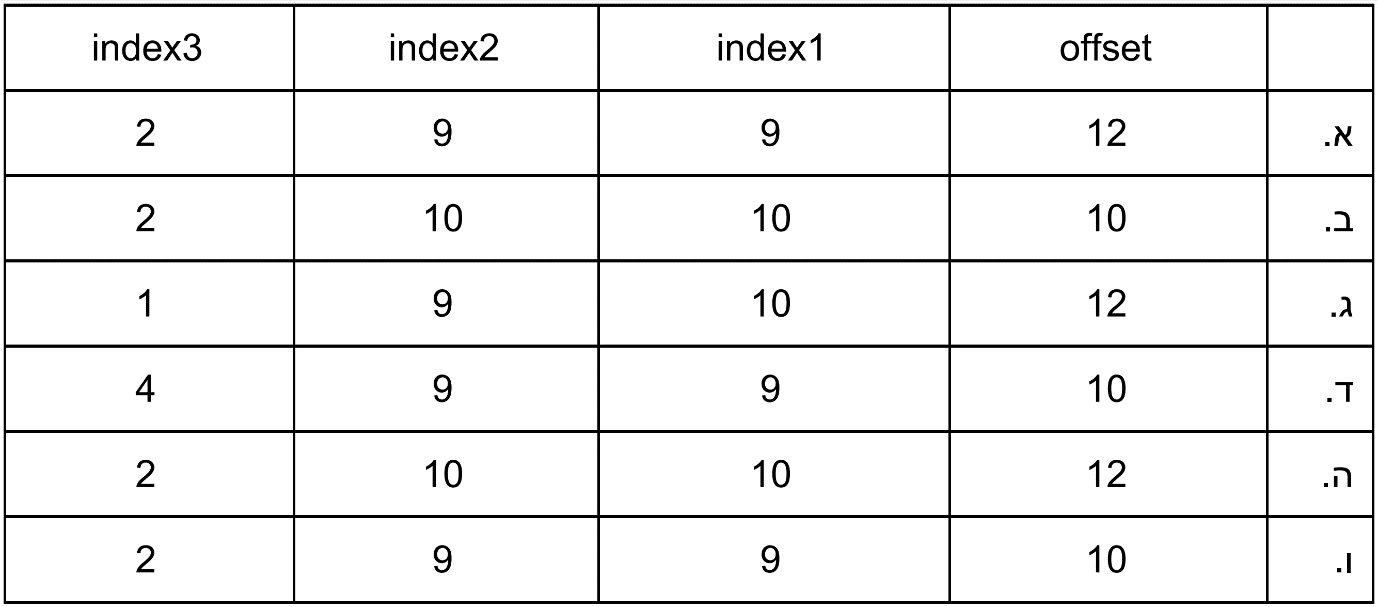
ולכן הציעה תכן חדש של מעבד המרחיב את מרחב הזיכרון הפיזי מ-32 ל-40 ביט. כתוצאה מכך, במימוש של

עדן יש שלוש רמות תרגום בטבלת הדפים.

שאר נתוני המעבד של עדן זהים לאלו של מעבד 32-IA ,כלומר נתוני המערכת החדשה הם:



1. בהנחה שגודל כניסה בטבלת הדפים **מעוגל למעלה לחזקה שלמה של 2**, מהו אופן חלוקת הכתובת הווירטואלית לשדות בתהליך תרגום כתובות? (page walk)



נימוק:

התשובה היא א'

כיוון שהזיכרון הפיסי ממפה מרחב כתובות של אנו צריכים לשמור כתובות בPTE שגודלן 40 ביט לפחות. לאור הדרישה לעגל גודל כניסות בטבלה לחזקה שלמה של 2 עלינו לשמור בפועל 64 ביט בכל כניסה בטבלה. מכאן שבכל frame בגודל KB4 אנו יכולים לשמור 512 כניסות בגודל של 8 בתים ועל כן ניתן לאנדקס אותם בשימוש ב9 ביטים בלבד. בנוסף כיוון שכל מסגרת היא בגודל KB4 יש לשמור OFFSET של 12 ביטים כדי למפות כל תוכן של מסגרת. לכן לא נותר אלא לחלק ל: 12 9 9 והיתר שנותרו מתוך 32 ביט הינם 2 ביטים עבור הרמה העליונה ביותר בטבלאות הדפים.

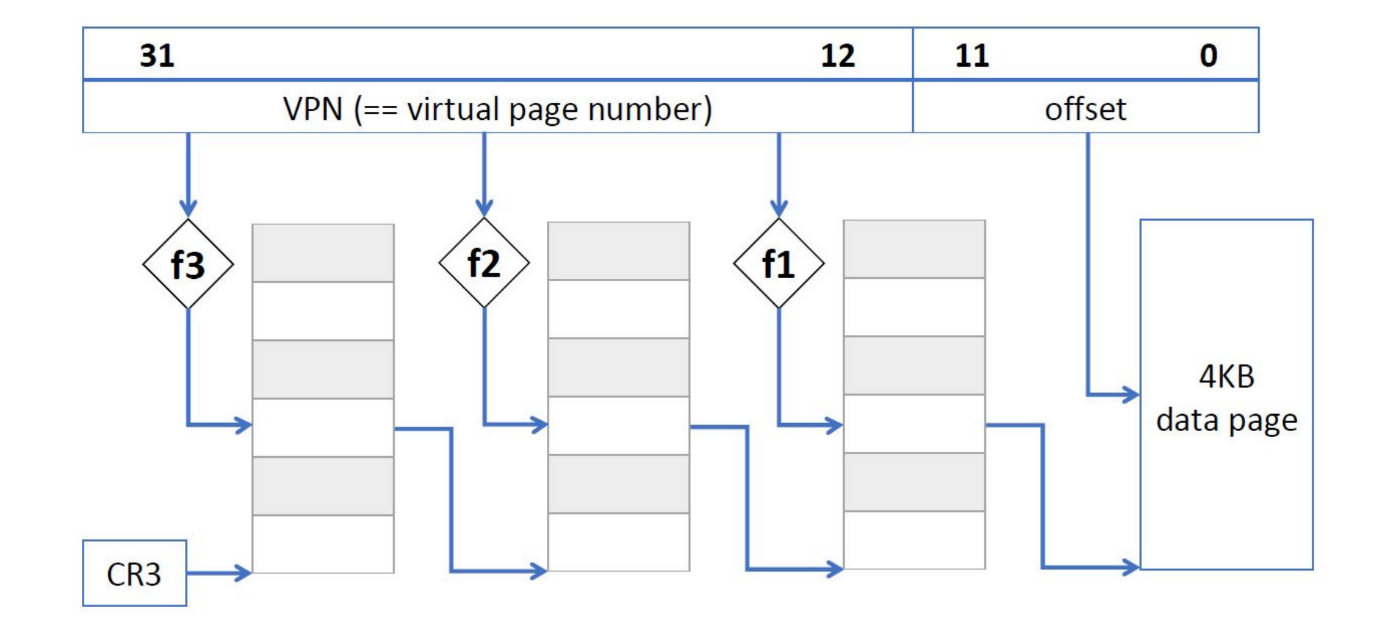
לבעלה של עדן, שוקי, אין שום תואר מהטכניון, ולמרות זאת הוא הבחין כי המימוש של עדן בזבזני בגלל שגודל הכניסות בטבלת הדפים מעוגל למעלה לחזקה שלמה של 2.

1. מהו הגודל המינימלי האפשרי של כניסה בטבלת הדפים אם **לא מעגלים אותו למעלה**?  
   1. 3 בתים
   2. 4 בתים
   3. 5 בתים
   4. 6 בתים
   5. 7 בתים
   6. אף תשובה אינה נכונה

נימוק:

התשובה היא ג' - כיוון ש40 ביטים נכנסים בדיוק בחלוקות של 8, נוכל כל כתובת לשמור ב5 בתים בלבד.

בהמשך לסעיף הקודם, שוקי (בעלה של עדן) הציע מימוש חדש לטבלת הדפים שבו כל כניסה בטבלת הדפים (בכל הרמות) היא בגודל המינימלי מהסעיף הקודם. במימוש של שוקי, כמו במימוש המקורי של טבלת הדפים במעבדי אינטל, דפים סמוכים בזיכרון הוירטואלי נשמרים בכניסות סמוכות בטבלת הדפים. שוקי הבחין שבמימוש החדש הכתובת הוירטואלית אינה מתפרקת לשדות של אינדקסים ויש צורך בחישובים מורכבים על מנת למצוא את האינדקס המתאים בכל טבלה (כלומר בכל רמה בעץ). להלן שרטוט הממחיש את אופן התרגום:

בשרטוט רואים שלוש פונקציות (f1, f2, f3) המקבלות את מספר הדף הוירטואלי VPN ומחזירות, בהתאמה, שלושה אינדקסים לשלושת הרמות בטבלת הדפים. בכל הסעיפים הבאים, הפעולות חלוקה / ומודולו % הן פעולות בשלמים. למשל:

1024/819=1

1024%819=205

תיאור כללי של הדרך אל התשובה: אנחנו יודעים כי בכל כניסה בטבלה מאוחסנים 5 בתים כאשר כל מסגרת היא בגודל 4096 לכן נכנסות לכל היותר כניסות. מכאן שיש למפות את המסגרות באופן היררכי, כך שכל רמה בהיררכיה לא מקבלת יותר מ819 ערכים שונים. על כן עלינו להעביר את 20 הביטים שברשותנו לייצוג בבסיס המתאים – 819 ולכך ייעשה שימוש בפעולות div/mod לחילוץ הערך המתאים לכל רמה בבסיס זה.

באנלוגיה לבסיס 10: אם ניקח את המספר 123 ונרצה לחלץ ממנו כל ספרה בבסיס 10 נבצע:

כאשר במקרה הנתון המודולו האחרון לא היה נחוץ בגלל גודל המספר. אותה פעולה נעשית באופן כללי לכל בסיס כאשר את 10 מחליף במקרה שלנו 819.

1. מהי הפונקציה f1?
   1. f1(vpn) = vpn/819
   2. f1(vpn) = vpn%819
   3. f1(vpn) = (vpn/819)/819
   4. f1(vpn) = (vpn%819)/819
   5. f1(vpn) = (vpn/819)%819
   6. f1(vpn) = ((vpn/819)%819)/819

נימוק:

התשובה היא ב' – כך מחלצים את ספרת ה"אחדות" של בסיס , בפרט 819.

1. מהי הפונקציה f2?
   1. f1(vpn) = vpn/819
   2. f1(vpn) = vpn%819
   3. f1(vpn) = (vpn/819)/819
   4. f1(vpn) = (vpn%819)/819
   5. f1(vpn) = (vpn/819)%819
   6. f1(vpn) = ((vpn/819)%819)/819

נימוק:

התשובה היא ה' – כך מחלצים את ספרת ה"עשרות" של בסיס , בפרט 819.

1. מהי הפונקציה f3?
   1. f1(vpn) = vpn/819
   2. f1(vpn) = vpn%819
   3. f1(vpn) = (vpn/819)/819
   4. f1(vpn) = (vpn%819)/819
   5. f1(vpn) = (vpn/819)%819
   6. f1(vpn) = ((vpn/819)%819)/819

נימוק:

התשובה היא ג' – כך מחלצים את ספרת ה"מאות" של בסיס , בפרט 819. בגלל שספרת המאות של המספר בבסיס 819 הינה אזי המודולו אותו רשמנו לעיל אינו נחוץ.

1. מה היתרון של המערכת שהציע שוקי על פני המערכת שהציעה עדן
   1. מיפוי של מרחב זיכרון וירטואלי גדול יותר.
   2. מיפוי של מרחב זיכרון פיזי גדול יותר.
   3. ה-TLB אפקטיבי יותר בגלל שהוא מכסה יותר זיכרון.
   4. טבלאות הדפים של תהליכי משתמש תופסות נפח קטן יותר בזיכרון.
   5. פחות פרגמנטציה חיצונית, כלומר יותר זיכרון רציף.
   6. אף תשובה אינה נכונה.

נימוק:

התשובה היא ד' – נשים לב כי החסכון העיקרי הוא תחזוק פחות מסגרות למיפוי הזיכרון על ידי דחיסה של כניסות ל40 ביטים במקום 64. על כן היתרון צריך לבוא בחסכון בזיכרון. מרחב הזיכרון שניתן למפות בהכרח נותר זהה כי נותרנו עם אותו מספר ביטים בכתובת הווירטואלית, ולמעשה מנענו פרגמנטציה פנימית – כלומר חסכון בזכרון שהוקצה ולא נעשה בו שימוש. מכאן שאף תשובה אחרת לא תתאים וכעת נראה את החסכון שהתקבל – נתבונן בחסכון שהתקבל בכל הרמות מבחינת כמות הטבלאות שנחוצה:

עדן:

הרמות העליונות בעץ נותנות יחד מספר טבלאות מסגרות המתחזקות את היררכיית הדפים במקרה זה.

שוקי:

הרמות העליונות לא מאוזנות בעץ ההיררכיה זאת כיוון שמספר המסגרות לא מתחלק ב. על אף זאת, נוכל לקבל את מספר המסגרות תוך התחשבות בכך שאינן ממלאות את כל הטבלה

כאשר o מייצג בכל טבלה מבין השתיים את מידת הכניסות שעבורן מוקצה טבלה. לאור העובדה שאין צורך במילוי שתי הטבלאות להקצאה של מסגרות סה"כ חלק לא ידרשו להקצאה – נתח זה יהיה כמות המסגרות שנותרה אחרי שמילאנו את הטבלה העליונה חלקי הקיבולת של הטבלה התחתונה כולה לכן נקבל שמספר הטבלאות הנחוצות בזכרון הינו

כלומר חסכנו בהיקף נרחב.

**שאלה 2 – סיגנלים:**

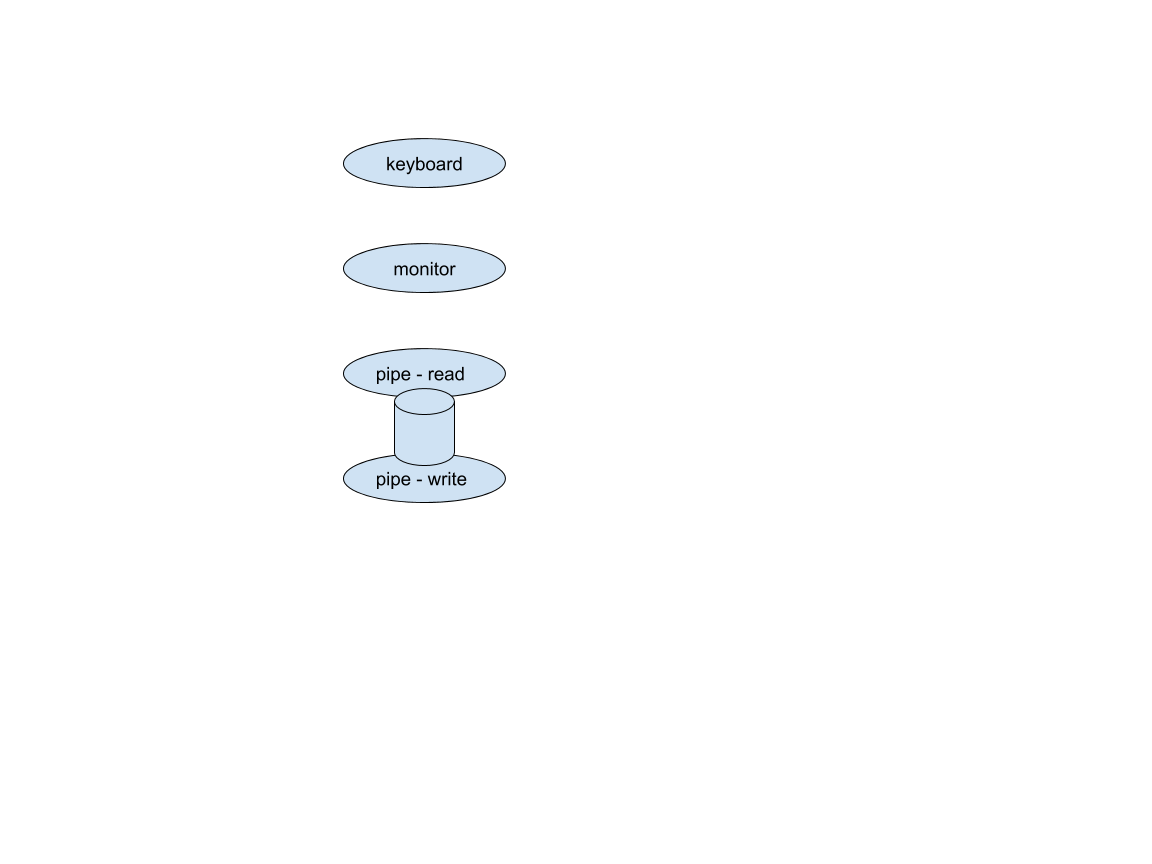
נתון קטע הקוד הבא:

|  |
| --- |
| void transfer() {// transfer chars from STDIN to STDOUT  char c;  ssize\_t ret = 1;  while ((read(0, &c, 1) > 0) && ret > 0)  ret = write(1, &c, 1);  exit(0); }  int main() {  int my\_pipe[2];  close(0);  printf("Hi");  pipe(my\_pipe);  if (fork() == 0) { // son process  close(my\_pipe[1]);  transfer();  }  close(1);  dup(my\_pipe[1]);  printf("Bye");  return 0; } |

1. השלימו באמצעות חצים את כל ההצבעות החסרות באיור הבא (למשל חץ מ- stdin ל- keyboard), בהינתן שתהליך האב סיים לבצע את שורה 19 ותהליך הבן סיים לבצע את שורה 15:

בן אב

|  |  |  |
| --- | --- | --- |
| 0 (stdin) |  | 0 (stdin) |
| 1 (stdout) |  | 1 (stdout) |
| 2 (stderr) |  | 2 (stderr) |
| 3 |  | 3 |
| 4 |  | 4 |
| 5 |  | 5 |
| 6 |  | 6 |
| …. |  | …. |



בעקבות הרצת הקוד:

עד הפיצול נסגר STDIN ונפתח PIPE שערוץ הקלט שלו תפס את מקום הSTDIN והפלט תפס את המקום הפנוי הבא שהוא 3. לאחר מכן נעשה פיצול וכל תהליך שינה טבלה זו בנפרד לאחר שכפולה

* האב – סגר את ערוץ הפלט הסטנדרטי 1 והעתיק לתוכו את ערוץ הפלט של הPIPE לכן נקבל שכפול בהצבעה זו. ערוץ השגיאות הסטנדרטי לא שונה בכלל ולכן מצביע למסך
* הבן – סגר את ערוץ הפלט של הPIPE ולכן רשומה 3 שלו ריקה. בנוסף עוד לא הגיע לסגירת ערוץ הפלט הסטנדרטי ולכן הוא עדיין מצביע למסך. כמו כן לא חל שינוי בערוץ השגיאות הסטנדרטי.

1. מה יודפס למסך בסיום ריצת שני התהליכים? (הניחו שקריאות המערכת אינן נכשלות):  
   1. Hi
   2. Bye
   3. HiBye
   4. לא יודפס כלום
   5. התהליך לא יסתיים לעולם
   6. לא ניתן לדעת, תלוי בתזמון של התהליכים

נימוק:

לאור העובדה שקריאה היא פעולה חוסמת, ושיש את האב שמצביע על הקצה הכותב של הPIPE , ימתין הבן עד שיסיים האב לכתוב מתוך PRINTF את כל המילה, ולאחר מכן יצליח לכתוב כל אחת מהן בתורו לערוץ הפלט הסטנדרטי. כיוון שהכתיבה לPIPE היא באופן סדרתי הטקסט יגיע בסדר הנכון. לאחר כל הכתיבות הבן ייחסם לאור READ , וימתין עד שהאב יסיים את התהליך (כיוון שלא סוגר באופן יזום את הPIPE) ולאחריו READ כבר לא תחסום אותו ויסתיימו שניהם בהצלחה עם הדפסה תקינה של HiBye

בסעיפים הבאים נתבונן בקטע קוד חדש, המשתמש בפונקציה transfer מהסעיף הקודם:

|  |
| --- |
| int my\_pipe[2][2];  void plumber(int fd) {   close(fd);   dup(my\_pipe[1][fd]);   close(my\_pipe[1][0]);   close(my\_pipe[1][1]);   transfer();  }   int main() {   close(0);   printf("Hi");   close(1);   pipe(my\_pipe[0]);   pipe(my\_pipe[1]);    if (fork() == 0) { // son 1   plumber(1);   }   if (fork() == 0) { // son 2   plumber(0);  }   printf("Bye");   return 0;  } |
|  |

1. מה יודפס למסך כאשר תהליך האב יסיים לרוץ? (הניחו שקריאות המערכת אינן נכשלות) רמז: שרטטו דיאגרמה של טבלאות הקבצים כפי שראיתם בסעיף 1.

Hi .a

Bye .b

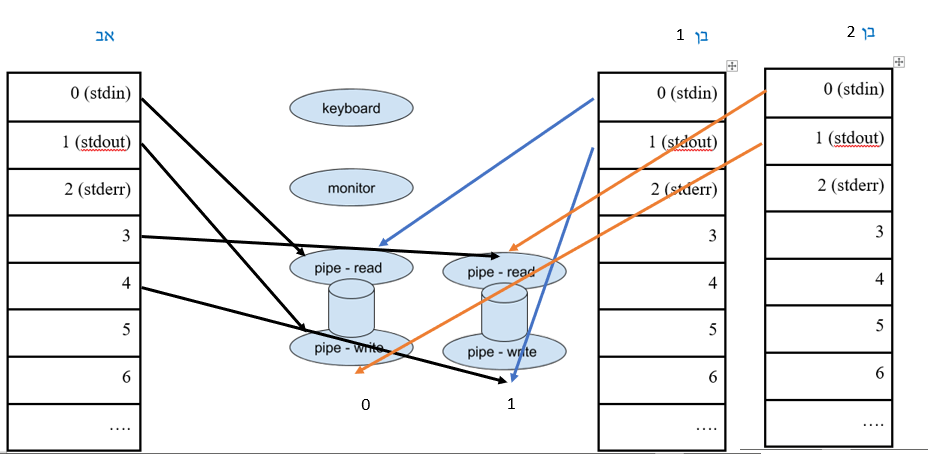
HiBye .c

ByeHi .d

e. לא יודפס כלום

f. לא ניתן לדעת, תלוי בתזמון של התהליכים...

נימוק:



Hi בהכרח מודפס כיוון שנעשה לפני שינוי הפלט הסטנדרטי להיות PIPE במקום המסך. כמו כן ציירנו את מצב ההצבעות בטבלת FD (ללא STDERR שמצביע למסכים כדי לחסוך בחיצים). לפי הצבעות אלה האב ידפיס את הBYE לPIPE ויסיים את ריצתו ולאחריה ניתן לראות כי יש מעגליות בין שני הצינורות שנוצרו – בן 1 כותב לPIPE 1 וקורא מ0 והבן השני כותב ל0 וקורא מ1 לכן הם יתמסרו במידע עד אין קץ ולא נראה דבר על המסך כיוון ששניהם מנותקים מהמוניטור בטבלת ההצבעות לקבצים.

אפולו, אל האור, שמע שסטודנטים רבים בקורס עובדים עכשיו על תרגיל הבית במקום ליהנות בחוץ בשמש. בתגובה נזעמת, אפולו הכל יכול התחבר לשרת הפקולטה והריץ את התוכנית הנ"ל N פעמים באופן סדרתי (דוגמה ב-bash ,כאשר a.out הוא קובץ ההרצה של התכנית הנ"ל):

>> for i in {1..N}; do ./a.out;

1. אחרי שהלולאה הסתיימה, נשארו במערכת 0 או יותר תהליכים חדשים.

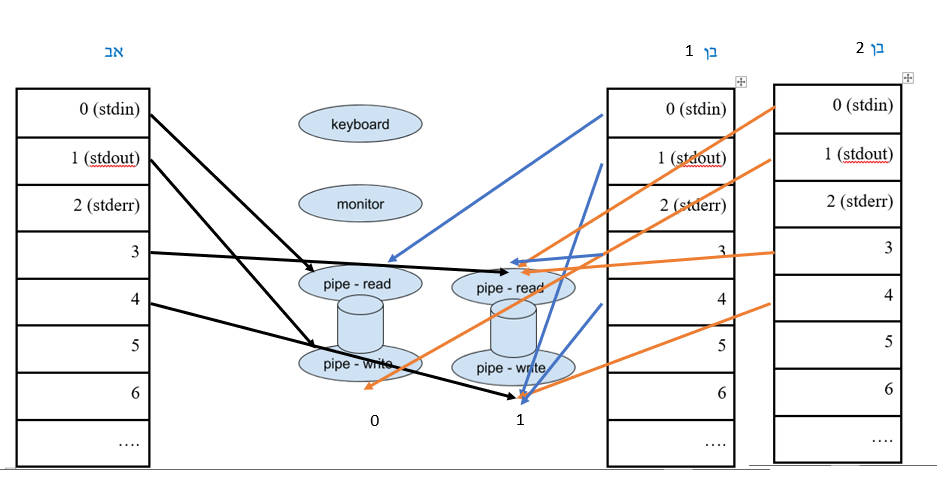
מה המספר המינימלי של סיגנלים שצריך לשלוח באמצעות kill על מנת להרוג את כל התהליכים החדשים שסנטה יצר?

* 1. 0
  2. 1
  3. N
  4. N/2
  5. 2N
  6. לא ניתן לדעת, תלוי בתזמון של התהליכים…

נימוק:

N הרצות יגרמו לN זוגות תהליכים להתמסר בPIPE עד אינסוף. כיוון שההרצות לא תלויות אחת בשניה עלינו לשלוח לפחות KILL אחד לכל תהליך שנולד מההרצה, אלא שהריגת תהליך אחד בזוג תגרום לקריאה שמתבצעת על ידי השני מהם להחזיר ערך שגיאה מכיוון שאין מי שכותב לPIPE יותר מרגע שהאב סיים וגם הבן שמת. אם כן יש לשלוח לכל זוג KILL כלומר N סה"כ.

1. מה תהיה התשובה עבור הסעיף הקודם אם נסיר את שורות 5-6 מהקוד?
2. 0
3. 1
4. N
5. N/2
6. 2N
7. לא ניתן לדעת, תלוי בתזמון של התהליכים…



נימוק:

גם כאן N הרצות יגרמו לזוגות אלא שכעת אין סימטריה בתפקידו של כל בן. לעיל מוצגת טבלת ההצבעות (שוב ללא STDERR לשם נוחות) ונקבל את המצב הבא

* אם בן 1 נהרג – נותרים עם בן 2 שקורא קלט סטנדרטי מPIPE שהוא מצביע אליו ולכן ייחסם על ידי READ לנצח ויש להורגו גם
* אם בן 2 נהרג – בן 1 יקרא קלט סטנדרטי מPIPE שלא מצביעים עליו ולכן יסיים.

מכאן שנוכל לשלוח באופן מינימלי רק N הריגות, אחת לכל בן 2 של כל אחת מן הריצות וכך הזוג ייהרג.